



Title	プログラム・デバッグおよびコンパイラ作成の自動化に関する研究
Author(s)	落水, 浩一郎
Citation	大阪大学, 1974, 博士論文
Version Type	VoR
URL	https://hdl.handle.net/11094/2275
rights	
Note	

The University of Osaka Institutional Knowledge Archive : OUKA

<https://ir.library.osaka-u.ac.jp/>

The University of Osaka

プログラム・デバッグおよびコンパイラ
作成の自動化に関する研究

1974年2月

落 水 浩 一 郎

プログラム・デバッグおよびコンパイラ 作成の自動化に関する研究

落 水 浩 一 郎

内 容 梗 概

本論文は、筆者が大阪大学大学院基礎工学研究科物理系専攻博士課程在学中に行なったプログラム・デバッグの自動化およびプログラム（とくにコンパイラ）の自動作成に関する研究をまとめたものである。

内容は2編にわかれており、総論では各編の研究の関連性、工学上の意義について概説する。また各編第1章および各章第1節においても、各々の編および章に述べられている研究の現状や新しく得られた結果について概説する。

第1編においては、プログラム・デバッグの自動化についての研究結果がまとめられている。

第1編第2章は、プログラム・デバッグにおいて計算機とデバグ当事者の接触点となる誤り検出過程（照合過程）の数学的モデルがステート・ベクタの概念と述語論理のいくつかの結果を用いて構成される。さらに構成したモデルのもついくつかの性質を導くことにより照合過程の自動化が可能になる条件を与える。デバッグに関して、このように数学的モデルを構成することからはじめて、デバッグの過程を厳密にとらえようとした研究はみうけられない。

第1編第3章においては、第2章において定式化した照合過程において、プログラムの計算の中間結果を検査するための検査点の有効な設定法に関してグラフ理論における成果を応用することにより一つの接近をおこなう。すなわちブレイクポイントルーチン法におけるブレイクポイントの設定法に関して最小の検査点により最大の情報を検査するという基準のもとにプログラム中にブレイクポイントを設定する一つのアルゴリズムを与え、決定されたブレイクポイントのもつ種々の性質を明らかにする。

第1編第4章においては、第2章、第3章における理論的考察をもとに作成した一つの半自動デバグシステムの基本構成を示す。

第1編第5章では“デバッグ作業”そのものをプログラミングの作業か

らなくすることができるプログラムの自動作成の問題に関して理論的考察をおこない“プログラム化可能性”なる概念を新たに導入する。

第2編においては、プログラムの自動作成に関して、一般のプログラムとはかなり独立した構造をもつコンパイラの自動作成に関する研究結果を述べる。第2編第2章においてはコンパイラ自動作成システムの一つとして存在するコンパイラ・コンパイラに関する研究方法、目的を明らかにする。

第3章においてはコンパイラ・コンパイラ作成における一つの試みとして、FORTRAN型の文法構造をもつプログラミング言語一般に対するコンパイラ・コンパイラの構成法に関して、亜順序文法なる文脈自由文法の部分集合を与え、その構文解析法に関する研究結果について述べる。

関 連 発 表 論 文 と 資 料

I 学会誌関係

- 1) 落水, 田中, 北橋: プログラムにおける計算的誤りの一検出方法, 情報処理 Vol. 13 No. 2, PP. 89~96, Feb. 1972.
- 2) 落水, 豊田, 田中: プログラム中の論理誤りを検出するシステムの一構成法; 信学論 D (採録決定, Nov. 1973).
- 3) 落水, 水本, 豊田, 田中: 亜順序文法とその構文解析法, 情報処理 Vol. 14 No. 12, PP. 925~934, Dec. 1973.
- 4) 落水, 豊田, 田中: プログラム化可能性; 信学論 D Vol. 55-D No. 12, PP. 824~825, Dec. 1972.

II 研究会関係

- 1) 落水, 北橋, 田中: ある種のプログラム・エラーの検出法, 信学会オートマトン研資, A71-100, Jan. 1972.
- 2) 落水, 豊田, 田中: プログラム・デバッグの一方式 — ブレイクポイント・ルーチンに関して —, 信学会オートマトン研資 AL72-100, Jan. 1973.

III 学会講演論文関係

- 1) 落水, 北橋, 田中: フォーマルセマンティックスに関する考察(1), 信学会全大資, 1970.
- 2) 落水, 北橋, 田中: プログラムにおける計算的誤りの一検出方法, 電気関係連大関西支部資, 1971.
- 3) 佐埜, 落水, 豊田, 田中: グラフィック・ディスプレイ装置を使用したプログラム・デバッグ・システム, 電気関係連大関西支部資, 1973.

プログラム・デバッグおよびコンパイラ作成の自動化 に関する研究

目 次

総 論	1
第 1 編 プログラム・デバッグの自動化に関する研究	
第 1 章 序 論	3
第 2 章 検算方式による誤り検出法	1 1
2-1 緒 言	1 1
2-2 計算過程記述システム	1 2
2-3 計算的誤り	1 3
2-4 計算的誤り検出システム	1 4
2-4-1 計算的誤りの基本的な検出法	1 5
2-4-2 検 出 述 語	1 6
2-4-3 $P_{\text{detection}}$ の簡単化	2 0
(a) \wedge の除去	2 0
(b) ブロック化	2 1
(c) 列方向述語	2 3
(d) 行方向述語	2 6
2-5 実 験 例	2 7
2-6 計算過程のグラフ表示	2 9
2-6-1 CPDG	2 9
2-6-2 CPDGを使用した誤りのクラス分け	3 1
2-6-3 各クラスに対する誤り検出法	3 2
2-7 結 言	3 5

第3章 プログラムの計算過程における有効な検査点の設定法	37
3-1 緒言	37
3-2 プログラムの有向グラフによる表現	38
3-3 既約なループ多項式と最適なブレイクポイントの集合	43
3-4 M_p の次元数の減少法	46
3-5 単純, 純粋に多重, 多重なループ構造をもつプログラム	49
3-6 最適なブレイクポイントの集合を利用したデバック法 に関する若干の検討	54
3-7 結言	57
第4章 グラフィック・ディスプレイ装置を利用したマン・マシン インタラクティブなプログラムデバッグシステム	59
4-1 緒言	59
4-2 システム構成	59
4-3 結言	64
第5章 プログラム化可能性	65
5-1 緒言	65
5-2 プログラム化可能性	66
5-3 結言	69
第6章 結 論	71

第2編 コンパイラの自動作成に関する研究

第1章 序 論	73
第2章 コンパイラ・コンパイラ	75
第3章 亜順序文法とその構文解析法	81
3-1 緒言	81
3-2 正則的順序文法と亜順序文法	81
3-3 亜順序文法の構文解析法	86

3-3-1	還元規則の書き換え	87
3-3-2	記号表, 構文表および rank 表	88
3-4	並順序文法による FORTRAN IV の記述	93
3-5	結 言	100
第4章	結 論	101

総 結 論	103
-------	-----

謝 辞	105
-----	-----

文 献	107
-----	-----

オペレーティング・システムなどに代表されるソフトウェアの規模の増大、機構の複雑化は、ソフトウェアの作成、管理などの面において種々の難問をひきおこし“ソフトウェア危機”とよばれる憂慮すべき事態が出現した〔1〕〔2〕その代表的な問題はソフトウェアの信頼性の低下と作成効率の減少である。

ソフトウェアの信頼性の低下は、ソフトウェアの規模の無秩序な増大に起因する。すなわち、小規模なプログラムの作成においても不注意な誤りや論理的誤りを犯すことはさけられず、誤りの数はプログラムのステップ数の増加にともない急激に増加する傾向にある〔2〕。

しかもこのような誤りの修正、すなわちデバッグはプログラムの大型化にともない急速に困難な作業となってきた。

しかしながら、デバッグの現状は依然としてプログラムの直観や経験に頼る単なる技法としての立場を脱却しておらず、統一的な技術として確立していく研究もほとんどおこなわれていない。

ソフトウェアの信頼性に関する諸問題を解決すべく1960年代の後半に出現し現在急速な発展と充実が見られる、プログラム理論におけるプログラムの正しさの証明法に関する研究〔3〕も、単一にては巨大なソフトウェアシステムの信頼性に関する問題をすべて解消してしまうとは思えない。

本論文の第一編においては、以上のような背景のもとに、プログラム・デバッグに関する諸問題を理論的に整備し、将来においては、プログラムの正しさに関する研究と融合することを目指す立場のもとで“プログラム・デバッグの自動化”を主題とする研究結果をのべる。

一方ソフトウェアの規模の増大にともなう作成効率の減少の問題に対しては、

プログラムの自動作成という立場から一つの接近がなされている。プログラムの自動作成の問題はコンパイラの自動作成の問題をのぞいては、現在研究方向そのものが試行錯誤の状態である。

その中でもプログラムの正しさの証明法に関する研究から発展し数学的帰納法との関連性を指適した Z. Manna の研究、プログラムの作成過程そのものに鋭い洞察のメスを入れた E. W. Dijkstra の構造化プログラミングに関する研究は十分注目に値する。第 1 編の 5 章においてはこの問題に関連し、自動作成の問題に理論的見通しを得る立場から“プログラム化可能性”なる概念を導入し基礎的考察をおこなう。

プログラムの自動作成のうち、とくにコンパイラの自動作成に関しては言語オートマトン理論を用いたコンパイラの数学的定式化をとおして、コンパイラ・コンパイラとよばれる自動作成システムの理論が確立されている。コンパイラ・コンパイラの研究に関しては、作成されるコンパイラの実行能率が現在中心的テーマになっている。

本論文の第 2 編においては、既存のコンパイラ・コンパイラの対象プログラミング言語の範囲が広すぎることが能率低下の一つの原因であるとする立場から、FORTRAN IV の文法構造が言語理論的にいえば非常に単純なものであることを利用して、FORTRAN 型の文法構造をもつプログラミング言語に対するコンパイラ・コンパイラの構成法に関する研究結果をのべる。

なお本論文第 1 編第 5 章の“プログラム化可能性”についての考察は自動作成という見地からは第 2 編に属すべきものであるが、接近の仕方、手法は言語オートマン的手法ではなく、第一編のプログラム理論に属するので第一編の末尾に収録した。

第 1 編

プログラム・デバッグの自動化に関する研究

第 1 章 序 論

プログラムのもつ種々の数学的性質を明らかにすることにより，現状においてはプログラムの直観や経験にもとづく単なる技法として認識されているプログラミングの作業を，理論的根拠をもつ統一的な技術として確立していこうとする努力は，とくに 1960 年代の後半より始まる一連の顕著な研究活動によって，現在，プログラム理論 (Mathematical Theory of Computation) とよばれるコンピュータ・サイエンスにおける一つの研究分野を確立するにいたった [4] [5]。

プログラム理論においては，従来の，計算機の構造と設計，プログラミング言語の設計と性質に関する研究を目的としたオートマトン理論，形式言語理論などの研究分野に対して，プログラミング言語を用いて作成されたプログラムの作成過程ならびに作成されたプログラム自体に関する性質の研究が主題となる。

プログラム理論における研究分野は

1. 証 明 論

プログラムの停止性，正しさ，等価性の証明法の研究

2. 構 成 論

プログラムの自動作成の研究

3. 意 味 論

プログラムの意味の形式的定義法およびその応用に関する研究

の 3 つに大別される。

本編の主題である “プログラム・デバッグの自動化” に関する研究は，証明論における “プログラムの正しさの証明法” に関する研究と密接な関係をもち，以下に “プログラムの正しさ” についての研究動機および研究結果の概

要をのべることにより本編の考察の位置づけおよびその目的を明らかにする。

プログラムの作成過程を分析すると、プログラマはまず与えられた仕様（問題）を満足する解法の選択をおこない、フローチャートなどの補助手段を用いて特定のプログラミング言語によりコーディングする。このとき作成されたプログラムがプログラマの意図したとおりに動作すること、すなわち所定の入力に対して実行が終了し（収束、停止性）望むような結果を得ることが“プログラムの正しさ”とよばれる概念である。

一般に、正しいプログラムを得るにはプログラマは次の3つの作業をおこなわねばならない。

1. 与えられた仕様を満たすアルゴリズムの適切な選択およびアルゴリズム自体の正確な認識。
2. 特定のプログラミング言語を用いてコーディングする。この時、使用するプログラミング言語の規則（文法）に違反しないことが要求される。もし違反しておれば、すなわち文法的誤りがプログラム中に存在しておれば、それらを完全に除去すること。
3. 1, 2の作業が完全になされた後でも、プログラムをテスト・データによって検査すると正しく動作しないことが多い、このような種類の誤りを完全に除去する。

（注1-1） 1, 3に関する誤りは通常論理誤りとよばれる。

作業1～3はプログラムのデバッグ作業とよばれ、統計的にも、これらの作業に要する時間、労力がプログラミング全過程に対してほぼ50%程度の高比率をしめることが指適されている。〔6〕

しかも論理誤りの検出に関しては、現在のデバッグは本質的な欠陥をもつ、すなわち、論理誤りを完全にとりのぞくために種々のテスト・データによりプログラムの検査を何百回おこなおうとも、可能な入力のすべてについてプ

プログラムを検査するという非現実的なことをしない限り、プログラムが正しいと確信することはできない。

1967年、R. W. Floyd はこのように本質的な欠陥をもつ“デバグging”をプログラミングの作業から追放することを目的として、プログラムの正しさを証明しうる一方法を提案した〔7〕。

彼の手法は、プログラムを流れ図 (flow diagram) で表現し、流れ線の各点に、コントロールがその点にいたった時成立すべき条件を論理式で表現し、そのようなすべての論理式が互いに矛盾しないことによってプログラムの正しさを証明しようとするものであった。彼のこの考え方 (assertion method) は単に正しさの証明法を提案したのみならず、証明過程の自動化さえも示唆した画期的な手法であった。以来、彼の手法は、次に挙げるような種々のプログラムの正しさの証明法に発展、拡張された。

まず Z. Manna はプログラムを第一階述語論理における $w \cdot f \cdot f$ (整合論理式) で表現することにより、正しさの問題をその $w \cdot f \cdot f$ の充足可能性、普遍性 (validity) の問題に還元した (predicate calculus approach) 〔8〕〔9〕〔10〕。C. A. R. Hoare は Floyd の理論を一般化して ALGOL 様の言語に対して正当性の証明のための公理と推論規則とを与えた〔11〕。また R. M. Burstall は基本的なものに対して正当であることを確かめ、構造をもったものに対しては、その下部構造について正当であると仮定した上で、全体に対しても正当に働くことを確かめるという手順をふみ、ゆえにいかなる複雑な構造をもったものについても正当に働く結論づける証明法を提唱した (structural induction method) 〔12〕。

また recursive call を許すようなプログラムの意味を束論における最小不動点を利用して定義した D. Scott の理論を応用した Z. Manna の証明法も注目すべき方法である〔13〕〔14〕〔15〕 (fixpoint induction)。これらの諸手法はそれぞれ興味深いものであるが本編の内容とは、直接の関係が薄

いので、内容の詳細は割愛する。

プログラムの正しさの証明法に関する研究は、理論的にはかなりの成果をおさめ R. London による実際のプログラムの証明例も報告されているが [16]、デバッグにおけるプログラムの労力をプログラムの正しさに関する研究の成果が完全に解消しうるかという問題に対しては、筆者は次のような問題を提起せざるを得ない。

1. 以上の諸手法は、技術的背景として高度な定理証明技術（例えば Resolution 法 [17]）の存在を不可欠とするが、実際のプログラムを対象にしたとき、例えばプログラム・サイズの面などにおいてかなりの技術的困難をともなうことが予想される。
2. 作成されたプログラムが証明システムにより正しいと証明された場合には全く問題ないが、正しくないと判定された場合にはそのプログラムに対して、やはりデバッグをおこなう必要がある。
3. 証明プログラム自体の正しさの証明にはさらに高次の証明プログラムが必要とされ、このことは無限の連鎖をひきおこす。この連鎖をとめるには人間が介入するデバッグが必要である。

以上のような問題点とくに 2 の問題点が存在するために、プログラムの正しさに関する現在の研究とは並列に、プログラム・デバッグそのものに関する理論的体系を整備し、有効で統一的なデバッグの技法を確立し、将来においてはプログラムの正しさに関する諸成果との融合をめざすことはソフトウェアの信頼性に関する技術展望において不可欠かつ急務であると断言できる。

もちろん、デバッグによってプログラムの正しさを確信することはできないが、デバッグに関する本編の研究の目的は、プログラムの正しさを証明することではなく、正しくないプログラム中に存在する誤りを有効に検出する方法を確立することにある。

次に本編の考察の成果および具体的手法を明らかにする。まず現在のデバッグ作業の概要を示すブロック図を図1-1に示す。

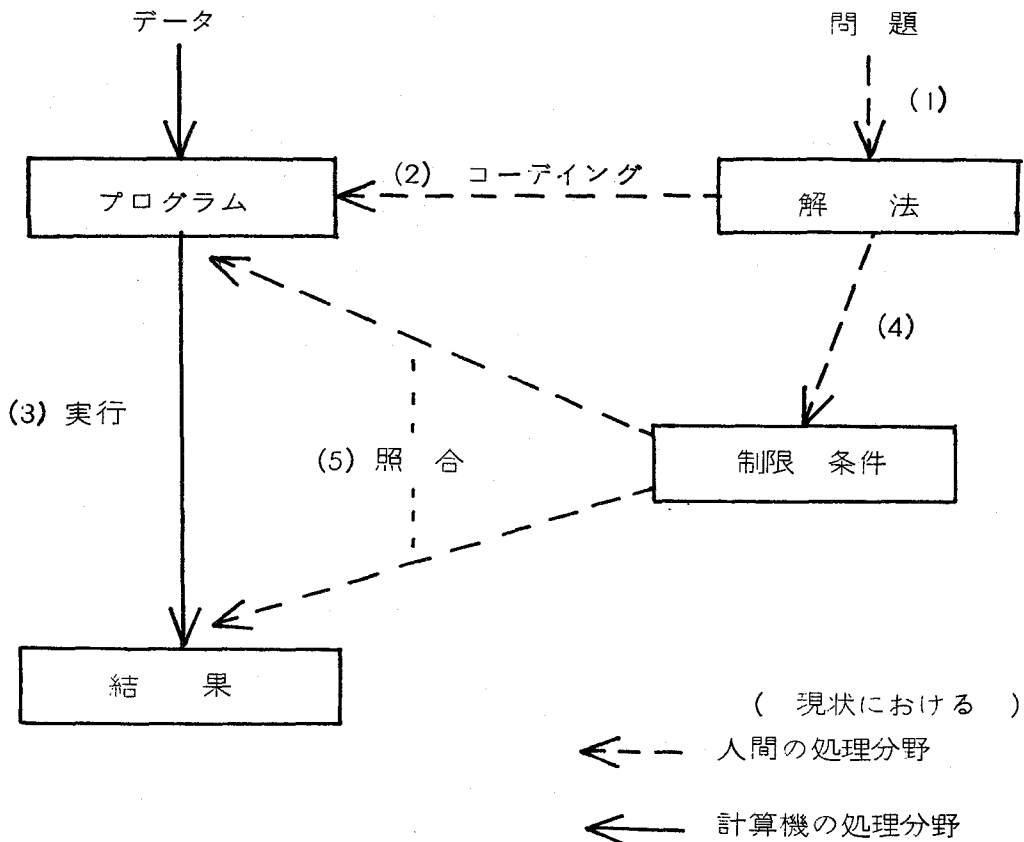


図 1-1 誤り検出過程

図1-1において(1)(2)はプログラムの作成過程である。テスト・データなどを使用してプログラムを検査した結果、所望の結果が得られないことが判明したとき、プログラマは次のような一連の作業をおこなう。

1. プログラマは問題および解法の構成より得られるプログラムの動作（例えばテスト・データに対して予想される計算の中間結果）を予想する。これをプログラムの動作に対する制限条件とよぶ(4)。

2. テスト・データを入力としてプログラムを実行し，トレーサ，ブレイクポイント・ルーチンなどのデバッグ補助手段の助けのもとにプログラムの実行内容に関する予想と，実際の実行結果とを照合する(5)。

3. このとき実行結果と予想の間に不一致が生ずれば原プログラム中に誤りが存在すると判断する。

この過程を本編の第1章“検算方式による誤り検出法”において計算過程をステートベクタの概念を用いて形式化し，制限条件を検出述語という概念を導入することにより形式化し，さらに照合過程の自動化について考察する[18]。またすべての中間結果を検査するのは実際的ではない，本編の第2章“プログラムの計算過程における有効な検査点の設定法”において，現存するデバッグ補助手段，ブレイクポイント・ルーチン法をグラフ理論的に考察することにより，ブレイクポイントの効果的な配置法に対する考察結果をのべる[19]。

照合過程はデバッグングにおいて人間と計算機の接点であり(*man-machine interaction*)， 計算機，デバック当事者(人間)相互のあゆみよりによって，より有効なデバッグングシステムの存在が可能となる。

1. 計算機側からのあゆみより

現状ではプログラムの実行中の動作を，とくにデバックに必要な情報のみを有効にとりだして，デバック当事者に表示するような方法は見あたらない。(デバッグングを経験された方ならば，トレース結果が印字された山とつまれたラインプリンタ用紙を前に途方にくれた経験をお持ちであろう。)

すなわち照合過程において，プログラムの実行中の動作をデバック当事者に処理しやすい形で指示する表示法の工夫がなされねばならない。

2. プログラマ(デバック当事者)側からのあゆみより

問題や解法の構成よりえられるプログラムの望まれる動作に対する認識を現状では我々は正確に表現する手段をもたない。(予想される所望の動作自体の認識はあくまでも人間の役目である。筆者の述べんとすることは，その

認識を形式的に表現する手段が必要であるということである。)

本編で論じる問題のうち、ブレイクポイントの設定法、計算過程のグラフ表示は1の立場から考察されたものであり、検出述語の概念は2の立場から導入されたものである。

第4章においては、2, 3章の考察結果をもとにとくに照合過程における前述の問題点を考慮したマンマシンインタラクティブなデバッグシステムの基本構想が明らかにされ、作成されたシステムの概要がのべられる。

ここで次のような発想の転換にもとづく研究分野が注目をあびてきた。「与えられたプログラムの正しさを証明したり、誤り検出(デバッグ)の方法を論ずるより、正しいこと(誤りの存在しないこと)を完全に確信できるプログラムを自動的に作成することはできないのか。」

この問題はプログラムの自動作成の問題とよばれており、プログラム理論においてめざされる究極の目的の一つである。この問題の研究は開始されたばかりであり、Z. Mannaによる方法[20], Dijkstraの構造化プログラミングの方法[21]が提起されているにすぎない。筆者も本論文において、Mannaの方法を一般化することによって“プログラム化可能性”なる概念を導入し、プログラム自動作成の問題に対して第一歩をふみだした。

第 2 章 検算方式による誤り検出法

2-1 緒 言

本節においては序論にのべた照合過程の形式化をおこない、さらに照合過程の自動化、デバッグ当事者にとって計算過程の推移をとらえやすい計算過程の表示法に関する研究結果をのべる。

2-2 節ではプログラムの計算過程をステートベクタの概念 [22] [23] を用いて定式化し、それに基づいて 2-3 節で“計算的誤り”なる概念を導入する。計算的誤りとは、現在のデバッグの手法が種々の補助手段（トレース、ブレイクポイント・ルーチン、メモリダンプ等 [24]）を用いて、プログラム実行時における計算の中間結果を人間が調べ、中間結果が正しくないときは原プログラムが論理誤りをもつと判断することによって実現されていることに基づいたものであり、正しくない中間結果の概念の形式化である。

2-4 節においては、中間結果の正しさを計算機自体に統一的な方法で判定させるならばプログラムのデバッグにかかる時間を大巾に短縮できるであろうという予想のもとに、計算の中間結果を規定するような述語をプログラム中の変数をもとにして構成し、その述語の真偽によって原プログラムにおける論理誤りを検出しようとする一種の検算方式としてデバッグ過程の形式化を試みる。

2-5 節では簡単な FORTRAN プログラムを例にあげ本方法の具体例を示すとともに、変数自身、または変数間の関係があらかじめ予想できるようなプログラム（変数の値そのものはわからなくてもよい）、すなわち与えられた条件を満たす解を求める型のプログラムに対しての本方法の有効性が示される。

2-6 節においては、2-5 節までの方法では誤り検出が困難であるような

プログラムに対して、一つの解決策として、プログラムによる計算結果間に“先に計算される”という意味の順序関係を定義することにより、プログラムの計算過程を不必要な情報をとりのぞいた2次元的な図形として、例えばグラフィックディスプレイ等をとおして人間に示す方法（序論 計算機側からの歩みよりの項参照）に関する基礎的な考察がなされる〔25〕。

2-2 計算過程記述システム

まずプログラム中に出現する変数（アドレス名）をもとにして計算過程記述システム（Computational Process Description System, 以下CPDSと略す）を定義する。

（定義2-1）

$$\text{CPDS} = \begin{bmatrix} \text{cpds}_0 \\ \text{cpds}_1 \\ \vdots \\ \text{cpds}_m \end{bmatrix} = \parallel (x_k, a_{ki}) \parallel \quad \begin{matrix} (1 \leq k \leq n) \\ (0 \leq i \leq m) \end{matrix} \quad (2-1)$$

$$\text{cpds}_0 : \{ (x_1, a_{10}), (x_2, a_{20}), \dots, (x_n, a_{n0}) \}$$

初期状態における変数とその内容の対の集合。

$$\text{cpds}_i : \{ (x_1, a_{1i}), (x_2, a_{2i}), \dots, (x_n, a_{ni}) \} \quad (1 \leq i \leq m-1)$$

i 番目の実行命令が実行されたときの変数とその内容の対の集合。

$$\text{cpds}_m : \{ (x_1, a_{1m}), (x_2, a_{2m}), \dots, (x_n, a_{nm}) \}$$

計算の実行終了時の変数とその内容の対の集合。

$a_{ki} (0 \leq i \leq m)$: 変数 x_k の cpds_i における内容。

\wedge : 変数 x_k の内容が cpds_i において初めて定義されるとき

$a_{kj} (0 \leq j \leq i-1)$ はすべて \wedge とする。

2-3 計算的誤り

論理誤りの種類としては、筆者が10名程度のプログラミング経験者に対して、“コンパイラで除去できなかったプログラム・エラー”としてアンケート調査を行なったところ表2-1に示すような結果が得られた。

No.	種 類	内 容	使 用 言 語
1	ループに関するもの	ループの初期値の設定が正しく行なわれていない	FORTRAN, COBOL
		ループのインデッキングが正しく行なわれていない。 1. インデックスが常に初期値に設定される。 2. インデッキング関数 (例 $I=I+1$) などが書き誤られているか、または脱落している。 3. Do-loop のインデックス多重使用。	FORTRAN, COBOL etc.
2	ステートメント、変数に関するもの	命令コードの書きまちがい。	PAL III (アセンブラ)
		DIMENSION 宣言を忘れると Function 文と解釈される。	FORTRAN
		算術ステートメント中の演算子の書きまちがい。	FORTRAN
		変数の書きまちがい 1. 算術ステートメント中において 2. IF 命令内において etc.	FORTRAN etc.
3	サブルーチン関係	サブルーチン、サブプログラムとのデータのやりとりにおいて、タイプおよびデータサイズが不一致でもわからない。	FORTRAN
4	初期値関係	初期値設定なし。	一 般
		アキュムレータを空にすることを忘れる。	アセンブラー般
5	マトリクス	行と列を逆に計算する。	一 般
6	そ の 他	オーバー・フロー, I/O 装置の故障	

表 2-1 コンパイラで除去できなかったプログラム・エラー

表 2-1 において No. 6 のエラーは計算機のハードウェアと密接に関連しており、われわれがいう論理誤りの範囲から逸脱するものである。ゆえに、このようなものを除いて考えるとつぎのようなことがいえるのではなからうか。プログラムが論理誤りをもつならば、その実行時において変数の内容の中間結果が所定の値をとらなくなり（ただし所定の中間結果があらかじめわかっているとは限らない）、その結果、計算結果が正しくなかったり、ループして結果がでなくなったりしてしまう。表 2-1 において No. 1, No. 2, No. 4, No. 5 などはまさにその好例であるといえよう。したがって以後、逆に CPDS における変数の内容が正しくないことを“計算的誤り”をもつと定義し、計算的誤りをもつようなプログラムを論理誤りをもつプログラムとする。

（定義 2-2）計算的誤り

CPDS における内容 a_{ki} が所定の値と異なるとき、 a_{ki} を計算的誤りと呼び、CPDS は計算的誤りをもつとする。

2-4 計算的誤り検出システム

本節では、CPDS をもとにして、計算的誤りの検出システムを構成する。筆者の目的は端的にいうならば、プログラムの実行段階の各点における変数の内容が妥当であるか否かを、その値に対して、あらかじめ述語を用いて与えられた条件を満たしているかどうかによって判断しようとするものである。そのために、まず基本的な計算的誤り検出システム（Computational Error Detection System, 以下 CEDS と略す）を構成する。

CEDS においては各 CPDS の要素一つ一つに対して検出述語（計算の中間結果に対する予想の形式的表現）が割りあてられるが、これはトレーサを使用してプログラム中で使用されるすべての変数の値を計算の進行にともない時々刻々デバッグ当事者に示したとき、デバッグ当事者のとる誤り検出法の形式化である。

しかしながら実際には、デバッグ当事者は各時点、各変数における値を個々独立に検査することは殆んどしない。すなわち、変数の値の推移状態や、ある時点における変数間の関係をもとに計算的誤りを発見することが通常おこなわれている。この事実に基づいて2-4-3節においては、 $P^{\text{detection}}$ の単純化を考察する。

2-4-1 計算的誤りの基本的な検出法

(定義2-3)

CPDSに対してつぎのような述語の行列CEDSを対応させる。

$$\text{CEDS} = \| P_{ki}(x_k) \|_{\substack{1 \leq k \leq n \\ 0 \leq i \leq m}} \quad (2-2)$$

$P_{ki}(x_k)$: 変数 x_k の cpds_i における内容に対してのみ定義される一変数述語。

(定義2-)

・なる演算をつぎのように定義する。

$$(\text{CEDS}) \cdot (\text{CPDS}) = \| P_{ki}(a_{ki}) \|_{\substack{1 \leq k \leq n \\ 0 \leq i \leq m}} \quad (2-3)$$

ただし、 $a_{ki} = \wedge$ のときは $P_{ki}(a_{ki}) = T$ とする。

(定義2-5)

i) 弱い検出の述語 $P_{ki}(x_k)$ はつぎの性質を満たす。

$$a_{ki} \text{ が計算的誤りでない} \Rightarrow P_{ki}(a_{ki}) = T \quad (2-4)$$

ii) 強い検出の述語 $P_{ki}(x_k)$ はつぎの性質を満たす。

$$a_{ki} \text{ が計算的誤りでない} \Leftrightarrow P_{ki}(a_{ki}) = T \quad (2-5)$$

(注2-1)

定義2-5について少し説明をつけ加える。まず弱い検出の述語とは、たとえば a_{ki} が三角関数によって計算される値のとき、 $P_{ki}(x_k)$ として $|x_k| \leq 1$ のような述語を構成することを意味しており、このとき、 a_{ki}

が正しいならば当然 $P_{ki}(a_{ki})=T$ となるが、逆に $P_{ki}(a_{ki})=T$ となっても a_{ki} が正しいとは断言できない。すなわち、計算結果があらかじめわからないような変数に対して、その誤りを検出しようとするとき、その内容のある程度の正しさを証明しようとする立場である。一方強い検出の述語とは、たとえば DO-loop における制御変数のように、その変数の内容自体の推移があらかじめわかっているようなときや、また計算された値の正しさを保証しうる必要かつ十分な条件が存在するとき（たとえば 2 次方程式の解法プログラムにおける根）のように、その変数の内容を完全に規定できるときに構成される述語をさす。

(定義 2 - 6)

CEDS よりつぎのような述語を構成する。

$$P_{\text{detection}} = \bigwedge_{\substack{k=1, n \\ i=0, m}} P_{ki}(x_k) \quad (2-6)$$

$$\widehat{P}_{\text{detection}} = \bigwedge_{\substack{k=1, n \\ i=0, m}} P_{ki}(a_{ki})$$

$\widehat{P}_{\text{detection}}$ はその構成法から明らかなようにつぎの性質をもつ。

【 命題 2 - 1 】

$P_{ki}(x_k)$ がすべて強い検出の述語のとき、

CPDS が計算的誤りをもたない $\Leftrightarrow \widehat{P}_{\text{detection}} = T$

【 命題 2 - 2 】

$P_{ki}(x_k)$ のうち少なくとも一つが弱い検出の述語のとき、

CPDS が計算的誤りをもたない $\Rightarrow \widehat{P}_{\text{detection}} = T$

2 - 4 - 2 検 出 述 語

本節では検出述語 $P_{ki}(x_k)$ の具体例を与える方法を考察する。一般には中間結果や最終結果をあらかじめ知ることができないので、これは一見不可

能であるかのように思える。しかし前節において導入した弱い検出の概念を使用すれば、値そのものはわからなくてもその値の正しさに対する必要条件を与えることは容易であるので、検出述語は、たとえば不等号関係などによって容易に与えられるであろう。しかし、弱い検出によっては必ずしも計算的誤りが検出されるとは限らないので、強い検出述語の成立条件が問題となる。これは変数自身、変数間の関係、変数の値に対する条件などがあらかじめ決定できるときに初めて可能になる。

以上を表 2-2 にまとめる。

表 2-3 に表 2-2 に対応する具体例を示そう。

No.	条 件	検 出 述 語
1	変数の内容に対する制限条件があらかじめ決定できる。	強い検出述語 弱い検出述語
2	変数の内容があらかじめ決定できる。	強い検出述語
3	変数間の関係があらかじめ決定できる。	強い検出述語 弱い検出述語

表 2-2 検出述語の決定条件

No.	例	検 出 述 語
1	不等号関係 ・ある数が正数である。 ・上限をもつ。 ・下限をもつ。	弱い検出述語
	数列の一般項	強い検出述語
2	FORTRAN の DO ステートメント中の制御変数	強い検出述語
3	数列の漸化式	強い検出述語
	ある変数間の内容の和が上限をもつ。	弱い検出述語

表 2-3 表 2-2 の具体例

表 2-2, 表 2-3 において No. 2, No. 3 については CEDS の簡単化とも関係が深いので後節にその説明はゆずることにして, No. 1 の場合についてディオファントスの述語* を用いた検出述語の具体例をあげることにしよう。

(定義 2-7)

i) 多項式とはつぎのようなものをいう。

$$\sum_{\substack{0 \leq i_1 \leq n_1 \\ 0 \leq i_2 \leq n_2 \\ \dots\dots\dots \\ 0 \leq i_k \leq n_k}} a_{i_1 i_2 \dots i_k} x_1^{i_1} x_2^{i_2} \dots x_k^{i_k} \quad (2-7)$$

$a_{i_1 i_2 \dots i_k}$ は“正, 負の整数または 0”,

x_1, x_2, \dots, x_k の変域は“負でない整数”の集合。

ii) $P(\xi^{(k)})$ が多項式述語のとき, $P(\xi^{(k)})=0$ を多項式述語と呼ぶ。

iii) ディオファントスの述語とはつぎのようなものをいう。

$$\bigvee_{\eta^{(m)}} S(\xi^{(n)}, \eta^{(m)})$$

ただし, $S(\xi^{(n)}, \eta^{(m)})$ は多項式述語。

ディオファントスの述語を用いると正整数に対して, 表 2-4 に示すような検出述語を構成できる。

ディオファントスの述語は存在記号, 論理積, 論理和のもとで閉じ, 否定および全称記号のもとでは閉じていないことが知られているので, 表 2-4 の No. 1~7 までの述語に存在記号の付加, 論理積, 論理和の演算を適用することによって, さらに複雑な検出述語を構成できるであろう。

* ディオファントスの述語の詳細に関しては文献〔26〕を参照されたい。

(例 2 - 1)

DO10 I=1, 11, 2 なる命令に対して，変数 I に対する強い検出述語はつぎのように与えられる。

$$\{\bigvee_w [(I-1-2w=0)]\} \wedge \{\bigvee_z [(z \neq 0) \wedge (11-I-z=0)]\}$$

もちろん，ディオファントスの述語は論理積に関して閉じているので，検出述語をすべてディオファントスの述語で表わした場合は， $P_{\text{detection}}$ もディオファントスの述語となる。さらに検出システムをディオファントスの述語をもとにして構成する利点は，CEDSを実現するさい，CEDSに高々，多項式の計算と，ある数が0であるか否かの判断機能をもたせるのみでよいことにある。

No.	条 件	検 出 述 語
1	変数 x_k の値が0でない。 $x_k \neq 0$	$\bigvee_y (x_k - y - 1 = 0)$
2	変数 x_k の値がある上限 a でおさえられる。 $x_k < a$	$\bigvee_z [(x_k \neq 0) \wedge (a - x_k - z = 0)]$
3	変数 x_k の値が下限 b をもつ。 $b < x_k$	$\bigvee_z [(x_k \neq 0) \wedge (x_k - b - z = 0)]$
4	変数 x_k の値は c でない。 $x_k \neq c$	$(x_k < c) \vee (x_k > c)$
5	変数 x_k の値が初期値 a より b ずつふえてゆく。 $x_k \equiv a \pmod{b}$	$\bigvee_w (x_k - a - bw = 0)$
6	変数 x_k の値は素数でない。	$\bigvee_{y,z} [x_k = (y+2)(z+2)]$
7	変数 x_k の値は2のべきでない。	$\bigvee_{z,w} [x_k = (2z+3)w]$

表 2-4 表 2-2, 表 2-3 の No. 1

に対する検出述語をディオファントスの述語を用いて実現した例

2-4-3 $P_{\text{detection}}$ の簡単化

2-4-1, 2-4-2 によって計算的誤りを検出するシステムの基本構成を定めることができた。しかし、現実問題として、各 cpds_i のそれぞれの変数に対して一つ一つ述語を対応させることは不可能である。本節では、 $P_{\text{detection}}$ の簡単化について考察する。

(a) \wedge の除去

CPDS に $a_{ki} = \wedge$ となる内容 a_{ki} が存在するとき、つぎの関係が成立する。

【定理 2-1】

$$\bigwedge_{\substack{k=1, n \\ i=0, m}} P_{ki}(x_k) \Leftrightarrow \bigwedge_{k=1, n} \bigwedge_{i=i_k, m} P_{ki}(x_k) \quad (2-9)$$

(証明) 定義 2-4 より $a_{ki} = \wedge$ のとき $P_{ki}(a_{ki}) = T$

変数 x_k に対して、 $i = i_k$ にてはじめてその内容 a_{ki} が定義されるとすると、

$$\begin{aligned} \bigwedge_{i=0, m} P_{ki}(x_k) &\Leftrightarrow \overbrace{T \wedge T \wedge \cdots \wedge T}^{i_k - 1 \text{ 個}} \wedge \left(\bigwedge_{i=i_k, m} P_{ki}(x_k) \right) \\ &\Leftrightarrow \bigwedge_{i=i_k, m} P_{ki}(x_k) \\ \therefore \bigwedge_{\substack{k=1, n \\ i=0, m}} P_{ki}(x_k) &\Leftrightarrow \bigwedge_{k=1, n} \bigwedge_{i=i_k, m} P_{ki}(x_k) \end{aligned}$$

(証明終)

これは a_{ki} が定義されているところでのみ検出述語を構成すればよいことを示す。

(b) ブロック化

x_k の内容 a_{ki} の CPDS における推移を $A_k = (a_{k0}, a_{k1}, \dots, a_{km})$ なる順序対であらわし、 A_k につぎのような仮定を与える。

1. x_k の初期値は cpds_{j_1} ($0 \leq j_1 \leq m$) で定義される。
2. x_k に無関係なステートメントが実行されているときには、 x_k の内容は保持される。

A_k に 1, 2 のような仮定を与えると、 A_k に関してつぎの性質が得られる。

$$\left\{ \begin{array}{l} a_{k, j_1-1} = a_{k, j_1-2} = \dots = a_{k0} \\ a_{k, j_2-1} = a_{k, j_2-2} = \dots = a_{k, j_1} \\ \dots \dots \dots \\ a_{k, j_m} = a_{k, j_m-1} = \dots = a_{k, j_m-1} \end{array} \right\} \quad (2-10)$$

ただし、 $0 = j_0 < j_1 < \dots < j_{m-1} < j_m = m$

ここで、 $A'_k = (a_{kj_1}, a_{kj_2}, \dots, a_{kj_{m-1}})$ なる順序対を考えればつぎのような関係が成立する。

【補題 2-1】

$$\left. \begin{array}{l} P_{\text{detection}}(A_k) = \bigwedge_{i=0, m} P_{ki}(x_k) \\ P_{\text{detection}}(A'_k) = \bigwedge_{i=j_1, j_{m-1}} P_{ki}(x_k) \text{ とすると} \\ P_{\text{detection}}(A_k) \Leftrightarrow P_{\text{detection}}(A'_k) \end{array} \right\} \quad (2-11)$$

(証明)

$$\widehat{P}_{\text{detection}}(A_k) = \bigwedge_{i=0, m} P_{ki}(a_{ki})$$

$$\widehat{P}_{\text{detection}}(A'_k) = \bigwedge_{i=j_1, j_{m-1}} P_{ki}(a_{ki}) \text{ のとき}$$

$a_{k, j_1-1} = \wedge$ とする (すなわち、 a_{kj_1} にて x_k の内容は初めて定義される)。

\Rightarrow

1) $\widehat{P}_{\text{detection}}(A_k) = T$ のとき

$A_k = (a_{k0}, a_{k1}, \dots, a_{km})$ の各要素 $a_{ki} \ (0 \leq i \leq m)$ はすべて計算的誤りでない。

したがって、その部分列である $A_{k'} = (a_{kj_1}, \dots, a_{kj_{m-1}})$ の各要素 $a_{ki} \ (j \leq i \leq j_{m-1})$ も計算的誤りでない。

すなわち、 $\widehat{P}_{\text{detection}}(A_{k'}) = T$

Ⅱ) $\widehat{P}_{\text{detection}}(A_k) = F$ のとき

A_k の要素のうち少なくとも一つは計算的誤りであり、最初の計算的誤りを $a_{ki} \ (0 \leq i \leq m)$ とする。

もし、 $a_{ki} \in A_{k'}$ ならば、ただちに $\widehat{P}_{\text{detection}}(A_{k'}) = F$

もし、 $a_{ki} \notin A_{k'}$ ならば、たとえばそれを $a_{kl} \ (j_p \leq l \leq j_{p+1}-1)$ とするとき仮定より $a_{kl} = a_{kj_p}$

$\therefore \widehat{P}_{\text{detection}}(A_{k'}) = F$

\Leftarrow

Ⅲ) $\widehat{P}_{\text{detection}}(A_{k'}) = T$ のとき

等しい内容に対しては同じ述語がわりあてられるとすると

$\widehat{P}_{\text{detection}}(A_k) = T$

Ⅳ) $\widehat{P}_{\text{detection}}(A_{k'}) = F$ のとき

明らかに、 $\widehat{P}_{\text{detection}}(A_k) = F$ (証明終)

【定理 2-2】

$$P_{\text{detection}} \Leftrightarrow \bigwedge_{k=1, n} P_{\text{detection}}(A_{k'})$$

$$\begin{aligned} \text{(証明)} \quad P_{\text{detection}} &= \bigwedge_{\substack{k=1, n \\ i=0, m}} P_{ki}(x_k) \\ &= \bigwedge_{k=1, n} P_{\text{detection}}(A_k) \end{aligned}$$

補題 2-1 より $P_{\text{detection}}(A_k) \Leftrightarrow P_{\text{detection}}(A_{k'})$

$$\therefore P_{\text{detection}} = \bigwedge_{k=1, n} P_{\text{detection}}(A_{k'}) \quad (\text{証明終})$$

c) 列方向述語

(定義 2 - 8)

cpds_i における変数 x_k の内容 a_{ki} が $\text{cpds}_j (j < i)$ における変数 x_k の内容 a_{kj} によってのみ決まるとき, x_k は CPDS において独立であるという。

【 定理 2 - 3 】

変数 x_k が CPDS において独立であるとき, $a_{ki} = g(a_{kj})$ なる関数 g が全単射であれば, つぎに示す性質をもつ, x_k に対する強い検出の述語 $P_k(x_k)$ が存在する。

$$\bigwedge_{i=i_1, m} P_{ki}(x_k) \Leftrightarrow P_k(x_k) \quad (2-13)$$

(証明) 定理 2 - 1, 2 - 2 の結果より, x_k の内容は $A_{k'}$ を考えることにする。

$A_{k'} = (a_{kj_1}, a_{kj_2}, \dots, a_{kj_m})$ とすると $(j_1 < j_2 < \dots < j_m)$ 仮定より $2 \leq i \leq m$ なる任意の i に対して

$$a_{kj_i} = g(a_{kj_{i-1}})$$

$$\therefore a_{kj_i} = \overbrace{g \cdot g \cdot \dots \cdot g}^{i-1}(a_{kj_1})$$

$$\text{すなわち } a_{kj_i} = (g)^{i-1}(a_{kj_1})$$

仮定より g が全単射であるから g^{-1} が存在して,

$$a_{kj_i} = ((g)^{i-1})^{-1}(a_{kj_i}) = (g^{-1})^{i-1}(a_{kj_i})$$

$$\therefore P_k(x_k) = \{ (g^{-1})^{i-1}(a_{kj_i}) - a_{kj_1} = 0 \}$$

(証明終)

(例 2 - 2)

われわれがよくおかす誤りの一つに, IF 命令 (またはそれに相当する命令) により構成したループからコントロールがいつまでもたっても抜け出ない場合がある。これを検出する述語を定理 2 - 3 によって構成した実験例を示す。いまループ構造を図 2 - 1 のように仮定する。

このとき補題 2-1 で与えられた順序対 $A_{k'}$ は $(a, g(a), \dots, g^p(a))$ となる。

$$\therefore P(x) = \{(g^{-1})^i(x) - a = 0, 1 \leq i \leq p\} \quad (2-14)$$

を考えると、これはループのインデックスの値が正しく変化し、かつある上限でおさえられたか否かを知る強い検出の述語となる。この述語を使って FORTRAN によって実験を行なった。図 2-2 は原プログラム中におけるループの例、図 2-3 は 誤り検出 を行なうために原プログラムに修飾を行なった例、図 2-4 は $P(x)$ の FORTRAN による実現例である。

$P(x)$ によって検出された論理誤りの例をつぎに示す。

- (1) x のインデッキングのまちがい ($g(x)$ の書きまちがい)。
- (2) IF 命令による飛び先 (返り先) のまちがい。
- (3) IF 命令内の変数の書きまちがい。
- (4) $g(x)$ の書きおとし。
- (5) x の初期値の書き忘れ、書きまちがい。

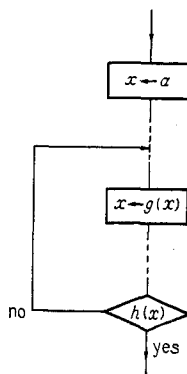


図 2-1 ループの例

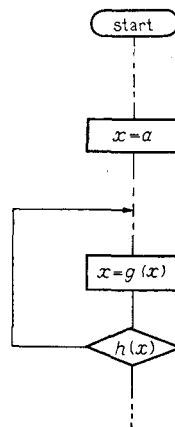


図 2-2 原プログラム

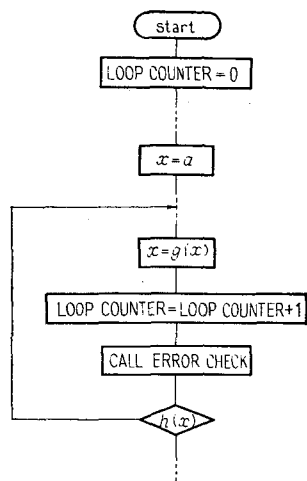


図 2-3 修飾された原プログラム

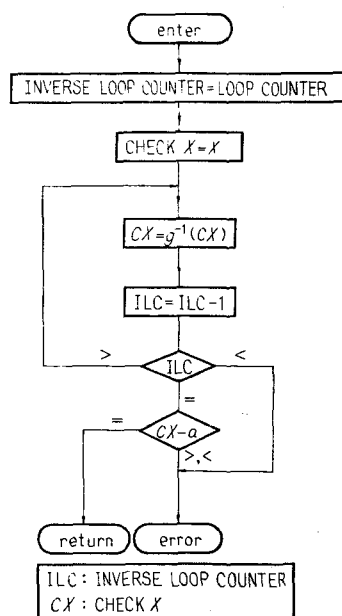


図 2-4 $P(x)$ の FORTRAN による表現

(d) 行方向述語

ある cpds_i における変数の内容間の関係があらかじめわかっているときはつぎの関係を満たす述語,

$$P_{ki}(x_{k_1}, x_{k_2}, \dots, x_{k_m})$$

を構成できる。

$$\bigwedge_{k=k_1, k_n} P_{ki}(x_k) = P_{ki}(x_{k_1}, x_{k_2}, \dots, x_{k_n}) \quad (2-15)$$

このとき、つぎの関係が成立する。

【定理 2-4】

$$P_{\text{detection}} \Leftrightarrow \left(\bigwedge_{\substack{i=l \\ k=1, n}} P_{ki}(x_k) \right) \wedge \left(\bigwedge_{\substack{i=l \\ k=k_1, k_n}} P_{ki}(x_k) \right) \quad (2-16)$$

$$\wedge (P_{ki}(x_{k_1}, x_{k_2}, \dots, x_{k_n}))$$

$$(\text{証明}) \quad P_{\text{detection}} = \bigwedge_{\substack{i=0, m \\ k=1, n}} P_{ki}(x_k)$$

$$= \left(\bigwedge_{\substack{i=l \\ k=1, n}} P_{ki}(x_k) \right) \wedge \left(\bigwedge_{\substack{i=l \\ k=1, n}} P_{ki}(x_k) \right)$$

$$\bigwedge_{\substack{i=l \\ k=1, n}} P_{ki}(x_k) = \left(\bigwedge_{\substack{i=l \\ k=k_1, k_n}} P_{ki}(x_k) \right) \wedge \left(\bigwedge_{\substack{i=l \\ k=k_1, k_n}} P_{ki}(x_k) \right)$$

$$= \left(\bigwedge_{\substack{i=l \\ k=k_1, k_n}} P_{ki}(x_k) \right)$$

$$\wedge P_{ki}(x_{k_1}, x_{k_2}, \dots, x_{k_n})$$

(証明終)

(例 2-3)

$x + y = 5$ を満たす (x, y) の自然数解を求めるようなプログラムにおいて、解 (x, y) に対する検出述語は、

$P(x, y) = \{x - y - 5 = 0\}$ のように与えることができる。

2-5 実験例

フィボナッチ数を10000まで計算するようなプログラムを例として、小規模のプログラムに対する適用例を示そう。図2-5に原プログラムを示す。

表2-5に図2-5のプログラム例に対する検出述語の例、および $P_{\text{detection}}$ を与える。

図2-6に検出システムを付加したプログラム例を示す。図2-6のプログラム中、ブロックAは $P_4(IIF(K), IIF(J), IIF(I))$ の実現部、ブロックBは $P_1(I), P_2(J), P_3(K)$ の実現部であり、ブロックAにおいて誤りが検出されたときは、ZENKA ERROR(すなわち漸化式のコード化部分に論理誤りがある)、ブロックBにおいて誤りが検出されたときは、LOOP ERROR(すなわちループの部分に論理誤りがある)とプリントアウトされる。

種々の論理誤りの検出例を表2-6に示す。

表2-6をまとめると表2-7のようになる。

```

C      FIBONACCI NUMBER
C      ERROR CHECK TEST
C      ORIGINAL
C      DIMENSION IIF(30)
      IIF(1)=0
      IIF(2)=1
      WRITE(20,100) IIF(1)
      WRITE(20,100) IIF(2)
100    FORMAT(I5)
      I=1
      J=2
      K=3
      IIF(K)=IIF(J)+IIF(I)
      IF(IIF(K)-10000) 1,1,2
      1  WRITE(20,100) IIF(K)
         I=I+1
         J=J+1
         K=K+1
         GO TO 3
      2  STOP
         END

```

$$P_{\text{detection}} = P_1(I) \wedge P_2(J) \wedge P_3(K) \wedge P_4(IIF(K), IIF(J), IIF(I)) \wedge P_5(IIF(K))$$

$$P_1(I) = \{(g^{-1})^k(I) = 1, g^{-1}(I) = I - 1\}$$

$$P_2(J) = \{(g'^{-1})^k(J) = 2, g'^{-1}(J) = J - 1\}$$

$$P_3(K) = \{(g''^{-1})^k(K) = 3, g''^{-1}(K) = K - 1\}$$

$$P_4(IIF(K), IIF(J), IIF(I)) = \{IIF(K) - IIF(J) - IIF(I) = 0\}$$

$$P_5(IIF(K)) = \{IIF(K) - 10000 < 0\}$$

ただし k はループの深さを示す。

表 2-5 検出述語

図 2-5 原プログラム

```

C      FIBONACCI NUMBER
C      ERROR CHECK TEST
C      PROGRAM AND CEDS
      LC=0
      DIMENSION IIF(30)
      IIF(1)=0
      IIF(2)=1
      WRITE(20,100) IIF(1)
      WRITE(20,100) IIF(2)
100    FORMAT(15)
      I=1
      J=2
      K=3
3      IIF(K)=IIF(J)+IIF(I)
      IF(IIF(K)-10000) 1,1,2
1      WRITE(20,100) IIF(K)
      MZENK=IIF(K)-IIF(J)-IIF(I)
      IF(MZENK) 88,66,88
      88 WRITE(20,103)
      103 FORMAT(11HZENKA ERROR)
      PAUSE
      66 I=I+1
      J=J+1
      K=K+1
      LC=LC+1
      CALL 99
      GO TO 3
      99 IIC=0
      JC=0
      KC=0
      IIC=1
      JC=J
      KC=K
      LLC=LC
      77 IIC=IIC-1
      JC=JC-1
      KC=KC-1
      LLC=LLC-1
      IF(LLC) 11,22,77
      22 IF(IIC-1) 11,23,11
      23 IF(JC-2) 11,24,11
      24 IF(KC-3) 11,25,11
      11 WRITE(20,102)
      102 FORMAT(10HLOOP ERROR)
      PAUSE
      25 RETURN
2      STOP
      END

```

ブロックA

ブロックB

図 2-6 検出システムを付加したプログラム

論 理	誤 り	TYPEOUT MODE
正	誤	
$J=J+1$	$J=J+2$	LOOP ERROR
$I=1$...	3 $I=1$...	LOOP ERROR
3 $IIF(K)$ $=IIF(J)+IIF(I)$	$IIF(K)$ $=IIF(J)+IIF(I)$	
$I=I+1$	な し (脱落)	LOOP ERROR
	3 $IIF(K)$ $=IIF(J)+IIF(J)$	ZENKA ERROR
3 $IIF(K)$ $=IIF(J)+IIF(I)$	3 $IIF(J)$ $=IIF(J)+IIF(I)$	ZENKA ERROR
	3 $IIF(K)$ $=IIF(J)-IIF(I)$	ZENKA ERROR

表 2-6 検 出 例

インデッキングのあやまり
 返り先まちがい
 変数の書き誤り
 演算子の書き誤り

表 2-7 表 2-6 の概要

(注 2 - 1)

なお本節の例においてはプログラムによる計算結果 CPDS すべてについて検査点が設けられているわけではなく原プログラム中の 2 つの点において検査が実行されている。このような検査点の設定法に関する考察は次章において述べる。

2 - 6 計算過程のグラフ表示

本節では CPDS に “先に計算される” という意味での順序関係を導入し、プログラムの計算過程を 2 次元的なグラフ CPDG に変換するアルゴリズムを与える。さらに CPDG をもとにして誤りを 3 つのクラスに分け、それぞれのクラスにおける誤り検出の方法を検討する。なお本節では CPDS の要素 a_{ij} を $a_{i(j)}$ と記す。

2 - 6 - 1 C P D G

(定義 2 - 9) プログラム P

プログラムとはつぎの 4 種の命令の系列である。

- | | | |
|--|---------|----------|
| (1) $L \quad X_k \leftarrow f(X_{k_1}, X_{k_2}, \dots, X_{k_n})$ | 代入 命令 | } (2-17) |
| (2) $L \quad t(X_k) L_1, L_2, L_3$ | テスト 命令 | |
| (3) $L \quad \text{GO TO } L_1$ | 飛び越し 命令 | |
| (4) $L \quad \text{HALT}$ | 停止 命令 | |

ただし, L : ラベル。テスト命令は X_k の負, 零, 正に従って L_1, L_2, L_3 を選択する。

(定義 2 - 10)

CPDS の第 k 列 $(X, A)_k$ につぎの関係を導入する。

$$(X, A)_k = \{ (x_k, a_{k(0)}), (x_k, a_{k(1)}), \dots, (x_k, a_{k(m)}) \} \quad (2-18)$$

において,

- (i) $a_{k(i)} = a_{k(i+1)}$ のとき (ii) $a_{k(i)} = a_{k(i+1)} = \dots = a_{k(j)}$ のとき
 $(x_k, a_{k(i)}) = (x_k, a_{k(i+1)})$ $(x_k, a_{k(i)}) \neq (x_k, a_{k(j)})$

(i)(ii) の定義の意味は、実行中の命令に無関係な変数の内容は保存されることである。

(定義 2-11)

$(X, A)_k$ の商集合 $(X, A)_k / \equiv^*$ において、各類の代表元を、添字 i が最小のものとし、各代表元をもとにした、 $(X, A)'_k = \{ (x_k, a_{k(0)}), (x_k, a_{k(i_1)}), \dots, (x_k, a_{k(i_m)}) \}$ なる集合を考える。すべての k について上記の操作をほどこして $(X, A)'_k$ を構成し CPDS の要素のうち各 $(X, A)'_k$ に属するものに頂点 \circ を付加し、他をすべて消去する。これを MCPDS (Modified CPDS) とする。

(定義 2-12)

$(x_k, a_{k(i)}), (x_{k_1}, a_{k_1(i-1)}), \dots, (x_{k_n}, a_{k_n(i-1)}) \in \text{CPDS}$ (2-19) に対して、プログラム中の命令 $X_k \leftarrow f(X_{k_1}, X_{k_2}, \dots, X_{k_n})$ によって、 $a_{k(i)} = f(a_{k_1(i-1)}, a_{k_2(i-1)}, \dots, a_{k_n(i-1)})$ なる計算が実行されたとき、(2-19) の各元の CPDS における代表元を、 $(x_k, a_{k(i')})$, $(x_{k_1}, a_{k_1(i'_1)}), \dots, (x_{k_n}, a_{k_n(i'_m)}) \in \text{MCPDS}$ とするとき、つぎの関係を定義する。

$$(x_k, a_{k(i')}) < (x_{k_1}, a_{k_1(i'_1)})$$

$$(x_k, a_{k(i')}) < (x_{k_2}, a_{k_2(i'_2)})$$

$$\vdots$$

$$(x_k, a_{k(i')}) < (x_{k_n}, a_{k_n(i'_m)})$$

(定義 2-13)

MCPDS の要素間で関係 $<$ の存在するものは、頂点を線で結び、さらに (x_k, \wedge) なる形の要素をすべて消去する。これを CPDG (Computational Process Describing Graph) とよぶ。

2-6-2 CPDGを使用した誤りのクラス分け

(定義 2-14)

P ; プログラム D_p ; データ集合 $d (\in D_p)$; データ

$CPDS (p, d)$ はプログラム P とデータ d によって決定される $CPDS$,
 $CPDG (p, d)$ はプログラム P とデータ d によって決定される $CPDG$
とよぶ。

【 命題 2-3 】

P, d に対して $CPDS (P, d), CPDG (P, d)$ は一意に決定される。

(定義 2-15)

P, d に対して, $CPDS (P, d)$ が計算的誤りをもたないとき, P を
意味的に正しいプログラムとよぶ。

(定義 2-16)

P ; 意味的に正しいプログラム。 P' ; P に対して, 意味的誤りをもつ
プログラム。

$d \in D_p$ に対して, $CPDS (P, d)$ が計算的誤りをもたず, $CPDS (P', d)$ が計算的誤りをもつなら

(1) $CPDG (P, d) \cap CPDG (P', d)$ なら, プログラム P' は第1種の意味的誤りをもつ。

(2) $CPDG (P', d)$ の要素数が有限で, $CPDG (P, d) \cap CPDG (P', d)$ なら, プログラム P' は第2種の意味的誤りをもつ。

(ただし, \cap は変数の内容を見捨ると全く同じになるという意味である。

(3) $CPDG (P', d)$ が定義されない(要素数が無限になる)なら, プログラム P' は第3種の意味的誤りをもつと定義する。

(例 2-4)

— 第1種の誤りの例 —

定義 2-9-(1)の命令において, f が誤っており, かつ f によって計算された値が, 以後の実行段階においてテスト命令中で使用されない場

合。

— 第2種の誤りの例 —

CPDG (P' , d) は定義されるが、定義 2-9-(1) の命令において、変数の書き間違い、変数の書き落し等が生じた場合。定義 2-9-(2) の命令において、 X_k が誤っている場合。定義 2-9-(2)(3) の命令において、飛び先ラベルの誤り等。

— 第3種の誤りの例 —

第2種と同じような誤りであるが、その結果 CPDG (P' , d) が定義されなくなるもの。

(注 2-2)

定義 2-16 の P と P' の関係について少し説明をつけくわえる。 P はプログラマが書こうと意図したプログラムであり、 P' はプログラマが現実に得たプログラムである。すなわち2種類の解法をそれぞれコード化したものとか、冗長な表現を含むプログラム等を意味するものではない。

2-6-3 各クラスに対する誤り検出法

— 第1種の誤りに対する検出法 —

(定義 2-17)

CPDG の各頂点につぎのように検出優先度数 n を対応させる。

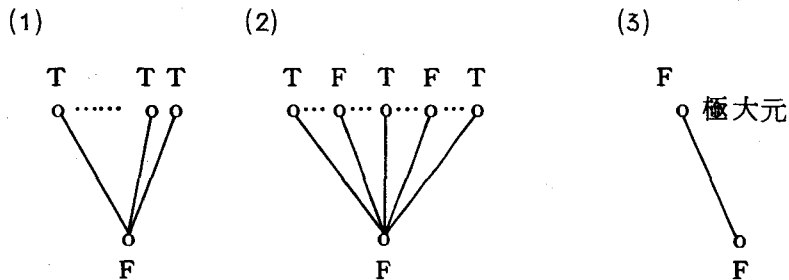
- a) 頂点にはいる辺がないとき。 $n = 1$
- b) 頂点にはいる辺数が1のとき、辺のすぐ上に連結されている頂点の検出優先度数が i のとき。 $n = i + 1$
- c) 頂点にはいる辺が k 本のとき、各辺のすぐ上に連結されている頂点の検出優先度をそれぞれ i_1, \dots, i_k とするとき。

$$n = \sum_{p=1}^k i_p$$

【定理 2-5】

- (1) CPDGの極大元においては $n = 1$ 。
- (2) 最優先検出点 (max n に対する node) は必ず極小元中に存在する。
- (3) 最小元が存在すれば、それが最優先検出点である。

誤り検出は以上の手続で求めたCPDGの各点に検出述語を与え、計算結果を逐次照合することによりおこなう。照合結果 (T, F) を頂点に振り当てたとき、プログラムの意味的誤りに対応して得られるパターンには、つぎの3種類が考えられる。



- (1)の場合は、CPDGのその部分に対応する、プログラムにおける命令が、プログラムを意味的に誤らせる原因となっている。
- (2)の場合は、この段階において中間結果が正しくないことは、以前の計算結果の誤りに依存していることが認識されるので、2図上列の値Fの頂点に対してさらに検査が進められる。上列の頂点数を k 個とすると、値Fの頂点数 n は一般に、 $1 \leq n \leq k$ であるが、検出優先度数を利用することによってつぎに検査すべき頂点をえらぶ。
- (3)の場合は、初期値そのものが誤っていることがわかる。

— 第2種の誤りに対する検出法 —

この場合、 $CPDS(P, d)$ と $CPDS(P', d)$ は $cpds_i$ ($0 \leq i < m$) までは一致しており、 $cpds_{i+1}$ 以下が異なることで、 $CPDG(P, d) \approx CPDG(P', d)$ となる。

このとき、 $cpds_i$, $cpds_{i+1}$ 間で選択される命令は定義2-9より4種

類の可能性があるが、ここでは代入命令、テスト命令、GO TO命令について考える。

(1)代入命令のとき。

正しい代入命令が $X_k \leftarrow f(X_{k_1}, X_{k_2}, \dots, X_{k_n})$ とすると、

(1)-a 代入命令の右辺に関する誤りにはつぎの4種類が考えられる。

$$X_k \leftarrow f(X_{k_1}, X_{k_2}, \dots, X_{k_n}, X_{k_{n+1}}, \dots, X_m)$$

$$X_k \leftarrow f(X_{k_1}, X_{k_2}, \dots, X_{k_l}), (l < n)$$

$$X_k \leftarrow f(X_{k_1}, X_{k_2}, \dots, X_{k_l}, X_{k_{n+1}}, \dots, X_m), (l < n) \quad (2-20)$$

$$X_k \leftarrow g(X_{k_1}, X_{k_2}, \dots, X_{k_n}), f \neq g$$

このとき、 X_k の内容の真偽は、その点における X_k に対する検出述語 $P(X_k)$ によって検出可能である。

(1)-b 代入命令の左辺に関する誤りはつぎの形である。

$$X'_k \leftarrow f(X_{k_1}, X_{k_2}, \dots, X_{k_n}), X'_k \neq X_k$$

このとき、 X'_k が以後使用されないときは第一種の誤りになる。 X'_k が以後、代入命令 $X''_k \leftarrow h(X_{k_1}, X_{k_2}, \dots, X'_k, \dots, X_{k_m})$ で使用されるとき、 X''_k に対する検出述語 $P(X''_k)$ によって誤りが検出される。

(2)テスト命令、GO TO 命令の場合は $cpds_{i+1}$ の内容を直接決定するのではなく結果的には $cpds_{i+1}$ の内容を決定する代入命令を選択することになり、(1)の場合に問題は還元される。

(1)(2)より第2種の誤りの検出法も、第1種の場合と同じ方法を取り得る。さらに定義2-17より検出優先度数も定義できるが、この場合は疑似的なものになる。

— 第3種の誤りに対する検出法 —

この場合は、CPDGに関する情報が外部からあらかじめ与えられない限り、一般に検出不可能である。

【定理2-6】

プログラムの第3種の意味的誤りは、CPDGによって一般に検出

可能でない。

(証明) 検出不可能な例を示す。

$$P \left\{ \begin{array}{l} 1 \quad X_1 \leftarrow -5 \\ 2 \quad X_2 \leftarrow 1 \\ 3 \quad X_3 \leftarrow X_1 + X_2 \\ 4 \quad t(X_3) 5, 7, 7 \\ 5 \quad X_2 \leftarrow X_2 + 1 \\ 6 \quad \text{GO TO } 3 \\ 7 \quad \text{HALT} \end{array} \right.$$
$$P' \left\{ \begin{array}{l} 1 \quad X_1 \leftarrow -5 \\ 2 \quad X_2 \leftarrow 1 \\ 3 \quad X_3 \leftarrow X_1 + X_2 \\ 4 \quad t(X_3) 3, 7, 7 \\ 5 \quad X_2 \leftarrow X_2 + 1 \\ 6 \quad \text{GO TO } 3 \\ 7 \quad \text{HALT} \end{array} \right.$$

P' に対しては $\text{CPDG}(P', \wedge)$ が定義されない。

(証明終)

(注 2-3)

CPDG を用いない場合, 第 3 種の誤りの一種であるループに関する誤りを検出することはある程度可能である。すなわち, FORTRAN プログラムの DO 命令中の制御変数や IF 命令中の, ループを生じさせる変数に対しては具体的に検出述語を与えることができ, 種々の誤りの検出が可能である。

2-7 結 言

プログラム中の論理誤りを検出するさい本章で述べた方法は与えられた条件を満たす解を求める型のプログラムに対しては有効であることが示された。さらに検出述語をコーディングしてプログラム中に挿入することにより照合過程の自動化が可能であることも示された。検出述語自身の認識(統一的な決定法)に関する問題が本方法の難点であるが, プログラムの正しさの証明法に関する研究のうち E. Engler の研究 [27] との関連性などは, 今後の研究課題とし

て興味深い問題である。

またプログラムの計算過程の外部表示の手段として、CPDG をグラフィックディスプレイ装置を使用して表示する方法を開発すれば、デバッグ当事者はより容易にプログラムの計算過程を把握し、デバッグに関する効率的な情報を得うるであろう。

第 3 章 プログラムの計算過程における 有効な検査点の設定法

3-1 緒 言

照合過程において計算過程の推移を完全に追跡してゆくのは誤り検出の方法として完全ではあるが実際的ではない。また一方計算過程のもつ明白な事実として $cpds_i$ における計算結果はそれ以前の $cpds_j$ ($j < i$) の内容とプログラム中の実行された命令によって一意に決定される。

すなわち計算過程を検査する実際的な方法として、計算過程のいくつかの断面をとりだし検査する方法が考えられる [30]。

いくつかのデバッグ補助手段のうちブレイクポイント・ルーチン (スナップ・ショット) はこのような考え方のもとに構成され、広く使用されている方法である。

ブレイクポイント・ルーチン法とは、プログラムの要所、要所にブレイクポイントを設け実行時にコントロールがその点に到った時点で計算の中間結果を検査する手法である。

本章ではこのブレイクポイント・ルーチン法をもとにしてプログラムの計算過程の有効な検査点の設定法を述べる。ブレイクポイント・ルーチン法を数学的に定式化する場合、考察の対象としては、

1. ブレイクポイントの有効な設置法
2. 設置されたブレイクポイントにおける有効な検査法の 2 点が挙げられる。

本章の考察の主題は 1 に関するものであり、2 に関する研究は今後の研究課題である。

以下，3-2節から3-3節までに，プログラム中のすべてのループ個所を切断する要素数最小のブレイクポイントの集合を求めるアルゴリズムを，有向グラフの最小フィードバック辺集合を求めるアルゴリズムに基づいて与える。3-4節では，上記のブレイクポイントの集合を求めるアルゴリズムの単純化について考察がなされる。3-5節ではプログラムを3つの型に分類し，各型のプログラムと決定されるブレイクポイントの集合との関係が明らかにされる。3-6節では決定されたブレイクポイントにおけるデバッグ情報を使用して，誤りのないループ個所を決定する方法について若干の検討がなされる。

3-2 プログラムの有向グラフによる表現

フローチャート様プログラムを対象とし，プログラムを命令を有向グラフの頂点に，コントロールの推移を有向辺に対応させたラベル付きの有向グラフで表現する〔28〕。したがってプログラム中の命令はコントロールの推移（すなわち，つぎに実行されるべき命令やどの命令のあとに実行されるべきかという情報）にのみ着目して定式化される。

（定義3-1）

$L = \{l_1, l_2, \dots, l_n\}$ をラベルの有限集合とすると，命令 i は $l_k \in L$ から $\{l_{k_1}, l_{k_2}, \dots, l_{k_m}\} \subset L$ への一つの対応として定義される。

とくに

- (1) $i(l_k) = \{l_k + 1\}$ を代入命令，
- (2) $i(l_k) = \{l_j\}$ を無条件飛越し命令，
- (3) $i(l_k) = \{l_{k_1}, l_{k_2}, \dots, l_{k_m}\}$ を判断分岐命令，
- (4) $i(l_k) = \phi$ （空集合）を停止命令とよぶ。

(3-1)

（定義3-2）

プログラム P はつぎの条件を満たす命令の系列である。

- (1) 命令の系列を i_1, i_2, \dots, i_n とするとき，各命令 i_k のラベルは l_k である。

(2) 任意の $l_k \in L$ に対して, $i(l_k) \subset L$ でありかつ $i(l_k)$ は一意に定まる。

(3) 無条件飛越し命令 $i(l_k) = \{l_j\}$ において, $k \neq j$ であり, 同様に判断分岐命令 $i(l_k) = \{l_{k_1}, l_{k_2}, \dots, l_{k_m}\}$ において, $l_k \notin \{l_{k_1}, l_{k_2}, \dots, l_{k_m}\}$ 。

条件(3)はプログラムに冗長な命令の存在を許さない制限条件である。

(定義 3-3)

プログラム P の命令の系列が i_1, i_2, \dots, i_n のとき, $i'_1, i'_2, \dots, i'_n, i_{n+1}$ なるプログラム P' を考え, l_{n+1} のラベルをもつ命令 i_{n+1} のみが停止命令であり, $i_k (1 \leq k \leq n)$ が停止命令でないときは $i'_k = i_k$, i_k が停止命令のときは i'_k は $i'_k(l_k) = \{l_{n+1}\}$ のとき P' を P の標準形とよぶ。

【系 3-1】

任意のプログラム P に対して, 必ずその標準形が一意に存在する。

(証明略)

定義 3-3 および系 3-1 は本質的に重要な意味をもつものではないが以後の議論の展開において, プログラムの実行開始点と実行終了点を一意に定めうる利点がある。

(定義 3-4) プログラムの有向グラフ表現

定義 3-2 におけるプログラム P を (V, L, U) の 3 組で表現する。ここで $V = \{v_1, v_2, \dots, v_n\}$ は i_k を v_k に対応させてえられる頂点の集合で, とくに v_1 を実行開始点, v_n を実行終了点とよぶ。また U は有向辺 u_{ij} の集合であり, 1 以上 n 以下の任意の k に対して $i_k(l_k) = \{l_{k_1}, l_{k_2}, \dots, l_{k_m}\}$ のとき, l_k なるラベルをもつ頂点 v_k から出て, $l_{k_1}, l_{k_2}, \dots, l_{k_m}$ なるラベルをもつそれぞれの頂点 $v_{k_1}, v_{k_2}, \dots, v_{k_m}$ に入る m 本の有向辺で対応関係が表現される。

【系 3-2】

$P = (V, L, U)$ は自己ループ, 多重辺を持たない。

(証明) 定義3-2の条件(3)より, 自己ループおよび多重辺をもたないことは明らかである。(証明終)

(例3-1)

FORTRAN プログラムを例にあげてプログラムが本節で定義したプログラム P の形で表現できることを示そう。実際の FORTRAN プログラムにおいてはすべての命令にラベルがついているわけではなく, またラベル自身の値の選択も 5 ケタ以内の数であればよい。しかし, まずステートメントの出現順に l_1, l_2, \dots, l_n と順次, ラベルをふっていき, 二重にラベルが存在するステートメントに関しては, はじめからついていたラベルを消去し, プログラム中に出現しているそのようなすべてのラベルを, 新しくふられたラベルに書き換えることによって本節で定義した形のプログラムに変換することが可能である。図3-1の FORTRAN プログラムは図3-2のような有向グラフで表現できる。ただし注釈行, 宣言行, FORMAT 行および END 行は無視する。また大部分のステートメントは定義3-1のどれかの命令にあてはまるが, 2, 3 の特殊例を挙げると,

(1) DO 文について

例えば l_k DO 2000 I2=1, 20 なる命令は $i(l_k) = \{l_k + 1, 2000 + 1\}$ として解釈され, それに対応する CONTINUE 文, 2000 CONTINUE は $i(2000) = \{l_k\}$ として解釈される。

(2) READ 文, WRITE 文について

例えば, l_k READ(5, 222)((INPUT(I4, I5), I5=1, NFIX), I4=1, NFIX) は $i(l_k) = \{l_k + 1\}$ として解釈される。

(3) 副プログラムについて

有向グラフは各プログラム単位ごとに構成される。その結果, 例えば CALL 文などは代入文と同じ解釈がなされる。

```

C      ****PERMANENT EXPANSION****
      DOUBLE PRECISION INPUT,MUTSTC
      DIMENSION MUTSTC(20)
      DIMENSION INPUT(20,20)
      DIMENSION MPO(20,20)
      DIMENSION NOKORI(20,20)
      DIMENSION MGENE(20)
1      DO 1000 I1=1,20
2          MUTSTC(I1)=0
3          MGENE(I1)=0
4      1000 CONTINUE
5          DO 2000 I2=1,20
6              DO 1999 I3=1,20
7                  INPUT(I2,I3)=0
8                  MPO(I2,I3)=0
9                  NOKORI(I2,I3)=0
10         1999 CONTINUE
11         2000 CONTINUE
12         READ(5,111) NFIX
13         111 FORMAT(I5)
14         READ(5,222) ((INPUT(I4,I5),I5=1,NFIX),I4=1,NFIX)
15         222 FORMAT(A5)
16         WRITE(6,220) ((INPUT(I5,I4),I4=1,NFIX),I5=1,NFIX)
17         220 FORMAT(9A5)
18         M=1
19         N=1
20         I=1
21         NG=1
22         2 IP=1
23         JP=1
24         8 IF(MPO(IP,JP).EQ.3) GO TO 1111
25         GO TO 7
26         1111 JP=JP+1
27         IF(JP.LE.NFIX) GO TO 8
28         IP=IP+1
29         JP=1
30         IF(IP.EQ.NFIX) GO TO 3
31         GO TO 6
32         7 IF(INPUT(IP,JP).EQ.5H 0) GO TO 2222
33         GO TO 35
34         2222 JP=JP+1
35         IF(MPO(IP,JP).EQ.3) GO TO 2222
36         IF(JP.GT.NFIX) GO TO 4
37         GO TO 7
38         35 MGENE(NG)=JP
39         NG=NG+1
40         MUTSTC(I)=INPUT(IP,JP)
41         I=I+1
42         JP=JP+1
43         IF(JP.GT.NFIX) GO TO 3333
44         IF(INPUT(IP,JP).EQ.5H 0) GO TO 6
45         IF(MPO(IP,JP).EQ.3) GO TO 6
46         NOKORI(M,N)=JP
47         N=N+1
48         GO TO 6
49         3333 M=M+1
50         N=1
51         GO TO 1
52         1 KP=1
53         9 IF(MGENE(KP).EQ.0) GO TO 4444
54         DO 100 LP=1,NFIX
55             MPO(KP,LP)=3
56         100 CONTINUE
57         KP=KP+1
58         GO TO 9
59         4444 NGP=1
60         10 IF(MGENE(NGP).EQ.0) GO TO 2
61         MDUM=MGENE(NGP)
62         DO 200 KP=1,NFIX
63             MPO(KP,MDUM)=3
64         200 CONTINUE
65         NGP=NGP+1
66         GO TO 10
67         3 IF(MPO(IP,JP).EQ.3) GO TO 11
68         GO TO 12
69         11 JP=JP+1
70         GO TO 3

```

```

68 12 IF(INPUT(IP,JP).EQ.5H 0) GO TO 4
69 MUTSTC(I)=INPUT(IP,JP)
70 DO 400 I1=1,NFIX
71 IF(MUTSTC(I1).EQ.5H 1) GO TO 40
72 WRITE(6,300) MUTSTC(I1)
300 FORMAT(A5)
73 400 CONTINUE
74 WRITE(6,301)
301 FORMAT(2H +)
75 GO TO 4
76 4 M=M+1
77 N=1
78 MUTSTC(I)=1H1
79 I=I+1
80 NG=NG+1
81 MGENE(NG)=0
82 DO 500 KP=1,NFIX
83 DO 499 LP=1,NFIX
84 MPO(KP,LP)=0
85 499 CONTINUE
86 500 CONTINUE
87 KP=1
88 13 IF(MGENE(KP).EQ.0) GO TO 14
89 DO 550 LP=1,NFIX
90 MPO(KP,LP)=3
91 550 CONTINUE
92 KP=KP+1
93 GO TO 13
94 14 NGP=1
95 15 IF(MGENE(NGP).EQ.0) GO TO 5
96 MDUM=MGENE(NGP)
97 DO 600 KP=1,NFIX
98 MPO(KP,MDUM)=3
99 600 CONTINUE
100 NGP=NGP+1
101 GO TO 15
102 5 IF(NOKORI(M,N).EQ.0) GO TO 16
103 20 N=N+1
104 IF(NOKORI(M,N).EQ.0) GO TO 17
105 GO TO 20
106 17 N=N+1
107 MBUF=NOKORI(M,N)
108 MUTSTC(I)=INPUT(M,MBUF)
109 I=I+1
110 NOKORI(M,N)=0
111 M=M+1
112 N=1
113 MGENE(NG)=MBUF
114 NG=NG+1
115 GO TO 1
116 16 IF(M.EQ.1) GO TO 18
117 GO TO 4
118 18 STOP
      END

```

☒ 3-1

FORTRAN プログラムの一例

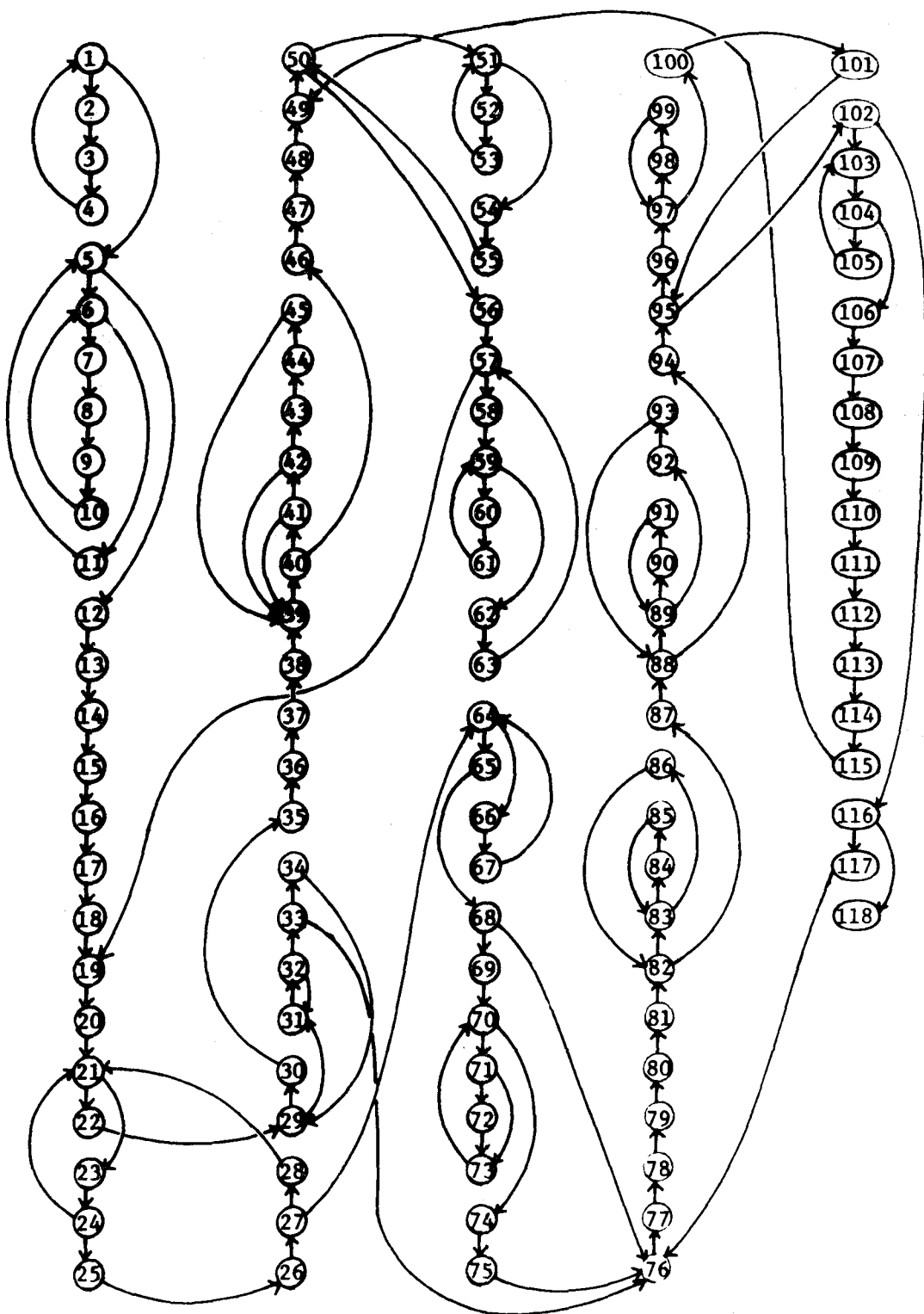


図 3-2 図 3-1のプログラムの有向グラフ表現

3-3 既約なループ多項式と最適なブレイクポイントの集合

本節ではフローチャート様プログラムのループ（有向グラフの初等的閉路）をすべて数えあげることのできる母関数（既約なループ多項式）を，有向グラフの最小フィードバック辺集合を求めるアルゴリズム [29] に基づいて与える。ただしプログラム中の命令に対して，ラベルは $1, 2, \dots, n$ のようにふられていると仮定する。

（定義 3-5） プログラム P の行列表現 M_p

$$M_p = (p_{ij}), \quad 1 \leq i, j \leq n$$

$$p_{ij} = \begin{cases} u_{ij} : u_i \text{ から出て } u_j \text{ へ入る有向辺が } P \text{ 中に存在} \\ \quad \text{するとき。} \\ 1 : i = j. \\ 0 : \text{その他。} \end{cases} \quad (3-2)$$

（定義 3-6）

$n \times n$ の行列 A のパーマメント展開を $\text{Per}(A)$ とかき，つぎのように定義する。

$$\text{Per}(A) = \sum a_{1i_1} \cdot a_{2i_2} \cdot \dots \cdot a_{ni_n} \quad (3-3)$$

ただし和は n 個の整数 $1, 2, \dots, n$ から n 個をとる順列 (i_1, i_2, \dots, i_n) のすべてについてとる。

（定義 3-7）

プログラム P のループ多項式 $\text{Per}^*(M_p)$ を $\text{Per}^*(M_p) = \text{Per}(M_p) - 1$ として定義する。さらに $\text{Per}^*(M_p)$ の一つの項を $u_{h_1 k_1} \cdot u_{h_2 k_2} \cdot \dots \cdot u_{h_m k_m}$ とするとき， $u_{h_1 k_1}, u_{h_2 k_2}, \dots, u_{h_m k_m}$ をすべて含む項が $\text{Per}^*(M_p)$ 中に存在すれば，後者の項を消去する。

この操作をすべての項についておこなったのちに得られる式をプログラム P の既約なループ多項式とよび， $\widehat{\text{Per}}^*(M_p)$ と記す。既約なループ多項式は定義より明らかなように式 (3-4) のように表現しても一般性を失わない。

$$\widehat{\text{Per}}^*(M_p) = \sum u_{k_1 k_2} \cdot u_{k_2 k_3} \cdot \cdots \cdot u_{k_j k_1} \quad (3-4)$$

ただし $\{k_1, k_2, \dots, k_j\}$ は $\{1, 2, \dots, n\}$ の部分集合であり既約なループ多項式の一つの項に出現する有向辺の添字集合である。和は可能な添字集合すべてについてとる。

(定義 3-8)

式 (3-4) をもとにして、ブール関数 f を以下のように構成する。まず式 (3-4) の各項を (,) でくくり、 $\widehat{\text{Per}}^*(M_p)$ 中に出現する各 u_{ij} をそれぞれ e_{ij} なるブール変数で置き換え、積 \cdot を論理和 \vee 、和 $+$ を論理積 \wedge で置き換える。すなわち、

$$f = \wedge (e_{k_1 k_2} \vee e_{k_2 k_3} \vee \cdots \vee e_{k_j k_1}) \quad (3-5)$$

さらに式 (3-5) の簡約形を加法標準形であらわしたものを \widetilde{f} とするとき、 \widetilde{f} の一つの項 $e_{i_1 j_1} \wedge e_{i_2 j_2} \wedge \cdots \wedge e_{i_k j_k}$ に対応させて $\{u_{i_1 j_1}, u_{i_2 j_2}, \dots, u_{i_k j_k}\}$ なる有向辺の集合を考え、この集合の各要素上に 図 3-3 に示すように新しく頂点を付加する。

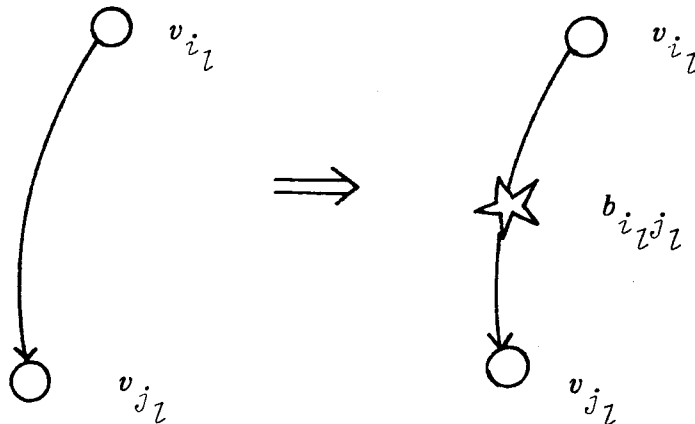


図 3-3 ブレイクポイントの設置法

すなわち $\{u_{i_1 j_1}, u_{i_2 j_2}, \dots, u_{i_k j_k}\}$ に対して、ブレイクポイントの集合 $\{b_{i_1 j_1}, b_{i_2 j_2}, \dots, b_{i_k j_k}\}$ が得られる。明らかに \widetilde{f} の項一つ一つに対応してブレイクポイントの集合が得られるが、そのうち要素数が最小のものを最適なブレイクポイントの集合とよぶ。最適なブレイクポイントの集合は一般に複数個存在するが、このクラスを \mathcal{B}_p と記す。

(例 3-2)

図 3-4 のプログラム P_1 について、既約なループ多項式および最適なブレイクポイントの集合の例を示す。既約なループ多項式は、

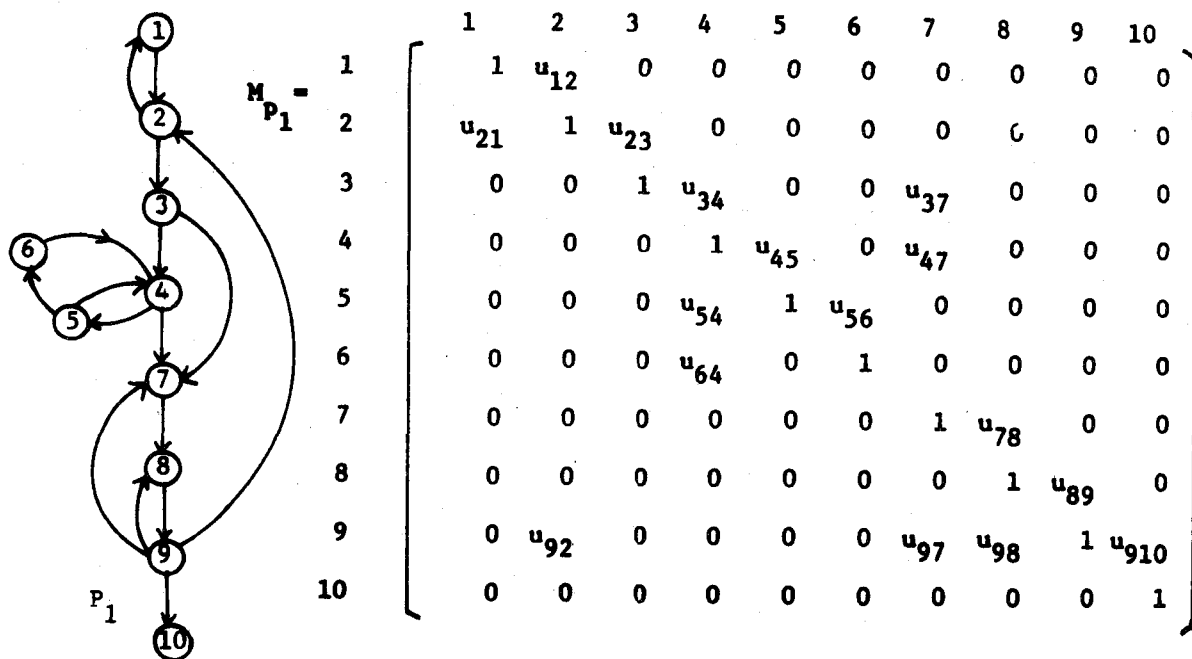


図 3-4 プログラム P_1 および その行列表現 M_{P_1}

$$\widehat{\text{Per}}^*(M_{p_1}) = u_{12} u_{21} + u_{23} u_{37} u_{78} u_{89} u_{92} + u_{23} u_{34} u_{47} u_{78} u_{89} u_{92} + \\ u_{45} u_{54} + u_{45} u_{56} u_{64} + u_{78} u_{89} u_{97} + u_{89} u_{98}.$$

既約なループ多項式より構成されるブール関数 f_{p_1} およびその簡約形 \widetilde{f}_{p_1} は, $f_{p_1} = (e_{12} \vee e_{21}) \wedge (e_{23} \vee e_{37} \vee e_{78} \vee e_{89} \vee e_{92}) \wedge (e_{23} \vee e_{34} \vee e_{47} \vee e_{78} \vee e_{89} \vee e_{92}) \wedge (e_{45} \vee e_{54}) \wedge (e_{45} \vee e_{56} \vee e_{64}) \wedge (e_{78} \vee e_{89} \vee e_{97}) \wedge (e_{89} \vee e_{98})$. $\widetilde{f}_{p_1} = \underline{e_{12} e_{45} e_{89}} \vee \underline{e_{21} e_{45} e_{89}} \vee e_{12} e_{45} e_{78} e_{98} \vee e_{21} e_{45} e_{78} e_{98} \vee e_{12} e_{54} e_{56} e_{89} \vee e_{12} e_{54} e_{64} e_{89} \vee e_{21} e_{54} e_{64} e_{89} \vee \dots$ 以下略

すなわち, P_1 に対する最適なブレイクポイントの集合は $B_1 = \{b_{12}, b_{45}, b_{89}\}$ か $B_2 = \{b_{21}, b_{45}, b_{89}\}$ のいずれかとなり, $\mathcal{B}_{p_1} = \{B_1, B_2\}$ となる。

最適なブレイクポイントの集合のクラス \mathcal{B} の要素はプログラム中に存在するすべてのループを切断する個数最小のブレイクポイントの集合である。

また \mathcal{B} の各要素はわれわれの評価基準では同等の評価をうける。

3-4 M_p の次元数の減少法

プログラムを行列 M_p で表現したとき, M_p の次元数はプログラムのステップ数に比例して増加し, 実用的でない。本節では M_p の次元数を減少させる一つのアルゴリズムを示し, そのようにして得られた行列に前節で述べたものと同様の処理を施すことにより P に対する最適なブレイクポイントの集合を決定しうることを示す。

(定義3-9)

プログラム P 中につきのような道が存在するものとする。

$$(u_{i_1 i_2}, u_{i_2 i_3}, \dots, u_{i_{n-1} i_n}) \quad (3-6)$$

ただし頂点 v_{i_k} ($2 \leq k \leq n-1$) に入る有向辺は $u_{i_{k-1} i_k}$ のみであり, 出ていく有向辺は $u_{i_k i_{k+1}}$ のみであるとする。このときつぎの [1] [2] の場合にわけて P を簡約化する。

[1] v_{i_1} から v_{i_n} にいたる道が式 (3-6) で示されたもの以外に存在しないときは、頂点 $v_{i_2}, \dots, v_{i_{n-1}}$ およびそれに付随する有向辺 $u_{i_1 i_2}, \dots, u_{i_{n-1} i_n}$ を P より消去して、新しく $u_{i_1 i_n}$ なる有向辺を P に付加する。ただし $v_{i_1} = v_{i_n}$ のときは $v_{i_2}, \dots, v_{i_{n-1}}$ およびそれに付随する有向辺 $u_{i_1 i_2}, \dots, u_{i_{n-1} i_n}$ を P より消去したのち、新しく $v_{i_k} \in \{v_{i_2}, \dots, v_{i_{n-1}}\}$ なる頂点と $u_{i_1 i_k}, u_{i_k i_n}$ なる有向辺を付加する。

[2] v_{i_1} から v_{i_n} にいたる道が式 (3-6) 以外に存在するとき、例えばそれを

$$(u_{i_1 j_2}, u_{j_2 j_3}, \dots, u_{j_{n-1} i_n}) \quad (3-7)$$

とし、頂点 $v_{j_m} (2 \leq m \leq n-1)$ に入る有向辺は $u_{j_{m-1} j_m}$ のみであり、出ていく有向辺は $u_{j_m j_{m+1}} (j_n = i_n)$ のみであるとき、式 (3-6) に対しては [1] と同様の操作をおこない、式 (3-7) に対しては頂点 $v_{j_2}, \dots, v_{j_{n-1}}$ およびそれに付随する有向辺 $u_{i_1 j_2}, \dots, u_{j_{n-1} i_n}$ を P より消去したのち、 $v_{j_m} \in \{v_{j_2}, \dots, v_{j_{n-1}}\}$ なる頂点 v_{j_m} および $u_{i_1 j_m}, u_{j_m i_n}$ なる有向辺を P に付加する。[1] [2] で指定した操作をすべての P 中の道について適用したのち得られるプログラムを \bar{P} と記し、 P の簡約形とよぶ。

(例 3-3)

図 2 のプログラムの簡約形を図 3-5 に示す。

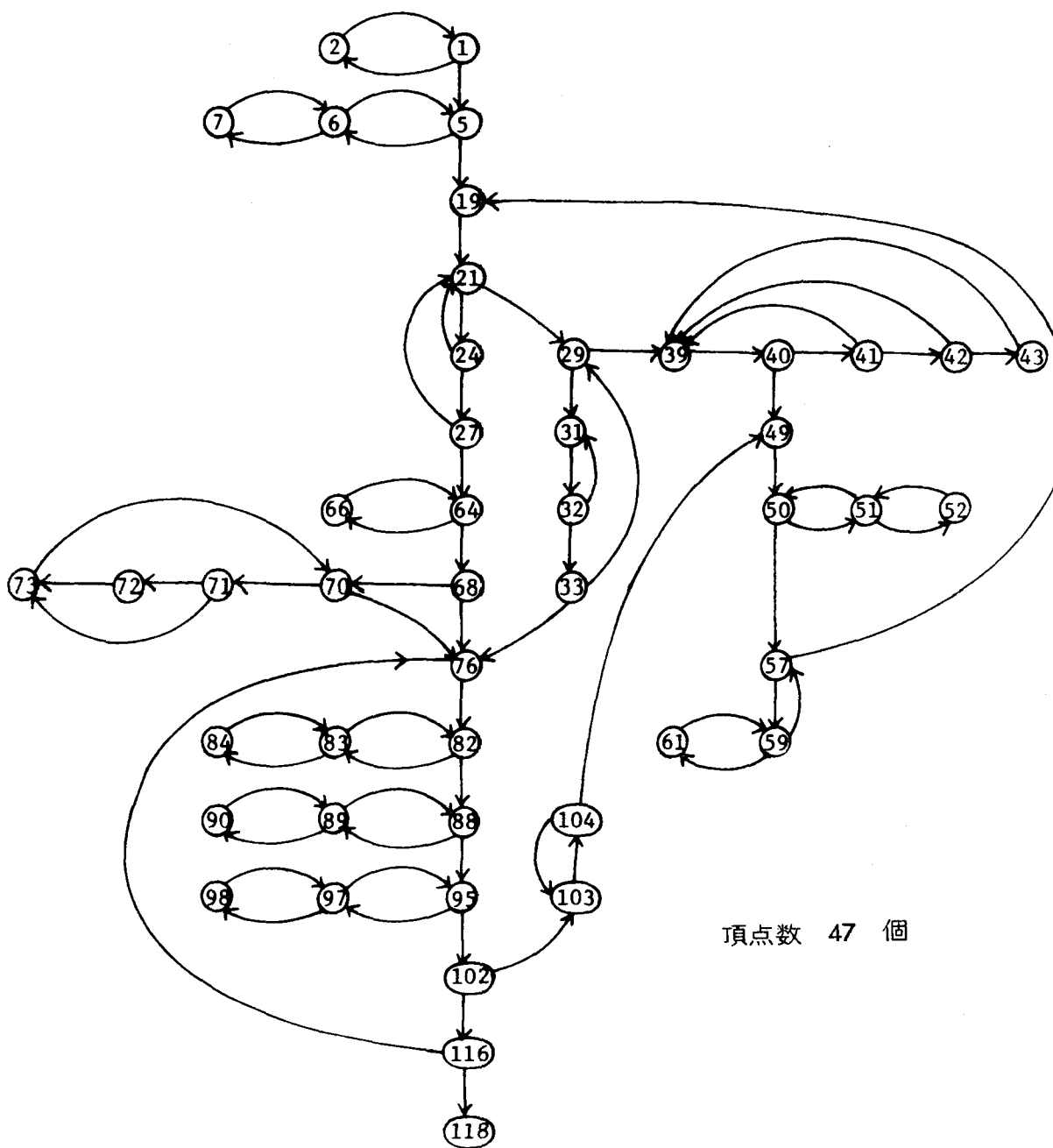


図 3-5 図 3-2 のプログラムの簡約形

【補題 3-1】

プログラム P の簡約形を \bar{P} とするとき、 P の既約なループ多項式 $\widehat{\text{Per}}^*(M_P)$ の項数と \bar{P} の既約なループ多項式 $\widehat{\text{Per}}^*(M_{\bar{P}})$ の項数は一致する。

(証明) \bar{P} を求める手順から明らかなように、プログラム中のループの数の増減はない。(証明終)

【補題 3-2】

$$B_{\bar{P}} \neq \emptyset, \quad |B_{\bar{P}}| \leq |B_P|.$$

ただし、 $|B_{\bar{P}}|$ は \bar{P} に対する最適なブレイクポイントの集合の数をあらわす。

(証明) 略

補題 3-1, 補題 3-2 および \bar{P} の構成法, さらに次節で示される定理 3-2 の結果より, \bar{P} に対する最適なブレイクポイントの集合を決定することによって, P に対する最適なブレイクポイントの集合を求め得ることは明らかである。

3-5 単純, 純粋に多重, 多重なループ構造をもつプログラム

(定義 3-10)

プログラム P に対して, その既約なループ多項式によって与えられるループ(初等的な閉路)の集合を $A = \{\lambda_1, \lambda_2, \dots, \lambda_q\}$ と記す。

(定義 3-11)

プログラム P の既約なループ多項式において, ある 2 項が共通な有向辺をもたないとき, その 2 項に対応する 2 つのループ λ_1, λ_2 は単純な関係であるといい, $\lambda_1 S \lambda_2$ と記す。また P の既約なループ多項式において, ある 2 項が共通な有向辺を少なくとも 1 つもつとき, その 2 項に対応する 2 つのループ λ_1, λ_2 は純粋に多重な関係であるといい, $\lambda_1 P_m \lambda_2$ と記す。

【系 3-3】

2 項関係 S は対称的であるが反射的，推移的でない。また 2 項関係 P_m は反射的，対称的であるが推移的でない。

(例 3-4)

単純な関係にあるループの例および純粋に多重な関係にあるループの例を図 3-6 に示す。

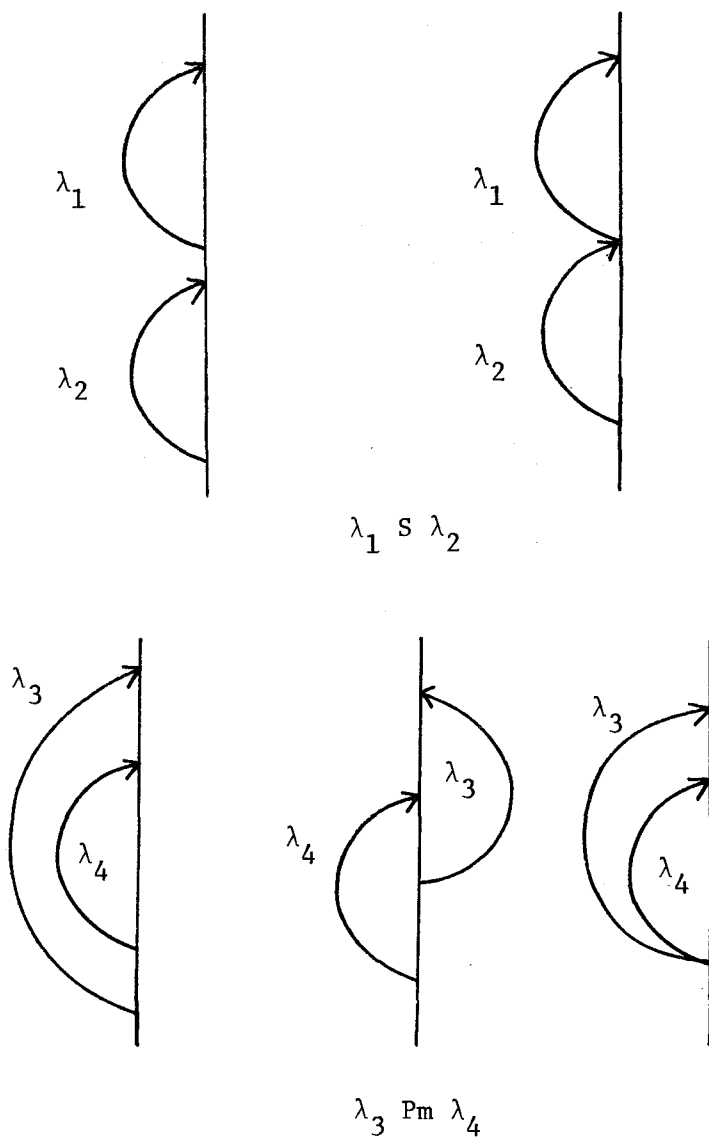


図 3-6 単純な関係と純粋に多重な関係の例

(定義 3-12)

プログラム P とそのループの集合 A が与えられたとき、 A の部分集合 $A' = \{ \lambda_1, \lambda_2, \dots, \lambda_k \}$ を考える。このとき任意の $\lambda_i, \lambda_j \in A'$ に対して、 $\lambda_i S \lambda_j$ が成立するとき $\lambda_1, \lambda_2, \dots, \lambda_k$ は単純な関係にあるといい $S^k(\lambda_1, \lambda_2, \dots, \lambda_k)$ と記す。また任意の $\lambda_i, \lambda_j \in A'$ に対して $\lambda_i P_m \lambda_j$ が成立するとき、 $\lambda_1, \lambda_2, \dots, \lambda_k$ は純粋に多重な関係にあるといい $P_m^k(\lambda_1, \lambda_2, \dots, \lambda_k)$ と記す。

(定義 3-13)

プログラム P とそのループの集合 $A = \{ \lambda_1, \lambda_2, \dots, \lambda_q \}$ が与えられたとき、 $S^q(\lambda_1, \lambda_2, \dots, \lambda_q)$ が成立するとき P は単純なループ構造をもつプログラムであるという。また $P_m^q(\lambda_1, \lambda_2, \dots, \lambda_q)$ が成立するとき、 P は純粋に多重なループ構造をもつプログラムであるという。単純なループ構造でも純粋に多重なループ構造でもないプログラムを多重なループ構造をもつプログラムであるという。

【補題 3-3】

プログラム P のループの集合が $A = \{ \lambda_1, \lambda_2, \dots, \lambda_q \}$ であるとき、 $A' = \{ \lambda_1, \lambda_2, \dots, \lambda_k \} \subset A$ なる $\lambda_1, \lambda_2, \dots, \lambda_k$ に対して $S^k(\lambda_1, \lambda_2, \dots, \lambda_k)$ が成立するならば、 $\lambda_1, \lambda_2, \dots, \lambda_k$ 上に異なるブレイクポイントが必ず一個ずつ存在する。また $P_m^k(\lambda_1, \lambda_2, \dots, \lambda_k)$ が成立するならば $\lambda_1, \lambda_2, \dots, \lambda_k$ 上に設置されるブレイクポイントはすべて一致する。

(証明) 略

【系 3-4】

単純なループ構造をもつプログラムにおいては、すべてのループ上に相異なるブレイクポイントが必ず一個ずつ存在する。また純粋に多重なループ構造をもつプログラムにおいては、すべてのループが共有するただ一つのブレイクポイントが存在する。

【定理 3-1】

多重なループ構造をもつプログラム P において、 P に対する最適なブレイクポイントの集合の要素数を K ，既約なループ多項式によって与えられるループの集合を A ， $S^k(\lambda_1, \lambda_2, \dots, \lambda_k)$ を成立させる A の部分集合を $A' = \{\lambda_1, \dots, \lambda_k\}$ とするとき，

$$K = \max_{A'} |A'| \quad (3-8)$$

が成り立つ。

(証明) 補題 3-3 よりプログラム中の単純な関係にあるループについては，おのおのに相異なるブレイクポイントが設置され，さらにそれらのループと純粋に多重な関係にあるすべてのループのブレイクポイントは単純な関係にあるループに設置されたブレイクポイントと一致している。すなわち多重なループ構造をもつプログラムに対する最適なブレイクポイントの集合の要素数は，プログラム中に存在する単純な関係にあるループ数の最大値に等しい。 (証明終)

(例 3-5)

図 3-7 において， $S^2(\lambda_1, \lambda_4)$ ， $S^2(\lambda_1, \lambda_2)$ ， $S^2(\lambda_1, \lambda_3)$ ， $S^2(\lambda_2, \lambda_3)$ ， $S^3(\lambda_1, \lambda_2, \lambda_3)$ が成立する。

一方 $\mathcal{B} = \{ \{b_{12}, b_{34}, b_{56}\}, \{b_{12}, b_{34}, b_{65}\}, \{b_{12}, b_{43}, b_{56}\}, \{b_{21}, b_{34}, b_{56}\}, \{b_{21}, b_{34}, b_{65}\}, \{b_{21}, b_{43}, b_{56}\} \}$

$$\therefore K = 3, \max_{A'} |A'| = |\{\lambda_1, \lambda_2, \lambda_3\}| = 3$$

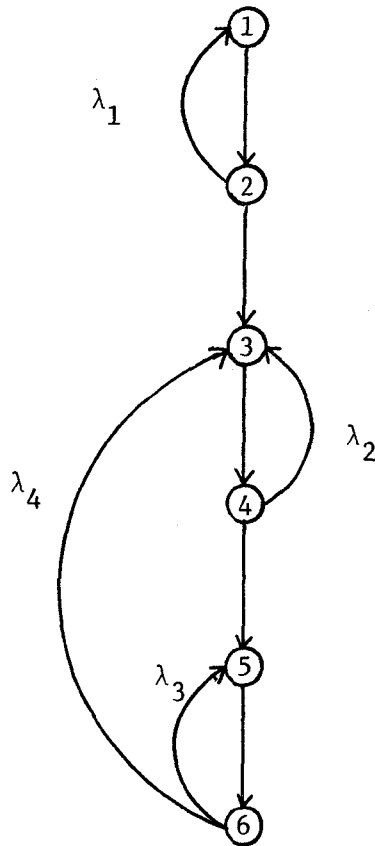


図 3-1 例 3-5 のプログラム

【 定理 3 - 2 】

P の簡約形を \bar{P} とするとき、任意の $B_1 \in \mathcal{B}_{\bar{P}}$ と $B_2 \in \mathcal{B}_P$ に対して、
 $|B_1| = |B_2|$ が成立する。

(証明) 定理 3-1 より $P(\bar{P})$ 中の最適なブレイクポイントの集合の要素数は $P(\bar{P})$ 中の単純な関係にあるループ数の最大値に等しい。さらに \bar{P} の構成法と補題 3-1 より明らかなように P と \bar{P} 中の単純な関係にあるループ数の最大値は同じである。 (証明終)

3-6 最適なブレイクポイントの集合を利用したデバッグ法に関する若干の検討

与えられたプログラムに対して一つの最適なブレイクポイントの集合が決定されたとき、各ブレイクポイントにおいてプログラム実行時の中間計算結果を検査することにより、あるブレイクポイントを含むループが論理誤りをもつか否かを判断できるならば、論理誤りをもたないループをつぎつぎに決定して、誤りの存在範囲を決めていくようなデバッグ法が可能になる。

本節ではこのようなデバッグ法を、最適なブレイクポイントの集合、プログラムの3種のループ構造との関連において定性的に考察する。まず検査入力に対する正しい中間結果をつぎのように形式化する。

(定義 3-14)

$\Gamma = \{ y_1, y_2, \dots, y_m \}$: プログラム中で使用される変数の集合。

y_i ($1 \leq i \leq m$) : 変数。 D_i : 変数 y_i の対象領域。各 y_i は D_i においてのみ定義される。このとき、

$$P(y_1, y_2, \dots, y_m) : D_1 \times D_2 \times \dots \times D_m \rightarrow \{T, F\} \quad (3-9)$$

のように定義される全域述語 $P(y_1, y_2, \dots, y_m)$ をエラー検出述語とよぶ。さらに $P(y_1, y_2, \dots, y_m)$ は $(a_1, a_2, \dots, a_m) \in D_1 \times D_2 \times \dots \times D_m$ が所定の値 (desired value) のとき、 $P(a_1, a_2, \dots, a_m) = T$ となり、少なくとも一つの a_i ($1 \leq i \leq m$) が所定の値と異なるとき $P(a_1, a_2, \dots, a_m) = F$ となる。またプログラム P に対する一つの最適なブレイクポイントの集合 $\{b_1, b_2, \dots, b_k\}$ が与えられたとき、各ブレイクポイントにおいて定義されるエラー検出述語を $P_{b_i}(y_1, y_2, \dots, y_m)$, $1 \leq i \leq k$ と表現する。さらに $P_{b_i}(y_1, y_2, \dots, y_m) \equiv T$ なる表現はブレイクポイント b_i における中間計算結果が実行中常に正しいことを意味するものとする。

(注 3-1)

定義 3-1 4 におけるエラー検出述語の具体例としては、前章 2-4 節における列方向述語、行方向述語などが挙げられる。

ここで中間計算結果の検査結果とループ中の論理誤りの存在の判断についてつぎのような仮定をする。

(仮定) 図 3-8-(a)において、プログラムに対する可能な入力すべてに対して $P_b(y_1, y_2, \dots, y_m) \equiv T$ ならば λ は論理誤りをもたない (λ は正しい)。

この仮定はごく自然な仮定ではあるが、必ずしも明白な事実ではない。例えば出力命令に関する誤りが存在する場合には成立しないこともありうる。本仮定が成立するための厳密な条件については今後の研究課題であるが本論文においては成立するものとして考察を進める。前述したデバッグ法に関する基本的なパターンである図 3-8 の(b)(c)(d) に対してそれぞれ (1)(2)(3) のことがらが予想される。

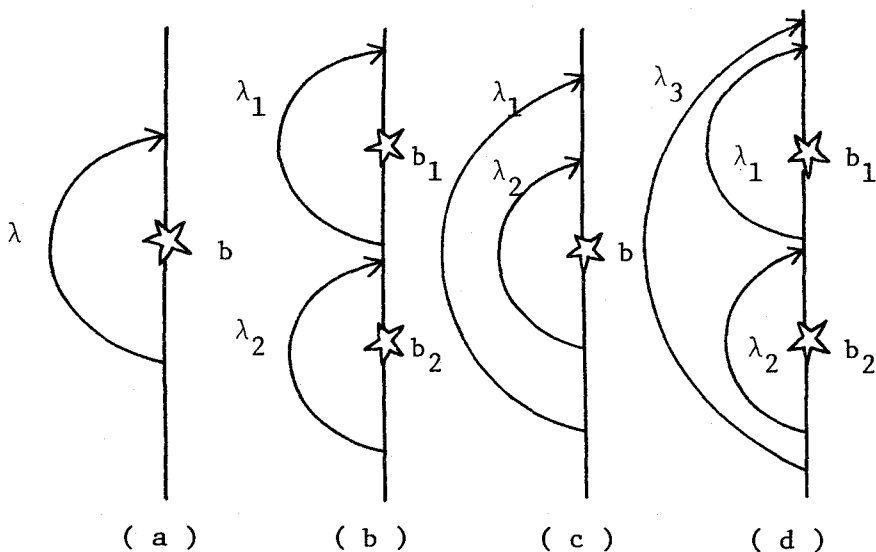


図 3-8 基本的なパターン

(i)

P_{b1}	P_{b2}	判 断 (検査入力に対して)
T	T	λ_1 , λ_2 とともに正しい
T	F	λ_1 は正しい。 λ_2 が論理誤りをもつ
F	T	おこりえない *
F	F	判断できない **

(ii)

P_b	判 断 (検査入力に対して)
T	λ_1 , λ_2 とともに正しい
F	判断できない

(iii)

P_{b1}	P_{b2}	判 断 (検査入力に対して)
T	T	λ_1 , λ_2 , λ_3 とともに正しい
T	F	おこりえない
F	T	おこりえない
F	F	判断できない

* エラー検出述語はプログラム中で使用される変数すべてについて定義されている

** λ_1 , λ_2 に関する誤りか, それ以前の誤りの影響かが
区別できない

表 3-1 図 3-8 (b) , (c) , (d) に対する判断

(1) 図 3-8-(b)に対して、すべてのブレイクポイントを通過する検査入力の存在を仮定したうえで表 3-1-(i)のような判断が可能である。

(2) 図 3-8-(c)に対して、すべてのループを通過する検査入力の存在を仮定したうえで表 3-1-(ii)のような判断が可能である。

(3) 図 3-8-(d)に対して、すべてのブレイクポイントとループを通過する検査入力の存在を仮定したうえで表 3-1-(iii)のような判断が可能である。

この場合は各ブレイクポイントにおける検査結果の時間系列まで考慮すれば判断はさらに細分化できる。

以上 3 つの型に対する結果をもとにした、前述したデバッグ法の形式化の研究は今後の課題である。

3-7 結 言

従来、デバッグ当事者の直観や経験により決定されていたブレイクポイントを客観的に定める一方式を提案することにより、検査点の設定法に関する一考察をおこなった。

しかし、各ブレイクポイントにおける検査結果を有効に利用したデバッグ法の形式化についてはその方向づけがなされることにとどまった。

今後 3-6 節における種々の仮定、予想が厳密に成立する範囲を定めるために、本編の第 1 章の結果や文献 [31]におけるアブストラクト・マシンの接近との関連性を研究することはプログラムの一般的モデルである多重なループ構造をもつプログラムに対するデバッグ法を形式化するうえで興味深い問題である。

第4章 グラフィック・ディスプレイ装置を利用した マン・マシン・インタラクティブなプログラ ム・デバツギングシステム

4-1 緒 言

照合過程における計算の中間結果の検査法，検査点の設定法に関する2章，3章における研究結果より，現状では人間（デバッグ当事者）の仕事として認識されている照合過程における種々の仕事が大半は計算機側の仕事として吸収されることが明らかとなった。それとともに照合作業の前提となる計算の正しい中間結果に対する認識の問題および照合結果をもとにプログラム中の論理誤りを発見する問題，とくに前者は人間の介在が不可欠であることが明らかとなった。

すなわち照合過程こそデバツギングにおける人間と計算機の接触点である。

本章では，照合過程におけるマン・マシン・インタフェスとしてグラフィックディスプレイ装置を使用し，プログラムの実行状態に関する種々の情報（コントロールの推移，計算の中間結果）をCRT画面を通してデバッグ当事者に表示し，デバッグ当事者はその情報を通じてプログラムの計算の様子を把握することにより誤りの検出を行なうようなデバツギングシステムについて述べる〔32〕〔33〕。

4-2 システム構成

本システムのブロック図を図4-1に示す。本システムの入力は論理誤りをもつ（文法的誤りをもたない）小規模なFORTRANプログラムであり，入力ソースプログラム P はフローアナライザによって，3章3-2節の結果にもとづいて接続行列 M_p に変換される。表4-1にFORTRANプログラム中出现する代表的な命令に対する解釈例を示す。

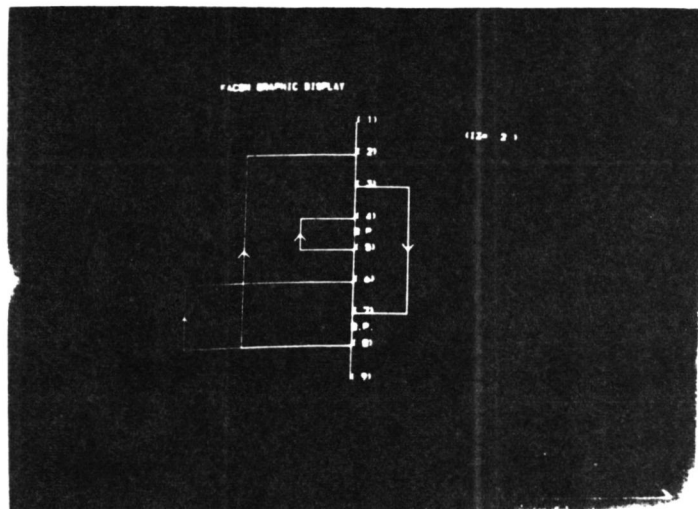
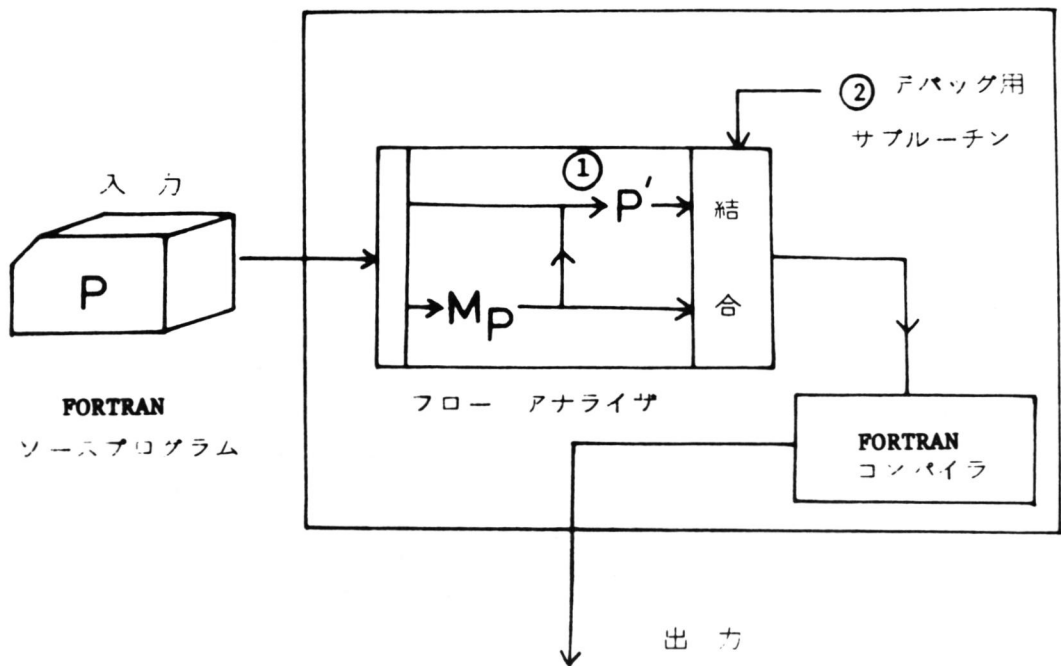


図 4-1 システム構成


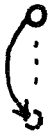
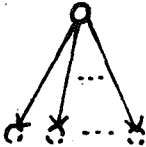

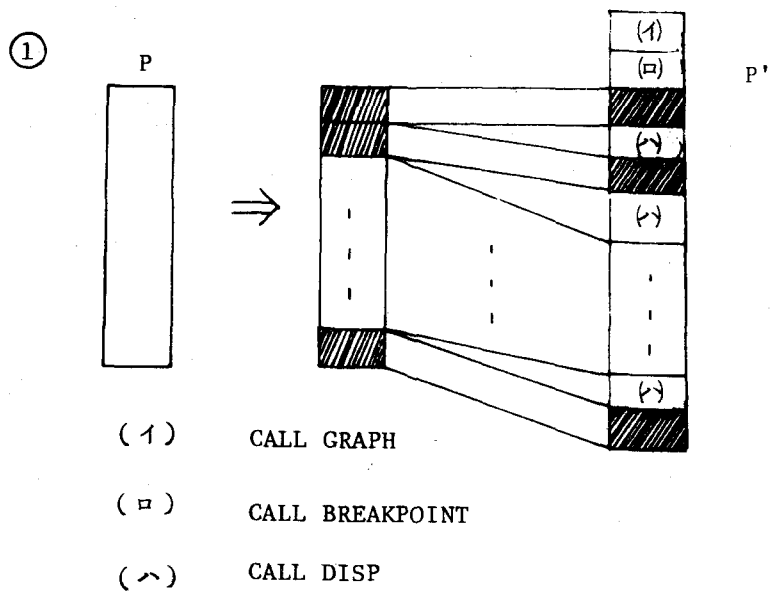
<p>(1)</p> <p>次のラベルを 選択する命令</p>	<p>代入文 入出力文 制御文中 CALL 文</p>	
<p>(2)</p> <p>無条件とびこし 命令</p>	<p>制御文中 無条件 GO TO 文 CONTINUE 文</p>	
<p>(3)</p> <p>テスト-分岐 命令</p>	<p>制御文中 算術 IF 文 論理 IF 文 計算型 GO TO 文 割り当て型 GO TO 文 DO 文</p>	
<p>(4)</p> <p>停止命令</p>	<p>制御文中 STOP 文 RETURN 文</p>	
<p>(5)</p> <p>無視される命令</p>	<p>非実行文</p>	

表 4-1 FORTRAN プログラム中の命令の分類



② デバッグ用サブルーチン

サブルーチン名	機能
GRAPH	接続行列 M_P をもとに CRT 上にプログラムの有向グラフ表現を表示する
BREAKPOINT	接続行列 M_P をもとに有向グラフの最小フィードバック辺集合を求め、その有向辺上にブレイク・ポイントを設置し CRT 上に表示する
DISP	入力ソースプログラムの、命令に対応する頂点コントロールの推移に対応する有向辺を、実行順に CRT 上で順次点滅させる。また有向辺上にブレイク・ポイントが設置されていれば、計算の中間結果を CRT 上に表示する

図 4-2 図 4-1 の①, ②の詳細

またフローアナライザは P を図 4-2 の①に示すような種々の CALL 文を挿入したプログラム P' に変換する。

P' は P の先頭にサブルーチン GRAPH, サブルーチン BREAKPOINT をよびだす CALL 文が挿入され, P の有向グラフ表現 (3章3-2節 参照) を考えるとき, そのすべての入射辺上にサブルーチン DISP をよびだす CALL 文が挿入されたものである。

つぎに P' に接続行列 M_p と各サブルーチンを結合して FORTRAN コンパイラでオブジェクトプログラムに変換する。

実行が開始されるとサブルーチン GRAPH がまず呼びだされ, 入力ソースプログラム P に対応する有向グラフをディスプレイの CRT 画面上に表示する。次にサブルーチン BREAKPOINT がよびだされ, 有向グラフの最小フィードバック辺集合上にブレイクポイントが自動的に設置され CRT 画面上に表示される。次に P' のうちの P の部分にコントロールがうつり以下一つの命令が実行されるごとにサブルーチン DISP がよびだされ, 実行した命令に対応する頂点が CRT 上で点減しコントロールの流れに対応して有向辺が点減する。このときその有向辺上にブレイクポイントが設置されていれば, その時点におけるプログラム中で使用されている変数とその値の組が CRT 上に表示される。この変数の値が妥当なものであるとプログラマ判断した場合には実行を再開することによって, 次の命令にコントロールが移り実行が続行される。

デバッグ当事者は以上の一連のグラフィックディスプレイ装置からの出力を利用して

1. プログラムの実行状態におけるコントロールの推移の観測
2. ブレイクポイントにおける計算内容の検査

等が可能である。

4 - 3 結 言

現在のシステムはその基本構成が完成したのみで現実のデバグルーチンとして使用者が利用できる段階にはいたっていない。

今後のシステムの改良点としては

1. 誤りが存在することがわかったとき，その部分に対応するソースリストをディスプレイ上に表示し，原プログラムの修正をC R T上でおこなえるような機能をもたせること
2. 大規模なプログラムに対しても処理能力をもたせるために，ソースプログラムの分割（ブロック化）〔37〕〔38〕〔39〕ができるようにすること
3. 3章定義3 - 1 4におけるエラー検出述語が具体化できる場合にはC R T画面を通して原プログラムに検査部分を挿入することにより，反復回数の大いゝループ箇所等において計算結果の確認を自動化できるようにすること

などが挙げられ今後の研究課題である。

第 5 章 プログラム化可能性

5-1 緒 言

本章ではプログラム自動作成の問題に対する一つの理論的接近法として、与えられた問題に対するプログラムを、プログラマが使用できる部分的なアルゴリズムをもとにして構成できるか否かという問題を考察することによりプログラム自動作成の問題の理論的基盤を与える。プログラムの自動作成に関する研究はいくつかなされている。C. Green [34], R. J. Waldinger [35], Z. Manna [20] かれらの共通した手法は、多少の差異はあるが、以下のとおりである。

まず、得たいと思うプログラムにたいする所定の入出力を述語を用いて表現する。つぎに、両述語をもとにして、すべての入力にたいして入力述語が真ならば、出力述語を真にするようなある出力が存在するという意味の第一階述語論理における w. f. f. を構成する。プログラムは、この w. f. f. を証明する過程から抽出される。

このようにして得られたプログラムは、もはや“デバッグ”も“正しさ”の検定も不必要である。

筆者は、かれらが展開した手法を、とくに文献 [20] について、一般化することにより“プログラム化可能性”なる概念を定式化する。すなわち“プログラム化可能性”なる概念が意味するところは、“与えられた問題”を入出力述語対により表現したとき、その入出力関係を満足するようなプログラムを、ある基本関数系をもとにして合成しうるか否かということである。

5-2 節では述語論理におけるいくつかの成果をもとにして、このような問題が、後述する特別な w. f. f. にたいする決定関数（スコーレムの関数）が存在して、基本関数系から合成できるか否かの問題に還元できることを示す。

5-2 プログラム化可能性

(定義 5-1)

$\lceil \emptyset(X), \Psi(X, Z) \rceil$: プログラム化対

$\emptyset(X)$: 入力規定述語

$\Psi(X, Z)$: 出力規定述語

$X = \langle x_1, x_2, \dots, x_n \rangle$: 入力ベクター

$Z = \langle z_1, z_2, \dots, z_m \rangle$: 出力ベクター

D_x : 入力対象領域

D_z : 出力対象領域

(定義 5-2)

$$(\forall X) \lceil \emptyset(X) \supset (\exists Z) \Psi(X, Z) \rceil \quad (5-1)$$

を対象領域 $D = D_x \cup D_z$ において定義される式という。

(定義 5-3)

プログラム化対 $\lceil \emptyset(X), \Psi(X, Z) \rceil$ において式(1)が対象領域 D において真になるとき、 $\lceil \emptyset(X), \Psi(X, Z) \rceil$ はプログラム化可能であるという。

(補題 5-1)

$$\begin{aligned} (\forall X) \lceil \emptyset(X) \supset (\exists Z) \Psi(X, Z) \rceil \\ \equiv (\forall X) (\exists Z) \lceil \emptyset(X) \supset \Psi(X, Z) \rceil \end{aligned} \quad (5-2)$$

(証明) $(\forall X) \lceil \emptyset(X) \supset (\exists Z) \Psi(X, Z) \rceil$

$$\begin{aligned} &\equiv (\forall X) \lceil \overline{\emptyset(X)} \vee (\exists Z) \Psi(X, Z) \rceil \\ &\equiv (\forall X) \{ (\exists Z) \lceil \overline{\emptyset(X)} \vee \Psi(X, Z) \rceil \} \\ &\equiv (\forall X) (\exists Z) \lceil \emptyset(X) \supset \Psi(X, Z) \rceil \end{aligned}$$

(証明終)

つぎの定義 5-4 および補題 5-2 は述語論理においてよく知られた結果であるので、補題 5-2 については証明を省略し、記号法は文献 [36] に従うものとする。

(定義 5 - 4)

$$(\exists x_1) \cdots (\exists x_{n_1}) (y_1) \cdots (y_{n_2}) (\exists z_1) \cdots (\exists z_{n_3}) \cdots (u_1) \cdots (\exists v_1) \cdots \mathcal{B}(x_1, \dots, y_1, \dots, v_1, \dots) \quad (5-3)$$

において \mathcal{B} はある対象領域 \mathcal{M} で定義されている定まった述語で式(5-3)に含まれる変数はすべて束縛されている。 \mathcal{B} の前にある量記号の分布と数はまったく任意であるとする。このとき、存在記号によって束縛されている変数に、対象領域 \mathcal{M} で定義され、 \mathcal{M} の元を値としてとり、与えられた存在記号に先行する全称記号によって束縛されている変数にのみ依存する関数を対応させる。存在記号に全称記号が先行しないなら、この存在記号はこの対象領域に属する定まった対象を対応させる。このようにして、式(5-3)の変数 x_i には定数 x_i^0 、変数 z_i には関数 $\varphi_i(y_1, \dots, y_{n_2})$ 、変数 v_i には関数 $\psi_i(y_1, \dots, y_{n_2}, \dots, u_1, \dots, u_{n_{k-1}})$ が対応させられる。述語 $\mathcal{B}(x_1, \dots, x_{n_1}, y_1, \dots, y_{n_2}, \dots)$ において対応する変数をこれらの定数と関数で置換して得られる述語

$$\mathcal{B}(x_1^0, \dots, x_{n_1}^0, y_1, \dots, y_{n_2}, \varphi_1(y_1, \dots, y_{n_2}), \dots, \varphi_{n_3}(y_1, \dots, y_{n_2}), \dots, u_1, \dots, u_{n_{k-1}}, \dots, \psi_{n_k}(y_1, \dots, y_{n_2}, \dots, u_1, \dots, u_{n_{k-1}}), \dots) \quad (5-4)$$

がそこに含まれるすべての値にたいして真ならば、これらの定数と関数を式(5-3)にたいする決定関数(スコーレムの関数)という。

(補題 5 - 2)

式(5-3)が対象領域 \mathcal{M} において真であるためには、この式にたいして決定関数が存在していることが必要十分である。

(系 5 - 1)

$$(\forall X)(\exists Z) [\emptyset(X) \supset \Psi(X, Z)] \quad (5-5)$$

が真となるのは、 $z_1 = g_1(x_1, \dots, x_n)$, $z_2 = g_2(x_1, \dots, x_n)$, $z_m = g_m(x_1, \dots, x_n)$ とするとき、 $\emptyset(X) \supset \Psi(X, g_1(x_1, \dots, x_n), g_2(x_1, \dots, x_n), \dots, g_m(x_1, \dots, x_n))$ が対象領域 D において真となるような関数 g_1, g_2, \dots, g_m が存在するとき、およびそのときに限る。

(証明) 定義 5 - 4, 補題 5 - 2 よりあきらか。

【定理 5-1】

プログラム化対「 $\emptyset(X), \Psi(X, Z)$ 」がプログラム化可能である必要十分条件は、式(5-5)にたいする決定関数が存在することである。

(証明) 「 $\emptyset(X), \Psi(X, Z)$ 」がプログラム化可能であるならば、式(5-1)は真になる。すると補題1より式(5-5)が真になるので系5-1より式(5-5)にたいする決定関数が存在する。逆に式(5-5)にたいする決定関数が存在すれば、式(5-5)は真となり、ゆえに式(5-1)は真となるので「 $\emptyset(X), \Psi(X, Z)$ 」はプログラム化可能である。(証明終)

(定義 5-5)

$F = \{f_1, f_2, \dots, f_i\}$ において、 f_i を基本関数、 F を基本関数系とよぶ。

(定義 5-6)

F における合成関数をつぎのように定義する。

- (i) F の要素 f_i はすべて合成関数である。
- (ii) $f_{i_1}(\xi^{(n)}), f_{i_2}(\xi^{(n)}), \dots, f_{i_k}(\xi^{(n)}), g(\xi^{(k)})$ を合成関数とするとき、 $g(f_{i_1}(\xi^{(n)}), f_{i_2}(\xi^{(n)}), \dots, f_{i_k}(\xi^{(n)}))$ も合成関数である。
- (iii) 合成関数はそれ以外にない。

(定義 5-7)

決定関数 g_1, g_2, \dots, g_m が基本関数の合成によって得られるとき、決定関数は実現条件をみたすという。

(定義 5-8)

プログラム化対「 $\emptyset(X), \Psi(X, Z)$ 」がプログラム化可能であり、式(5-5)にたいする決定関数の実現条件をみたすとき、「 $\emptyset(X), \Psi(X, Z)$ 」は F -プログラム化可能であるという。

【定理 5-2】

プログラム化対「 $\emptyset(X), \Psi(X, Z)$ 」が F -プログラム化可能である必要十分条件は、式(5-5)にたいする決定関数が存在して、実現条件をみたすことである。

(証明) 定理 5-1, 定義 5-8 よりあきらか。

(例) 二次方程式の係数を a, b, c , 根を z とするとき, プログラム化対は,

$$[\emptyset(a, b, c), \Psi(a, b, c, z)]$$

ただし $\emptyset(a, b, c) \equiv (a \neq 0)$

$$\Psi(a, b, c, z) \equiv (az^2 + bz + c = 0)$$

$D_x = N, D_z = C, D = D_x \cup D_z$ とする。

$F_1 = \{f_+(x_1, x_2), f_-(x_1), f_-(x_1, x_2), f_{\vee}(x_1), f_{\times}(x_1, x_2), f_{\div}(x_1, x_2)\}$ ただし $f_+(x_1, x_2) = x_1 + x_2, f_-(x_1) = -x_1, f_-(x_1, x_2) = x_1 - x_2, f_{\vee}(x_1) = \forall \bar{x}_1, f_{\times}(x_1, x_2) = x_1 \times x_2$ とすると,
 $(\forall a)(\forall b)(\forall c)(\exists z)[\emptyset(a, b, c) \supset \Psi(a, b, c, z)]$ において, $\emptyset(a, b, c) \supset \Psi(a, b, c, g(a, b, c)) \equiv T$ ただし, $g(a, b, c) = f_{\div}(f_{\pm}(f_-(b), f_{\vee}(f_-(f_{\times}(b, b), f_{\times}(4, f_{\times}(a, c))))), f_{\times}(2, a))$ 。

ゆえに「 $\emptyset(a, b, c), \Psi(a, b, c, z)$ 」は F_1 -プログラム化可能である。

5-3 結 言

本章の考察と帰納関数論との関係は興味深い問題であり, 今後の研究課題である。

第 6 章 結 論

本編の第 2 章においては、検算方式によるデバッグに関して照合過程のモデル化をおこない、与えられた条件を満たす解を求めるような型のプログラムに対しては照合過程の自動化が可能であることを示した。また第 3 章においては照合過程における計算の中間結果を検査する検査点を、最小の検査点で最大の情報を得るという評価基準のもとに決定した。2 章，3 章を通じてデバッグにおける現在のデバッグ当事者側の負担が次に述べる点をのぞいて計算機側に吸収された。

すなわち検出点における情報を有効に使用したデバッグ法および検出点における検出述語の決定に関しては今後検討すべき興味ある研究課題である。

第 4 章におけるデバッグシステムは 2 章，3 章における以上の諸結果をもとに構成されたものである。

またプログラムの自動作成に関する研究は、単に、現在のソフトウェア危機を解決する一手段として認識されるのみならず、環境より情報を受けとり、それをもとに自分自身の行動（プログラム）を決定し、環境に働きかけていくような知能ロボット [40] との関連性も注目されるところでありこの分野の今後の研究の進展が望まれる。

第 2 編

コンパイラの自動作成に関する研究

第 1 章 序 論

電子計算機の応用分野の多様化にともない、オペレーティング・システムなどに代表されるソフトウェアは、ますます大型化し複雑化する傾向にあることは総論で述べたとおりである。この結果、ソフトウェア作成の期間（人・日）は、増大の一途をたどりしかも作成されたソフトウェアそのものも信頼性がきわめて乏しく本格的な使用に耐えるようになるまえに納入期限が過ぎてしまったり、さらには作成途中でハードウェアやアプリケーションにおける変更がおこなわれ作成中のソフトウェアが実際上意味をもたなくなったりする事態も出現している。

このような問題に対処する一つの手段として第 1 編においてはプログラム・デバッグの自動化を考察したが、他に

1. ソフトウェアを自動的に作成するシステムを開発すること
2. オペレーティングシステムなどの記述に便利なシステム記述用言語を開発し、その言語によってプログラミングすることによりシステム作製の簡易化をはかること
3. 比較的新しい試みとしては、E.W. Dijkstra による構造化プログラミングの試み

などの解決策が提案され研究されてきた。3 に関しては作成期間の大巾な短縮例も報告されているが [6]，1，2 の接近法に関してはオペレーティングシステムを対象としうる程には研究が進んでいない。

しかしシステムプログラムのうちとくにコンパイラに関しては言語処理という比較的独立な機能をもつために言語オートマン理論などによりコンパイラの機能，論理がかなり厳密に解析されており [4]，そのため 1 に対応して、コンパイラの自動作成 [2] [42]，2 に対応して、コンパイラ向き記述言語の研究 [43] [44] がかなりおこなわれている。

とくに多種多様の計算機やプログラミング言語に対応していちいち手作りでコンパイラを作成している現状を打破しようとする、コンパイラ自動作成の試みは興味深いものである。

本編の主題“コンパイラの自動作成に関する研究”は、コンパイラの自動作成の試みのうちコンパイラ・コンパイラとよばれるシステムすなわちコンパイラの動作を言語依存部と言語独立部にわけ、言語依存部に関する情報を外部からパラメータとして与えることにより、コンパイラを自動作成しようとする方法に関するものであり、第2章において、コンパイラ・コンパイラに関する研究の現状を概説し、第3章においてFORTRAN型の文法構造をもつプログラミング言語のコンパイラを作成するコンパイラ・コンパイラに関する筆者の研究結果をのべる〔45〕。

第 2 章 コンパイラ・コンパイラ

コンパイラは対象とするプログラミング言語（以下本章では言語と略記する）の特徴，使用計算機，設計者の思想により種々異なっているが，その基本的方法は言語に特有のものではない。すなわちこの事実はコンパイラの機能を言語依存部と言語独立部に分割することが可能であることを示しており，言語 L に独立な部分をあらかじめ準備しておき，言語 L に関する情報を入力として与えると，前記の言語独立部と結合して言語 L に対するコンパイラを完成するようなシステムを考えることができる。このシステムがコンパイラ・コンパイラとよばれるコンパイラの自動作成システムの基本的考え方でありそのブロック図を図 2-1 に示す。

コンパイラの言語依存部と独立部という概念をさらに明確なものにするためにコンパイラの機能を大きく分類してそれに基づいて説明する（図 2-2）〔55〕。

図 2-2 において，語彙解析ルーチンは，ある言語 L を用いて書かれたソースプログラム（入力記号列）を基本的な構成要素（変数，演算子，定数など）に識別するルーチンであり，このルーチンを通じたプログラムを，構文解析ルーチンにおいては，入力ソースプログラムが言語 L の規則通りに構成されているかどうか判定する。規則に違反していなければ意味づけルーチンにおいて，構文解析の結果にそくしてプログラム中の命令の動作に対応する一連のコードを生成する（コード発生ルーチン）。

語彙解析ルーチン，構文解析ルーチン，意味づけルーチンそれぞれの，言語 L に依存する部分と独立な部分を表 2-1 にまとめる。

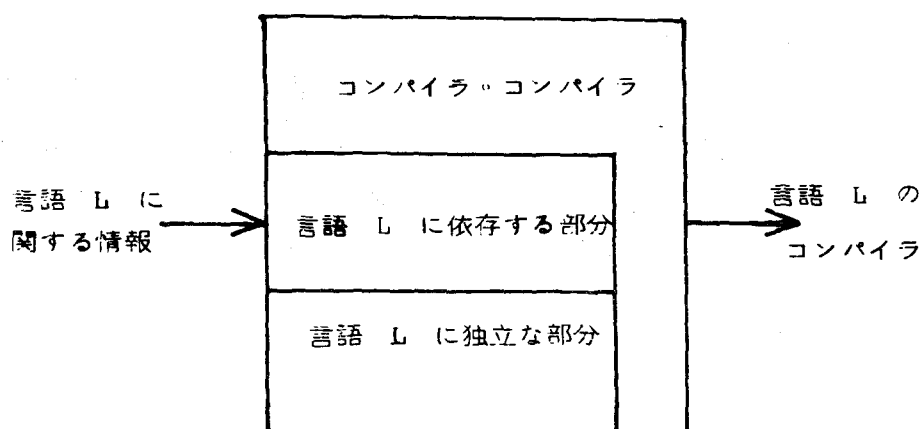


図 2-1 コンパイラ。コンパイラの概略図

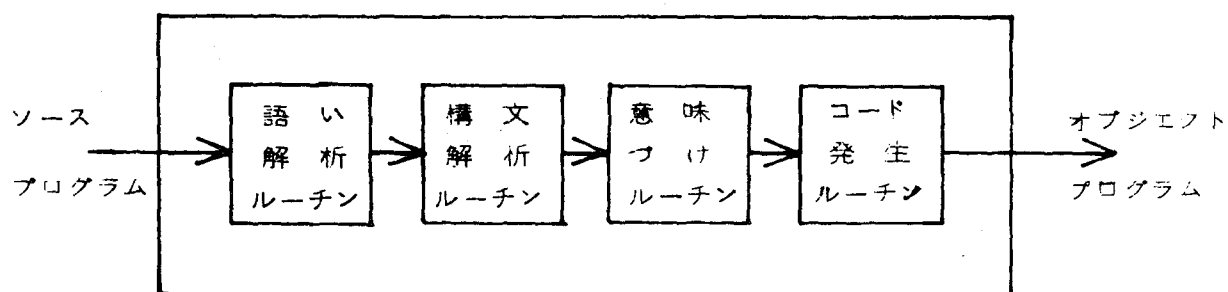


図 2-2 コンパイラの主機能

	言語 L 依存部 (a)	言語 L 独立部 (b)
語い解析ルーチン (1)	シラブル の 内 容	シラブル分け の 操 作
構文解析ルーチン (2)	言語 L の 文 法	プログラムが 言語 L の文法 に則して作成され ているか否かを 判定する機能
意味づけルーチン (3)	プログラム中の 命令に与える 解釈の内容	解釈を与える 操 作

表 2-1 コンパイラの言語依存部と言語独立部

表 2-1 において(1)(2)の部分に関してはその機能を形式化することにより種々の語彙解析，構文解析の方法が提案されており，本編の内容と直接の関係をもつ(2)について具体的な説明をする。

言語 L の文法構造を形式言語理論における文脈自由文法のクラスとするとき，文脈自由言語全体に対しては Top-down, Bottom-up 解析法 [46] [47]，決定性言語のクラスに対しては，LR(k)解析法 [48]，さらにその部分集合に対しては限定文脈解析法 [49]，優先順位解析法 [50] などが形式化されている。

例えば言語 L の文法構造が順位文法で表現できるとき，コンパイラの構文解析部の機能は構成要素間の順位関係を表現した順位表と，順位表をもとに入力プログラムを走査，還元する機能とで形式化される。

ここで表の走査，入力記号列の還元に関する部分をあらかじめ与えておき順位表の内容を，対象とする入力言語 L の文法 G に基づいてコンパイラ・コンパイラに入力すると完成された順位表と前述の機能とを結合したものは，順位文法でその文法構造が表現できる言語一般に対するコンパイラの構文解析部となる。

すなわち対象とする言語の文法構造が明らかとなれば，まずその文法で生成される記号列を解析しうる parser と構文解析の手掛りとなる表（内容は未記入）をあらかじめ準備しておく。つぎに言語の構文情報をコンパイラ・コンパイラに入力すれば（通常構文情報の形式的記述としては BNF が使用される）表の空白部をうめることにより全体を結合して出力し言語 L のコンパイラが作成される。

以上がコンパイラ・コンパイラにおける構文解析部の作成方法の原理である。

一般に現在のコンパイラ・コンパイラは，ALGOL, PL/I, FORTRAN などの設計思想のまったく異なった言語すべてを対象としているため，言語クラスもあがり構文解析部の機能をいちじるしくあげねばならず作成されたコンパイラの実行速度の低下をひきおこしている。

この問題点を解決する一つの試みとして、3章においてFORTRAN型の文法構造をもつプログラミング言語を対象としたコンパイラの構文解析部の形式化をおこなう。

すなわちFORTRAN IV (JIS 水準7000) 相当の言語を記述できる直順序文法を提案し、その構文解析法を考察する。

また、筆者の提案する構文解析法において使用する構文表、記号表、rank表の作成方法を示す。

第 3 章 亜順序文法とその構文解析法

3-1 緒 言

FORTRAN IV の文法 [51] のうち, Backus Naur Form (BNF) で記述可能な部分に対応する生成文法のクラスとして, 順序文法に若干の制限をつけ加えた亜順序文法を定義し, その構文解析法を論じる。(以後, FORTRAN IV の文法という表現を使用した場合は, BNF で記述可能な部分をさすことにする。) FORTRAN IV の文法構造は, 順位関数をもつ順位文法のクラスで近似できることは, すでに示されている [52] [53]。しかし, 後述するように FORTRAN IV の文法は順序文法に若干の制限をつけ加えたもので表現可能であり, しかも自己埋め込み性 (self-embedding property) を有する生成規則は数種類であるので, そのような生成規則の左辺の変数を疑似的な終端記号 (terminal symbol) としてとりあつかうような文法を考えておけば, この文法の生成する言語はあきらかに正則となる。(このような文法を本章では正則的順序文法とよぶ。) しかるのち自己埋め込み性を有する生成規則をつけ加えて, FORTRAN IV に対する文法を定義すると, 文法の記述および, その構文解析は著しく簡単になる。このような文法のクラスがすなわち亜順序文法である。以下, まず 3-2 節において正則的順序文法および亜順序文法の定義を与え, 3-3 節ではその構文解析法を論じる。筆者の提案する構文解析法においては, 変数の順序関係をもとにした生成規則の集合の類別が, 手続上, 重要な役割を果たす。3-4 節では亜順序文法, 正則的順序文法により FORTRAN IV の文法を記述する。

3-2 正則的順序文法と亜順序文法

(定義 3-1)

記号別 α が記号列 β を含むとき (すなわち, β が α の部分系列であるとき),

$\alpha \supset \beta$ とかく。 α が β を含まないとき $\alpha \not\supset \beta$ とかく。

(定義 3-2)

文脈自由文法 $G = (V_N, V_T, P, S)$ において, V_N の要素を A_1, A_2, \dots, A_N と順序づけたとき ($S = A_1$), 生成規則の形が $A_i \rightarrow \alpha, \alpha \in V^*$ ($V = V_N \cup V_T$), $\alpha \not\supset A_j, j < i$ となるとき G を順序文法 (sequential grammar) という [54]。

(定義 3-3)

文脈自由文法 $G = (V_N, V_T, P, S)$ において, V_N の要素が順序づけられており ($S = A_1$), すべての生成規則が

$$A_i \rightarrow A_i \alpha, \alpha \in V^*, \alpha \not\supset A_j, j \leq i \quad (3-1)$$

かまたは

$$A_i \rightarrow \beta, \beta \in V^+, \beta \not\supset A_j, j \leq i \quad (3-2)$$

であるとき, 生成規則の集合 P を k 個の部分集合に, つぎのような手順で類別する。

- (1) 左辺が A_i ($1 \leq i \leq n$) である生成規則の集合を $P(A_i)$ とする。
- (2) 生成規則を $P(A_1), P(A_2), \dots, P(A_n)$ の順に並べる (図 3-1)。ただし, $A_i \rightarrow C_{ih} \alpha_{ih}$ は $P(A_i)$ の h 番目の生成規則であり, C_{ih} は生成規則の右辺における左端の記号を表わし, α_{ih} は生成規則の右辺から左端の記号をとりのぞいた記号列を表わす。また m_1, \dots, m_n はそれぞれ $P(A_1), \dots, P(A_n)$ の要素数を表わす。

- (3) P の一つの部分集合 $P(A_i)$ に対してつぎのような集合 S_i を対応させる。

$$S_i = \{A_p \mid A_p \subset \alpha_{ih}, A_p \in V_N, 1 \leq h \leq m_i\}$$

- (4) (i) $i=1, l=1, m=1, S = S_1, P(1) = \phi$ とする。

- (ii) もし, $A_{i+1} \in S$ ならば, $P(m) = P(m) \cup P(A_i) \quad m = m+1$,

* $v^+ = v - \{e\}$ を表わす。

$P(m)=\phi$, $l=l+1$, $\mathbf{S} \ \mathbf{S}_l$ をこの順に実行し(Ⅲ)へ行く。 $A_{l+1} \notin \mathbf{S}$ ならば,
 $P(m)=P(m) \cup P(A_l)$, $l=l+1$, $\mathbf{S} \ \mathbf{S} \ \mathbf{S}_l$ をこの順に実行して(Ⅲ)へ行く。
 (Ⅲ) $i=i+1$, もし $i < n$ ならば(Ⅱ)へ行く。 $i \geq n$ ならば, $P(m) =$
 $P(m) \cup P(A_i)$ として止まる。このときの m の値を k とすれば, $P = P(1)$
 $\cup P(2) \cup \dots \cup P(k)$, $P(m_i) \cap P(m_j) = \phi$, $m_i \neq m_j$ となる。このとき文法 G
 を $\text{rank}(k)$ であるという。

$$\begin{aligned}
 P(A_1) & \left\{ \begin{array}{l} A_1 \quad C_{11} \alpha_{11} \\ \vdots \\ A_1 \quad C_{1h} \alpha_{1h} \\ \vdots \\ A_1 \quad C_{1m_1} \alpha_{1m_1} \\ \dots\dots\dots \end{array} \right. \\
 P(A_i) & \left\{ \begin{array}{l} A_i \quad C_{i1} \alpha_{i1} \\ \vdots \\ A_i \quad C_{ih} \alpha_{ih} \\ \vdots \\ A_i \quad C_{im_i} \alpha_{im_i} \\ \dots\dots\dots \end{array} \right. \\
 P(A_n) & \left\{ \begin{array}{l} A_n \quad C_{n1} \alpha_{n1} \\ \vdots \\ A_n \quad C_{nh} \alpha_{nh} \\ \vdots \\ A_n \quad C_{nm_n} \alpha_{nm_n} \end{array} \right.
 \end{aligned}$$

図 3 - 1 生成規則の順序づけ

(例 3-1)

$$G = (V_N, V_T, P, A_1)$$

$$V_N = \{A_1, A_2, A_3, A_4\}, V_T = \{a_1, a_2, a_3, a_4\}$$

$$P = \{A_1 \rightarrow A_1 a_1 A_3, A_1 \rightarrow A_2, A_1 \rightarrow a_2, A_2 \rightarrow A_2 A_4, A_3 \rightarrow A_3 a_3 A_4, \\ A_3 \rightarrow a_3, A_4 \rightarrow a_4\}$$

において

$$P(A_1) = \{A_1 \rightarrow A_1 a_1 A_3, A_1 \rightarrow A_2, A_1 \rightarrow a_2\}, S_1 = \{A_3\}$$

$$P(A_2) = \{A_2 \rightarrow A_3 A_4\}, S_2 = \{A_4\}$$

$$P(A_3) = \{A_3 \rightarrow A_3 a_3 A_4, A_3 \rightarrow a_3\}, S_3 = \{A_4\}$$

$$P(A_4) = \{A_4 \rightarrow a_4\}, S_4 = \phi$$

であり

$$P(1) = P(A_1) \cup P(A_2), P(2) = P(A_3), P(3) = P(A_4)$$

となり、 G は rank(3) である。

(定義 3-4)

rank(k) の文脈自由文法 $G = (V_N, V_T, P, A_1)$ において、つぎの(1)~(4)の条件をすべて満たすものを、rank(k) の正則的順序文法という。

(1) $\forall A_i \in V_N$ に対して、必ず生成規則 $A_i \rightarrow \alpha, \alpha \in V^+$ が存在し、そのうち少なくとも 1 つは $A_i \xrightarrow{*}_G w, w \in V_T^+$ とならなければならない。

(2) $A_i \rightarrow \alpha, A_j \rightarrow \alpha, A_i \neq A_j, \alpha \in V^*$ であるような生成規則の組は存在しない。

(3) 任意の m に対して、 $P(m)$ の一つの要素を $A_j \rightarrow \alpha$ とするとき、 $\alpha' \supset \alpha$ を満たす α' を右辺としてもつような、 $P(m)$ に属する生成規則の集合を Q とするとき ($Q = \phi$ の場合もありうる)、 $(P(1) \cup P(2) \cup \dots \cup P(m)) - (\{A_j \rightarrow \alpha\} \cup Q)$ により A_1 から生成される任意の文形 (sentential form) β は、 $\beta \supset \alpha$ なる関係を満たす。

(4) $A_i \rightarrow u \in P(i), A_h \rightarrow uv \in P(i), u, v \in V^+$ を満たす生成規則の組は存在しない。

(定義 3-5)

$\text{rank}(k+1)$ の重順序文法 $G' = (V_N', V_T', P', A_1)$ をつぎのように定義する。まず $\text{rank}(k)$ の正則的順序文法 $G = (V_N, V_T, P, A_1)$ において, $A_{i_1}, A_{i_2}, \dots, A_{i_r}, A_j \in V_N (i_1 \leq j, i_2 \leq j, \dots, i_r \leq j)$ であり, A_j が $\forall A_l \in V_N (l < j)$ に対して $A_l \overset{*}{\nrightarrow}_G A_j$ なる条件を満たしているとする。

このとき, $A_j \rightarrow \alpha_1 A_{i_1} \alpha_2 A_{i_2} \dots \alpha_r A_{i_r} \alpha_{r+1}, \alpha_1, \alpha_2, \dots, \alpha_{r+1} \in V^*$ なる P に属さない生成規則 (ただし, $A_j \rightarrow \alpha_1 \alpha_2 \dots \alpha_r \alpha_{r+1}$ は定義 3-3 の (3-1), (3-2) 式で与えられるいずれかの形である。) を,

$A_j \rightarrow \alpha_1 A_{q_1} \alpha_2 A_{q_2} \dots \alpha_r A_{q_r} \alpha_{r+1}$ と $A_{q_1} \rightarrow \vdash A_{i_1} \dashv, A_{q_2} \rightarrow \vdash A_{i_2} \dashv, \dots, A_{q_r} \rightarrow \vdash A_{i_r} \dashv$ の組に書き換える。ここで $\vdash, \dashv \in V_T, q_r = q_{r-1} + 1, \dots, q_2 = q_1 + 1$ であり, q_1 は V_N に属する変数の最大の添字より 1 だけ大きい数である。最後に $V_N' = V_N \cup \{A_{q_1}, \dots, A_{q_r}\}, V_T' = V_T \cup \{\vdash, \dashv\}, P' = P \cup \{A_j \rightarrow \alpha_1 A_{q_1} \alpha_2 \dots \alpha_r A_{q_r} \alpha_{r+1}\} \cup \{A_{q_1} \rightarrow \vdash A_{i_1} \dashv, \dots, A_{q_r} \rightarrow \vdash A_{i_r} \dashv\}$ なる集合を構成し, $G' = (V_N', V_T', P', A_1)$ と定義する。このとき, $A_j \rightarrow \alpha_1 A_{q_1} \alpha_2 \dots \alpha_r A_{q_r} \alpha_{r+1}$ は $P(A_j)$ に付加され, $\{A_{q_1} \rightarrow \vdash A_{i_1} \dashv, \dots, A_{q_r} \rightarrow \vdash A_{i_r} \dashv\}$ は $P(\emptyset)$ として付加される。

【系 3-1】

正則的順序文法 G により生成される言語 $L(G)$ は正則集合である。

(証明) 定義より, 正則的順序文法は自己埋め込み性をもたないので明らかである。

* $\overset{*}{\nrightarrow}_G$ は G により生成されないという意味である。

3-3 亜順序文法の構文解析法

本節では亜順序文法の構文解析法を与える。文脈自由文法で生成される文の解析方法としては、全体に対しては、(1)直構文解析法、また部分集合に対しては、(2)文形中の隣接する記号間の順位関係を利用する方法、(3)文脈を利用する方法などがあるが、本章においては、(4)生成規則間の優先順位を利用する方法によって構文解析を行なう。すなわち、正則的順序文法に対しては、生成規則の集合 P を $P = P(1) \cup P(2) \cup \dots \cup P(k)$ のように k 個の部分集合に類別したとき、対応する還元規則（すなわち、生成規則の左辺と右辺を入れ換えた規則）の集合 R を $R = R(1) \cup R(2) \cup \dots \cup R(k)$ のように構成し、与えられた入力記号列をまず $R(k)$ のみを使用して、左から右に逆もどりなしに還元しながら走査する。その結果得られる文形を、こんどは $R(k-1)$ のみを使用して、再び左から右に一方向に還元しながら走査する。同様の手順をくりかえして、この過程を k 回反復して解析する。最後に、 $R(1)$ を使用する k 回目の走査で、文形が始記号に還元されたとき解析成功で、その他の場合は失敗である。一方、亜順序文法に対しては、自己埋め込み性を有する生成規則によって生成された部分文形は、必ず“ \vdash ”、“ \dashv ”ではさまれているので、その部分を還元する過程が付加される。すなわち、 $\text{rank}(k+1)$ の亜順序文法に対する構文解析は基本的には2つの動作に分けられ、1つは文形中の“ \vdash ”、“ \dashv ”なる一対の記号の発見であり、他の1つは、正則的順序文法に対する構文解析法と同じものである。

(1) 付加した生成規則がたとえば $A_i \rightarrow \vdash A_j \dashv$, $i \geq j$ ならば、文を左から右に最初の“ \dashv ”が見つかるまで走査する。“ \dashv ”が見つければ、そこから左に“ \vdash ”を見つけるまで走査する。“ \vdash ”が見つければ、その“ \vdash ”と“ \dashv ”の間にある記号列を、“ \vdash ”、“ \dashv ”を含めて正則的順序文法に対する構文解析法を適用し、 A_i に還元する。

(2) (1)と同様の手順で記号対“ \vdash ”、“ \dashv ”をさがし還元する。“ \vdash ”、“ \dashv ”の対が1つもない文形が得られたら、その文形に対して正則的順序文法に対す

る構文解析法を適用して解析は終了する。

【定理 3-1】

正則的順序文法に対する構文解析において、適用すべき還元規則は一意に定まる。

(略証) $R(k+1-i)$ の要素による還元を第 i フェーズの還元過程とよぶ。まず、各フェーズにおいて、適用すべき還元規則が一意に定まることを証明しよう。すなわち、第 i フェーズの還元過程において、定義 3-4 の (2), (3), (4) より部分既約列の情報を使うことなく、適用すべき還元規則が一意に定まることは明らかである。また、第 i フェーズの還元過程と第 j フェーズの還元過程 ($j < i$) において、 j フェーズで還元されるべき把手 (handle) が i フェーズで還元されるようなことは、生成規則の rank 分けの過程および、定義 3-4 の (3), (4) よりあきらかなようにおこりえない。

(証明終)

【定理 3-2】

亜順序文法に対する構文解析において適用すべき還元規則は一意に定まる。

(略証) “ \vdash ”, “ \dashv ” の発見過程が一意であり、さらに定義 3-5 より “ \vdash ” と “ \dashv ” によってはさまれた, “ \vdash ”, “ \dashv ” を含む記号列は必ず $P(0)$ 中の対応する還元規則の左辺に還元されること, および定理 3-1 より明らかである。

(証明終)

以上述べた概略的な構文解析の手順は記号表, 構文表および rank 表の作成方法を示し, それらを使用した構文解析の手順をフローチャート化することにより完全に形式化される。

3-3-1 還元規則の書き換え

まず、還元規則の集合 $R(1)$ (亜順序文法の場合は $R(0)$) の要素をつぎのように表現方法を変える。

(1) 左辺の左端の記号に共通なものがあれば、その記号で還元規則をまとめる。すなわち $\alpha_1\beta \rightarrow A_i, \alpha_1\beta' \rightarrow A_j, \alpha_1\beta'' \rightarrow A_k$ を $\alpha_1[\beta \rightarrow A_i | \beta' \rightarrow A_j | \beta''$

$\rightarrow A_k]$ とする。 $[\quad]$ で囲まれたものについて同様な操作を左側に共通の記号がなくなるまでくりかえす。

(2) (1)と同様の操作を $R(2), R(3), \dots, R(k)$ についても行なう。

(例 2)

(1)のような還元規則の組が、たとえば $R(1)$ であるとき、(2)のようにまとめられる。

$$(1) \left\{ \begin{array}{l} \alpha_1 \beta_1 r_1 \rightarrow A_1 \\ \alpha_1 \beta_1 r_2 \rightarrow A_2 \\ \alpha_1 \beta_3 \rightarrow A_3 \\ \alpha_4 \rightarrow A_4 \\ B \rightarrow A_5 \end{array} \right. \quad (3-3)$$

$$(2) \left\{ \begin{array}{l} \alpha_1 [\beta_1 [r_1 \rightarrow A_1 \mid r_2 \rightarrow A_2] \mid \beta_3 \rightarrow A_3] \\ \alpha_3 \rightarrow A_4 \\ \beta \rightarrow A_5 \end{array} \right. \quad (3-4)$$

3-3-2 記号表，構文表および rank 表

以下の議論においては，表 3-1 における記号表，構文表，rank 表を参照しながら，一般的に議論を進めて行く。対象とする還元規則は 3-3-1 で与えた手順で書き換えられたものとする。

(1) まず $R(1)$ (亜順序文法の場合は $R(0)$) を対象として記号表，構文表，rank 表をつぎのように作成する。

(記号表) 記号表の S I 列に還元規則の左辺の左端の記号を入れる。左辺がその記号だけからなるとき，その行の L I 列には \square を，R I 列には右辺の記号を入れる。そうでないときは，後に続く記号は構文表の S II 列に左の記号から順に入れる。その最初の行番号を記号表 L I 列に入れ，R I 列には \square を入れる。

(構文表) M 列には S II 列に書かれている記号が，“ \rightarrow ”の左隣の記

号ならば K を入れ、R II 列には、その記号に対応する、“一”の右隣の記号を入れる。

“[”の直後の記号の入っている行の ALT 列には、つぎの“|”の直後の記号の行番号を入れる。(ただし“|”より先に“[”がある場合は、対応する“]”の直後の“|”の右に隣接する記号の行番号を入れる。) また一組の[]の中に“|”が複数個出現する場合は、 i 番目の“|”の直後の記号の入っている行番号を、 $i-1$ 番目の“|”の直後の記号の入っている行の ALT 列に入れる。その他の欄にはすべて0を入れる。

(rank 表) L_1 には記号表の行の最大値を入れておく。以上の手順で $R(1)$ (亜順序文法の場合は $R(0)$) に対する表が完成する。

(2) 以下、(1)と同様の手順で $R(2), R(3), \dots, R(k)$ と表をつくり、 $R(i)$ に対する表は $R(i-1)$ 表の下につけ加え、 L_i には $R(i)$ の記号表を作ったときの行の最大値を入れておく。

行番号 q	SI	LI	RI	行番号 r	SII	M	ALT	RII
1	$H_1(\alpha_1)$	1	0	1	$H_2(\alpha_1)$	0	0	0
2	$H_1(\alpha_2)$	l_1+1	0	\vdots	\vdots	\vdots	\vdots	\vdots
3	B	0	A_5	l_1	$T(\alpha_1)$	\vdots	\vdots	\vdots
\vdots	\vdots	\vdots	\vdots	l_1+1	$H_1(\beta_1)$	\vdots	l_1+1	\vdots
				\vdots	\vdots	\vdots	0	\vdots
				l_2	$T(\beta_1)$	\vdots	\vdots	\vdots
				l_2+1	$H_1(\gamma_1)$	\vdots	l_1+1	\vdots
				\vdots	\vdots	\vdots	0	\vdots
				l_3	$T(\gamma_1)$	K	\vdots	A_1
				l_3+1	$H_1(\gamma_2)$	0	\vdots	0
				\vdots	\vdots	\vdots	\vdots	\vdots
				l_4	$T(\gamma_2)$	K	\vdots	A_2
				l_4+1	$H_1(\beta_2)$	0	\vdots	0
				\vdots	\vdots	\vdots	\vdots	\vdots
				l_5	$T(\beta_2)$	K	\vdots	A_3
				l_5+1	$H_2(\alpha_2)$	0	\vdots	0
				\vdots	\vdots	\vdots	\vdots	\vdots
				l_6	$T(\alpha_2)$	K	\vdots	A_4
				\vdots	\vdots	\vdots	\vdots	0

L_0	L_1	L_2	\dots	L_k
0	3			

$H_1(\alpha)$: 記号列 α の左端の記号
 $H_2(\alpha)$: 記号列 α の左から 2 番目の記号
 $T(\alpha)$: 記号列 α の右端の記号

表 3-1 例 3-1 に対する記号表、構文表および rank 表

表の意味を説明しよう。まず、rank 表の“ L_i ”の添字 i の最大値 k は文法の rank を示している。 L_i 列に入っている値は、第 i 回目の走査のときは、 L_{-i+k+1} (k は rank 数) 列の値から、 L_{-i+k} 列の値に 1 を加えた値までに相当する記号表の行を使用することを示している。記号表の L I 列には、つぎに比較すべき記号の構文表における行番号が示されている。その内容が 0 のときには R I 列の記号に還元することを示している。構文表の M 列は、読みこんだ記号と、その行記号が一致するときの、つぎの動作を示す。すなわち 0 ならばさらに一記号を読みこみ、構文表のつぎの行の S II 列の記号と比較し、K ならば R II 列の記号に還元する。ALT 列は、読みこんだ記号が構文表の対応する S II 列の記号と一致しないとき、つぎに比較すべき記号の行番号を示している。例 3-2 に対する記号表、構文表および rank 表の例を表 3-1 に示す。正則的順序文法に対する構文解析の手順を、フローチャート化したものを図 3-2 に示す。図 3-2 において、MEMO I, MEMO II は、読みこむときは先頭の一記号を読みこみ、書きこむときは後部に一記号を書き加えることのできる長さ可変の記憶装置であり、 i フェーズの還元過程においては、図 3-3 のように部分既約列は MEMO I の後部からつぎつぎに押しこまれる。フローチャート中、 $B(\text{MEMO I}) \leftarrow \text{BUF}$ の形の命令は、BUF の内容を MEMO I の記号列の後部に書き加えること、また $A \leftarrow B$ の形の命令は B の内容が新しく A の内容としてセットされ、その際 B はクリアされることを意味している。また $A = B$ の形の命令は B の内容が新しく A の内容として定義されるが、 B の内容はそのまま保持されること、および $A \leftarrow "B"$ の形の命令は、 B 自身が A の内容としてセットされることを意味している。図 3-4 に亜順序文法に対する構文解析の手順をフローチャート化したものを示す。図 3-4 において MEMO III は MEMO I, MEMO II と同じ機能をもつ記憶装置であり、PDS I, PDS II はプッシュダウン記憶装置である。また $F(\text{PDS I}) \leftarrow \text{DUM}$ の形の命令は、DUM の内容を PDS I の先頭に押し込むことを意味している。

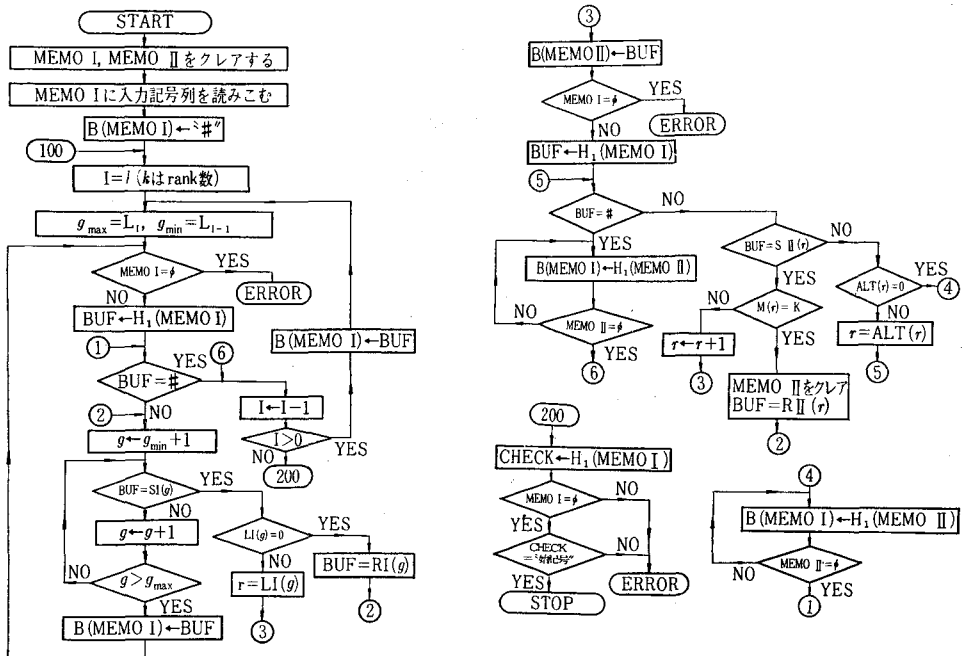
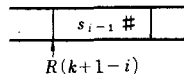
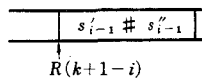


図 3-2 正則的順序文法に対する構文解析の手順

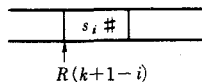
a) i フェーズの還元過程における初期状態



b) 中間状態



c) 最終状態



s_{i-1} : $i-1$ 回目の還元過程において還元された文形.

s_i : i 回目の還元過程において還元された文形.

s'_{i-1} : i 番目の還元過程における剰余列.

s''_{i-1} : i 番目の還元過程における部分既約列.

: エンド・マーカー. \equiv ; MEMO I.

$R(k+1-i)$: 使用する還元規則の部分集合.

図 3-3 i フェーズの還元過程

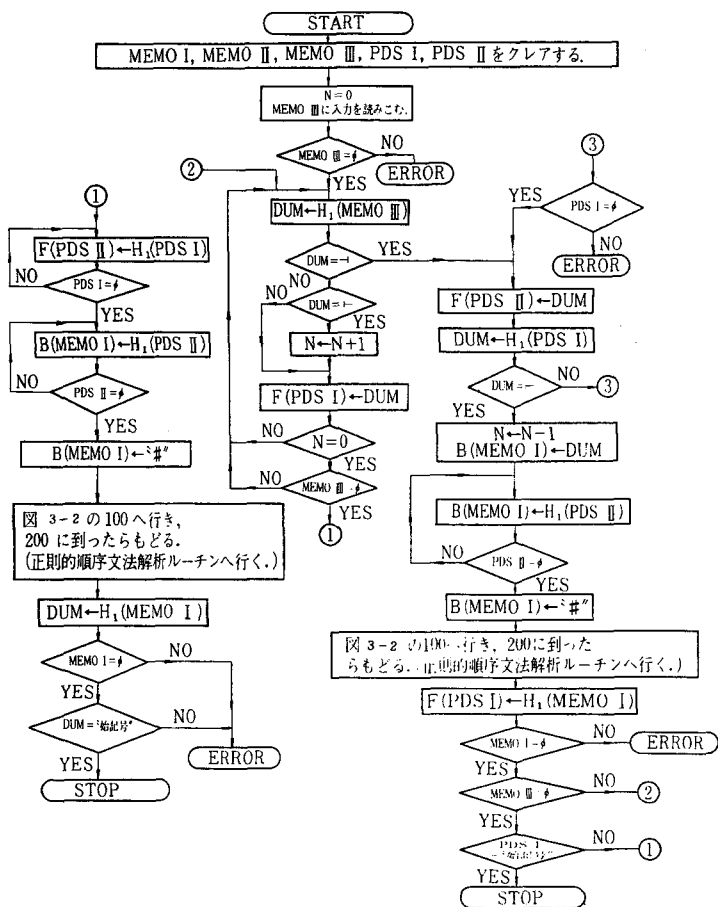


図 3-4 亜順序文法に対する構文解析の手順

3-4 亜順序文法による FORTRAN IV の記述

FORTRAN IV の構成要素を表 3-2 に示すように符号化した。表 3-2 において、 A_i ($1 \leq i \leq 107$) は変数、 a_j ($1 \leq j \leq 84$) は終端記号をそれぞれ表わす。 A_{103} から A_{107} までは FORTRAN IV を亜順序文法で記述するために新しく導入した変数である。 a_1 から a_{49} までは、FORTRAN における“END”，“BLOCK DATA”などの決り文句はそれ自体を終端記号としてとりあつかうこと、 a_{50} から a_{72} までは、本来は変数として定義すべき〈変数名〉、〈配列要素名〉などの構成要素を、 $A \rightarrow \alpha$ 、 $B \rightarrow \alpha$ なる生成規則の組の出現を生じさせないために終端記号としてとりあつかうことを意味している。 a_{83} 、 a_{84} は自己埋め込み性を有する生成規則の処理のために新しく導入した終端記号である。以上の記法を用いて FORTRAN IV の文法を BNF で記述し、さらにそれらを生成規則の形に書きなおしたものを表 3-3 に示す。以下表 3-2、表 3-3 に記述された FORTRAN 文法のみを対象として、正則的順序文法および亜順序文法との関連性を述べる。

(I) $G_{F_1} = (V_N, V_T, P, A_1)$, $V_N = \{A_1, \dots, A_{102}\}$, $V_T = \{a_1, \dots, a_{82}, A_{103}, \dots, A_{107}\}$, $P = \{P_1, \dots, P_{255}\}$ なる文法 G_{F_1} を考えれば、 P_1 から P_{255} までの生成規則はすべて定義 3-3 の条件を満たしており、rank(26) である。

(II) G_{F_1} は rank(26) であるが正則的順序文法ではない。なぜならば、

(i) 定義 3-4 の条件 2 を満たさない生成規則の組がつぎにあげるように 8 組存在する。

① ($A_{27} \rightarrow a_{50}$, $A_{49} \rightarrow a_{50}$, $A_{53} \rightarrow a_{50}$, $A_{57} \rightarrow a_{50}$, $A_{60} \rightarrow a_{50}$, $A_{64} \rightarrow a_{50}$, $A_{73} \rightarrow a_{50}$, $A_{79} \rightarrow a_{50}$, $A_{86} \rightarrow a_{50}$, $A_{87} \rightarrow a_{50}$)。

② ($A_{49} \rightarrow a_{51}$, $A_{64} \rightarrow a_{51}$, $A_{73} \rightarrow a_{51}$, $A_{79} \rightarrow a_{51}$, $A_{86} \rightarrow a_{51}$, $A_{87} \rightarrow a_{51}$)。

- ③ ($A_{49} \rightarrow a_{53}, A_{53} \rightarrow a_{53}, A_{57} \rightarrow a_{53}, A_{60} \rightarrow a_{53}, A_{73} \rightarrow a_{53}, A_{87} \rightarrow a_{53}$) \circ
 ④ ($A_{50} \rightarrow a_{57}, A_{73} \rightarrow a_{57}, A_{86} \rightarrow a_{57}$) \circ
 ⑤ ($A_{50} \rightarrow a_{59}, A_{73} \rightarrow a_{59}$) \circ
 ⑥ ($A_{53} \rightarrow a_{61}, A_{73} \rightarrow a_{61}$) \circ
 ⑦ ($A_{57} \rightarrow a_{63}, A_{60} \rightarrow a_{63}$) \circ
 ⑧ ($A_{79} \rightarrow a_{71}, A_{86} \rightarrow a_{71}$) \circ

(ii) 定義 3-4 の条件 4 を満たさない生成規則の組が存在する。

- ① ($A_{24} \rightarrow a_6 a_{76} a_{52} a_{77}, A_{24} \rightarrow a_6 a_{76} a_{52} a_{77} A_{75}$) の組が $P(6)$ に存在する。
 ② (イ) ($A_{30} \rightarrow A_{45}, A_{45} \rightarrow A_{45} a_{74} A_{46}$), (ロ) ($A_{31} \rightarrow a_{10} a_{60}, A_{31} \rightarrow a_{10} a_{60} a_{76} A_{52} a_{77}$), (ハ) ($A_{41} \rightarrow a_{23}, A_{41} \rightarrow a_{23} a_{67}$), (ニ) ($A_{42} \rightarrow a_{30}, A_{42} \rightarrow a_{30} a_{67}$),
 (ホ) ($A_{44} \rightarrow a_{29} a_{60}, A_{44} \rightarrow a_{29} a_{60} a_{76} A_{72} a_{77}$) の 5 組が $P(8)$ に存在する。
 ③ ($A_{65} \rightarrow A_{66}, A_{65} \rightarrow A_{66} a_{74} a_{65}, A_{65} \rightarrow A_{66} a_{74} a_{66}$) の組が $P(15)$ に存在する。

(iii) 定義 3-4 の条件 3 を満たさない生成規則の組が存在する。ただし(i)と重複するものは除く。

- ① ($A_{20} \rightarrow a_{50} a_{81} A_{82}, A_{21} \rightarrow a_{50} a_{81} A_{74}, A_{27} \rightarrow a_{50}, A_{49} \rightarrow a_{50}, A_{53} \rightarrow a_{50}, A_{57} \rightarrow a_{50}, A_{60} \rightarrow a_{50}, A_{64} \rightarrow a_{50}, A_{73} \rightarrow a_{50}, A_{79} \rightarrow a_{50}, A_{86} \rightarrow a_{50}, A_{87} \rightarrow a_{50}$),
 ② ($A_{20} \rightarrow a_{51} a_{81} A_{82}, A_{21} \rightarrow a_{51} a_{81} A_{74}, A_{49} \rightarrow a_{51}, A_{64} \rightarrow a_{51}, A_{73} \rightarrow a_{51}, A_{79} \rightarrow a_{51}, A_{86} \rightarrow a_{51}, A_{87} \rightarrow a_{51}$),
 ③ ($A_{24} \rightarrow a_6 a_{76} a_{52} a_{74} a_{53} a_{77} A_{75}, A_{25} \rightarrow a_7 a_{76} a_{52} a_{74} a_{53} a_{77} A_{75}, A_{49} \rightarrow a_{53}, A_{53} \rightarrow a_{53}, A_{57} \rightarrow a_{53}, A_{60} \rightarrow a_{53}, A_{73} \rightarrow a_{53}, A_{87} \rightarrow a_{53}$),
 ④ ($A_{26} \rightarrow a_{55} a_{76} A_{27} a_{77} a_{81} A_{82}, A_{26} \rightarrow a_{55} a_{76} A_{27} a_{77} a_{81} A_{74}, A_{57} \rightarrow a_{55}$),
 ⑤ ($A_{54} \rightarrow A_{54} a_{74} a_{63}, A_{54} \rightarrow a_{17} a_{63}, A_{60} \rightarrow a_{63}$),
 ⑥ ($A_{50} \rightarrow a_{58} a_{73} a_{57}, A_{73} \rightarrow a_{57}, A_{86} \rightarrow a_{57}$),
 ⑦ ($A_{55} \rightarrow a_{18} a_{61}, A_{73} \rightarrow a_{61}$),
 ⑧ ($A_{50} \rightarrow a_{58} a_{73} a_{59}, A_{73} \rightarrow a_{59}$),
 ⑨ ($A_{46} \rightarrow A_{47} a_{75}, A_{47} \rightarrow A_{48} a_{75} A_{50}, A_{59} \rightarrow a_{75} a_{69} a_{75} A_{60}, A_{59} \rightarrow a_{75} a_{75} A_{60}$,

符号	構 成 要 素	符号	構 成 要 素	符号	構 成 要 素	符号	構 成 要 素
A ₁	〈実行可能プログラム〉	A ₄₉	〈DATA 名〉	A ₉₇	〈L format code〉	a ₃₈	.LE.
A ₂	〈主プログラム〉	A ₅₀	〈DATA〉	A ₉₈	〈A format code〉	a ₃₉	.NE.
A ₃	〈副プログラム〉	A ₅₁	〈型宣言文〉	A ₉₉	〈H format code〉	a ₄₀	F
A ₄	〈SUBROUTINE 副プログラム〉	A ₅₂	〈仮引数並び〉	A ₁₀₀	〈X format code〉	a ₄₁	E
A ₅	〈関数副プログラム〉	A ₅₃	〈仮引数〉	A ₁₀₁	〈ケタ移動子〉	a ₄₂	G
A ₆	〈初期値設定副プログラム〉	A ₅₄	〈DIMENSION 文〉	A ₁₀₂	〈書式仕様要素群〉	a ₄₃	C
A ₇	〈プログラム本体〉	A ₅₅	〈EXTERNAL 文〉	A ₁₀₃	〈論理式埋め込み〉	a ₄₄	I
A ₈	〈プログラム部分〉	A ₅₆	〈形容詞〉	A ₁₀₄	〈算術式埋め込み〉	a ₄₅	L
A ₉	〈宣言部 I〉	A ₅₇	〈型宣言要素〉	A ₁₀₅	〈入出力並び埋め込み I〉	a ₄₆	A
A ₁₀	〈宣言部〉	A ₅₈	〈COMMON 文〉	A ₁₀₆	〈入出力並び埋め込み II〉	a ₄₇	H
A ₁₁	〈初期値設定副プログラム部分〉	A ₅₉	〈COMMON 要素〉	A ₁₀₇	〈書式仕様 I 埋め込み〉	a ₄₈	X
A ₁₂	〈初期値設定副プログラム宣言部〉	A ₆₀	〈ブロック要素〉	a ₁	END	a ₄₉	P
A ₁₃	〈宣言行〉	A ₆₁	〈EQUIVALENCE 文〉	a ₂	BLOCK DATA	a ₅₀	〈変数名〉
A ₁₄	〈実行行〉	A ₆₂	〈EQUIVALENCE 要素〉	a ₃	IF	a ₅₁	〈配列要素名〉
A ₁₅	〈実行文〉	A ₆₃	〈EQUIVALENCE 要素前部〉	a ₄	RETURN	a ₅₂	〈I/O 装置 NO.〉
A ₁₆	〈実行文 I〉	A ₆₄	〈EQUIVALENCE 並び要素〉	a ₅	CONTINUE	a ₅₃	〈配列名〉
A ₁₇	〈論理 IF 文〉	A ₆₅	〈DO 制御部 I〉	a ₆	READ	a ₅₄	〈FORMAT 文 NO.〉
A ₁₈	〈実行文 II〉	A ₆₆	〈DO 制御部 II〉	a ₇	WRITE	a ₅₅	〈文関数名〉
A ₁₉	〈代入文〉	A ₆₇	〈DO 制御部 III〉	a ₈	FORMAT	a ₅₆	〈磁気テープ装置 NO.〉
A ₂₀	〈算術代入文〉	A ₆₈	〈無条件 GO TO 文〉	a ₉	DATA	a ₅₇	〈定数〉
A ₂₁	〈論理代入文〉	A ₆₉	〈計算型 GO TO 文〉	a ₁₀	SUBROUTINE	a ₅₈	〈反復数〉
A ₂₂	〈算術 IF 文〉	A ₇₀	〈割当て型 GO TO 文〉	a ₁₁	FUNCTION	a ₅₉	〈文字定数〉
A ₂₃	〈入出力文〉	A ₇₁	〈文 NO. 並び〉	a ₁₂	INTEGER	a ₆₀	〈サブルーチン名〉
A ₂₄	〈READ 文〉	A ₇₂	〈実引数並び〉	a ₁₃	REAL	a ₆₁	〈外部手続き名〉
A ₂₅	〈WRITE 文〉	A ₇₃	〈実引数〉	a ₁₄	DOUBLE PRECISION	a ₆₂	〈関数名〉
A ₂₆	〈文関数定義行〉	A ₇₄	〈論理式〉	a ₁₅	COMPLEX	a ₆₃	〈配列宣言子〉
A ₂₇	〈変数名並び〉	A ₇₅	〈入出力並び〉	a ₁₆	LOGICAL	a ₆₄	〈端末文 NO.〉
A ₂₈	〈FORMAT 行〉	A ₇₆	〈書式仕様 I〉	a ₁₇	DIMENSION	a ₆₅	〈整定数〉
A ₂₉	〈FORMAT 文〉	A ₇₇	〈論理項〉	a ₁₈	EXTERNAL	a ₆₆	〈整数型変数名〉
A ₃₀	〈DATA 行〉	A ₇₈	〈論理因子〉	a ₁₉	COMMON	a ₆₇	〈8 進数〉
A ₃₁	〈SUBROUTINE 行〉	A ₇₉	〈論理一次子〉	a ₂₀	EQUIVALENCE	a ₆₈	〈文 NO.〉
A ₃₂	〈FUNCTION 行〉	A ₈₀	〈関係式〉	a ₂₁	DO	a ₆₉	〈ブロック名〉
A ₃₃	〈DIMENSION 行〉	A ₈₁	〈関係演算子〉	a ₂₂	GO TO	a ₇₀	〈文字欄〉
A ₃₄	〈型宣言行〉	A ₈₂	〈算術式〉	a ₂₃	STOP	a ₇₁	〈関数の引用〉
A ₃₅	〈COMMON 行〉	A ₈₃	〈符号〉	a ₂₄	ASSIGN	a ₇₂	〈論理定数〉
A ₃₆	〈EQUIVALENCE 行〉	A ₈₄	〈項〉	a ₂₅	TO	a ₇₃	*
A ₃₇	〈EXTERNAL 行〉	A ₈₅	〈因子〉	a ₂₆	REWIND	a ₇₄	,
A ₃₈	〈DO 文〉	A ₈₆	〈一次子〉	a ₂₇	BACKSPACE	a ₇₅	/
A ₃₉	〈GO TO 文〉	A ₈₇	〈入出力並び要素〉	a ₂₈	END FILE	a ₇₆	(
A ₄₀	〈ASSIGN 文〉	A ₈₈	〈DO 型並び〉	a ₂₉	CALL	a ₇₇)
A ₄₁	〈STOP 文〉	A ₈₉	〈書式仕様〉	a ₃₀	PAUSE	a ₇₈	—
A ₄₂	〈PAUSE 文〉	A ₉₀	〈Slash 列〉	a ₃₁	.OR.	a ₇₉	**
A ₄₃	〈補助入出力文〉	A ₉₁	〈書式仕様要素〉	a ₃₂	.AND.	a ₈₀	.
A ₄₄	〈CALL 文〉	A ₉₂	〈F format code〉	a ₃₃	.NOT.	a ₈₁	=
A ₄₅	〈DATA 文〉	A ₉₃	〈E format code〉	a ₃₄	.GT.	a ₈₂	+
A ₄₆	〈DATA 要素〉	A ₉₄	〈G format code〉	a ₃₅	.LT.	a ₈₃	+
A ₄₇	〈DATA 要素前部〉	A ₉₅	〈D format code〉	a ₃₆	.EQ.	a ₈₄	+
A ₄₈	〈DATA 名並び〉	A ₉₆	〈I format code〉	a ₃₇	.GE.		

表 3-2 FORTRAN IV の構成要素

符号	生成規則	符号	生成規則	符号	生成規則	符号	生成規則
P ₁	A ₁ →A ₁ A ₃	P ₆₆	A ₂₄ →A ₆₁ A ₇₆ A ₈₂ A ₇₄ A ₅₄ A ₇₇ A ₇₅	P ₁₃₁	A ₅₇ →A ₅₃	P ₁₉₆	A ₈₃ →A ₈₂
P ₂	A ₁ →A ₂	P ₆₇	A ₂₅ →A ₇₄ A ₈₂ A ₇₇	P ₁₃₂	A ₅₇ →A ₅₅	P ₁₉₇	A ₈₃ →A ₇₈
P ₃	A ₂ →A ₇	P ₆₈	A ₂₅ →A ₇₄ A ₈₂ A ₇₄ A ₅₄ A ₇₇ A ₇₅	P ₁₃₃	A ₅₇ →A ₆₃	P ₁₉₈	A ₈₄ →A ₈₄ A ₇₅ A ₈₅
P ₄	A ₃ →A ₄	P ₆₉	A ₂₅ →A ₇₄ A ₈₂ A ₇₄ A ₅₄ A ₇₇ A ₇₅	P ₁₃₄	A ₅₈ →A ₅₈ A ₅₉	P ₁₉₉	A ₈₄ →A ₈₄ A ₇₅ A ₈₅
P ₅	A ₃ →A ₅	P ₇₀	A ₂₆ →A ₅₅ A ₇₆ A ₂₇ A ₇₇ A ₈₁ A ₈₂	P ₁₃₅	A ₅₈ →A ₅₉ A ₅₉	P ₂₀₀	A ₈₄ →A ₈₅
P ₆	A ₃ →A ₆	P ₇₁	A ₂₆ →A ₅₅ A ₇₆ A ₂₇ A ₇₇ A ₈₁ A ₇₄	P ₁₃₆	A ₅₉ →A ₅₉ A ₇₄ A ₆₀	P ₂₀₁	A ₈₅ →A ₈₅ A ₇₉ A ₈₆
P ₇	A ₄ →A ₃₁ A ₇	P ₇₂	A ₂₇ →A ₂₇ A ₇₄ A ₅₀	P ₁₃₇	A ₅₉ →A ₇₅ A ₆₆ A ₇₅ A ₆₀	P ₂₀₂	A ₈₅ →A ₈₆
P ₈	A ₄ →A ₃₂ A ₇	P ₇₃	A ₂₇ →A ₅₀	P ₁₃₈	A ₅₉ →A ₇₅ A ₇₅ A ₆₀	P ₂₀₃	A ₈₆ →A ₈₇
P ₉	A ₆ →A ₁₁ A ₈₁	P ₇₄	A ₂₈ →A ₅₄ A ₂₉	P ₁₃₉	A ₅₉ →A ₆₀	P ₂₀₄	A ₈₆ →A ₈₀
P ₁₀	A ₇ →A ₈ A ₁	P ₇₅	A ₂₈ →A ₈ A ₇₆ A ₇₆ A ₇₇	P ₁₄₀	A ₆₀ →A ₅₀	P ₂₀₅	A ₈₆ →A ₈₁
P ₁₁	A ₈ →A ₈ A ₁₄	P ₇₆	A ₂₈ →A ₄₅	P ₁₄₁	A ₆₀ →A ₅₃	P ₂₀₆	A ₈₆ →A ₇₁
P ₁₂	A ₈ →A ₈ A ₂₈	P ₇₇	A ₃₁ →A ₁₀ A ₈₀ A ₇₆ A ₅₂ A ₇₇	P ₁₄₂	A ₆₀ →A ₆₃	P ₂₀₇	A ₈₆ →A ₇₆ A ₁₀₄ A ₅₇
P ₁₃	A ₈ →A ₈ A ₃₀	P ₇₈	A ₃₁ →A ₁₀ A ₈₀	P ₁₄₃	A ₆₁ →A ₆₁ A ₇₄ A ₆₂	P ₂₀₈	A ₈₇ →A ₈₀
P ₁₄	A ₈ →A ₈ A ₁₆	P ₇₉	A ₃₂ →A ₁₁ A ₈₂ A ₇₆ A ₅₂ A ₇₇	P ₁₄₄	A ₆₁ →A ₆₀ A ₆₂	P ₂₀₉	A ₈₇ →A ₈₅
P ₁₅	A ₈ →A ₁₀ A ₁₄	P ₈₀	A ₃₂ →A ₅₆ A ₁₁ A ₈₂ A ₇₆ A ₅₂ A ₇₇	P ₁₄₅	A ₆₂ →A ₆₂ A ₇₇	P ₂₁₀	A ₈₇ →A ₈₁
P ₁₆	A ₈ →A ₈ A ₂₈	P ₈₁	A ₃₃ →A ₅₄	P ₁₄₆	A ₆₃ →A ₆₃ A ₇₄ A ₆₄	P ₂₁₁	A ₈₇ →A ₈₈
P ₁₇	A ₉ →A ₉ A ₃₀	P ₈₂	A ₃₄ →A ₅₁	P ₁₄₇	A ₆₃ →A ₇₆ A ₆₄ A ₇₄ A ₆₄	P ₂₁₂	A ₈₈ →A ₇₆ A ₁₁₅ A ₇₄ A ₁₀₆ A ₇₇
P ₁₈	A ₉ →A ₉ A ₂₈	P ₈₃	A ₃₅ →A ₅₈	P ₁₄₈	A ₆₄ →A ₆₀	P ₂₁₃	A ₈₈ →A ₉₀ A ₈₀ A ₉₁
P ₁₉	A ₉ →A ₁₀ A ₂₈	P ₈₄	A ₃₆ →A ₆₁	P ₁₄₉	A ₆₄ →A ₆₁	P ₂₁₄	A ₈₈ →A ₉₈ A ₇₄ A ₉₁
P ₂₀	A ₉ →A ₁₀ A ₃₀	P ₈₅	A ₃₇ →A ₅₅	P ₁₅₀	A ₆₅ →A ₆₆	P ₂₁₅	A ₈₉ →A ₉₁
P ₂₁	A ₉ →A ₁₀ A ₂₈	P ₈₆	A ₃₈ →A ₂₁ A ₆₄ A ₆₅	P ₁₅₁	A ₆₅ →A ₆₆ A ₇₄ A ₆₅	P ₂₁₆	A ₈₉ →A ₉₀ A ₉₁
P ₂₂	A ₉ →A ₂₈	P ₈₇	A ₃₉ →A ₆₈	P ₁₅₂	A ₆₅ →A ₆₆ A ₇₄ A ₆₆	P ₂₁₇	A ₉₀ →A ₇₅
P ₂₃	A ₉ →A ₃₀	P ₈₈	A ₃₉ →A ₆₉	P ₁₅₃	A ₆₆ →A ₆₇ A ₇₄ A ₆₅	P ₂₁₈	A ₉₁ →A ₁₀₂
P ₂₄	A ₉ →A ₂₈	P ₈₉	A ₃₉ →A ₇₉	P ₁₅₄	A ₆₆ →A ₆₇ A ₇₄ A ₆₆	P ₂₁₉	A ₉₁ →A ₆₅ A ₁₀₂
P ₂₅	A ₁₀ →A ₁₀ A ₁₈	P ₉₀	A ₄₀ →A ₂₁ A ₈₈ A ₂₅ A ₆₆	P ₁₅₅	A ₆₇ →A ₆₈ A ₈₁ A ₆₅	P ₂₂₀	A ₉₁ →A ₉₂
P ₂₆	A ₁₀ →A ₁₈	P ₉₁	A ₄₁ →A ₂₃	P ₁₅₆	A ₆₇ →A ₆₈ A ₈₁ A ₆₆	P ₂₂₁	A ₉₁ →A ₉₅
P ₂₇	A ₁₁ →A ₁₁ A ₃₀	P ₉₂	A ₄₁ →A ₂₃ A ₆₇	P ₁₅₇	A ₆₈ →A ₂₂ A ₆₈	P ₂₂₂	A ₉₁ →A ₉₄
P ₂₈	A ₁₁ →A ₁₂ A ₃₀	P ₉₃	A ₄₂ →A ₃₀	P ₁₅₈	A ₆₈ →A ₂₂ A ₇₆ A ₇₁ A ₇₇ A ₇₄ A ₆₆	P ₂₂₃	A ₉₁ →A ₉₅
P ₂₉	A ₁₂ →A ₁₂ A ₁₃	P ₉₄	A ₄₂ →A ₃₀ A ₆₇	P ₁₅₉	A ₇₀ →A ₂₂ A ₆₈ A ₇₄ A ₇₆ A ₇₁ A ₇₇	P ₂₂₄	A ₉₁ →A ₉₆
P ₃₀	A ₁₂ →A ₂	P ₉₅	A ₄₃ →A ₂₈ A ₅₈	P ₁₆₀	A ₇₁ →A ₇₁ A ₇₄ A ₆₈	P ₂₂₅	A ₉₁ →A ₉₇
P ₃₁	A ₁₃ →A ₃₃	P ₉₆	A ₄₃ →A ₂₇ A ₅₈	P ₁₆₁	A ₇₁ →A ₆₈ A ₇₄ A ₆₈	P ₂₂₆	A ₉₁ →A ₉₈
P ₃₂	A ₁₃ →A ₃₄	P ₉₇	A ₄₃ →A ₂₈ A ₅₈	P ₁₆₂	A ₇₂ →A ₇₂ A ₇₄ A ₇₅	P ₂₂₇	A ₉₁ →A ₉₉
P ₃₃	A ₁₃ →A ₃₅	P ₉₈	A ₄₄ →A ₂₉ A ₆₀	P ₁₆₃	A ₇₂ →A ₇₃	P ₂₂₈	A ₉₁ →A ₁₀₀
P ₃₄	A ₁₃ →A ₃₆	P ₉₉	A ₄₄ →A ₂₉ A ₆₀ A ₇₄ A ₇₂ A ₇₇	P ₁₆₄	A ₇₃ →A ₅₇	P ₂₂₉	A ₉₂ →A ₁₀₁ A ₆₅ A ₇₄ A ₆₅ A ₆₅ A ₆₀ A ₁₅
P ₃₅	A ₁₃ →A ₃₇	P ₁₀₀	A ₄₅ →A ₄₅ A ₇₄ A ₄₆	P ₁₆₅	A ₇₃ →A ₅₀	P ₂₃₀	A ₉₂ →A ₁₀₁ A ₆₅ A ₇₄ A ₆₅ A ₆₅ A ₆₀ A ₁₅
P ₃₆	A ₁₄ →A ₁₅	P ₁₀₁	A ₄₅ →A ₅ A ₄₆	P ₁₆₆	A ₇₃ →A ₅₅	P ₂₃₁	A ₉₂ →A ₆₅ A ₇₄ A ₆₅ A ₆₅ A ₆₀ A ₁₅
P ₃₇	A ₁₄ →A ₃₈ A ₁₅	P ₁₀₂	A ₄₅ →A ₁₇ A ₅₅	P ₁₆₇	A ₇₃ →A ₅₁	P ₂₃₂	A ₉₂ →A ₆₅ A ₇₄ A ₆₅ A ₆₅ A ₆₀ A ₁₅
P ₃₈	A ₁₅ →A ₁₆	P ₁₀₃	A ₄₇ →A ₁₇ A ₇₄ A ₅₀	P ₁₆₈	A ₇₃ →A ₆₁	P ₂₃₃	A ₉₃ →A ₁₀₁ A ₆₅ A ₇₄ A ₆₅ A ₆₅ A ₆₀ A ₁₅
P ₃₉	A ₁₅ →A ₁₈	P ₁₀₄	A ₄₇ →A ₄₈ A ₇₄ A ₅₉	P ₁₆₉	A ₇₃ →A ₅₉	P ₂₃₄	A ₉₃ →A ₁₀₁ A ₆₅ A ₇₄ A ₆₅ A ₆₅ A ₆₀ A ₁₅
P ₄₀	A ₁₆ →A ₁₇	P ₁₀₅	A ₄₈ →A ₄₈ A ₇₄ A ₄₉	P ₁₇₀	A ₇₄ →A ₇₄ A ₃₁ A ₇₇	P ₂₃₅	A ₉₃ →A ₆₅ A ₇₄ A ₆₅ A ₆₅ A ₆₀ A ₁₅
P ₄₁	A ₁₆ →A ₃₈	P ₁₀₆	A ₄₈ →A ₄₈	P ₁₇₁	A ₇₄ →A ₇₇	P ₂₃₆	A ₉₃ →A ₆₁ A ₆₅ A ₆₅ A ₆₀ A ₁₅
P ₄₂	A ₁₇ →A ₃₁ A ₇₆ A ₇₄ A ₇₇ A ₁₈	P ₁₀₇	A ₄₉ →A ₅₀	P ₁₇₂	A ₇₅ →A ₇₅ A ₇₄ A ₈₇	P ₂₃₇	A ₉₄ →A ₁₀₁ A ₆₅ A ₇₄ A ₆₅ A ₆₅ A ₆₀ A ₁₅
P ₄₃	A ₁₈ →A ₁₉	P ₁₀₈	A ₄₉ →A ₅₃	P ₁₇₃	A ₇₅ →A ₆₇	P ₂₃₈	A ₉₄ →A ₁₀₁ A ₆₅ A ₇₄ A ₆₅ A ₆₅ A ₆₀ A ₁₅
P ₄₄	A ₁₈ →A ₃₉	P ₁₀₉	A ₄₉ →A ₅₁	P ₁₇₄	A ₇₆ →A ₇₆ A ₈₀	P ₂₃₉	A ₉₄ →A ₆₅ A ₇₄ A ₆₅ A ₆₅ A ₆₀ A ₁₅
P ₄₅	A ₁₈ →A ₂₂	P ₁₁₀	A ₅₀ →A ₅₇	P ₁₇₅	A ₇₆ →A ₆₉	P ₂₄₀	A ₉₄ →A ₆₅ A ₇₄ A ₆₅ A ₆₅ A ₆₀ A ₁₅
P ₄₆	A ₁₈ →A ₄₀	P ₁₁₁	A ₅₀ →A ₅₈ A ₇₅ A ₅₇	P ₁₇₆	A ₇₇ →A ₇₇ A ₃₂ A ₇₈	P ₂₄₁	A ₉₅ →A ₁₀₁ A ₆₅ A ₇₄ A ₆₅ A ₆₅ A ₆₀ A ₁₅
P ₄₇	A ₁₈ →A ₄	P ₁₁₂	A ₅₀ →A ₅₉	P ₁₇₇	A ₇₇ →A ₇₈	P ₂₄₂	A ₉₅ →A ₁₀₁ A ₆₅ A ₇₄ A ₆₅ A ₆₅ A ₆₀ A ₁₅
P ₄₈	A ₁₈ →A ₅	P ₁₁₃	A ₅₀ →A ₅₈ A ₇₅ A ₅₉	P ₁₇₈	A ₇₈ →A ₇₈ A ₃₃ A ₇₉	P ₂₄₃	A ₉₅ →A ₆₅ A ₇₄ A ₆₅ A ₆₅ A ₆₀ A ₁₅
P ₄₉	A ₁₈ →A ₄₁	P ₁₁₄	A ₅₁ →A ₅₁ A ₇₄ A ₅₇	P ₁₇₉	A ₇₈ →A ₇₉	P ₂₄₄	A ₉₅ →A ₆₅ A ₇₄ A ₆₅ A ₆₅ A ₆₀ A ₁₅
P ₅₀	A ₁₈ →A ₄₂	P ₁₁₅	A ₅₁ →A ₅₆ A ₅₇	P ₁₈₀	A ₇₉ →A ₈₀	P ₂₄₅	A ₉₆ →A ₆₅ A ₇₄ A ₆₅ A ₆₅ A ₆₀ A ₁₅
P ₅₁	A ₁₈ →A ₄₃	P ₁₁₆	A ₅₂ →A ₅₂ A ₇₄ A ₅₃	P ₁₈₁	A ₇₉ →A ₇₂	P ₂₄₆	A ₉₆ →A ₆₄ A ₆₅
P ₅₂	A ₁₈ →A ₄₈	P ₁₁₇	A ₅₂ →A ₅₃	P ₁₈₂	A ₇₉ →A ₈₀	P ₂₄₇	A ₉₇ →A ₆₅ A ₇₄ A ₆₅ A ₆₅ A ₆₀ A ₁₅
P ₅₃	A ₁₈ →A ₄₄	P ₁₁₈	A ₅₃ →A ₅₀	P ₁₈₃	A ₇₉ →A ₈₁	P ₂₄₈	A ₉₇ →A ₆₅ A ₇₄ A ₆₅ A ₆₅ A ₆₀ A ₁₅
P ₅₄	A ₁₉ →A ₂₀	P ₁₁₉	A ₅₃ →A ₅₃	P ₁₈₄	A ₇₉ →A ₈₁	P ₂₄₉	A ₉₈ →A ₆₅ A ₇₄ A ₆₅ A ₆₅ A ₆₀ A ₁₅
P ₅₅	A ₁₉ →A ₂₁	P ₁₂₀	A ₅₃ →A ₆₁	P ₁₈₅	A ₇₉ →A ₇₆ A ₁₀₃ A ₇₇	P ₂₅₀	A ₉₈ →A ₆₄ A ₆₅
P ₅₆	A ₂₀ →A ₅₀ A ₈₁ A ₈₂	P ₁₂₁	A ₅₄ →A ₅₄ A ₇₄ A ₆₃	P ₁₈₆	A ₈₀ →A ₈₂ A ₈₁ A ₈₂	P ₂₅₁	A ₉₉ →A ₆₅ A ₇₄ A ₆₅ A ₆₅ A ₆₀ A ₁₅
P ₅₇	A ₂₀ →A ₅₁ A ₈₁ A ₈₂	P ₁₂₂	A ₅₄ →A ₁₇ A ₆₃	P ₁₈₇	A ₈₁ →A ₈₄	P ₂₅₂	A ₁₀₀ →A ₆₅ A ₄₈
P ₅₈	A ₂₁ →A ₅₀ A ₈₁ A ₇₄	P ₁₂₃	A ₅₅ →A ₅₅ A ₇₄ A ₆₁	P ₁₈₈	A ₈₁ →A ₈₅	P ₂₅₃	A ₁₀₁ →A ₆₅ A ₄₉
P ₅₉	A ₂₁ →A ₅₁ A ₈₁ A ₇₄	P ₁₂₄	A ₅₅ →A ₁₈ A ₆₁	P ₁₈₉	A ₈₁ →A ₈₆	P ₂₅₄	A ₁₀₁ →A ₇₈ A ₆₅ A ₈₉
P ₆₀	A ₂₂ →A ₅₃ A ₇₆ A ₈₂ A ₇₇ A ₆₈ A ₇₄ A ₆₈ A ₇₄	P ₁₂₅	A ₅₆ →A ₁₂	P ₁₉₀	A ₈₁ →A ₈₇	P ₂₅₅	A ₁₀₂ →A ₇₆ A ₁₀₇ A ₇₇
P ₆₁	A ₂₃ →A ₂₄	P ₁₂₆	A ₅₆ →A ₁₃	P ₁₉₁	A ₈₁ →A ₈₈	P ₂₅₆	A ₁₀₃ →A ₈₃ A ₇₄ A ₈₄
P ₆₂	A ₂₃ →A ₂₅	P ₁₂₇	A ₅₆ →A ₁₄	P ₁₉₂	A ₈₁ →A ₈₉	P ₂₅₇	A ₁₀₄ →A ₈₃ A ₈₂ A ₈₄
P ₆₃	A ₂₄ →A ₆ A ₇₆ A ₅₂ A ₇₇	P ₁₂₈	A ₅₆ →A ₁₅	P ₁₉₃	A ₈₂ →A ₈₂ A ₈₃ A ₈₄	P ₂₅₈	A ₁₀₅ →A ₈₃ A ₇₅ A ₈₄
P ₆₄	A ₂₄ →A ₆ A ₇₆ A ₅₂ A ₇₇ A ₇₅	P ₁₂₉	A ₅₆ →A ₁₆	P ₁₉₄	A ₈₂ →A ₈₄	P ₂₅₉	A ₁₀₆ →A ₈₃ A ₈₅ A ₈₄
P ₆₅	A ₂₄ →A ₆ A ₇₆ A ₅₂ A ₇₄ A ₅₃ A ₇₇ A ₇₅	P ₁₃₀	A ₅₇ →A ₅₀	P ₁₉₅	A ₈₂ →A ₈₃ A ₈₄	P ₂₆₀	A ₁₀₇ →A ₈₃ A ₇₈ A ₈₄

$$A_{84} \rightarrow A_{84} a_{75} A_{85}, A_{90} \rightarrow a_{75})_0$$

(Ⅲ) 問題点(i)(ii)(iii)に対する解決法

(i)に対しては終端記号 $a_{50}, a_{51}, a_{53}, a_{57}, a_{59}, a_{61}, a_{63}, a_{71}$ に構文解析の前処理として語彙解析ルーチンなどにおいて以下に述べるように適当なコントロール・シンボル ($\#^1, \dots, \#^{10}$) を付加することによって、上記の各終端記号を区別することが可能である。すなわち算術式中で使用される a_{50}, a_{51}, a_{71} は $a_{50} \#^1, a_{51} \#^1, a_{71} \#^1$ 。DATA 文中で使用される $a_{50}, a_{51}, a_{53}, a_{57}, a_{59}$ は $a_{50} \#^2, a_{51} \#^2, a_{53} \#^2, a_{57} \#^2, a_{59} \#^2$ 。以下に同様にして EQUIVALENCE 文中で使用される a_{50}, a_{51} には $\#^3$ ，COMMON 文中で使用される a_{50}, a_{53}, a_{63} には $\#^4$ ，CALL 文中で使用される $a_{50}, a_{51}, a_{53}, a_{57}, a_{59}, a_{61}$ には $\#^5$ ，型宣言行中で使用される a_{50}, a_{53}, a_{60} には $\#^6$ ，READ 文，WRITE 文における入出力並び中で使用される a_{50}, a_{51}, a_{53} には $\#^7$ ，FUNCTION 行または SUBROUTINE 行中で使用される a_{50}, a_{53}, a_{61} には $\#^8$ ，文関数定義行中で使用され算術式または論理式中使用されない a_{50} には $\#^9$ ，論理式中使用され算術式中使用されない a_{50}, a_{51}, a_{71} には $\#^{10}$ を付加することによって各終端記号を区別する。このとき $A_i \rightarrow \alpha, A_j \rightarrow \alpha$ なる生成規則の組は $A_i \rightarrow \alpha \#^l, A_j \rightarrow \alpha \#^m$ ($1 \leq l, m \leq 10, l \neq m$) として構文表に入れる。

(ii)の問題点はつぎのようにして解決できる。

①，② $\neg(\cup)(\cap)(=)(\neq)$ ，③の組が生じた原因は，“入出力並び”の存在する READ 文と存在しないもの，“仮引数”の存在するサブルーチンと存在しないもの，“8進数”を付加した STOP 文，PAUSE 文とそうでないもの，“実引数”の存在する CALL 文と存在しないもの，増分パラメータをもつ DO 文とそうでないものの存在である。この解決策としては後者の型の文に構文解析の前処理として適当なコントロールシンボル ϵ を付加することである。これらはいずれも $A_l \rightarrow u, A_h \rightarrow uv$ なる生成規則の組を $A_l \rightarrow u \epsilon$ ，

$A_h \rightarrow uv$ と書き換えて構文解析を行なうことに相当する。②-(イ)に関しては、 $A_{30} \rightarrow A_{45}$, $A_{45} \rightarrow A_{45}a_{74}A_{46}$, $A_{45} \rightarrow a_9A_{46}$ の生成規則の組を、等価な $A_{30} \rightarrow A_{30}a_{74}A_{46}$, $A_{30} \rightarrow a_9A_{46}$ の組に変更することにより解決できる。

(Ⅲ)の問題点はつぎのように解決できる。

①～⑧までの生成規則の組は(Ⅰ)に対する解決策として示した前処理後はつぎのような組として表現される。

$$\textcircled{1}' (A_{20} \rightarrow a_{50}a_{81}A_{82}, A_{21} \rightarrow a_{50}a_{81}A_{74}, A_{27} \rightarrow a_{50}\#^9, A_{49} \rightarrow a_{50}\#^2, A_{53} \rightarrow a_{50}\#^8, A_{57} \rightarrow a_{50}\#^6, A_{60} \rightarrow a_{50}\#^4, A_{64} \rightarrow a_{50}\#^3, A_{73} \rightarrow a_{50}\#^5, A_{79} \rightarrow a_{50}\#^{10}, A_{86} \rightarrow a_{50}\#^1, A_{87} \rightarrow a_{50}\#^7),$$

$$\textcircled{2}' (A_{20} \rightarrow a_{51}a_{81}A_{82}, A_{21} \rightarrow a_{51}a_{81}A_{74}, A_{49} \rightarrow a_{51}\#^2, A_{64} \rightarrow a_{51}\#^3, A_{73} \rightarrow a_{51}\#^5, A_{79} \rightarrow a_{51}\#^{10}, A_{86} \rightarrow a_{51}\#^1, A_{87} \rightarrow a_{51}\#^7),$$

$$\textcircled{3}' (A_{24} \rightarrow a_6a_{76}a_{52}a_{74}a_{53}a_{77}A_{75}, A_{25} \rightarrow a_7a_{76}a_{52}a_{74}a_{53}a_{77}A_{75}, A_{49} \rightarrow a_{53}\#^2, A_{53} \rightarrow a_{53}\#^8, A_{57} \rightarrow a_{53}\#^6, A_{60} \rightarrow a_{53}\#^4, A_{73} \rightarrow a_{53}\#^5, A_{87} \rightarrow a_{53}\#^7),$$

$$\textcircled{4}' (A_{26} \rightarrow a_{55}\#^9 a_{76}A_{27}a_{77}a_{81}A_{82}, A_{26} \rightarrow a_{55}\#^9 a_{76}A_{27}a_{77}a_{81}A_{74}, A_{57} \rightarrow a_{55}\#^6),$$

$$\textcircled{5}' (A_{54} \rightarrow A_{54}a_{74}a_{63}\#^6, A_{54} \rightarrow a_{17}a_{63}\#^6, A_{60} \rightarrow a_{63}\#^4),$$

$$\textcircled{6}' (A_{50} \rightarrow a_{58}a_{73}a_{57}\#^2, A_{73} \rightarrow a_{57}\#^5, A_{86} \rightarrow a_{57}\#^1),$$

$$\textcircled{7}' (A_{55} \rightarrow a_{18}a_{61}, A_{73} \rightarrow a_{61}\#^5),$$

$$\textcircled{8}' (A_{50} \rightarrow a_{58}a_{73}a_{59}\#^2, A_{73} \rightarrow a_{59}\#^5)。$$

このとき①'～⑧'までの組はもはや定義に反していない。

⑨に関しては $A_{89} \rightarrow A_{89}A_{90}A_{91}$, $A_{89} \rightarrow A_{90}A_{91}$, $A_{90} \rightarrow a_{75}$ の生成規則の組を $A_{89} \rightarrow A_{89}a_{75}A_{91}$, $A_{89} \rightarrow a_{75}A_{91}$ の組に書き換える。

(Ⅳ) (Ⅰ) で与えた文法 G_{F_1} に (Ⅲ) で述べた修正を加えた文法 $G_{F_2} = (V_N', V_T', P', A_1)$ を考えると、 G_{F_2} は rank(26) の正則的順序文法である。ただし $V_N' = V_N$, $V_T' = V_T \cup \{\text{コントロール・シンボル}\}$, P' は P のうち (Ⅱ) でリストしたものを (Ⅲ) のように修正したものである。

(V) (IV) で与えた文法 G_{F_2} をもとにして FORTRAN IV の文法を垂順序文法 G_F で記述するとつぎのようになる。 $G_F = (V_V'', V_I'', P'', A_1)$, $V_V'' = V_V' \cup \{A_{103}, \dots, A_{107}\}$, $V_I'' = V_I' \cup \{a_{83}, a_{84}\} - \{A_{103}, \dots, A_{107}\}$, $P'' = P' \cup \{P_{256}, \dots, P_{260}\}$ 。このとき G_F は rank(27) の垂順序文法である。

(注 3-1)

垂順序文法に対する構文解析においては文中に記号 \vdash と \dashv が存在することが前提となっている。しかし、FORTRAN 原始プログラムにはそのような記号は存在しない。そこで構文解析の前処理として以下の基準にしたがって \vdash と \dashv を挿入する。

1. 論理 IF 文, 算術 IF 文において, IF (<論理式>) <実行文 I>, IF (<算術式>) <文 No.>, <文 No.>, <文 No.> なる記号列中の <論理式>, <算術式> に出現する (の右隣に \vdash ,) の左隣に \dashv を挿入する。
2. 文関数定義文の右辺に出現する (の右隣に \vdash ,) の左隣に \dashv を挿入する。
3. FORMAT 文, FORMAT (<書式仕様 I>) において, <書式仕様 I> 中に出現する (の右隣に \vdash ,) の左隣に \dashv を挿入する。
4. READ 文, WRITE 文中の <入出力並び> の部分に関して, (と, の右隣には \vdash を,) と, の左隣には \dashv を挿入する。ただし整合する一群の括弧と他の一群を区切っている, には挿入しない。すなわち

$(((\dots, \dots), \dots), \dots), ((\dots, \dots), \dots)$ は $(\vdash (\vdash (\vdash \dots \dashv, \vdash \dots \dashv) \dashv, \vdash \dots \dashv) \dashv, \vdash \dots \dashv)$; $(\vdash (\vdash \dots \dashv, \vdash \dots \dashv) \dashv, \vdash \dots \dashv)$ となる。

(注 3-2)

(Ⅲ) で述べた前処理におけるコントロール・シンボル ($\#1, \dots, \#10, \epsilon$) の挿入や注 3-1 における記号 \vdash, \dashv の挿入に関して, 算術文, DATA 文, READ 文などの句識別が前提となっている。このため, 構文解析と一部, 解析が重複するが, 特別なシラブルに注目してステートメントの種類をあらかじめ決定しておかねばならない。また以上述べた前処理部の機能は構文解析部に比してかなり比重の高いものとなるが, このような前処理を施さ

ずに解析法を形式化すれば、解析は non-deterministic になり、逆戻り (backtracking) が生じて、解析速度を著しく低める。しかも本文中で述べたように、前処理を施した結果得られるクラスに対する解析は deterministic であり、 \vdash と \dashv の発見を除いては、部分既約列の情報の使用も、先読みも必要としない簡単な形で形式化できる。

3-5 結 言

本章における考察から FORTRAN IV 文法は亜順序文法で近似できることが明らかになった。

亜順序文法の構文解析法の特徴は他の解析法に比べて構文表、記号表の大きさがかなり小さくなること解析過程が一意であり、解析手順が簡単であることなどである。

また本考察の結果、FORTRAN 文法のもつ欠点もさらに明確になった。すなわち、亜順序文法で FORTRAN 文法を記述するさい、3-4 節 (II) で生じたような問題点は FORTRAN 文法に 3-4 節 (III) で述べたような若干の制限 (例えば算術式の中で算術式を書くことを許すような自己埋め込み性を有する書き換え規則を適用するさいの“(”, “)”と他の“(”, “)”とをあらかじめ区別する)を加えれば解消する。

今後の研究課題は亜順序文法の構文解析法に即した意味づけ法を定式化することである。

第 4 章 結 論

本編では FORTRAN 型の文法構造をもつプログラミング言語を対象としたコンパイラ・コンパイラに関して，作成されるコンパイラの構文解析部に関する研究結果を述べた。

3 章で定義した 亜順序文法はコンパイラ・コンパイラの対象とするプログラミング言語の文法構造のモデルであり，亜順序文法に対する構文解析法はコンパイラ・コンパイラの言語独立部に相当する。構文解析において使用される構文表，記号表および rank 表はコンパイラ・コンパイラに入力される構文情報をもとにして，rank 分け（3 章 3-2 節，定義 3-3），構文表，記号表および rank 表の作成手順（3 章 3-3-1 節，3-3-2 節）によって完成される。

亜順序文法に対する構文解析法の特徴から，作成されるコンパイラの翻訳速度が速くなることが予想されるが，実際にコンパイラ・コンパイラを作成し，既存の FORTRAN コンパイラと比較する問題は今後の研究課題である。

亜順序文法の表現能力に関して他の ALGOL 型のプログラミング言語の文法構造を記述しうる生成文法との関連性は興味ある問題である。

また 亜順序文法のクラスと他の文脈自由文法の部分クラスとの包含関係を調べることも残された研究課題である。

総 結 論

ソフトウェアの信頼性およびソフトウェアの自動作成の問題において、第1編ではプログラム・デバッグの自動化、第2編においてはコンパイラ作成の自動化に関する研究結果を述べた。

本論文で得られた新しい結果および今後の研究課題に関する詳細はすでに各編、各章の結論、結言で示したので、ここでは全体的な結論を述べる。

第1編“プログラム・デバッグの自動化に関する研究”においては、プログラムのデバッグ作業のうち、プログラムの中間計算結果を検査する照合過程の数学的モデルを構成し、計算の中間結果の検査法（第2章）、検査点の設定法（第3章）に関する研究結果を述べ、現状では人間（デバッグ当事者）の仕事として認識されている照合過程における種々の作業が大半は計算機側の仕事として吸収されうることを示した。一方照合作業の前提となる計算の正しい中間結果の認識の問題および照合結果をもとにプログラム中に存在する論理誤りを発見する手法の形式化に関する問題は今後の研究課題として残された。筆者の考えでは計算の正しい中間結果の認識の問題は理論的形式化はかなり困難なものであると考える、すなわちこの問題の解決のためにはデバッグにおける人間の介在が不可欠である。

以上の2章、3章における考察結果に基づいて、照合過程こそデバッグにおける人間と計算機の接点であると考え、照合過程におけるマン・マシン・インタフェースとしてグラフィックディスプレイ装置を使用したデバッグシステムを提案した（第4章）。

本文中に述べたデバッグ・システムは2章、3章における考察結果に基づいて構成されるとともに誤りの検出作業そのものは人間が行なうことを考慮して誤り検出作業を容易にするような計算機の出力表示法の工夫がなされている。またデバッグの作業そのものを消滅させうるプログラムの自動作成の

問題に対する一つの理論的基盤を第5章ではあたえた。

第2編“コンパイラの自動作成に関する研究”においては、ソフトウェアの自動作成の問題において、コンパイラの自動作成を目的とするコンパイラ・コンパイラに関する筆者の研究結果を述べた。

コンパイラ・コンパイラにおいて、現在解決されるべき一つの大きな問題は作成されるコンパイラの翻訳速度の向上の問題であるがこれに関して、筆者はコンパイラ・コンパイラの対象とするプログラミング言語をFORTRAN型の文法構造をもつプログラミング言語に限定することにより、作成されるコンパイラの構文解析部の機能が簡単になることを示した(第3章)。

第1編、第2編を通じて、現在“ソフトウェア危機”という言葉で代表される電子計算機のソフトウェアに関する諸問題のうち、ソフトウェアの信頼性の向上、ソフトウェアの自動作成技術の確立に関する研究結果を述べてきた。

プログラム・デバッグに関しては、その理論的基盤をあたえ、コンパイラ作成の自動化に関しては新しい見地をつけ加えることにより所期の目的を達し得た。今後本論文における理論的成果を現実のプログラミング作業に還元していく努力こそ積極的に研究されるべき課題である。

謝 辞

本研究に関して、直接懇切丁寧なる御指導を戴き、適切な御助言と励ましを戴いた田中幸吉教授に心より御礼申し上げます。

大学院修士および博士課程において、御教示御指導戴いた情報工学科木沢誠教授、藤沢俊男教授、嵩忠雄教授、電気工学科牧本利夫教授、藤沢和男教授、難波進教授、末田正教授、制御工学科辻三郎教授に深甚なる謝意を表します。

また本研究の全過程において終始、適切な御指導と御助言を戴いた豊田順一助教授に心より感謝いたします。

大学院を通じて御教示、御指導戴いた志村正道助教授、都倉信樹助教授、的場進助教授に心より感謝いたします。

本研究を通じ、数々の御教示、御助言を戴いた田中研究室北橋忠宏工学博士、水本雅晴工学博士および田村進一工学博士に心より感謝いたします。

また、修士および博士課程を通じて、ともに研究し励ましあった学友、安部憲広氏、竹内昭浩氏および辻秀一氏らの有益な御助言、御討論に心より感謝いたします。

第1編第5章に関して、有益な御討論と御助言を戴いた大阪府立大学藤田米春（大阪大学）工学博士に感謝いたします。

さらに、筆者の在学中、御討論戴いた田中研究室の方々、とくに第1編の3章における江沢義典氏、浅野哲夫氏の御討論に感謝いたします。また第1編第4章においてプログラミングに御協力戴いた佐埜好英氏、桑原英明氏に感謝い

たします。

第2編において御討論，御協力戴いた現住友金属株式会社遠藤忠光氏に感謝いたします。

博士課程における筆者の研究生活は妻，悦子の理解と協力なしには成立しなかった，ここに感謝の意を表する。

文 献

- [1] 高橋秀俊：ソフトウェア危機，情報処理，Vol. 10, No. 6, PP. 373
～374, Nov. 1969。
- [2] 井上謙蔵：コンパイラ・コンパイラ，産業図書，1970。
- [3] B. Elspas, K. N. Levitt, R. J. Waldinger and A. Waksman:
An Assessment of Techniques for Proving Program Cor-
rectness, Computing Surveys, Vol. 4, No. 2, PP. 97～147,
Jun. 1972。
- [4] 伊藤貴康：プログラムの理論，情報処理，Vol. 11, No. 10, PP. 601
～613, Oct. 1970。
- [5] 初期の研究紹介としては，例えば，五十嵐滋氏による
プログラムの理論(1), bit, Vol. 4, No. 1, PP. 73～77, 1972.
" (2), bit, Vol. 4, No. 2, PP. 145～149, 1972.
" (3), bit, Vol. 4, No. 3, PP. 217～221, 1972.
最近の研究紹介としては，例えば，斉藤信男氏による
ソフトウェアの基礎理論(1), bit, Vol. 4, No. 10, PP. 991～998, 1972.
" (2), bit, Vol. 4, No. 11, PP. 1079～1086, 1972.
" (3), bit, Vol. 4, No. 12, PP. 1172～1179, 1972.
" (4), bit, Vol. 4, No. 13, PP. 1241～1249, 1972.
" (5), bit, Vol. 5, No. 1, PP. 64～71, 1973.
" (完), bit, Vol. 5, No. 2, PP. 149～157, 1973.
- [6] B. W. Boehm: Software and Its Impact: A Quantitative
Assessment, COMPUTOPIA, PP. 16～38, July 1973.
- [7] R. W. Floyd: Assigning Meanings to Programs, Proc.
Amer. Math. Soc. Symposia in Applied Mathematics 19,
PP 19～32, 1967.
- [8] Z. Manna: Properties of Programs and the First-Order

- Predicate Calculus, JACM, Vol. 16, No. 2, PP. 244~255, Apr. 1969.
- [9] Z. Manna: The Correctness of Programs, JCSS 3 PP. 119~127, May 1969.
 - [10] Z. Manna, A. Pnueli: Formalization of Properties of Functional Programs, JACM, Vol. 17, No. 3, PP. 555~569, July 1970.
 - [11] C.A.R. Hoare: An Axiomatic Basis for Computer Programming, CACM, Vol. 12, No. 10, PP. 576~583, 1969.
 - [12] R.M. Burstall: Proving Properties of Programs by Structural induction, The Computer Journal, Vol. 12, No. 1, PP. 41~48, 1969.
 - [13] D. Scott: The Lattice of Flow Diagrams, Symposium on Semantics of Algorithmic Languages, AMS Lec. Notes in Math. 188, Springer-Verlag, PP. 311~366, 1971.
 - [14] Z. Manna, J. Vuillemin: Fixpoint Approach to the Theory of Computation, CACM, Vol. 15, No. 7, PP. 528~536, July 1972.
 - [15] R.W. Weyhrauch, R. Milner: Program Semantics and Correctness in a Mechanized Logic, Proc. USA-JAPAN Computer Conference, PP. 384~392, 1972.
 - [16] R.L. London: Certification of Algorithm 245 [M1] Tree Sort 3: Proof of Algorithms—a New Kind of Certification, CACM, Vol. 13, No. 6, PP. 371~373, 1970.
 - [17] J.A. Robinson: A Machine-oriented Logic Based on the Resolution Principle, JACM, Vol. 12, No. 1, PP. 23~41, Jan. 1965.
 - [18] 落水, 田中, 北橋: プログラムにおける計算的誤りの一検出方法, 情報

- 処理, Vol. 13, No. 2, PP. 89~96, Feb. 1972.
- [19] 落水, 豊田, 田中: プログラム・デバッグの一方式 — ブレイクポイント・ルーチンに関して —, 信学会オートマ研資, AL72-100, Jan. 1973.
 - [20] Z. Manna, R. J. Waldinger: Towards Automatic Program Synthesis, CACM, Vol. 14, No. 3, PP. 151~165, Mar. 1971.
 - [21] E. W. Dijkstra: Notes on Structured Programming, Structural Programming, Academic Pr., PP. 1~82, 1972.
 - [22] J. McCarthy: Towards a Mathematical Science of Computation, Information Processing, Proc. of IFIP Congress 62, PP. 21~28, 1963.
 - [23] J. C. King: Proving Programs to be Correct, IEEE, TRANS. on Computers, Vol. C-20, No. 11, PP. 1331~1336, Nov. 1971.
 - [24] 山本欣子: プログラムのデバッグ, bit, Vol. 2, No. 5, PP. 395~401, 1970.
 - [25] 落水, 北橋, 田中: ある種のプログラム・エラーの検出法, 信学会オートマ研資, A71-100, Jan. 1972.
 - [26] M. Davis (渡辺茂 訳): 計算の理論, 岩波書店, 1966.
 - [27] E. Engeler: Algorithmic Properties of Structures, Math. Syst. Theory, Vol. 1, No. 3, PP. 183~195, 1967.
 - [28] R. M. Karp: A Note on the Application of Graph Theory to Digital Computer Programming, Information and Control 3, PP. 179~190, 1960.
 - [29] A. Lempel, I. Cederbaum: Minimum Feedback Arc and Vertex Sets of a Directed Graph, IEEE, TRANS. on Circuit Theory, Vol. CT-13, No. 4, PP. 399~403, Dec. 1966.

- [30] 落水, 豊田, 田中: プログラム中の論理誤りを検出するシステムの一構成法, 信学論 D, (採録決定).
- [31] W.D. Maurer: On the Definition of the Variables Used and Set by a Computation, Math, Syst. Theory, Vol. 6, No. 1, PP. 86~89, 1972.
- [32] 佐埜, 落水, 豊田, 田中: グラフィックディスプレイ装置を使用したプログラム・デバッグ・システム, 電気関係連大関西支部予稿, 1973.
- [33] R. M. Baecker: Experiments in On-line Graphical Debugging: The Interrogation of Complex Data Structures, Proc. of the Hawaii International Conference on System Sciences, PP. 128~129, 1968.
- [34] C. Green: Application of Theorem Proving to Problem Solving, Proc. of the First International Joint Artificial Intelligence Conf. Washington D.C. PP. 219~239, 1969.
- [35] R. J. Waldinger: PROW: A Step Toward Automatic Program Writing, Proc. of the First International Joint Artificial Intelligence Conf. Washington D. C. PP. 241~252, 1969.
- [36] ノヴィコフ: 記号論理学, 東京図書, 1966.
- [37] 前川守: 自動フロー・チャーティング, 情報処理, Vol. 9, No. 3, PP. 129~136, May 1968.
- [38] 山本征一郎, 山口楠雄: 自動フロー・チャーティング, 情報処理, Vol. 11, No. 12, PP. 711~720, Dec. 1970.
- [39] 広瀬健, 宇都宮公訓, 坂倉正純, 本間典一: FORTRAN型 フローチャート言語 FFL の設計と試作, 情報処理, Vol. 14, No. 7, PP. 502~511, July 1973.
- [40] R. E. Fikes, N. J. Nilson: STRIPS: A New Approach to

- the Application of Theorem Proving to Problem Solving, Artificial Intelligence, Vol. 2, PP. 189~208, 1971.
- [41] S. Ginsburg: Stack Automata and Compiling, JACM, Vol. 14, No. 1, PP. 172~201, Jan. 1967.
 - [42] J. A. Feldman: A Formal Semantics for Computer Languages and its Application in a Compiler-Compiler, CACM, Vol. 9, No. 1, PP. 3~9, Jan. 1966.
 - [43] 萩原宏, 渡辺勝正: Compiler 記述言語: COL, 情報処理, Vol. 9, No. 4, PP. 187~196, July 1968.
 - [44] 萩原宏, 渡辺勝正: COLで書かれた Compiler について, 情報処理, Vol. 10, No. 6, PP. 375~383, Nov. 1969.
 - [45] 落水, 水本, 豊田, 田中: 亜順序文法とその構文解析法, 情報処理, Vol. 14, No. 12, PP. 925~934, Dec. 1973.
 - [46] T. E. Cheatham, K. Sattley: Syntax Directed Compiling, Proc. AFIPS, 1964 SJCC, Vol. 25, PP. 31~57, 1964.
 - [47] B. A. Chartres, J. J. Florentin: A Universal Syntax-Directed Top-Down Analyzer, JACM, Vol. 15, No. 3, PP. 447~464, July 1968.
 - [48] D. E. Knuth: On the Translation of Languages from Left to Right, Information and Control 8, PP. 607~639, 1965.
 - [49] R. W. Floyd: Bounded Context Syntactic Analysis, CACM, Vol. 7, No. 2, PP. 62~67, Feb. 1964.
 - [50] R. W. Floyd: Syntactic Analysis and Operator Precedence, JACM, Vol. 10, No. 3, PP. 316~333, July 1963.
 - [51] 森口繁一: JIS FORTRAN入門上, 下巻, 東京大学出版会, 1969.
 - [52] 浅井清: 順位関数をもつ順位文法, 情報処理, Vol. 12, No. 5, PP. 264~271, 1971.

- [53] 浅井 清：順位関数をもつ順位文法，JAERI-memo 4168，日本原子力研究所，Oct. 1970.
- [54] J. E. Hopcroft, J. D. Ullman : Formal Languages and their Relation to Automata, Addison-Wesley, Reading, Mass, 1969.
- [55] 高須昭輔：コンパイラの構成とその働き，ソフトウェア技術，Vol. 3, No. 3, PP. 223~234, Mar. 1971.