



Title	通信路に生ずるバースト誤りとその誤りを訂正する符号に関する研究
Author(s)	藤原, 値賀人
Citation	大阪大学, 1970, 博士論文
Version Type	VoR
URL	https://hdl.handle.net/11094/2568
rights	
Note	

The University of Osaka Institutional Knowledge Archive : OUKA

<https://ir.library.osaka-u.ac.jp/>

The University of Osaka

通信路に生ずるバースト誤りと
その誤りを訂正する符号に関する研究

1970年1月

藤 原 値 賀 人

通信路に生ずるバースト誤りと
その誤りを訂正する符号に関する研究

1970年1月

藤 原 値 賀 人

内 容 梗 概

本論文は、筆者が大阪大学大学院工学研究科（通信工学専攻）在学中に行なった“通信路に生ずるバースト誤りとその誤りを訂正する符号に関する研究”を6章に分けてまとめたものである。

第1章は緒論であって、バースト誤りおよびバースト誤り訂正符号に関するこれまでの研究のあらましを述べるとともに、本論文の占める位置を明らかにしている。

第2章は発表論文(1), (2), (3)を中心にして、任意長の符号内に生じる任意長のバースト誤りの確率の一般式を示したものである。すなわち、バースト誤りを生じる通信路のモデルとして、実際の通信路にかなり近似しうるGilbertのモデルを用いて母関数を導入することにより確率式誘導の手順を見出し、近似を行なうことなく集中形および分離形のバースト誤りの確率の一般式を導いている。また同時にシミュレーションを行ない両者の一致を確かめ以下の二つの章における解析に利用している。

第3章では発表論文(4), (5)を中心にして実用的なバースト誤り訂正符号の一構成法を示している。すなわち、最も符号構成に自由度を有するFire符号より構成の自由度はやや劣るが、訂正能力、装置の簡単さおよび生成多項式決定の容易さでまさる符号であり、その能力は、冗長数の $1/3$ までの長さの誤りをすべて訂正でき、これを越えてほぼ冗長数の半分までの長さの誤りのほとんどすべてを訂正できるようなものである。

第4章では発表論文(1), (3), (6), (7)を中心にしてバースト誤り訂正方式の効果について述べている。すなわち、信頼度および伝送能率を現実的な立場で定義し、バースト誤り訂正符号の効果について考察し、符号長および訂正

能力が信頼度と伝送能率に重大な影響を与えることを明らかにし、また最適符号長が顕著に存在することを示している。

第5章では発表論文(8)，(9)，(10)を中心にして、従来の畳み込み符号の有する欠点を改善できる符号化法を示している。すなわち、従来の符号化がシフトレジスタを用いているのに対し、フィードバック・シフトレジスタを用いて符号化を行なうことにより確率的に長い拘束長を確保し、復号側での同期引き込みやオーバーフロー後の処理が簡単となる方法を示し、また符号化回路の最適な結線多項式に関する条件を明らかにし、その条件より最適結線多項式を次数12まで求めている。

第6章は結論であって、本論文で得た諸結果を検討し、今後の方向について述べている。

関 連 発 表 論 文

- (1) 藤原，中西，笠原(正)，手塚，笠原(芳)，石田：“バースト誤り訂正符号の最適符号長”，信学会インホメーション理研資(1965-11)。
- (2) 藤原，中西，笠原(正)，手塚，笠原(芳)：“バースト誤りを生ずる通信路に関する二，三の考察”，信学会インホメーション理研資，IT 6.7-33 (1967-09)。
- (3) 藤原，中西，笠原(正)，手塚，笠原(芳)：“バースト誤りを生ずる通信路とその信頼度の改善に関する考察”，信学誌，51-A，8，p.311 (昭43-08)。
- (4) 藤原，笠原(正)，手塚，笠原(芳)：“バースト誤り訂正符号の一構成法”，信学会インホメーション理研資，IT 6.9-04 (1969-04)。

- (5) 藤原, 笠原(正), 手塚, 笠原(芳) : “バースト誤り訂正符号の一構成法”,
信学誌
- (6) 藤原, 中西, 笠原(正), 手塚, 笠原(芳) : “巡回符号の最適符号長に関する一考察”, 信学全大(昭39-11).
- (7) 藤原, 中西, 笠原(正), 手塚, 笠原(芳) : “バースト誤り訂正符号の最適符号長に関する考察”, 信学全大(昭40-11).
- (8) 藤原, 高橋, 笠原(正), 手塚, 笠原(芳) : “Convolutional Codeに関する研究(I)符号化”, 信学全大(昭43-10).
- (9) 高橋, 藤原, 手塚, 笠原(芳) : “Convolutional符号の構成に関する一考察”, 信学会インホメーション理研資, IT68-64(1969-03).
- (10) 藤原, 高橋, 手塚, 笠原(芳) : “フィードバック・シフトレジスタを用いた畳み込み符号の一構成法”, 信学誌投稿中.

通信路に生ずるバースト誤りと その誤りを訂正する符号に関する研究

目 次

第 1 章	緒 論	1
第 2 章	通信路に生ずるバースト誤りの分布	5
2.1	序 言	5
2.2	通信路のモデル	5
2.3	有限長の符号内に生ずるバースト誤りの確率	7
2.3.1	誤りのない場合	8
2.3.2	単一誤りの場合	11
2.3.3	長さ2以上のバースト誤りの場合	13
2.4	シミュレーション	17
2.5	数 値 例	22
2.6	結 言	25
第 3 章	バースト誤りを訂正するブロック符号の一構成法	27
3.1	序 言	27
3.2	符号構成法	29
3.3	符号長および訂正能力	30
3.4	バースト誤りが生ずる通信路のもとでの 訂正可能な符号の割合	42

3.5	結 言	46
第 4 章	バースト誤りを訂正するブロック符号の最適符号長	47
4.1	序 言	47
4.2	信頼度および伝送能率	47
4.3	計 算 結 果	52
4.4	結 言	55
第 5 章	フィードバック・シフトレジスタ	
	を用いた畳み込み符号の一構成法	57
5.1	序 言	57
5.2	符 号 構 成 法	58
5.2.1	シフトレジスタを用いた符号化法	58
5.2.2	フィードバック・シフトレジスタ を用いた符号化法	61
5.3	フィードバック多項式の決定	65
5.3.1	拘束長最大の多項式の決定	65
5.3.2	再一致系列間の距離	69
5.3.3	符号の最小重み	76
5.3.4	最適なフィードバック多項式	76
5.4	拘束長の期待値	78
5.5	結 言	80
第 6 章	結 論	83

謝 辭 85

文 獻 86

付 録 91

第 1 章 緒 論

近年デジタル・データの通信量の増大にともないさまざまな問題が提起されてきたが、その一つは伝送中に雑音の影響によって引き起されるデータの誤りである。データが文章を表わすようなものであれば、たとえ少々誤りにおかされてもその前後の関係から訂正することが可能な場合もあるが、データが金額を表わすような数字情報であるような場合には誤りの影響は重大なものである。

一方、このような誤りの発生は独立的ではなく、バースト誤りとして集中的に発生するという特徴があることが指摘され、1960年にE.N.Gilbertが2状態のマルコフ連鎖を用いた通信路のモデルを提案し⁽¹⁾、実際の通信路にかなり近似させうることを示した。しかし、このようなすぐれたモデルが提案されたにもかかわらず、バースト誤りを生じる通信路を対象としたシステムの解析に必要な、有限長の符号内に生じる有限長のバースト誤りの確率式は示されず、ただわずかにM.Horsteinによって有限長の符号内に全く誤りが生じない確率式が示された⁽²⁾にすぎなかった。

本論文では第2章で母関数を導入することにより確率式誘導の手順を見出し、近似を行なうことなく集中形および分離形のバースト誤りの確率の一般式を見出し^{(3),(4)}、また同時にシミュレーションを行ない⁽⁵⁾両者の一致を確かめている。

1949年、C.E.Shannonは有名な離散的な通信路に関する定理⁽⁶⁾を与え、これを基礎として符号理論は出発したがその流れには大きく分けて二つのものがあつた。その一つは“ブロック符号”と呼ばれ、符号間の拘束に重なりがないものであり、他は“畳み込み符号”と呼ばれ、符号間の拘束が

重なり合った連続的なものである。

ブロック符号については1950年にR.W. Hamming が1ビットの誤りを訂正できる符号を示した⁽⁷⁾ のを発端としてそれ以後種々の誤り訂正符号が示された。1957年にはE. Prange が巡回符号を見出した⁽⁸⁾が、これが以後の符号理論の発展に大なる寄与をしている。すなわち、その後に発表されたブロック符号の大部分は巡回符号であり、Hamming の符号も巡回符号のあるものと等価であることが示された。

ついで1959年にN.M. Abramson⁽⁹⁾およびP. Fire⁽¹⁰⁾らはバースト誤りを訂正できる符号を発表し、バースト誤り訂正符号の研究が始まった。Abramson 符号は符号長が $(2^{2^i} - 1); (i \geq 2)$ で、3ビットまでのバースト誤りを訂正できる最小冗長符号^{*}であり、Fire 符号は任意の長さのバースト誤りを訂正できるような符号構成ができる符号であるが、冗長が有効に使われていない場合が多い。

その後より能率の良い、バースト誤りを訂正するブロック符号が嵩忠雄⁽¹¹⁾, C.M. Melas⁽¹²⁾, S.H. Reiger⁽¹³⁾, J.E. Meggitt⁽¹⁴⁾, B. Elspas およびR.A. Short⁽¹⁵⁾らによって求められた。また1962年には嵩が、符号長511で長さ4ビットまでのバースト誤りを訂正できる最小冗長符号を示し、合わせて符号長が1022以下でバースト誤り訂正能力が4以上の符号の中で最小冗長符号はこれ以外には存在しないことを示した⁽¹⁶⁾。

これらのブロック符号はある長さまでの誤りをすべて訂正し、かつ能率の良いものであるが符号構成の自由度は少ない。一方Fire 符号は符号構成に自由度を有するが冗長が多過ぎる。そこでこのFire 符号の欠点を除くため

* ある符号を構成するのに理論上必要とされる最小数の冗長によって実現される符号をいう。

に生成多項式を変形して冗長数を減少させ、その反面もとの Fire 符号が訂正できるバースト誤りのすべてを訂正できないが、そのほとんどすべてを訂正でき、実質的な能力には殆んど差のないような符号が 1965 年笠原正雄によって示された。⁽¹⁷⁾ このようにある長さまでの誤りのすべてを訂正しないがほとんどすべてを訂正できるような符号については、下記の条件を満足する場合には実用的な面から見て望ましい符号と考えられる。

- (1) 発生確率の大きい短いバースト誤りのすべてを訂正できること。
- (2) 最終的に信頼度を高くすることができること（このためには条件(1)が不可欠である）。
- (3) 符号化および復号装置が簡単であること。
- (4) 冗長が少ないこと。
- (5) 符号構成に自由度を有すること。

本論文では第 3 章でこのような符号、すなわち構成の自由度、冗長の有効な利用、符号生成多項式の決定の容易さおよび装置の簡単さに重点をおいた符号の一構成法^{(18), (19)}を示す。この符号は同じ冗長数の Fire 符号が訂正できる誤りと同じ長さまでの誤りを完全に訂正できるだけでなく、Fire 符号では訂正できない誤りについても、ほぼ冗長数の半分の長さまでの誤りのほとんどすべてを訂正でき、したがって同じ冗長数の Fire 符号より信頼度を高めることができる。また装置は Fire 符号より簡単で、冗長も比較的少なく、符号構成の自由度は Fire 符号にやや劣るがなおかなりの自由度を有するので前述の条件を満足する実用的な符号の一つと考えられる。

これまでに述べたように多くのバースト誤り訂正符号が発表されてきたが、これらの符号を用いればどの程度信頼度が改善されるかという問題や、符号長が信頼度および伝送能率に与える影響および符号長と訂正能力をどのよう

に選べば目的とする信頼度を確保しつつ最も能率の良い伝送を行ないうるかという問題については殆んど解答が与えられていない。しかしこれはバースト誤り訂正符号を採用する場合に重大な問題となるので本論文では第4章においてこれに対する解答を与えている^{(4),(5),(20),(21)}。その結果バースト誤りを訂正するブロック符号を用いて得られる信頼度は“誤り検出自動再送要求方式(ARQ方式)”の一つである“空RQ方式(Idle-RQ方式)⁽²²⁾、^{(23),(24)}”にまさるが、“位置情報を有する空RQ方式⁽²⁵⁾”や“Dual-RQ方式^{(22),(26)}”には劣り、また最適な符号長の存在が顕著であることが明らかになった^{(4),(5)}。

つぎに畳み込み符号は1955年P. Elias⁽²⁷⁾によって提案され、引き続きJ. L. Massey⁽²⁸⁾、J. P. Robinson⁽²⁹⁾およびD. W. Hagelbarger⁽³⁰⁾らによって研究されてきた。畳み込み符号は復号をハードウェアで実行することを目的とした冗長度の比較的小さいもの(冗長度 $\leq 1/2$)と逐次復号法(Sequential Decoding)を適用することを目的とした冗長度の大きなもの(冗長度 $\geq 1/2$)とに分けられる。

逐次復号法を適用する冗長度の大きな畳み込み符号は従来シフトレジスタを用いて符号化されているが、この方法によれば受信側では符号化装置のシフトレジスタの初期値を正しく知っていないと以後の復号が不可能であり、したがって一度同期くずれが生じたり、復号におけるオーバーフロー⁽³¹⁾が生じると正常状態に復帰し難いという欠点がある。

本論文では第5章でこれらの欠点を改善できるフィードバック・シフトレジスタを用いた符号化法を示し、その条件より最適な結線多項式を次数12まで求めている^{(32),(33),(34)}。

第2章 通信路に生ずるバースト誤りの分布

2.1 序 言

通信路に発生する誤りは独立的ではなく、バースト誤りとして集中的に発生することはよく知られている。独立な誤りの発生確率は簡単に数式化できるが、バースト誤りの発生確率の数式化は適当なモデルを必要とする。1960年にE.N. Gilbertはこの必要を満たすべく一つのモデルを提案した⁽¹⁾。このモデルは二つの状態から成るマルコフ連鎖であり、実際の通信路にかなり近似させうることが示された。しかしながらバースト誤りを生じる通信路を対象としたシステムの解析に必要と思われる、任意の有限長の符号内に生じる任意長のバースト誤りの確率の一般式は示されず、わずかにM. Horsteinによって任意の有限長の符号内に全く誤りが生じない確率式が示された⁽²⁾にすぎなかった。

本章では母関数を導入することにより確率式誘導の手順を見出し、近似を行なうことなくバースト誤りの確率の一般式を導いている^{(3),(4)}。また同時にシミュレーションを行ない⁽⁵⁾両者の一致を確かめている。

2.2 通信路のモデル

E.N. Gilbert はバースト誤りを生じる通信路のモデルとして図2.1に示すモデルを提案した⁽¹⁾。ここで P は状態 G (Good State) から状態 B (Bad State) への遷移確率を示す。また逆に p は状態 B から状態 G への遷移確率を示す。なお状態 G では誤りが発生せず、状態 B では確率 $(1-h)$; $(0 \leq h \leq 1)$ で誤ったビットが現われるとする。

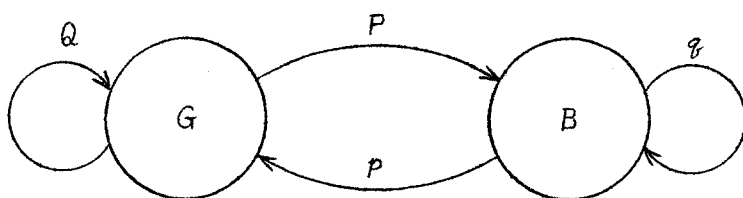


図 2 . 1 通信路のモデル

つぎにこの通信路の平均のビット誤り率を P_b とすると、状態 G の平均長は $1/P$ 、状態 B の平均長は $1/p$ であり、誤りは状態 G では発生せず、状態 B で確率 $(1-h)$ で発生するから

$$P_b = \frac{(1-h) \frac{1}{p}}{\frac{1}{p} + \frac{1}{P}} = \frac{(1-h) P}{p + P} \quad (2.1)$$

と表わされる。またバースト誤りの平均長 \bar{B}' は

$$\bar{B}' = \frac{(1-h)p}{(1-hq)^2} \left\{ h + \frac{1-h}{p^2} \right\} \quad (2.2.a)$$

と表わされる (付録 1 参照)。ビット誤り率、バースト誤りの平均長および誤りのない部分の平均長を測定すれば h 、 P 、 p 、 Q および q を決定できる。

なお、 $h = 0.5$ で $q \cong 1$ の場合にはつぎのようになる。

$$\bar{B}' \cong \frac{1}{p} - 2 \quad (2.2.b)$$

2.3 有限長の符号内に生じるバースト誤りの確率

ここで用いる記号の中で複雑と思われるものを特に表 2.1 に示す.

表 2.1 複雑と思われる記号とその意味
(B_{-1} および G_{-1} は最初の状態の一つ前の状態)
(がそれぞれ B および G であることを示す.)

記 号	意 味
$P(1)$	ある任意の状態が誤っている確率.
$P(0^{i-1}1)$	始めの $(i-1)$ ステップは正しく, i ステップ目が誤っている確率.
$P(G^{i-1}B B_{-1})$	始めの $(i-1)$ ステップは状態 G で あり, i ステップ目が状態 B である 確率.
$P(0^i B_{-1}), P(0^i G_{-1})$	始めの i ステップが正しい確率.
$P\{0^{i-1}B(=0) B_{-1}\}$	始めの $(i-1)$ ステップは正しく, i ステップ目は状態 B であるが誤っ ていない確率.
$P(0^{i-1}1 B_{-1})$	始めの $(i-1)$ ステップは正しく, i ステップ目が誤っている確率.
$P(r^{i-1}1 B_{-1})$	始めの $(i-1)$ ステップはどのような 状態でもよく, i ステップ目が誤っ ている確率.
$P\{G^{i-1}B(=0) G_{-1}\}$	始めの $(i-1)$ ステップは状態 G で あり, i ステップ目は状態 B である が正しい確率.
$P(G^{i-1}1 G_{-1})$	始めの $(i-1)$ ステップは状態 G で, i ステップ目が誤っている確率.
$P(G^i B_{-1}), P(G^i G_{-1})$	始めの i ステップが状態 G である確 率.

2.3.1 誤りのない場合

最初の状態の一つ前の状態が B で、それ以後 n ステップで始めて再び状態 B に戻る条件付確率を f_n とすると

$$\left. \begin{aligned} f_n &= P(G^{n-1} B | B_{-1}) = pQ^{n-2}P \quad ; \quad n \geq 2 \\ f_1 &= q \end{aligned} \right\} \quad (2.3)$$

と表わせ、また f_n の母関数 $F(t)$ はつぎのように表わされる。

$$F(t) = \sum_{n=1}^{\infty} f_n t^n = qt + \frac{pPt^2}{1-Qt} \quad (2.4)$$

つぎに、最初の状態の一つ前の状態が B で、それより n ステップ目の状態が B であり、その n 個の状態の中で全体として m 個の状態 B が現われる条件付確率を $f_n^{(m)}$ とすると

$$f_n^{(m)} \text{ の母関数 } = \sum_{n=m}^{\infty} f_n^{(m)} t^n = [F(t)]^m \quad (2.5)$$

と表わされる⁽¹⁾。また誤りを 1、正しいものを 0 で表わし、長さ n の符号内に誤りが発生しない確率を $P_n(0)$ とすると

$$\begin{aligned} P_n(0) \text{ の母関数 } &= \frac{P}{p+P} [P(0^n | B_{-1}) \text{ の母関数}] \\ &\quad + \frac{p}{p+P} [P(0^n | G_{-1}) \text{ の母関数}] \end{aligned} \quad (2.6)$$

となり、一方

$$\begin{aligned} &P(0^n | B_{-1}) \text{ の母関数} \\ &= [P\{0^{n-1} B (=0) | B_{-1}\} \text{ の母関数}] [P(G^n | B_{-1}) \text{ の母関数}] \end{aligned} \quad (2.7)$$

と表わせる。ここで

$$P\{0^{n-1}B(=0)|B_{-1}\} \text{ の母関数}$$

$$= 1 + \sum_{n=1}^{\infty} \sum_{m=1}^n h^m f_n^{(m)} t^n = \frac{1}{1-hF(t)} \quad (2.8)$$

$$P(G^n|B_{-1}) \text{ の母関数}$$

$$= 1 + \sum_{n=1}^{\infty} pQ^{n-1} t^n = \frac{1+(p-Q)t}{1-Qt} \quad (2.9)$$

となるから

$$P(0^n|B_{-1}) \text{ の母関数}$$

$$= \frac{1}{1-hF(t)} \cdot \frac{1+(p-Q)t}{1-Qt} = \frac{1-Nt}{(1-Jt)(1-Lt)} \quad (2.10)$$

となる。ただし

$$\left. \begin{aligned} J &= \frac{Q+hq + \sqrt{(Q+hq)^2 - 4hN}}{2} \\ L &= \frac{Q+hq - \sqrt{(Q+hq)^2 - 4hN}}{2} \\ N &= Q-p \end{aligned} \right\} \quad (2.11)$$

つぎに

$$P(0^n|G_{-1}) \text{ の母関数} = P(G^n|G_{-1}) \text{ の母関数}$$

$$+ [P\{G^{n-1}B(=0)|G_{-1}\} \text{ の母関数}]$$

$$[P\{0^{n-1}B(=0)|B_{-1}\} \text{ の母関数}]$$

$$[P(G^n|B_{-1}) \text{ の母関数}] \quad (2.12)$$

と表わせ，またつぎの式が成り立つ．

$$P\{G^{n-1}B(=0)|G_{-1}\} \text{ の母関数} \\ = h \sum_{n=1}^{\infty} Q^{n-1} P t^n = \frac{hPt}{1-Qt} \quad (2.13)$$

$$P(G^n|G_{-1}) \text{ の母関数} \\ = 1 + \sum_{n=1}^{\infty} Q^n t^n = \frac{1}{1-Qt} \quad (2.14)$$

式(2.8)，(2.9)，(2.13)および(2.14)を式(2.12)に代入すると

$$P(0^n|G_{-1}) \text{ の母関数} = \frac{1}{1-Qt} \\ + \frac{hPt}{1-Qt} \cdot \frac{1}{1-hF(t)} \cdot \frac{1+(p-Q)t}{1-Qt} \\ = \frac{1-hNt}{(1-Jt)(1-Lt)} \quad (2.15)$$

が得られる．式(2.10)および(2.15)を式(2.6)に代入すると

$$P_n(0) \text{ の母関数} = \frac{p+P-N(hp+P)t}{(p+P)(1-Jt)(1-Lt)} \quad (2.16)$$

となる．したがって $P_n(0)$ は

$$P_n(0) = \frac{1}{(p+P)(J-L)} \{ (p+P)(J^{n+1}-L^{n+1}) \\ - N(hp+P)(J^n-L^n) \} \quad (2.17)$$

となる．

2.3.2 単一誤りの場合

長さ n の符号内で 1 ビットのみが誤る確率を $P_n(1)$ とすると

$$P_n(1) = \sum_{k=1}^n P(0^{k-1} 1) P(0^{n-k} | B_{-1})$$

と表わせ、したがって

$$\begin{aligned} & P_n(1) \text{ の母関数} \\ &= [P(0^{n-1} 1) \text{ の母関数}] [P(0^n | B_{-1}) \text{ の母関数}] \quad (2.18) \end{aligned}$$

となる。一方

$$\begin{aligned} & P(0^{n-1} 1) \text{ の母関数} \\ &= \frac{p}{p+p} [P(0^{n-1} 1 | B_{-1}) \text{ の母関数}] \\ &+ \frac{p}{p+p} [P(0^{n-1} 1 | G_{-1}) \text{ の母関数}] \quad (2.19) \end{aligned}$$

となり、また

$$\begin{aligned} & P(0^{n-1} 1 | B_{-1}) \text{ の母関数} \\ &= \sum_{n=1}^{\infty} \sum_{m=1}^n f_n^{(m)} h^{m-1} (1-h) t^n \\ &= \frac{(1-h) F(t)}{1-hF(t)} = \frac{(1-h) t (q-Nt)}{(1-Jt)(1-Lt)} \quad (2.20) \end{aligned}$$

$P(0^{n-1} 1 | G_{-1})$ の母関数

$$\begin{aligned} &= [P\{G^{n-1} B(=0) | G_{-1}\} \text{ の母関数}] \\ &[P(0^{n-1} 1 | B_{-1}) \text{ の母関数}] \end{aligned}$$

$$+ P(G^{n-1} \mathbf{1} | G_{-1}) \text{ の母関数} \quad (2.21)$$

と表わされる. 一方, 式 (2.13) を用いると

$$P(G^{n-1} \mathbf{1} | G_{-1}) \text{ の母関数} \\ = [P\{G^{n-1} B (=0) | G_{-1}\} \text{ の母関数}] \frac{1-h}{h} \quad (2.22)$$

が得られる. したがって, 式 (2.13), (2.20) および (2.22) を式 (2.21) に代入するとつぎの式が得られる.

$$P(0^{n-1} \mathbf{1} | G_{-1}) \text{ の母関数} = \frac{hPt}{1-Qt} \left\{ \frac{(1-h)F(t)}{1-hF(t)} + \frac{1-h}{h} \right\} \\ = \frac{(1-h)Pt}{(1-Jt)(1-Lt)} \quad (2.23)$$

式 (2.20) および (2.23) を式 (2.19) に代入すると

$$P(0^{n-1} \mathbf{1}) \text{ の母関数} = \frac{(1-h)Pt(1-Nt)}{(p+P)(1-Jt)(1-Lt)} \quad (2.24)$$

さらに式 (2.10) および (2.24) を式 (2.18) に代入すると

$$P_n(1) \text{ の母関数} = \frac{P(1-h)t(1-Nt)^2}{(p+P)(1-Jt)^2(1-Lt)^2} \\ = \frac{P(1-h)t(1-2Nt+N^2t^2)}{(p+P)(J-L)^3} \left\{ J^2 \frac{2JLt+J-3L}{(1-Jt)^2} - L^2 \frac{2LJt+L-3J}{(1-Lt)^2} \right\} \quad (2.25)$$

が得られ, したがって $P_n(1)$ はつぎのようになる.

$$P_n(1) = \frac{P(1-h)}{(p+P)(J-L)^3} [J^{n-1}(J-N) \{ n(J-L)(J-N) - 2J(L-N) \}]$$

$$-L^{n-1}(L-N)\{n(L-J)(L-N)-2L(J-N)\}\}; n \geq 3 \quad (2.26.a)$$

$$P_2(1) = \frac{2P(1-h)(hq+p)}{p+P} \quad (2.26.b)$$

$$P_1(1) = \frac{(1-h)P}{p+P} \quad (2.26.c)$$

2.3.3 長さ2以上のバースト誤りの場合

本章では、単一バースト誤り訂正巡回符号を対象とし、訂正可能な長さ c のバースト誤りをつぎのように定義する。

〔定義2.1〕長さ n の符号の前後を連結して巡回的に考え、その中で連結して誤りのない最大の部分の長さが $(n-c)$ であるとき、残りの長さ c の部分を長さ c のバースト誤りとする。

符号の前後の連結点がバースト誤りの中にある場合を図2.2に示し、これを分離形バースト誤りと呼び、また連結点がバースト誤りの外にある場合を図2.3に示し、これを集中形バースト誤りと呼ぶことにする。なお、図

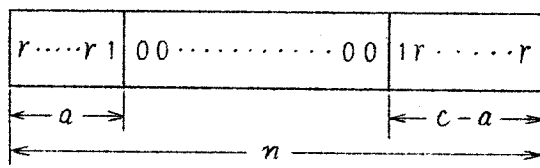


図2.2 長さ n の符号内に発生した長さ c の分離形バースト誤り。

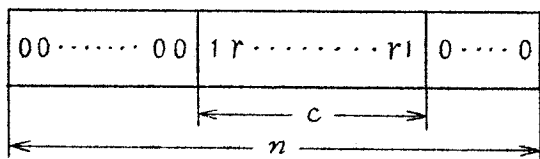


図2.3 長さ n の符号内に発生した長さ c の集中形バースト誤り。

において1は誤りを，0は誤りでないことを， r は誤っていてもいなくてもよいことをそれぞれ示している。

(II) 分離形バースト誤りの場合

分離形バースト誤りの位置は $a = 1$ から $a = c - 1$ までの $(c - 1)$ 種類あり，それぞれの確率は明らかに等しい．この確率を $P_{ns}(c)$ とすると

$$P_{ns}(c) = (c - 1) P(1) P(0^{n-c} 1 | B_{-1}) \quad (2.27)$$

と表わせる．ここで $P(1)$ はビット誤り率 P_b ，すなわち式(2.1)で表わされる．

式(2.20)より $P(0^{n-c} 1 | B_{-1})$ を求め式(2.27)に代入すると

$$P_{ns}(c) = \frac{(1-h)^2 (c-1) P}{(p+P)(J-L)} \{ J^{n-c} (qJ-N) - L^{n-c} (qL-N) \} \quad (2.28)$$

となる．つぎに長さ n の符号内に長さが2から b までの分離形バースト誤りが発生する確率を $F_{ns}(b)$ とすると，式(2.28)より

$$\begin{aligned} F_{ns}(b) &= \sum_{c=2}^b P_{ns}(c) \\ &= \frac{(1-h)^2 P}{(p+P)(J-L)} \left\{ (qJ-N) J^{n-b} \frac{J^b - bJ + b - 1}{(1-J)^2} \right. \\ &\quad \left. - (qL-N) L^{n-b} \frac{L^b - bL + b - 1}{(1-L)^2} \right\} \quad (2.29) \end{aligned}$$

が得られる．

(III) 集中形バースト誤りの場合

長さ n の符号内に長さ c の集中形バースト誤りが発生する確率を $P_{nl}(c)$ とすると

$$P_{nl}(c) = \sum_{k=0}^{n-c} P(0^k 1) P(r^{c-2} 1 | B_{-1}) P(0^{n-c-k} | B_{-1})$$

と表わせる。ただし r はさきに述べたように 0 および 1 のいずれでもよいことを示す。したがって

$$P_{nl}(c) \text{ の母関数 } = [P(0^{n-1} 1) \text{ の母関数}] \\ [P(0^n | B_{-1}) \text{ の母関数}] t^{c-1} P(r^{c-2} 1 | B_{-1}) \quad (2.30)$$

と表わせる。ここで

$$P(r^{n-1} 1 | B_{-1}) \text{ の母関数 } = \sum_{n=1}^{\infty} \sum_{m=1}^n f_n^{(m)} (1-h) t^n \\ = \frac{(1-h) t (q - Nt)}{(1-t)(1-Nt)}$$

となるからつぎの式が得られる。

$$P(r^{c-2} 1 | B_{-1}) = \frac{(1-h)(P + pN^{c-1})}{1-N} \\ = \frac{(1-h)(P + pN^{c-1})}{p+P} \quad (2.31)$$

式(2.10), (2.24) および (2.31) を式(2.30) に代入すると

$$P_{nl}(c) \text{ の母関数 } = \frac{(1-h)^2 P t^c (1-Nt)^2 (P + pN^{c-1})}{(p+P)^2 (1-Jt)^2 (1-Lt)^2} \\ = \frac{(1-h)^2 P (P + pN^{c-1})}{(p+P)^2 (J-L)^3} t^c (1-2Nt + N^2 t^2) \\ \left\{ J^2 \frac{2JLt + J-3L}{(1-Jt)^2} - L^2 \frac{2LJt + L-3J}{(1-Lt)^2} \right\} \quad (2.32)$$

が得られる。したがって

$$P_{nl}(c) = \frac{(1-h)^2 (P + pN^{c-1}) P}{(p+P)^2 (J-L)^3} \{f_1(J, L) - f_1(L, J)\} \quad (2.33)$$

ただし

$$f_1(x, y) = x^{n-c} \left[x^2 \{x(n+1) - y(n+3)\} - 2xN\{xn - y(n+2)\} \right. \\ \left. + N^2\{x(n-1) - y(n+1)\} - c(x-y)(x-N)^2 \right]$$

となる。つぎに長さ n の符号内に長さ 2 から b までの集中形バースト誤りが発生する確率を $F_{nl}(b)$ とすると

$$F_{nl}(b) = \sum_{c=2}^b P_{nl}(c) \\ = \frac{(1-h)^2 P}{(p+P)^2 (J-L)^3} \{f_2(J, L) - f_2(L, J)\} \quad (2.34)$$

ただし

$$f_2(x, y) = x^{n-b} \left\langle \left[x^2 \{x(n+1) - y(n+3)\} - 2xN\{xn - y(n+2)\} \right. \right. \\ \left. \left. + N^2\{x(n-1) - y(n+1)\} \right] \left(P \frac{1-x^{b-1}}{1-x} + pN \frac{x^{b-1} - N^{b-1}}{x-N} \right) \right. \\ \left. - (x-y) \left[P(x-N)^2 \frac{2x^b - x^{b-1} - (b+1)x + b}{(1-x)^2} \right. \right. \\ \left. \left. + pN\{2x^b - x^{b-1}N - (b+1)xN^{b-1} + bN^b\} \right] \right\rangle$$

となる。一方、長さ n の符号内に、長さ b までの単一バースト誤りが発生する確率 $F_n(b)$ は

$$\left. \begin{aligned} F_n(0) &= P_n(0) \\ F_n(1) &= P_n(0) + P_n(1) \\ F_n(b) &= P_n(0) + P_n(1) + F_{ns}(b) + F_{nl}(b) ; b \geq 2 \end{aligned} \right\} \quad (2.35)$$

と表わせるから、式(2.17), (2.26), (2.29)および(2.34)を式(2.35)に代入すれば分布関数 $F_n(b)$ が得られる。

上で導いた式はすべて $0 \leq b$, $c \leq \left[\frac{n+1}{2} \right]$ の範囲で成り立つ。ここで記号 $[\quad]$ はガウスの記号である。

2.4 シミュレーション

バースト誤りを生ずる通信路のモデルとして、2.2で示した Gilbert のモデルを考えると、状態 G が長さ t だけ続く確率 $P_G(t)$ は

$$P_G(t) = \begin{cases} PQ^{t-1} & ; t \geq 1 \\ 0 & ; t \leq 0 \end{cases} \quad (2.36)$$

となり、また状態 B が t だけ続く確率 $P_B(t)$ は

$$P_B(t) = \begin{cases} pq^{t-1} & ; t \geq 1 \\ 0 & ; t \leq 0 \end{cases} \quad (2.37)$$

となる。つぎに

$$Q = e^{-\lambda} \quad (2.38)$$

$$q = e^{-\lambda'} \quad (2.39)$$

とおくと、式(2.36)および(2.37)はそれぞれ

$$P_G(t) = (1 - e^{-\lambda}) e^{-\lambda(t-1)} \quad (2.40)$$

$$P_B(t) = (1 - e^{-\lambda'}) e^{-\lambda'(t-1)} \quad (2.41)$$

となる。

つきに一般に連続な確率密度関数 $f(t)$ に従う乱数を S , $(0, 1)$ の一様乱数を r とすると

$$r = \int_S^{\infty} f(t) dt \quad (2.42)$$

なる関係が成り立つことが知られている。ここで離散的な確率密度関数、式 (2.40) に従う乱数 S を考えると、この乱数 S は $(0, 1)$ の一様乱数 r の一部 r' と 1 対 1 の対応がつけられる。すなわち r' を

$$e^{-\lambda S} < r \leq e^{-\lambda(S-1)} \quad (2.43)$$

なる範囲の r とすると

$$\begin{aligned} r' &= \sum_{t=S}^{\infty} (1 - e^{-\lambda}) e^{-\lambda(t-1)} \\ &= e^{-\lambda(S-1)} \end{aligned} \quad (2.44)$$

なる対応づけができ、この式を変形すると

$$S = 1 - \frac{\log_e r'}{\lambda}$$

が得られる。また式 (2.43) を変形すると

$$S \leq 1 - \frac{\log_e r}{\lambda} < S + 1$$

となり、これより

$$-\frac{\log_e r}{\lambda} < S \leq 1 - \frac{\log_e r}{\lambda} \quad (2.45)$$

が得られるから、幾何分布に従う乱数 S は $(0, 1)$ の一様乱数 r より { 1

$-(\log_e r)/\lambda\}$ を求め、その小数点以下を切り捨てればよいことになる。

ガウスの記号〔 〕を用いると式(2.45)は

$$S = \left[1 - \frac{\log_e r}{\lambda} \right] \quad (2.46)$$

となり、同様に式(2.41)に従う乱数を S' とすると

$$S' = \left[1 - \frac{\log_e r}{\lambda'} \right] \quad (2.47)$$

となる。なおこの幾何乱数 S と $(0, 1)$ の一様乱数 r との $\lambda = 1$ の場合の対応を図2.4に示す。

本論文では $(0, 1)$ の一様乱数として、NEAC-2206のライブラリー・ルーチンの中の乗算型合同式法を用いた。これは $x_{n+1} = kx_n \pmod{M}$ で乱数列 x_0, x_1, x_2, \dots をつくるもので、 $k = 23$ 、 $M = 10^8 + 1$ で8桁の乱数が得られ、周期は5882352である。

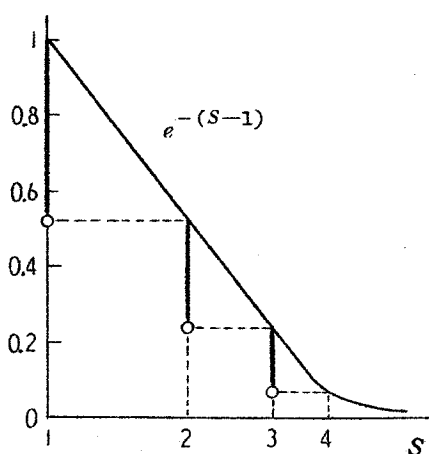


図2.4 一様乱数 r と幾何乱数 S との対応

幾何乱数を発生させる場合、式

(2.46) および(2.47) から

わかるように、 S および S' とも

に $(-\log_e r)$ を共通に用いて発生させられる。したがって $(-\log_e r)$ をあらかじめ磁気テープに記録し、この $(-\log_e r)$ の値から式(2.46)および(2.47)に従って状態 G および B の長さを得る。状態 B において

は確率0.5で各ビットは誤っていると考え*ると、バースト誤りの長さは実際には状態 B の長さより短くなる場合がある。ここで状態 G および B の長さをそれぞれ G_L および B_L で表わし、誤りの生じていない区間の長さを G'_L 、バースト誤りの長さを B'_L で表わすことにする。

シミュレーションにおいて G_L および B_L より G'_L および B'_L を求めるにはつぎのようにする。すなわち、 B_L の両端の誤りのない部分を求めるために2進乱数の0の連を二つ求め、それぞれの長さを E_{L1} および E_{L2} とし、 $B_L > E_{L1} + E_{L2}$ の場合には E_{L1} を前の G_L に加えて G'_L とし、また E_{L2} は後の G_L に加える。この模様を図2.5に示す。

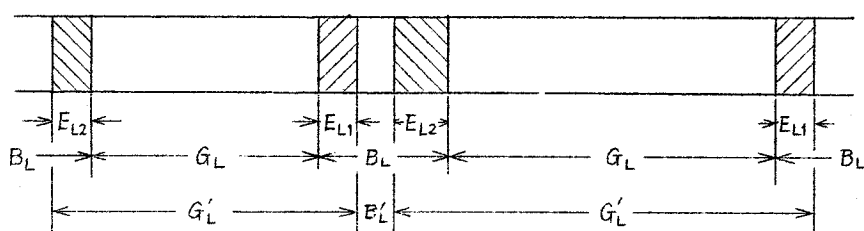


図2.5 $B_L > E_{L1} + E_{L2}$ の場合

また $B_L \leq E_{L1}$ のときは B_L とその前後の G_L を加えたものを新しく G_L とし同様の手順を繰り返す。この模様を図2.6に示す。

つぎに $B_L > E_{L1}$ で $B_L \leq E_{L1} + E_{L2} + 1$ の場合は E_{L1} を前の G_L に加えて G'_L とし、 B_L の後の $(B_L - E_{L1} - 1)$ の部分を後の G_L に加えて G'_L とする。この模様を図2.7に示す。このようにして得られた G'_L および B'_L を交互に磁気テープに記録する。

* 通常符号は0と1とをほぼ等しい割合で含んでいると考えられるのでバースト誤りにおかされた後は各ビットはほぼ確率0.5で誤っていると考えてよい。

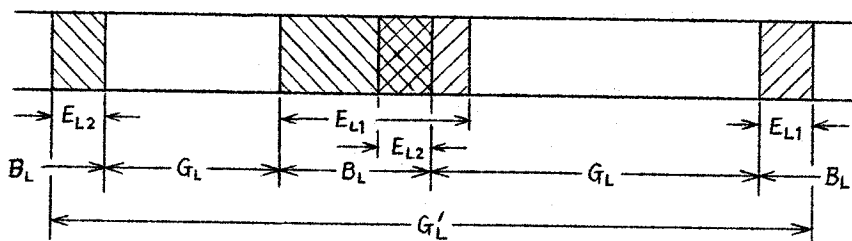


図 2 . 6 $B_L \leq E_{L1}$ の場合

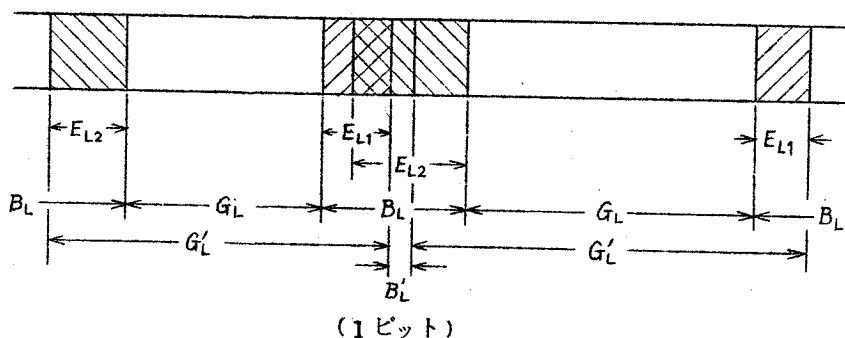


図 2 . 7 $B_L > E_{L1}$ かつ $B_L \leq E_{L1} + E_{L2} + 1$ の場合

シミュレーションの実行に際しては磁気テープに交互にならべて記録された G'_L および B'_L を読み出し、それを端から符号長 n で区切っていって訂正能力を越えた誤りにおかされた符号語の割合を求めるわけであるが、バースト誤りの途中、すなわち B'_L の中で符号の区切りがついた場合は、 B'_L の両端は誤り、すなわち 1 で、他は 0 と 1 とがランダムに現われていると考えられるので、その区切りでは 0 の連が存在し、実際には誤りの長さが短くなっている可能性がある。したがって、それらの 0 の連の長さ E_{L1}' および E_{L2}' をあらかじめ他の磁気テープに記録しておき、 B'_L で符号の区切りがつく毎にそれを利用することにした。この模様を図 2 . 8 に示す。

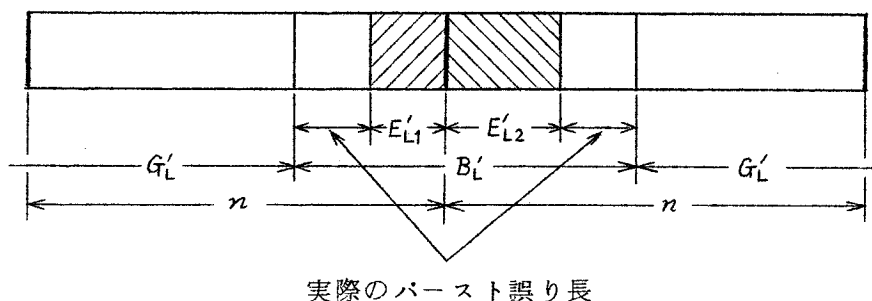


図 2 . 8 バースト誤りの中で符号の区切りがついた場合

2 . 5 数 値 例

ここでは 2 . 3 で導いたバースト誤りの分布関数の計算値とシミュレーションによる値を示す．なおビット誤り率 P_b を 10^{-2} および 10^{-4} とし，状態 B の平均長 \bar{B} を 20 としている*．これらの結果を図 2 . 9 および図 2 . 10 に示す．なお符号には 0 と 1 とが等しく用いられたと仮定し $h = 0.5$ とした．

これらの結果からわかるように，計算値とシミュレーションの結果とがきわめて類似した結果を示し，また分布関数値は符号長の半分程度のバースト誤りのところで飽和に近づいていることが明らかになった．したがって誤り訂正符号には符号長の半分以上の長さの訂正能力をもたせる必要はないと考えられる．

* バースト誤りの平均長に換算するとほぼ 18 となる．

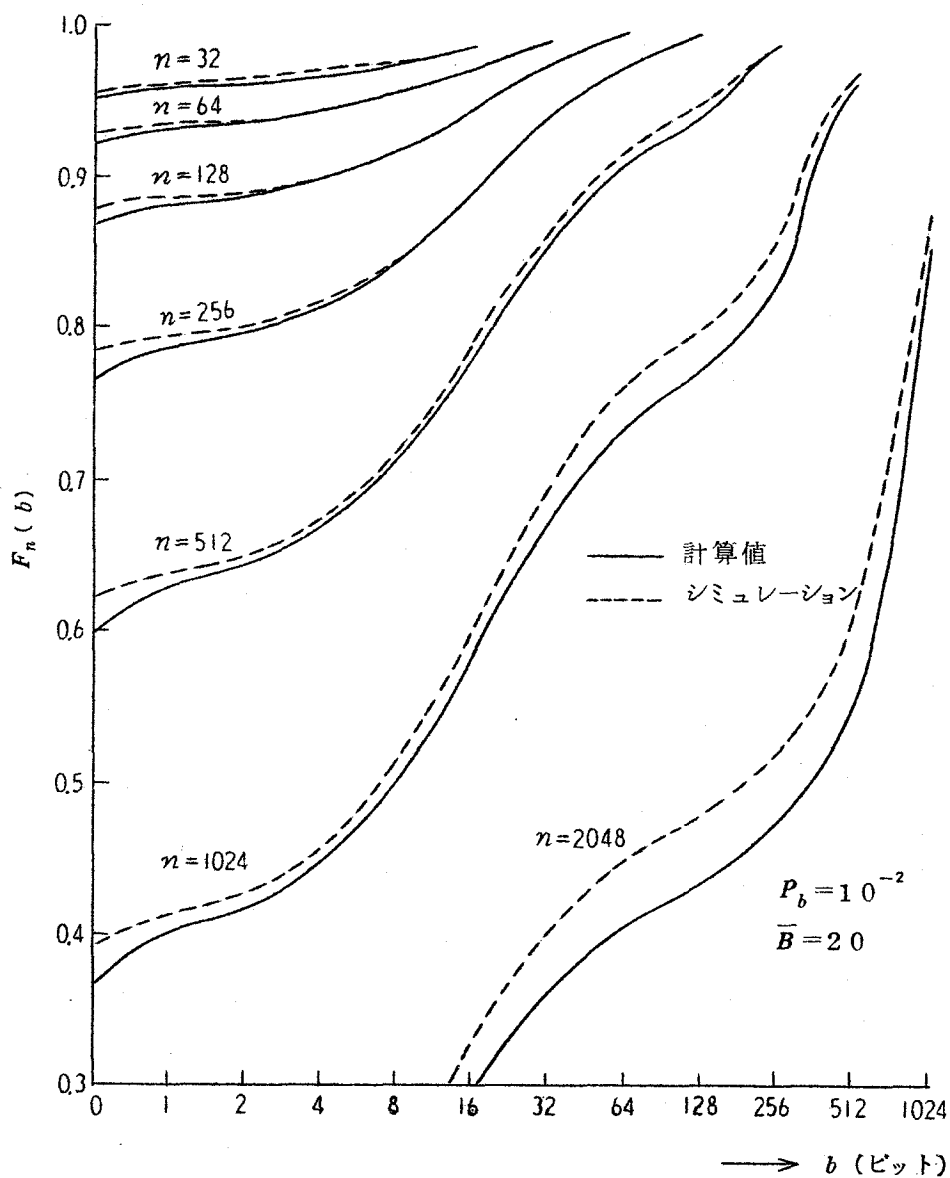


図 2 . 9 単一バースト誤りの分布関数値

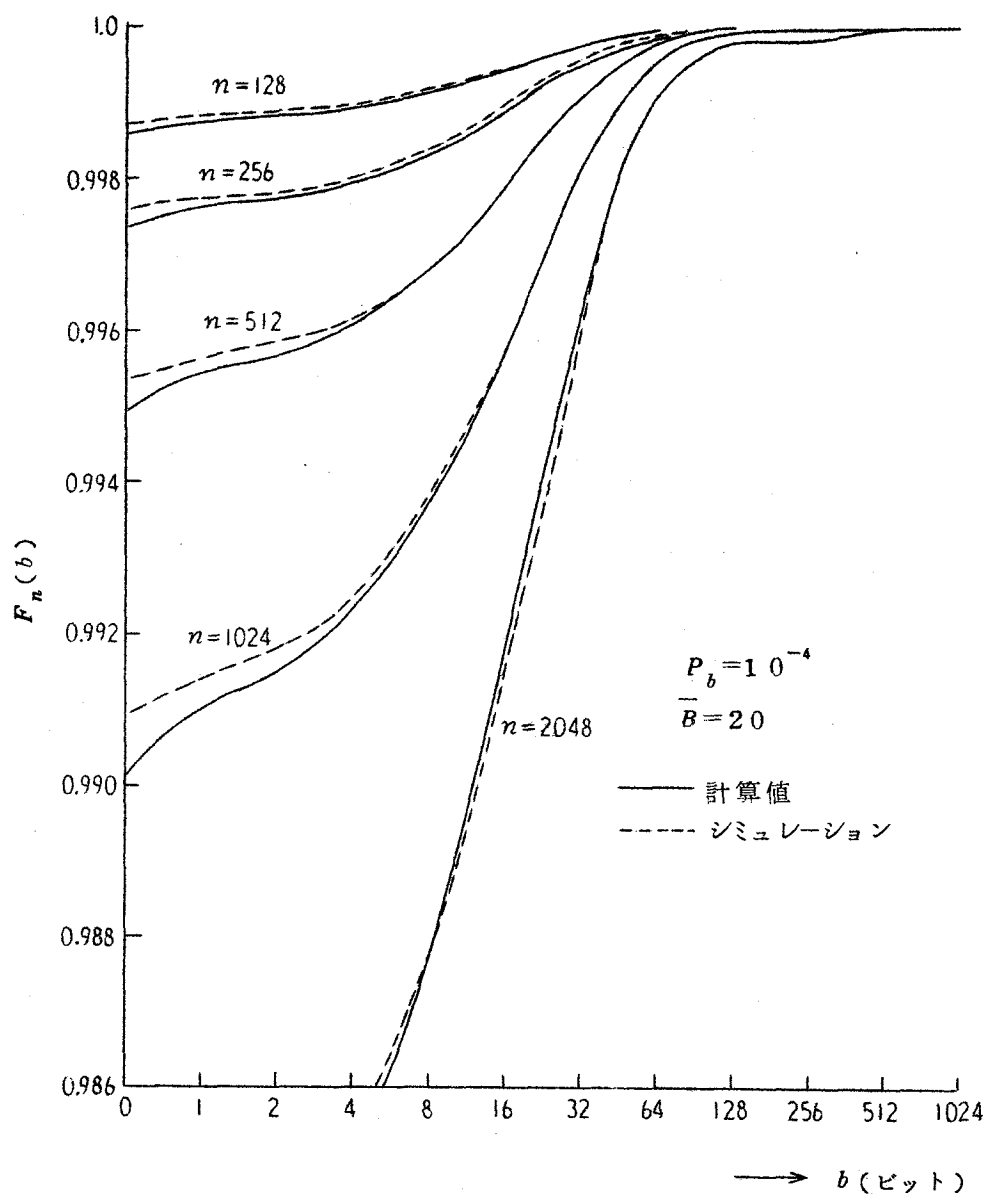


図 2.10 単一バースト誤りの分布関数値

2.6 結 言

本章ではバースト誤りを生じる通信路のモデルとして E.N.Gilbert の提案による 2 状態のマルコフ連鎖を用いたモデル⁽¹⁾ を採用し、任意長の符号内に生じるバースト誤りの確率密度関数および分布関数を導き、また合わせてシミュレーションを行なっている。その結果両者は密接に一致し、両者の妥当性が明らかになった。これらの確率の一般式はバースト誤りを生じる通信路を対象としたシステムの解析に有用であり、本論文では第 3 章および第 4 章で利用している。

第3章 バースト誤りを訂正するブロック符号の一構成法

3.1 序 言

符号長が n ビットで、長さ b ビットまでの単一バースト誤りを訂正できる巡回符号の冗長ビット数を g とすると、 g はつぎの条件

$$g \geq 2b \quad (3.1)^{(16)}$$

$$2^g \geq n 2^{b-1} + 1 \quad (3.2)^{(9)}$$

を同時に満足しなければならないことが知られている。この二つの条件を同時に満足する最小の冗長数 g によって実現される符号を最小冗長符号とよぶが、最小冗長符号は冗長が最も有効に用いられているのですぐれた符号でありその発見が望まれた。1960年、N.M.Abramson は訂正能力 $b=3$ で符号長 $n=2^{2i}-1$; ($i \geq 2$) なる最小冗長符号を見いだし⁽⁹⁾、また1962年には嵩氏が訂正能力 $b=4$ で符号長 $n=511$ なる最小冗長符号を見いだし、同時に $b \geq 4$, $n \leq 1022$ の範囲ではこれ以外には最小冗長符号が存在しないことを示した⁽¹⁶⁾。したがって最小冗長符号はすぐれた符号であるが、その構成における自由度がきわめて低いことがわかる。

一方、1959年 Fire によって示された符号⁽¹⁰⁾ は現在知られている符号の中で、最も自由に符号の構成を行なうことが可能（任意の訂正能力をもつ符号を構成できる。ただし、同時に冗長数および符号長に条件を課すことは困難である）で、また符号化および復号装置も簡単である。しかし Fire 符号は一般には符号長をかなり短縮して用いられることが多く（ある訂正能力を有する Fire 符号を構成すると、その自然長が実用的な符号長より長くなることが多い）、また長さ b ビットまでのバースト誤りを訂正するために

は、少なくともつねに $(3b-1)$ ビット以上の冗長を必要とする⁽¹⁰⁾ ので先の式 (3.2) より見て冗長が有効に利用されていないといえる。

また冗長が比較的少なく、かつ自由度の高い符号として、多重バースト誤りも訂正できる Reed-Solomon 符号⁽³⁵⁾ があるが、この符号は装置が複雑で、単一バースト誤りのみを訂正することを目的とする場合は実用性では不利と思われる。

他方、先に述べた Fire 符号の冗長が多過ぎるという欠点を除くために、Fire 符号の生成多項式を変形して冗長数を減らし、その反面もとの Fire 符号が訂正できるバースト誤りのすべてを訂正できないが、そのほとんどすべてを訂正できるような符号も研究されている。⁽¹⁷⁾ このような符号については、下記の条件を満足する場合には実用的な面から見て望ましい符号と考えられる。

- (i) 発生確率の大きい短いバースト誤りをすべて訂正できること。
- (ii) 最終的に信頼度を高くすることができること（このためには条件(i)が不可欠である）。
- (iii) 符号化および復号装置が簡単であること。
- (iv) 冗長が少ないこと。
- (v) 符号構成に自由度を有すること。

文献 (17) の Fire 符号を変形した符号は上記の条件をかなり満足し有効な符号といえるが、同じ冗長数の Fire 符号が訂正できる長さまでの誤りのすべてを完全には訂正できず、効果的に用いるためには符号長 n および訂正能力 b なるパラメータをそれぞれ $n \geq 1000$ および $b \geq 100$ 程度に選ぶ必要があると思われる。

本論文では構成の自由度、冗長の有効な利用、符号生成多項式の決定の容

易さおよび装置の簡単さに重点をおいた符号の一構成法を示す。この符号は同じ冗長数の Fire 符号が訂正できる誤りと同じ長さまでの誤りを完全に訂正できるだけでなく、Fire 符号では訂正できない誤りについても、ほぼ冗長数の半分の長さまでの誤りのほとんどすべてを訂正できる。例えば冗長数 52 ビットの Fire 符号で訂正できる誤りの長さは 17 ビットであるが、本符号では長さ 22 ビットの誤りまで完全に訂正可能で、長さ 23 ビットの誤りについては 99.8% 以上のものを訂正できる。したがって符号のパラメータ n および b が小さい場合でも有効であり、同じ冗長数の Fire 符号より信頼度を高めることができる。また装置は Fire 符号より簡単で、冗長も比較的少なく、符号構成の自由度は Fire 符号よりやや劣るがなおかなりの自由度を有するので前述の条件を満足する実用的な符号の一つと考えられる。

3.2 符号構成法

符号の生成多項式 $G(X)$ として、ガロア体 $GF(2)$ の上でつぎのものを考える。

$$G(X) = (X^c + 1)(X^{c'} + 1) \quad (3.3)$$

ただし c および c' は素数で、 c' は c より大で c に最も近い素数。

この符号の符号化回路としては従来用いられているものと同様のものを用いればよく、それを図 3.1 に示す。すなわち情報符号に $X^{c+c'}$ を乗じた後 $G(X)$ で割り、その剰余を情報符号の後につけて送り出す。図 3.1 からわかるようにきわめて簡単な回路となる。

この符号は後に示すように、符号長 n は最大 $n = cc'$ までとることができ、冗長ビット数 g は $g = c + c'$ である。また訂正能力は、 $\lfloor (c + c') / 3 \rfloor$

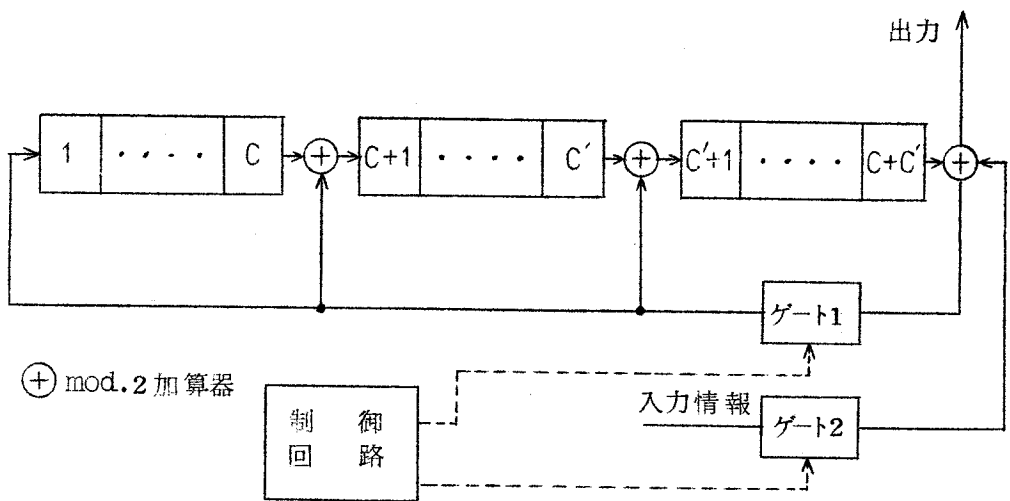


図 3 . 1 符号化回路

(ただし $[\quad]$ はガウス記号) までのバースト誤りをすべて訂正でき、
 $[(c+c')/3] + 1 \leq b \leq c$ なる長さのバースト誤りのすべてまたはほとんどすべてを訂正できる。

つぎに復号回路を図 3 . 2 に示す。復号側では $(X^c + 1)$ および $(X^{c'} + 1)$ なる二つの多項式に相当するフィードバック・シフトレジスタ (以後 $F.S.R.$ と略記する。) をシフトすることにより、誤りのパターンと位置を見い出して訂正する。以後 $(X^c + 1)$ に対応する $F.S.R.$ を $F.S.R. \text{ I}$ 、また $(X^{c'} + 1)$ に対応する $F.S.R.$ を $F.S.R. \text{ II}$ と呼ぶことにする。

3 . 3 符号長および訂正能力

巡回符号の周期の定義によれば、ある多項式 $f(X)$ に対して $X^e - 1 \equiv 0 \pmod{f(X)}$ を満足する最小の e が $f(X)$ の周期である⁽³⁶⁾。また $f(X)$ が

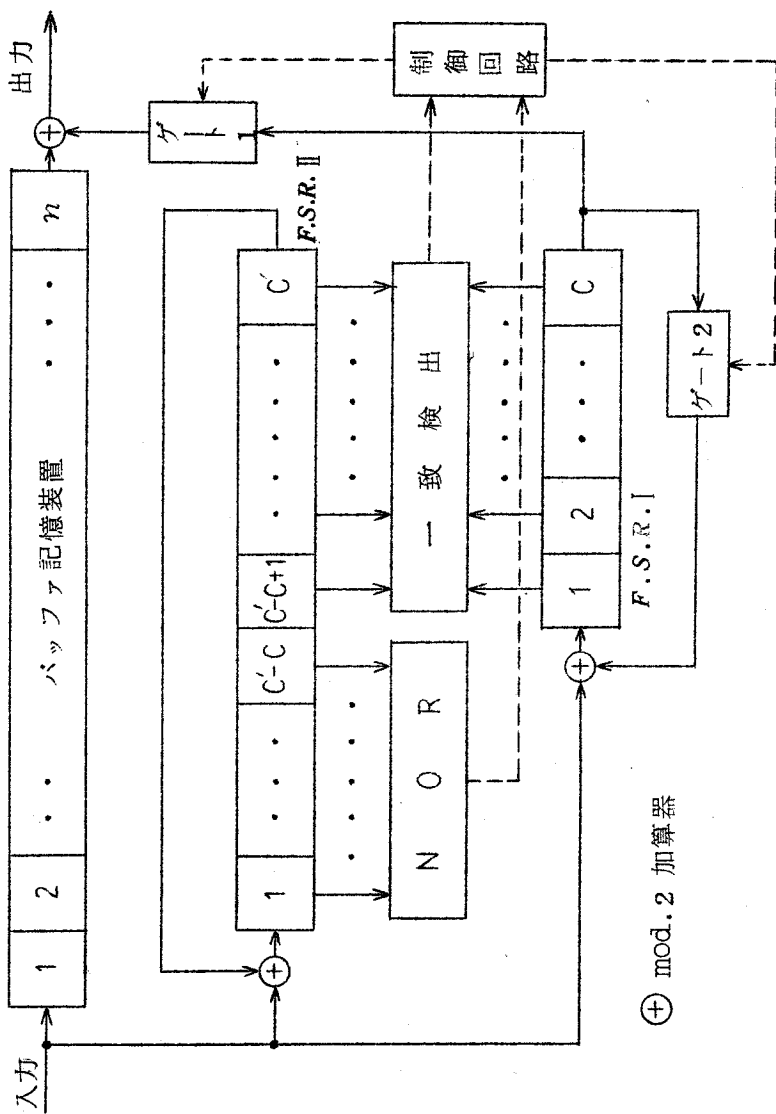


図 3. 2 復 号 回 路

$$f(X) = [f_1(X)]^{\alpha_1} \cdots [f_i(X)]^{\alpha_i} \cdots [f_v(X)]^{\alpha_v} ; \alpha_i \geq 1 \quad (3.4)$$

と素因子分解され、 $f_i(X)$ の周期を e_i とし、 γ_i を

$$2^{\gamma_i-1} < \alpha_i \leq 2^{\gamma_i} \quad (3.5)$$

を満足する整数とすると、 $[f_i(X)]^{\alpha_i}$ の周期は $2^{\gamma_i} e_i$ となる。また $f(X)$ の周期は $2^{\gamma_i} e_i$ ($1 \leq i \leq v$) の最小公倍数

$$e = LCM(2^{\gamma_1} e_1, 2^{\gamma_2} e_2, \dots, 2^{\gamma_v} e_v) \quad (3.6)$$

となる (16), (37)。

つぎに本符号の周期を上の手順により求めるため、 $G(X)$ をつぎのように分解する。

$$G(X) = (X+1)^2 (X^{c-1} + X^{c-2} + \cdots + X+1) (X^{c'-1} + X^{c'-2} + \cdots + X+1) \quad (3.7)$$

式 (3.7) において $(X+1)$ は既約多項式であるが他の二つの項は既約多項式とは限らない。しかしこれら二つの多項式の周期は明らかにそれぞれ c および c' なる素数であるので、つぎのように素因子分解される。

$$\left. \begin{aligned} X^{c-1} + \cdots + X+1 &= g_1(X) \cdots g_i(X) \cdots g_t(X) \\ X^{c'-1} + \cdots + X+1 &= h_1(X) \cdots h_i(X) \cdots h_u(X) \\ g_i(X) &\neq g_j(X) & ; & i \neq j, \quad 1 \leq i, \quad j \leq t \\ h_i(X) &\neq h_j(X) & ; & i \neq j, \quad 1 \leq i, \quad j \leq u \end{aligned} \right\} \quad (3.8)$$

ここで $(X^{c-1} + \dots + X + 1)$ および $(X^{c'-1} + \dots + X + 1)$ の周期がそれぞれ c および c' なる素数であることおよび式 (3.6) より, $g_i(X)$;

$(i=1, \dots, t)$ の周期は c であり, $h_i(X)$; $(i=1, \dots, u)$ の周期は c' となる. 一方 $(X+1)^2$ の周期は 2 であるから, 結局 $G(X)$ の周期は $LCM(2, c, c') = 2cc'$ となる.

しかし, $(X+1)$ を因数にもつような $(c-1)$ 次以下の多項式 $B(X)$ と $G(X)$ との最大公約多項式による $G(X)$ の商 $G'(X)$, すなわち

$$G'(X) = \frac{G(X)}{GCM(G(X), B(X))} = \frac{(X+1)(X^{c-1} + \dots + X + 1)(X^{c'-1} + \dots + X + 1)}{GCM\left(G(X), \frac{B(X)}{X+1}\right)} \quad (3.9)$$

の周期は明らかに cc' となる. したがって本符号の符号長は cc' までとしなければ, 短いバースト誤りでも, $(X+1)$ を因数にもつようなバースト誤りは訂正不能となる. また $B(X) = X^{c-1} + \dots + X + 1$ とすれば

$$G'(X) = (X+1)^2 (X^{c'-1} + \dots + X + 1)$$

となり, この周期は $2c'$ であるからこのパターンの誤りは訂正不能である. したがって本符号は, 符号長 n を $n = cc'$ までとれ, $(c-1)$ 次以下で $B(X) = X^{c-1} + \dots + X + 1$ なるパターン以外のバースト誤りを訂正できる可能性があるということになる. また符号長 n の満足すべき条件が $n \leq cc' < 2cc'$ であるので本符号は擬巡回符号である.

つぎに, 送信符号に $X^i B(X)$ なるバースト誤りが付加され, それを $(X^c + 1)$ および $(X^{c'} + 1)$ で割った場合の商をそれぞれ $Q_i(X)$ および $Q'_i(X)$, 剰余を $R_i(X)$ および $R'_i(X)$ とすると

$$X^i B(X) = Q_i(X)(X^c + 1) + R_i(X) = Q'_i(X)(X^{c'} + 1) + R'_i(X) \quad (3.10)$$

が成り立つ。つぎにこの余りをそれぞれの $F.S.R.$ の中で何回巡回シフトすればバースト誤りのパターン $B(X)$ が得られるかを見るために

$$X^{i+u}B(X) = Q(X)(X^c + 1) + B(X) = Q'(X)(X^{c'} + 1) + B(X) \quad (3.11)$$

を満足する最小の u を求める。いま、式 (3.11) が成り立つためには式 (3.10) より、 $i + u = ct = c't'$ を満足する整数 t および t' が存在しなければならない。これを満足する最小の t および t' は、 c および c' が素数であり、したがって互に素となるので $t = c'$ 、 $t' = c$ となる。よって

$$\left. \begin{aligned} X^{cc'}B(X) &\equiv B(X) \pmod{(X^c - 1)}, \pmod{(X^{c'} - 1)} \\ u &= cc' - i \end{aligned} \right\} \quad (3.12)$$

が得られるので、 $X^iB(X)$ を二つの多項式で割った場合の剰余を $(cc' - i)$ 回巡回シフトすれば、 $F.S.R. \text{ I}$ および $F.S.R. \text{ II}$ の内容は $B(X)$ となって一致し、誤りのパターンと位置を決定できる。本符号は擬巡回符号であるが、このことから $n = cc'$ の場合には、符号の両端にまたがって生じた分離形バースト誤り* も訂正可能である。

しかしながら二つの $F.S.R.$ の内容が、 $(cc' - i)$ 回の巡回シフトの間に $B(X)$ 以外のもので一致するようなことはないという保証はない。仮に実際に生じた誤り $X^iB(X)$ を二つの $F.S.R.$ で除算した後さらに s 回巡回シフトして $B'(X)$ なる $B(X)$ とは異なる他の $(c - 1)$ 次以下の多項式となって一致すれば、すなわち

$$\left. \begin{aligned} X^{s+i}B(X) &\equiv X^{cc'}B'(X) \equiv B'(X) \pmod{(X^c - 1)}, \pmod{(X^{c'} - 1)} \\ s &< cc' - i \end{aligned} \right\} \quad (3.13)$$

* 2.3.3 を参照

となるような $(c-1)$ 次以下の多項式 $B'(X)$ が存在するとすれば、 $X^i B(X)$ なる誤りを $X^{cc'-s} B'(X)$ と見なして“誤った訂正”を行なう場合がある。したがって、このような結果を引き起すパターンの割合が問題となる。

上に述べたことを換言すれば、“ある長さ c ビット以下のパターンの誤りを二つの $F.S.R.$ の低次側につめて挿入し、それを cc' 回シフトすると、二つの $F.S.R.$ の内容は初めて同時に最初のパターンに戻る。しかしその cc' 回の巡回シフトの間で、両者の内容が最初のパターン以外のパターンとなつて一致する場合には、誤った訂正を行なう可能性がある。”ということになる。以下でそのようなパターンの数の上限を決定する。

いま 1, すなわち誤っているビットの数が 1 で、長さが $b (\geq 1)$ の誤りのパターンを考え、その誤っているビットの位置を低次より順に i_0, i_1, \dots, i_{l-1} ($i_0=1, i_{l-1}=b$) とする。図 3.3 に示すようにこれを二つの $F.S.R.$ の低次側につめて挿入し、つぎに図 3.4 に示すように $F.S.R. I$ を $(c-i_j+1)$ 回、また $F.S.R. II$ を $(c'-i_k+1)$ 回 ($1 < i_j, i_k < b$) 巡回シフトした場合に、両者の内容が一致すると仮定する (ただし、 $b \leq c(c'$

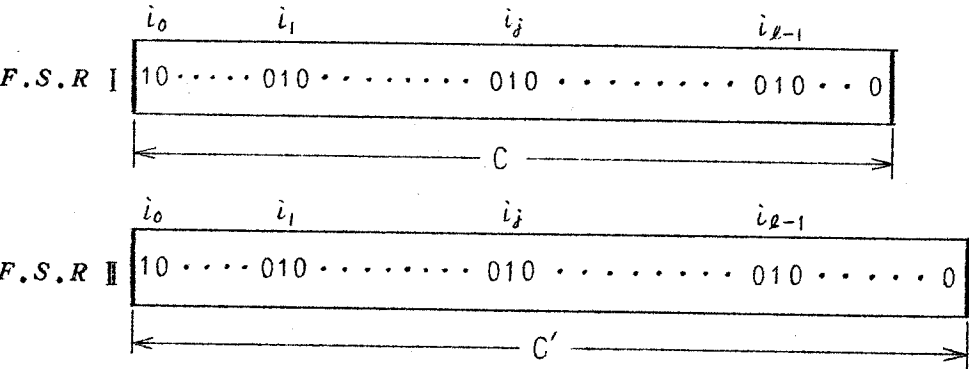


図 3.3 巡回シフト前の $F.S.R.$ の内容

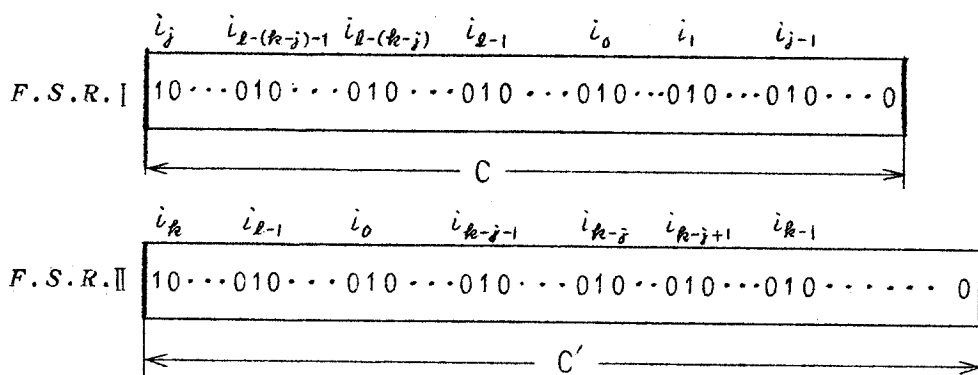


図 3. 4 巡回シフト後の $F.S.R.$ の内容

$+ c')/3$ の場合には両者の内容が一致することはない (付録 2 参照). したがって, このような誤りはさきに述べたように訂正可能である).

いま $k > j$ と仮定すると, 図 3. 4 に示す二つの $F.S.R.$ の内容が一致することから, 二つの $F.S.R.$ の中の相隣り合う 1 の間隔に注目するとつぎの式が成り立つ.

$$i_a - i_{a-1} = i_{a+(k-j)} - i_{a+(k-j)-1}; 1 \leq a \leq l-1 \quad [a \equiv l - (k-j), j \bmod l] \quad (3.14.a)$$

$$i_{l-(k-j)} - i_{l-(k-j)-1} = i_0 - i_{l-1} + c' \quad (3.14.b)$$

$$i_0 - i_{l-1} + c = i_{k-j} - i_{k-j-1} \quad (3.14.c)$$

$$i_j - i_{j-1} = i_k - i_{k-1} + c - c' \quad (3.14.d)$$

ただし添字は $\bmod l$ をとる.

式 (3.14) は一つ以上のいくつかの閉じた式の組み合わせに分けられる.

ここで式 (3.14.b) および (3.14.c) は明らかに同じ組み合わせの中に入るが、前者の値は $i_0 - i_{l-1} + c' = 1 - b + c'$ であり、後者の値は $i_0 - i_{l-1} + c = 1 - b + c$ となって異なっている。したがってこの組み合わせの中には、途中でその値を変える項、すなわち式 (3.14.d) が含まれなければならない、また式 (3.14.c) を含む閉じた式の組み合わせの中の左辺第一項の添字は $0, k-j, 2(k-j), \dots, l-(k-j) \pmod{l}$ なる数列で示すことができる。したがって式 (3.14.d) の左辺第一項の添字 j はこの中に含まれるので

$$j = q(k-j) - pl \quad (3.15)$$

となるような正整数 q および p が存在しなければならない。また同様にして

$$k = r(j-k) - sl \quad (3.16)$$

を満足する正整数 r および s が存在しなければならない。またこれらの閉じた式の組み合わせの中に含まれる式の個数を d とすると、 d はさきの数列の項数に等しいので $d'(k-j) = fl$ を満足するような最小の正整数 d' に等しい。したがって

$$d(k-j) = fl = LCM(k-j, l)$$

となり、これより

$$d = \frac{LCM(k-j, l)}{k-j} = \frac{l}{GCD(k-j, l)} \quad (3.17)$$

となる。したがって式 (3.14) の中の閉じた式の組み合わせの数を e とすると $e = l/d$ となり、各々 d 個の式を含む。この e 個の組み合わせの中の一つは、長さ $(c+1-b)$ の $(i_0 - i_{l-1} + c)$ および $(i_{a(k-j)} - i_{a(k-j)-1}; a = 1, 2, \dots, q-1)^*$ の q 個、長さ $(c'+1-b)$ の $(i_{a\{l-(k-j)\}} -$

* ただし添字は $\text{mod. } l$ をとる。

$i_{a\{1-(k-j)\}-1}$; $a = 1, 2, \dots, r$ の r 個を含む式および式 (3.14. d) の合計 $(q+r+1)$ 個の式から成り、各々の閉じた式の組み合わせの中に含まれる式の個数は d であるからつぎの式が成り立つ。

$$q + r + 1 = d \quad (3.18)$$

一方、残りの $(e-1)$ 個の組み合わせの中における $00 \dots 01$ の連の長さを m_j (≥ 1 ; $j = 1, 2, \dots, e-1$) とすると、すべての $00 \dots 01$ の連の和に第 1 ビットの 1 を加えたものの長さが誤りの長さ b に等しいのでつぎの式が成り立つ。

$$d \sum_{j=1}^{e-1} m_j + r(c' + 1 - b) + q(c + 1 - b) + 1 = b \quad (3.19)$$

式 (3.18) および (3.19) より

$$b = \sum_{j=1}^{e-1} m_j + c' + 1 - \frac{q(c' - c) + c'}{d} \quad (3.20)$$

が得られる。上式を変形すると

$$b - c' - 1 + \frac{q(c' - c) + c'}{d} = \sum_{j=1}^{e-1} m_j \quad (3.21)$$

となるが、 m_j は $00 \dots 01$ の連の長さであるので $m_j \geq 1$ ($j = 1, 2, \dots, e-1$) であるから

$$\sum_{j=1}^{e-1} m_j \geq e - 1$$

でなければならない。したがって

$$b - c' - 1 + \frac{q(c' - c) + c'}{d} \geq e - 1 \quad (3.22)$$

なる条件が満足されなければならない。ここで

$$x = b - c' - 1 + \frac{q(c' - c) + c'}{d} \quad (3.23)$$

とおくと、 x を $(e-1)$ 個の m_j に少なくとも一つ配分する方法の数は ${}_{x-1}C_{e-2}$ となる⁽³⁷⁾。したがってこの場合には、長さ b の訂正不能のパターンの数は ${}_{x-1}C_{e-2}$ となる。

つぎに $j = k$ ($\neq 0$) のときは明らかに二つの $F.S.R.$ の内容が一致することはない。また、 $j > k$ の場合も $k > j$ の場合と同様にすればよく、結局 $j > k$, $j < k$ にかかわらず

$$\left. \begin{aligned} j &= q(k-j) - p'l \\ k &= r(j-k) - s'l \end{aligned} \right\} ; q, r \geq 1 \quad (3.24)$$

と表わせる。ただし p' および s' は正または負の整数である。

つぎに式 (3.20) で得られるバースト誤りの長さ b は整数でなければならないから、 $\{q(c'-c) + c'\}$ は d の整数倍にならなければならない。また $\{q(c'-c) + c'\}$ は奇数であるので、 d は奇数でなければならない。

つぎに

$$a = \text{GCD}(k-j, l)$$

とおくと式 (3.17) より

$$l = ad \quad (3.25)$$

$$k-j = az \quad (3.26)$$

となるような、 d と互に素な整数 z が存在する。また

$$-l+2 \leq k-j \leq l-2 \quad (3.27)$$

なる不等式が成り立ち、式 (3.25), (3.26) および (3.27) より

$$-ad+2 \leq az \leq ad-2$$

が得られ、これより

$$-d + \frac{2}{a} \leq z \leq d - \frac{2}{a} \quad (3.28)$$

が得られる。式 (3.28) より

$$-d + 2 \leq z \leq d - 2 \quad ; \quad a = 1 \quad (3.29.a)$$

$$-d + 1 \leq z \leq d - 1 \quad ; \quad a \geq 2 \quad (3.29.b)$$

が得られ、 $z = 0$ ，すなわち $k = j$ の場合はさきに述べたように考慮しなくともよく、また d と z が互に素であるので、 z は a の値にかかわらず最大 ($2d - 2$) 個の値を取り得る。しかし

$$k - j = m \quad ; \quad 1 \leq m \leq l - 1$$

とすれば

$$m \equiv m - l \pmod{l}$$

$$1 - l \leq m - l \leq -1$$

となるので、上の ($2d - 2$) 個の z の中には同じものが半分含まれて重複しているの、結局最大 $(2d - 2) / 2 = d - 1$ 個の $(k - j)$ の値が可能である。したがって長さ b のバースト誤りで、誤りの位置が (i_0, \dots, i_{l-1}) なるパターンで代表されるものについては、それ自身を含めて最大 $(d - 1)$ 個のパターンの誤りが互に識別不能、したがって訂正不能となる。またこれらの互に識別不能なパターンの長さは式 (3.14) より

$$i_j - i_{j-1} = c - b + 1$$

であるから b となり、すべて等しい。

以上の制限条件にもとづいて計算した訂正不能のパターンの割合、すなわち上限値の、長さ b のバースト誤りのパターンの総数 2^{b-2} に対する割合を $P_u(b)$ とし、これを図 3.5 に示す。

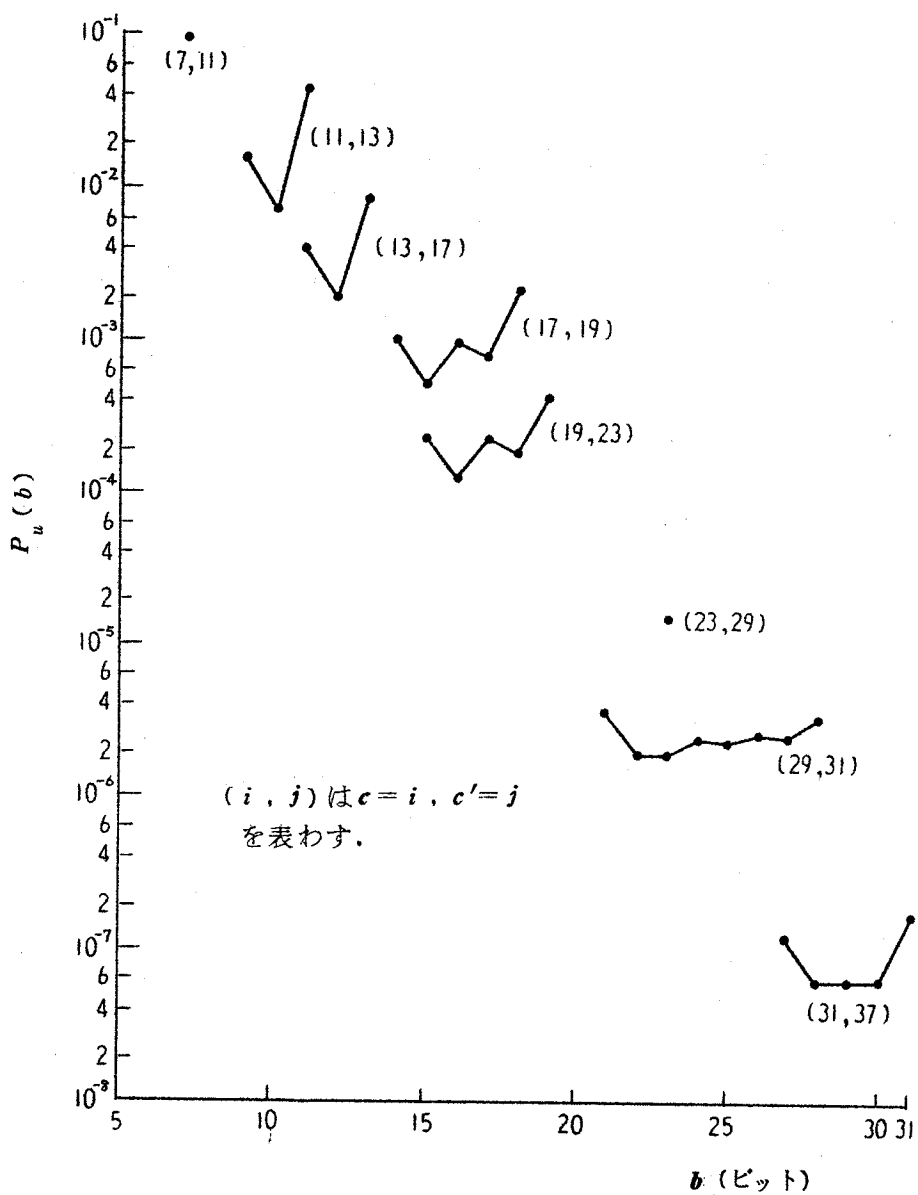


図 3 . 5 誤りの長さと訂正不能割合との関係

図 3. 5 に示すように $c \geq 23$ 程度に選べば、訂正不能のパターンの割合は問題とならず、長さ c までのバースト誤りの殆んどすべてを訂正できるとしてよい。しかし c が小さい場合には誤った訂正の可能性を無視できないので、図 3. 2 に示す復号回路において、 cc' 回のシフトの間に 2 回以上二つの $F.S.R.$ の内容が一致した場合には訂正を行わず、検出する機能を制御回路にもたせることが望ましい。

3. 4 バースト誤りが生ずる通信路のもとでの訂正可能な符号の割合

バースト誤りを生じる通信路を表わす Gilbert のモデル⁽¹⁾ によれば、長さ b の集中型バースト誤り* が長さ n の符号内に生じる確率を $P_{nl}(b)$ とすると、式 (2. 17), (2. 26) および (2. 33) に示されるように

$$P_{nl}(0) = \frac{1}{(p+P)(J-L)} \{ (p+P)(J^{n+1} - L^{n+1}) - N(hp+P)(J^n - L^n) \} \quad (3.30.a)$$

$$P_{nl}(1) = \frac{P(1-h)}{(p+P)(J-L)^3} \left[J^{n-1}(J-N) \{ n(J-L)(J-N) - 2J(L-N) \} - L^{n-1}(L-N) \{ n(L-J)(L-N) - 2L(J-N) \} \right]; n \geq 3 \quad (3.30.b)$$

$$P_{nl}(b) = \frac{(1-h)^2(P+pN^{b-1})P}{(p+P)^2(J-L)^3} \{ f_1(J, L) - f_1(L, J) \}; b \geq 2 \quad (3.30.c)$$

ただし

* 通常符号は短縮された擬巡回符号として用いられることが多く、このような符号は分離形バースト誤りを訂正できないので集中形バースト誤りのみを考える。

$$f_1(x, y) = x^{n-b} \left[x^2 \{ x(n+1) - y(n+3) \} - 2xN \{ xn - y(n+2) \} \right. \\ \left. + N^2 \{ x(n-1) - y(n+1) \} - b(x-y)(x-N)^2 \right] \quad (3.31)$$

であり、したがって長さ b までの集中型バースト誤りが長さ n の符号内に生じる確率を $F_{nl}(b)$ とすると式 (2.34) より

$$F_{nl}(0) = P_{nl}(0) \quad (3.32.a)$$

$$F_{nl}(1) = P_{nl}(0) + P_{nl}(1) \quad (3.32.b)$$

$$F_{nl}(b) = P_{nl}(0) + P_{nl}(1) + \frac{(1-h)^2 P}{(p+P)^2 (J-L)^3} \{ f_2(J, L) - f_2(L, J) \} \\ ; b \geq 2 \quad (3.32.c)$$

ただし

$$f_2(x, y) = x^{n-b} \left\langle \left[x^2 \{ x(n+1) - y(n+3) \} - 2xN \{ xn - y(n+2) \} \right. \right. \\ \left. \left. + N^2 \{ x(n-1) - y(n+1) \} \right] \left(P \frac{1-x^{b-1}}{1-x} + pN \frac{x^{b-1} - N^{b-1}}{x-N} \right) \right. \\ \left. - (x-y) \left[P(x-N)^2 \frac{2x^b - x^{b-1} - (b+1)x + b}{(1-x)^2} \right. \right. \\ \left. \left. + pN \{ 2x^b - x^{b-1}N - (b+1)xN^{b-1} + bN^b \} \right] \right\rangle \quad (3.33)$$

が得られる。

本章で示した符号は図 3.5 からわかるように、 $c \geq 23$ では長さ c ビットまでの誤りはすべて訂正可能としても実質上さしさわりのないで、長さ n の符号が受信側で訂正可能である確率を $P_{cn}(b)$ とすると

$$P_{cn}(b) = F_{nl} \left(\left\lfloor \frac{c+c'}{3} \right\rfloor \right) + \sum_{i=\left\lfloor \frac{c+c'}{3} \right\rfloor + 1}^c P_{nl}(i) \{1 - P_u(i)\} ; c < 23 \quad (3.34.a)$$

$$P_{cn}(b) \cong F_{nl}(c) \quad ; c \geq 23 \quad (3.34.b)$$

と表わされる。ただしこれは $n = cc'$ の場合に成り立ち、 $n < cc'$ の場合は誤った訂正が減少する* ために $P_u(i)$ は小さくなるが、ここでは安全側をとり、3.3で得た $P_u(i)$ をそのまま用いた。

つぎに、長さ b までのバースト誤りを訂正できる、 $(3b-1)$ ビットの冗長をもった、長さ n ビットの Fire 符号を考え、それを用いた場合に得られる訂正可能な符号の割合を $P_{Fcn}(b)$ とすると

$$P_{Fcn}(b) = F_{nl}(b) \quad (3.35)$$

となる。式(3.34)および(3.35)より計算した、冗長度 g/n と、訂正不能となる符号の割合

$$P_{un}(b) = 1 - P_{cn}(b)$$

$$P_{Fun}(b) = 1 - P_{Fcn}(b)$$

との関係を、符号長 n をパラメータとして図3.6に示す。

図3.6より、本符号は同じ冗長度の Fire 符号より訂正不能の割合は小、すなわち訂正可能の割合は大きいことがわかる。なお計算にあたり、ビット誤り率 P_b を 10^{-4} とし、状態 B の平均長 \bar{B} を 10^{**} として行なった。

* 巡回符号において共通のこの性質を利用して構成された擬巡回符がある。(35)

** バースト誤りの平均長 \bar{B}' は(2.2.b)より約8となる。

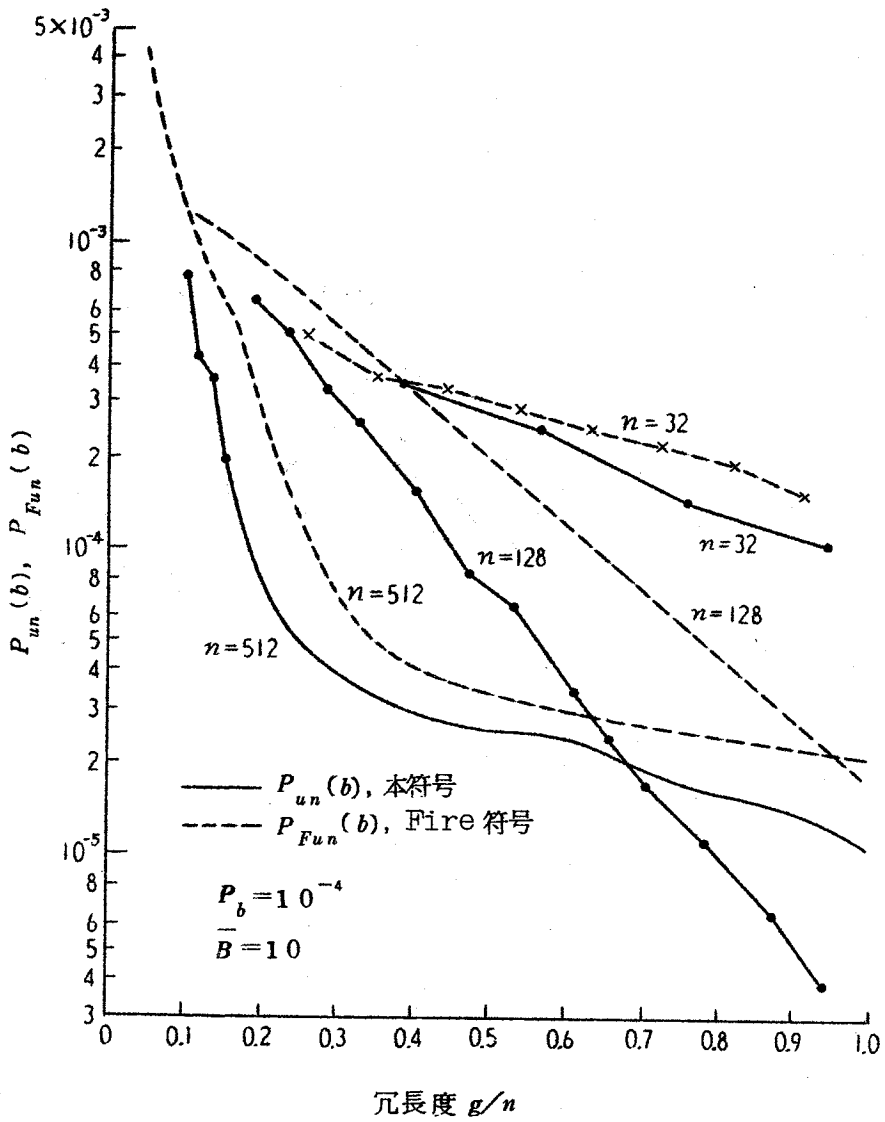


図 3 . 6 冗長度と受信符号が訂正不能となる割合との関係

3.5 結 言

符号の構成にかなり自由度を有し、かつ装置が非常に簡単な単一バースト誤り訂正符号を示し、その訂正能力について解析した。本符号は訂正能力を大、すなわち冗長を大にすると、ほぼ冗長数の半分の長さまでのバースト誤りをほとんどすべて訂正できる。また同じ冗長数の Fire 符号に比べ、実際の訂正能力を大きくできる。ただし、符号を構成する場合、特性多項式 $G(X) = (X^c + 1)(X^{c'} + 1)$ において、 c と c' を素数としなければならないので、符号構成の自由度において Fire 符号に劣るが、素数はその大きさが小さくなるにしたがい存在が密となるので実用上問題ないと思われる。

また素数の探索は比較的容易であるので、大きい訂正能力をもつ符号を簡単に構成できる。この特徴は、データ伝送の速度が上昇し、符号長が大となり、したがって訂正能力を大きくすることが要求される傾向にあるので望ましいものである。

第4章 パースト誤りを訂正するブロック符号の最適符号長

4.1 序 言

第3章で示したパースト誤り訂正符号を含めて多くのパースト誤り訂正符号が Abramson⁽⁹⁾, Fire⁽¹⁰⁾, 嵩^{(11),(16)}, Melas⁽¹²⁾, Meggitt⁽¹⁴⁾, Elspas および Short⁽¹⁵⁾, および笠原⁽¹⁷⁾ らによって示されたが, パースト誤り訂正符号を用いればどれくらい信頼度を改善できるか, あるいは符号長により伝送能率はどのように変化し, また最適な符号長が存在するかという問題については, 情報理論的にも興味があり, しかも重要な意義を有するにもかかわらず殆んど研究されてこなかった. そこで本章では符号として最小冗長符号を仮定し, 信頼度および伝送能率を現実的な立場で定義して, その符号を用いることによる信頼度の改善および符号長による伝送能率の著しい変化と最適符号長の存在を示す.

4.2 信頼度および伝送能率

本章では, 符号はつぎのように構成されているとする. すなわち, 一つの記号を構成する最小構成単位を小ブロック (m ビット) とし, 一つの符号はこの小ブロックをいくつかまとめて, それに検査ビット (g ビット) を付加し, 全体として単一パースト誤り訂正符号を構成する. これを大ブロックと呼び, 大ブロック長 n は小ブロック長 m の整数倍になるよう g を選ぶものとする. またこの符号は長さ b までの単一パースト誤りを訂正できるが, b 以上の長さのパースト誤りにおかされた符号は全く他の符号となる^{*} か, ある

* 通常このような全く他の符号になってしまうものが訂正能力を越えた誤りにおかされたものの中で占める割合は $1/(n2^{b-1}+1)$ である.

いは正しく復号されず，誤りを受ける前とは全く異なった他の符号に復号される*（これを“誤った訂正”と呼ぶ）ような理想的な単一バースト誤り訂正符号とする．するとこれらの n ， g および b の間にはつぎの関係が成り立つ⁽⁹⁾．

$$n 2^{b-1} + 1 = 2^g \quad (4.1)^{(9)}$$

したがって $2^g \gg 1$ のときには

$$g \cong b - 1 + \log_2 n \quad (4.2)$$

が成り立つ．

つぎに従来のようにビット誤りでなく，記号を構成する最小構成単位，すなわち小ブロックの誤りに着目して信頼度を定義する．

〔定義 4.1〕バースト誤り訂正方式の信頼度を，受信した情報に関する小ブロックの総数に対する，復号後誤っていない情報に関する小ブロックの総数の割合とする．

さきに述べた“誤った訂正”によりさらに付加される誤りのパターンは訂正可能な誤りのパターンの中の一つになり，それはどのパターンについても等しい割合で行なわれると考えられる⁽³⁸⁾．この復号側の誤った訂正により，さらに誤りを付加される小ブロック数の期待値 E_e を求める．

〔補題 4.1〕大ブロック長 n ，小ブロック長 m の符号に長さ x の誤りが付加されたとき，誤りにおかされる小ブロック数の期待値 E_x はつぎのようになる．

* この割合は $n 2^{b-1} / (n 2^{b-1} + 1)$ である．

$$E_x = \left\{ \begin{array}{ll} \frac{m+x-1}{m} & ; 1 \leq x \leq n-m+1 \\ \frac{n}{m} & ; n-m+2 \leq x \leq n \end{array} \right\} \quad (4.3)$$

〔証明〕 $x=1$ のときは明らかに $E_1=1$ となり、式 (4.3) は満足される。
つぎに

$$am+2 \leq x \leq (a+1)m+1 \quad ; 0 \leq a \leq \frac{n}{m} - 2$$

の場合を考えると、長さ x の誤りが付加される場合の数は n であり、その中で $(a+2)$ 個の小ブロックにまたがって付加されるものは $(x-am-1)n/m$ 個、また $(a+1)$ 個の小ブロックにまたがって付加されるものは $\{n-(x-am-1)n/m\}$ 個ある。したがって E_x は

$$\begin{aligned} E_x &= \frac{1}{n} \left[(a+2)(x-am-1) \frac{n}{m} + (a+1) \left\{ n - (x-am-1) \frac{n}{m} \right\} \right] \\ &= \frac{x+m-1}{m} \end{aligned}$$

となる。また $n-m+2 \leq x \leq n$ なる x に対しては常に

$$E_x = \frac{n}{m}$$

となる。

(証明終り)

バースト誤りは両端が誤っていて、その間のビットは誤っていても誤っていなくてもよい。したがって、長さ c のバースト誤りのパターンは 2^{c-2} 種類あり、長さ b までのバースト誤りのパターンは 2^{b-1} 種類ある。したがって式 (4.3) よりつぎの式が得られる。

$$\begin{aligned}
 E_e &= \frac{1}{2^{b-1}} \left\{ \frac{m}{m} + \frac{m+1}{m} + \frac{2(m+2)}{m} + \dots \right. \\
 &\quad \left. + \frac{2^{b-2}(m+b-1)}{m} \right\} \\
 &= \frac{1}{m 2^{b-1}} \{ (m+b-2) 2^{b-1} + 1 \} \quad (4.4)
 \end{aligned}$$

ここで T , N_b および M_b をつぎのように定義すると、信頼度 R は式 (4.5) のようになる。

T : 受信した大ブロックの総数.

N_b : 伝送中に誤りが生じなかったか、あるいは訂正可能な誤りが生じた大ブロックの総数.

M_b : 伝送中に訂正能力を越えた誤りが生じた大ブロックの中で、誤りにおかされていない小ブロックの総数.

$$\begin{aligned}
 R &= \frac{N_b \frac{n-g}{n}}{T \frac{n-g}{n}} + \frac{M_b \frac{n-g}{n}}{T \frac{n}{m} \cdot \frac{n-g}{n}} \cdot \frac{1}{n 2^{b-1} + 1} \\
 &\quad + \frac{n 2^{b-1}}{n 2^{b-1} + 1} \cdot \frac{1}{T \frac{n}{m} \cdot \frac{n-g}{n}} \left\{ M_b \frac{n-g}{n} - (T - N_b) \frac{n}{m} \right\} \\
 &\quad \left(\frac{m+b-2}{m} + \frac{1}{m 2^{b-1}} \right) \frac{M_b \frac{n-g}{n}}{(T - N_b) \frac{n}{m}} \quad (4.5)
 \end{aligned}$$

式(4.5)の右辺第1項は受信した情報に関する小ブロックの総数に対する、復号後誤りをもたない大ブロックの中の情報に関する小ブロックの総数の割合を示す。第2項は、訂正能力を越えた誤りにおかされて他の符号語となったために、そのまま復号されてしまうものの中の情報に関する正しい小ブロックの総数の割合を示す。第3項は、訂正能力を越えた誤りにおかされた大ブロックの中で、復号側で誤った訂正を受けた後になお正しい情報に関する小ブロックの総数の割合を示す。式(4.5)を簡単にするとつぎの式が得られる。

$$R = \frac{N_b}{T} + \frac{M_b}{T} \cdot \frac{m}{n} \cdot \frac{n-m-b+2}{n+2^{1-b}} \quad (4.6.a)$$

なお $b=0$ 、すなわち検査ビットを付加しない場合は

$$R = \frac{N_0}{T} + \frac{M_0}{T} \cdot \frac{m}{n} \quad (4.6.b)$$

となる。また N_b/T は訂正可能な長さ b までのバースト誤りが生じたか、または誤りが生じなかった大ブロックの割合であるから第2章で示した長さ b までのバースト誤りが生じる分布関数 $F_n(b)$ に等しいので

$$\frac{N_b}{T} = F_n(b) \quad (4.7)$$

であり、また $mM_b/(nT)$ はつぎのような近似式で表わせる(付録3参照)。

$$\frac{M_b}{T} \cdot \frac{m}{n} \cong \frac{M_0}{T} \cdot \frac{m}{n} \cdot \frac{1-F_n(b)}{1-F_n(0)} \cdot \frac{n-b-1}{n-1} \quad (4.8)$$

一方

$$\frac{M_0}{T} \cdot \frac{m}{n} = F_m(0) - F_n(0) \quad (4.9)$$

と表わせるから式(4.6)はつぎのように変形される.

$$R = F_n(b) + \{F_m(0) - F_n(0)\} \frac{1 - F_n(b)}{1 - F_n(0)} \cdot \frac{n-b-1}{n-1} \cdot \frac{n-m-b+2}{n+2^{1-b}} \quad ; \quad b \geq 1$$

$$R = F_m(0) \quad ; \quad b = 0$$
(4.10)

つぎに符号の復号側における能率を考え、伝送能率をつぎのように定義する.

〔定義4.2〕符号の伝送能率を、受信した小ブロックの総数に対する、復号後誤っていない情報に関する小ブロックの総数の割合とする.

伝送能率を E で表わすとつぎの関係が成り立つ.

$$E = \frac{n-g}{n} R \quad (4.11)$$

4.3 計算結果

符号の訂正能力 b と誤字率 $(1-R)$ との関係を、大ブロック長 n をパラメータとして図4.1に示す. また誤字率を 10^{-5} とした場合の伝送能率 E と大ブロック長 n との関係を図4.2に示す. またARQ方式との比較のため、位置情報を有する空RQ方式⁽²⁵⁾とDual-RQ方式^{(22), (26)}の結果も示した. なお、空RQ方式^{(22), (23), (24)}は 10^{-5} の誤字率をうるのが困難であるので示していない.

位置情報を有する空RQ方式とDual-RQ方式は容易に高い信頼度が得られ、また図4.2からわかるように、それらの伝送能率は単一バースト誤り訂正方式の伝送能率より大である. したがって、単一バースト誤り訂正方式は空RQ方式よりすぐれているが、位置情報を有する空RQ方式やDual-RQ

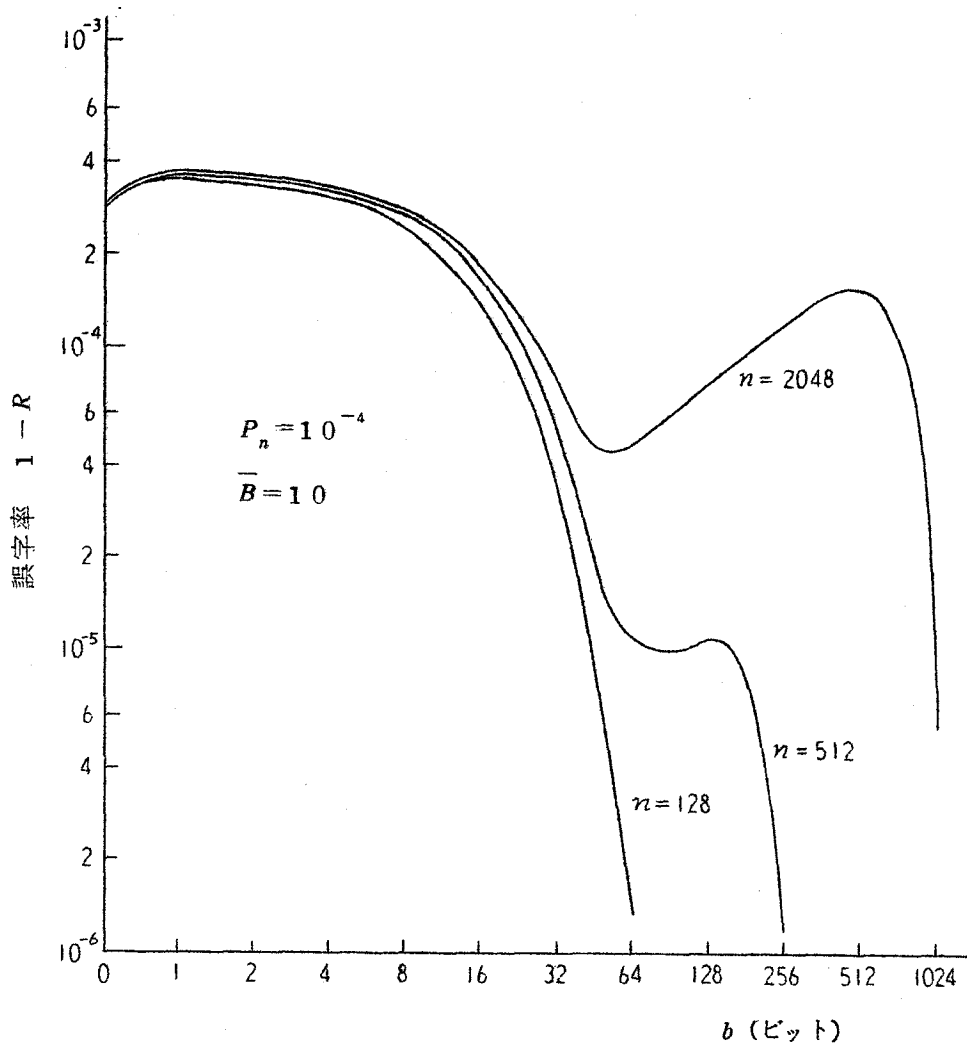


図 4 . 1 訂正能力と誤字率との関係

方式より劣っていることがわかる。

また図 4 . 1 からわかるように、数ビット程度の長さの単一バースト誤りを訂正できるような符号は、検査ビットを全然付加しない場合よりも信頼度は悪化する。これは数ビット程度までの長さの誤りが生ずる割合はそれ以上

の長さの誤りが生ずる割合よりも小さく、訂正される小ブロックよりも誤った訂正を受ける小ブロックの方が多いからである。したがって、能力の低い単一バースト誤り訂正符号を用いることは不利となる。また大ブロック長が大きい場合には、訂正能力を増加しても誤字率が逆に増加するところがあるが、この理由はつぎのように考えられる。すなわち、大ブロック長が増大するにつれて多重バースト誤り（主に二重バースト誤り）におかされる確率は増加する。二重バースト誤りは単一バースト誤りに比べて長大となるから少

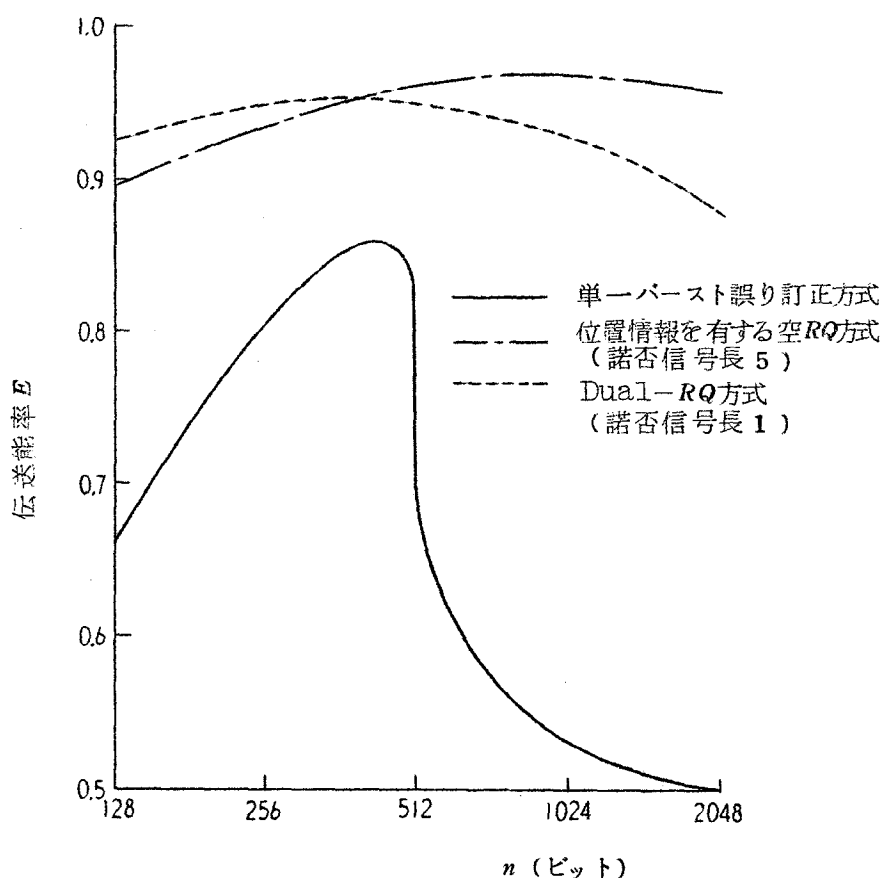


図 4.2 符号長と伝送能率との関係

々訂正能力を増加しても訂正できるものは余り増加せず，逆に誤った訂正による正しい小ブロックの減少の効果が大きくなり，全体として信頼度が減少することが想像できる．しかし，二重バースト誤りで，その長さが大ブロック長の半分以上になるものは少ないと考えられるので，大ブロック長の半分程度の訂正能力を付加すればほとんど訂正できることになり，再び信頼度が向上すると考えられる．また誤字率が増加し始める点は，さきに述べたバースト誤りの分布関数値の飽和点に等しいことがわかる．したがって，飽和点以上の訂正能力を付加することは非能率的であるといえる．そこで単一バースト誤り訂正符号を用いる場合，その訂正能力を十分慎重に選ばなければならないことが明らかになった．

また図4.2からわかるように，単一バースト誤り訂正符号はARQ方式に比べて，大ブロック長により伝送能率は著しく変化し，最適符号長は $n_{opt} = 450$ 程度であり，その最適点の存在は顕著である．したがって，符号長選択が重要な問題になるといえる．

4.4 結 言

第2章で導いたバースト誤りの確率の一般式を用いて単一バースト誤り訂正方式の解析に用いた．その結果，単一バースト誤り訂正方式は信頼度の点で“空RQ方式^{(22),(23),(24)}”よりすぐれているが，“位置情報を有する空RQ方式⁽²⁵⁾”やDual-RQ方式^{(22),(26)}”には信頼度および伝送能率の点で劣ることが明らかになった．したがってフィードバック通信路が適用できる伝搬時間の短い短距離通信にはARQ方式が適し，長距離通信や実時間処理が要求される場合には誤り訂正方式が適しているといえる．

また最も能率の良い伝送を行なえるところの最適符号長はARQ方式以上

にその存在が顕著であり、符号長選択が重要な問題となるばかりでなく、信頼度の面から考えると、訂正能力の決定には十分慎重にならなければならないことが明らかになった。また数ビット程度の長さのバースト誤りを訂正できる符号はかえって信頼度を低下させ、非実用的であることが明らかになった。

第5章 フィードバック・シフトレジスタ を用いた畳み込み符号の一構成法

5.1 序 言

畳み込み符号は1955年 Elias⁽²⁷⁾ によって提案され、それ以後 Hagelbarger⁽³⁰⁾, Wozencraft および Reiffen⁽³⁹⁾, Massey⁽²⁸⁾, Peterson⁽³⁵⁾ らによって発展された。

畳み込み符号はハードウェアで復号することを目的とした比較的冗長度の低いもの(冗長度 $\leq 1/2$)と、逐次復号法⁽³¹⁾を適用することを目的とした冗長度の高い(冗長度 $\geq 1/2$)、惑星間を航行する衛星からの通信のような S/N の悪い通信を目的としたものとに大別される。

本章で提案する符号は後者に属するものであり、この後者に属するものについては、送信側は衛星の積載重量等の制限を受けるので、符号化装置はできるだけ簡単であることが望まれる。しかし受信側は地球上にあるため、極端な実時間処理を望む場合以外は、復号側は多少複雑で復号遅延があっても信頼度を高めることが可能であれば望ましいものと思われる。

しかし従来の“シフトレジスタを用いた符号化法”によれば、信頼度は符号の拘束長に関係するので、信頼度を良くしようとすればシフトレジスタの段数が増加し、それによっても受信側での同期引き込みやオーバーフロー後の処理が複雑となってくる。

本章では従来と異なり、符号化にフィードバック・シフトレジスタ(以後 $F.S.R.$ と略記する)を用いて確率的に長い拘束長を確保し、受信側の同期引き込みやオーバーフロー後の処理が簡単となる方法を提案し、また符号化回路の結線多項式の最適性に関する条件を示し、その条件より、最適結線多

項式を次数 12 まで求めている。

5.2 符号構成法

ここでは 5.2.1 で、従来のシフトレジスタによる符号化法について述べつぎに 5.2.2 でその符号化法にともなう欠点を改善できるフィードバック・シフトレジスタを用いた符号化法について述べる。

5.2.1 シフトレジスタを用いた符号化法

従来から知られている、シフトレジスタを用いた畳み込み符号の符号化回路は図 5.1 に示すようなものであるが、この符号化法によれば情報ビットがシフトレジスタに 1 ビット入るとそれに対応して g (≥ 2) ビットの送信符号を生じる。そのとき、入力情報が 1 か 0 かにより完全に反転した送信符号が得られるように、シフトレジスタの第 1 段目は各出力の mod. 2 加算器に接続されている。この方法においては図 5.1 から明らかなように、各送信符号は k ビットの情報の一次組み合わせによって与えられ、入力情報系列の長さ

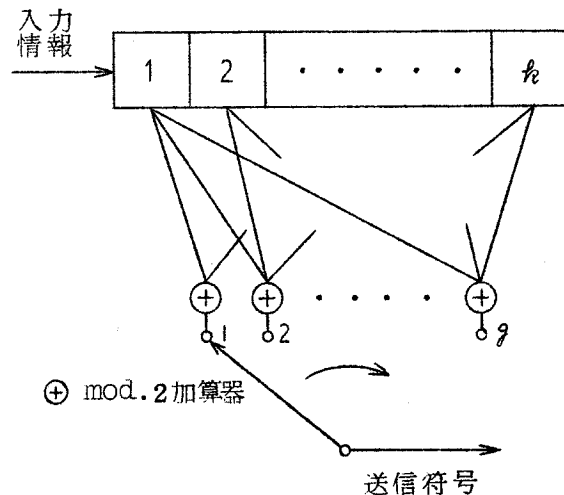


図 5.1 シフトレジスタを用いた畳み込み符号の符号化回路

を L とすると、送信符号の長さ M はつぎの式で与えられる。

$$M = (L + k) g$$

ここで $L \gg k$ の場合には、能率 E は $E = L/M \cong 1/g$ と近似される。

また送信側の拘束長* は $(k + 1)$ 番目の情報がシフトレジスタに挿入されると、最初の情報ビットは押し出されて消去されることから、明らかに k ブロック ($k g$ ビット) となり** 一次組み合わせが適当に選ばれた場合には、受信側の拘束長も同じ値となる。しかし、それ以外の場合には送信側での拘束長より短くなる。

つぎに $k = 5$ で $g = 3$ の場合の符号化回路の一例を図 5.2 に示し、シフトレジスタの初期状態を $[00000]$ とした場合にその符号化回路により得られる入力情報と送信符号との関係を樹枝状表示で図 5.3 に示す。

図 5.3 に示すように入力情報が 0 か 1 かににより、それぞれ上または下の枝に進み、そのとき枝に記されている全く反転した形の 3 ビットの符号が送信符号になる。

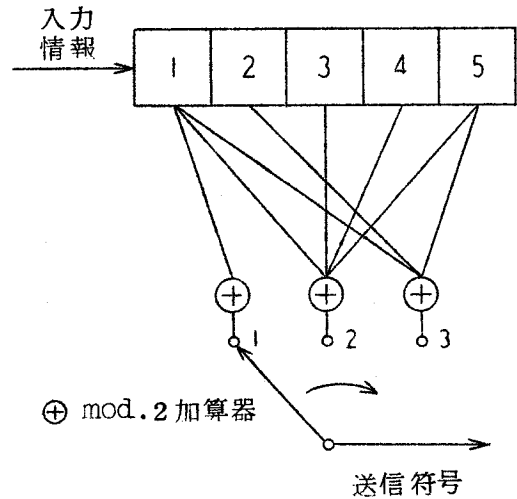


図 5.2 シフトレジスタを用いた符号化回路の一例。

$$k = 5, \quad g = 3$$

* 送信側では k ブロックの拘束があるように見えるのにもかかわらず、受信側で見ると符号化器の結線により、それより短い拘束しか得られない場合がある⁽⁴⁰⁾ ので、このように拘束長を送信側と受信側とに区別する。

** 入力情報 1 ビットがシフトレジスタに挿入されたとき送信される g ビットを 1 ブロックと呼ぶ。

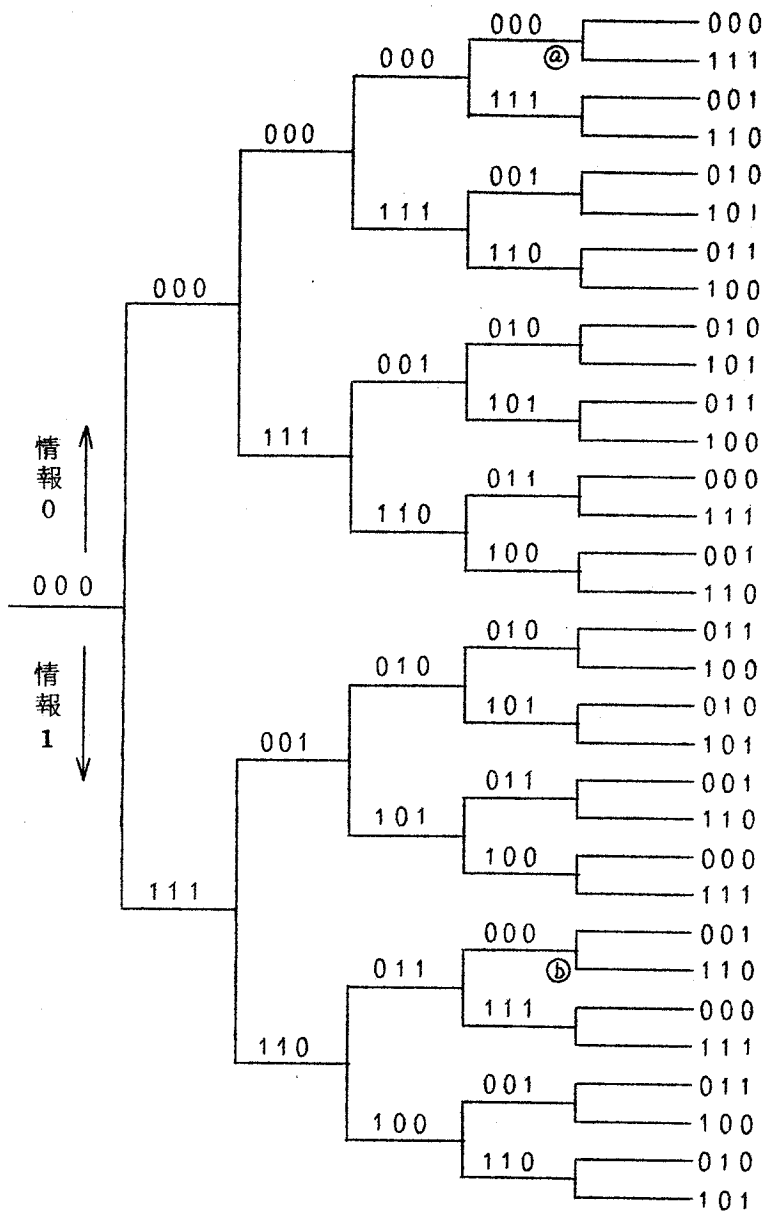


図 5 . 3 入力情報と送信符号の樹枝状表示.

図5.3の枝②および③に示すように、ある時点での送信符号が同じであってもそれ以後現われる出力系列が等しくならない場合がある。このようなことは通常 $k > g$ の場合に生じる。したがって $k > g$ の場合には受信側ではシフトレジスタの内容、すなわち過去の k ビットの情報を正しく把握していないと以後の復号が不可能になるという欠点がある。結局、ある時点での出力系列よりつぎの時点の出力系列を予想することが困難となる。また k が大きくなるにつれてこの困難さは増大する。

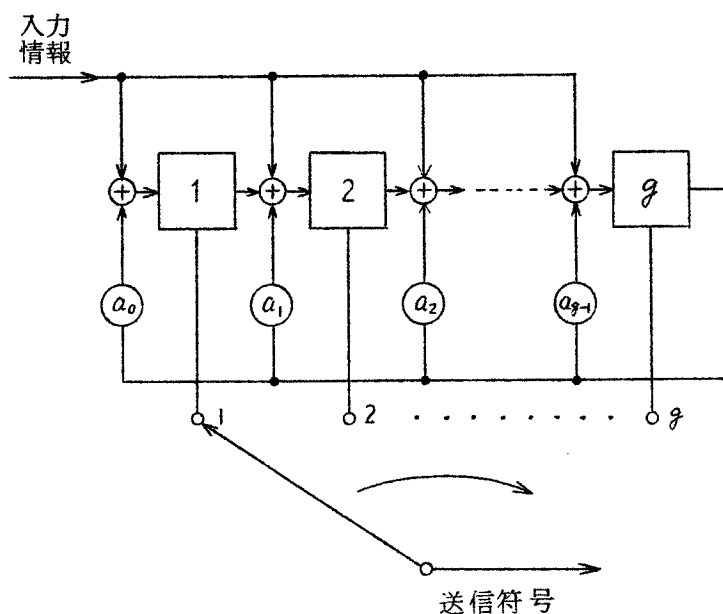
したがって、大きな誤りにおかされた場合はその部分の復号が不可能となることにより、以後の復号が困難となったり、出力系列を把握する時点を一度誤るともとの状態に戻ることが著しく困難となるような不利な点がある。これらの欠点を克服するためには $k = g$ とすればよいが、逐次復号法による訂正能力を増大するためには拘束長 k を大きくすることが必要となる⁽³¹⁾ ので $k > g$ とすることが必要になってくる。

これらの欠点を改善できるのがつぎに述べるフィードバック・シフトレジスタを用いた符号化法である。

5.2.2 フィードバック・シフトレジスタを用いた符号化法

5.2.1で述べたように、シフトレジスタを用いた符号化法では $k = g$ とすれば、同期引き込みの困難さや大きな誤りにおかされた後の復号の困難さは改善されるが、訂正能力は拘束長に関連するので、訂正能力に関しては不利になる。

ここではこれらの欠点を除くために図5.4に示すような $k = g$ 、すなわち g 段のフィードバック・シフトレジスタを用いることにより、確率的に g より長い拘束長が得られる方法^{(32), (33), (34)}を示す。これはフィードバック多項式 $G(X)$ を



$$a_i = 0 \text{ or } 1; 0 \leq i \leq g-1$$

\oplus mod. 2 加算器

図 5.4 フィードバック・シフトレジスタを用いた畳み込み符号の符号化回路.

$$G(X) = X^g + a_{g-1}X^{g-1} + \dots + a_1X + a_0 \quad (5.1)$$

とし、また入力結線多項式 $P(X)$ を

$$P(X) = X^{g-1} + X^{g-2} + \dots + X + 1 \quad (5.2)$$

としたものである。ここで入力情報がレジスタのすべての段に加えられているのは、入力情報が 0 か 1 かにより全く反転した、すなわち距離が最大* の出力を得るためである。

* このとき訂正能力が最大となる。

この回路において、 $F.S.R.$ の初期値を $[0]^*$ にしておき、入力情報 I を順次レジスタに挿入していくと、送信符号 t は、レジスタの内容 s と入力情報 I との法 2 ($\text{mod.}2$) の加算によって得られ、情報が 1 ビット挿入される毎に g ビットの出力系列を発生する。このようにして符号化を行なうと、5.4 で述べるように拘束長は同じ段数のシフトレジスタを用いた従来の方法より確率的に延長され、これを利用してより高い信頼度で復号することが可能となる。

つぎに原始多項式

$$G(X) = X^3 + X + 1 \quad (5.3)$$

をフィードバック多項式とする符号化回路を図 5.5 に示し、これを初期状態 $[0]$ から動作させた場合に情報系列 I に対応する出力系列 t の樹枝状表示を図 5.6 に示す。

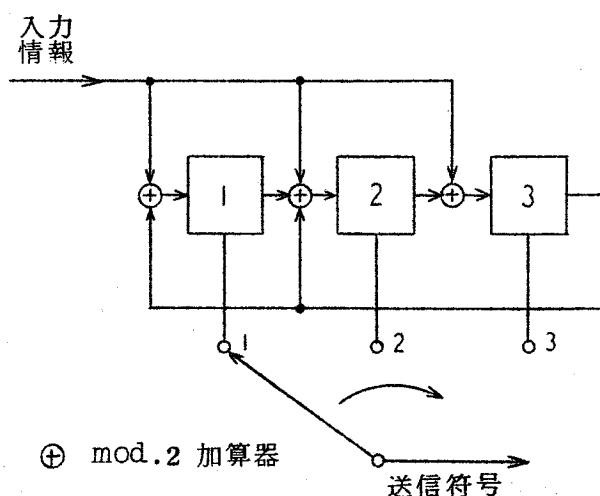


図 5.5 $G(X) = X^3 + X + 1$ による符号化回路

* $[0, 0, \dots, 0]$ なる 1 行 g 列の行列を示す。以後 $[1]$ の場合も同様とする。

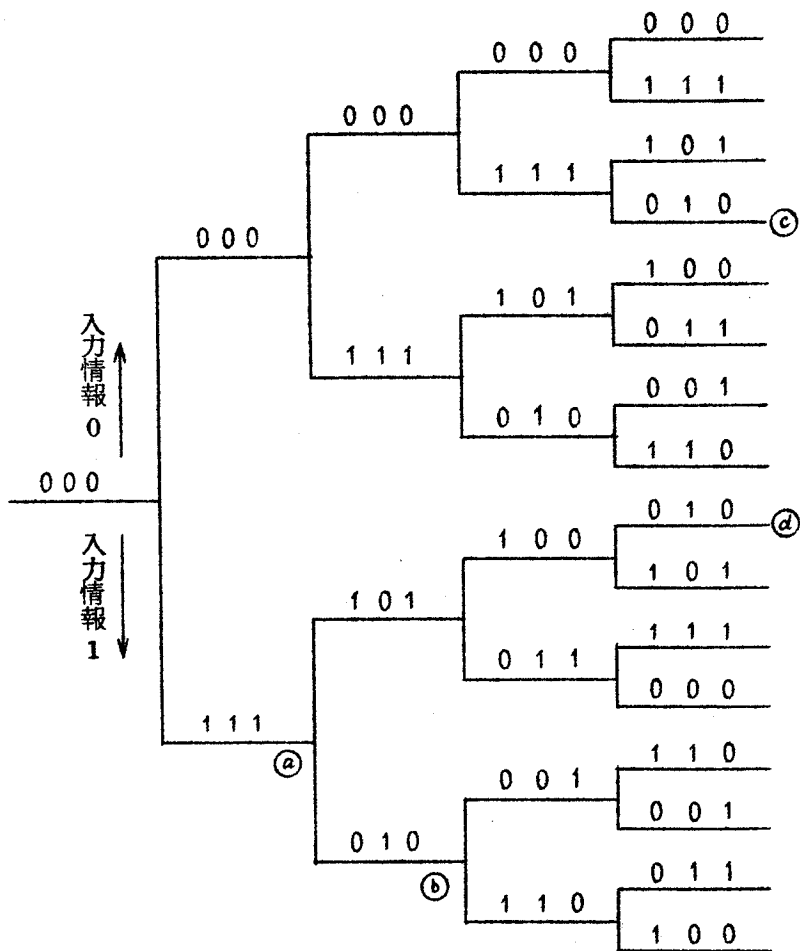


図 5.6 $G(X) = X^3 + X + 1$ の場合の入力情報と送信符号の樹枝状表示

この樹枝状表示において、 g 回の遷移に対する枝の集合を S (g^2 ビット) とし、さらに S 内で初期情報が 0 に対応する上半分を S_0 、初期情報が 1 に対応する下半分を S_1 で表わす。いま情報系列 I を

$$I = (1, 0, 1, 1, 0, \dots)$$

とすると、これに対応する出力系列（送信符号） t は

$$t = (111, 101, 011, 000, 000, \dots)$$

となり、通信路で雑音

$$N = (001, 110, 000, 001, 000, \dots)$$

が加えられたときには受信符号 r は

$$r = (110, 011, 011, 001, 000, \dots)$$

となる。受信側においては受信符号 r より t を、すなわち情報 I を推定していくのであるが、いま復号に逐次復号法を用いた場合を考えると、最初図 5.6 の㉔には容易に到達する。しかしつぎの 3 ビットに誤りが多いため㉔の枝に進む、つぎに枝㉔からさらに深く進んでいくと、受信系列 r との差がほぼ単調に増加して蓄積されるので誤った経路を仮定していることが判明し、結局正しい経路を大きな確率で見い出すことができる。しかしながら同じ段数のフィードバック・シフトレジスタを用いても、そのフィードバックの結線の方法により、能力や復号時間が異なるので、つぎの 5.3 で最適な結線方法について述べる。

5.3 フィードバック多項式の決定

5.3.1 拘束長最大の多項式の決定

符号化に $F.S.R.$ を用いた畳み込み符号においては、符号化側ではフィードバックの存在のために拘束長は無限大のように見えるが、復号側（受信側）ではそうではない。すなわち、異なった情報系列でも図 5.6 の㉔と㉔のように等しい出力が得られるところがあり、それ以後の出力系列は両者とも全く等しい。したがって実際には㉔の点に到達するような系列が送信されても通信路で生じた誤りのために、㉔に到達する系列に最も近いものとなった場

合には、それまでの g 段の復号は誤ったものとなる。このような場合が最悪の場合であるので復号側の拘束長をつぎのように定義する。

〔定義 5.1〕符号の樹枝状表示において、任意の経路をとり、その経路とは出発点では逆方向に進みあとはランダムに m 回遷移する経路を考え、これら二つの経路に同じ状態が生じるまでの m の期待値を拘束長とする。

F.S.R. を用いた方式においては、復号側での拘束長は確率的に延長されるが、誤り訂正能力の下限は絶対的な拘束長の最小値、すなわち、任意の点より最初は反対方向に出発し、 m 回の遷移の後で再び一致するような二つの系列（これを m 段の再一致系列と呼ぶことにする。例えば図 5.6 における系列③と④は 4 段の再一致系列である）の中で最小の m の値* で制限される。また拘束長とともにこれらの再一致系列間の距離が符号の能力を決定する。すなわち再一致系列間のハミング距離 d と訂正可能なビット数 e との間には

$$d \geq 2e + 1 \quad (5.4)$$

なる関係式が成り立つことから、その二つの系列間の距離 d が小さいと訂正能力が低下する。一方、 S_0 に属する系列が送られた場合で、雑音によって S_1 の系列に近づくと、復号過程において一旦 S_1 の方へ入り込み易く、もとに戻るまでに時間を要して不利となるので、 S_1 に属する系列の最小重みについても考慮する必要があるが、このことについては 5.3.3 で取り扱う。

以上述べたようにフィードバック多項式の決定にあたっては最小段の再一致系列の段数ができるだけ大きく、また S_1 に属する系列の最小重みができるだけ大きなものが望ましいことになる。

つぎに図 5.5 に示す符号化回路を考えると、これは入力情報に

* 図 5.6 よりわかるように g 段の遷移後の可能な状態は 2^g 個あるので m の最小値は $g+1$ を越えることができない。

$$P(X) = \sum_{i=0}^{g-1} X^i$$

を乗じて

$$G(X) = X^g + a_{g-1}X^{g-1} + \dots + a_1X + a_0$$

で割る乗除算回路である。また出力系列は各情報ビットが挿入されたときの剰余である。したがってある時点までの入力情報の多項式表示を $I(X)$ 、その時点での出力の多項式表示を $R(X)$ とするとつぎの式が成り立つ。

$$I(X)P(X) = Q(X)G(X) + R(X)$$

つぎにさきに述べたように絶対的な拘束長の最小値が誤り訂正能力に関連しているので拘束長に関する定理を示す。

〔定理 5.1〕 g 段の $F.S.R.$ を用いて符号化を行ない、拘束長の下限として g を得るための必要十分条件は入力結線多項式 $P(X)$ とフィードバック多項式 $G(X)$ とが互に素であることである。

〔証明〕 いま $P(X)$ と $G(X)$ とが互に素でないとするとつぎの式が成り立つような多項式 $M(X)$ が存在する。

$$\left. \begin{aligned} P(X) &= M(X)P'(X) \\ G(X) &= M(X)G'(X) \end{aligned} \right\} \quad (5.5)$$

また $I_1(X)$ および $I_2(X)$ を互に異なる $(g-1)$ 次以下のある多項式とすると

$$I_1(X)P(X) = Q_1(X)G(X) + R_1(X) \quad (5.6)$$

$$I_2(X)P(X) = Q_2(X)G(X) + R_2(X) \quad (5.7)$$

となり、式 (5.5) を式 (5.6) および (5.7) に代入すると

$$I_1(X)M(X)P'(X) = Q_1(X)M(X)G'(X) + R_1(X) \quad (5.8)$$

$$I_2(X) M(X) P'(X) = Q_2(X) M(X) G'(X) + R_2(X) \quad (5.9)$$

となる. ここで $G'(X)$, $I_1(X)$, および $I_2(X)$ は $(g-1)$ 次以下の多項式であり, $I_1(X)$ と $I_2(X)$ とは互に異なるとしたので, つぎの式を満足するような $I_1(X)$ および $I_2(X)$ が必ず存在する.

$$G'(X) = I_1(X) + I_2(X) \quad (5.10)$$

式 (5.10) を式 (5.8) に代入すると

$$\{ I_2(X) + G'(X) \} M(X) P'(X) = Q_1(X) M(X) G'(X) + R_1(X)$$

となり, これを変形すると

$$I_2(X) M(X) P'(X) = \{ Q_1(X) + P'(X) \} M(X) G'(X) + R_1(X) \quad (5.11)$$

となる. 式 (5.9) および (5.11) より

$$R_1(X) = R_2(X)$$

となる. よって $P(X)$ と $G(X)$ とは互に素であることが必要である.

つぎに $I_1(X) \asymp I_2(X)$ で $I_1(X) \asymp 0$, $I_2(X) \asymp 0$ なる任意の $(g-1)$ 次以下の多項式 $I_1(X)$ および $I_2(X)$ を選び, また $P(X)$ と $G(X)$ とが互に素であると仮定する. いま $R_1(X) = R_2(X)$ とすると式 (5.6) および (5.7) を加えると

$$\{ I_1(X) + I_2(X) \} P(X) = \{ Q_1(X) + Q_2(X) \} G(X) \quad (5.12)$$

が得られ

$$I_1(X) + I_2(X) = I_3(X)$$

$$Q_1(X) + Q_2(X) = Q_3(X)$$

とすると式 (5.12) は

$$I_3(X) P(X) = Q_3(X) G(X) \quad (5.13)$$

となる. ここで $P(X)$ と $G(X)$ は互に素であるので式 (5.13) は $P(X) G(X)$

を因数としてもたなければならない。したがって

$$I_3(X) P(X) = Q_3(X) G(X) = N(X) P(X) G(X) \quad (5.14)$$

を満足する多項式 $N(X)$ が存在しなければならない。しかし $I_3(X)$ の次数は $(g-1)$ 次以下であるので $I_3(X) P(X)$ の次数は $(2g-2)$ 次以下となる。一方 $N(X) P(X) G(X)$ は 0 かまたはその次数が $(2g-1)$ 次以上であるので式 (5.14) を満足するような $N(X)$ は $N(X) = 0$ のみである。 $N(X) = 0$ とすると $I_3(X) = 0$ となり、したがって $I_1(X) = I_2(X)$ となるが、これは始めの仮定に反する。よって $P(X)$ と $G(X)$ とが互に素であれば十分である。〔証明終り〕

定理 5.1 からわかるように、拘束長の下限として g を得るためには $G(X)$ を既約多項式とすれば十分であるということがわかる。

5.3.2 再一致系列間の距離

g 段の F.S.R. を用いて符号化装置を構成する場合、最低 g 段の拘束長を得るための必要十分条件は“多項式 $G(X)$ と $P(X)$ とを互に素になるように選ぶこと”であるということとはさきの定理 5.1 で述べたが、このような条件を満足する多項式は各次数において多数存在する。そこで上の条件を満足する多項式の中で、ある状態から分岐し、再び一致するような最短の二つの系列の対、すなわち最小段の再一致系列間の距離が問題となる。

いま、二つの最小段の再一致系列間の距離を d で表わし、最悪の場合でも誤り訂正が可能なビット数を e とすると d と e の間には式 (5.4) の関係が成り立つ。

そこである一つの系列に相当する符号を送信する場合、この系列に対応する最小段の再一致系列にはできるだけ落ち込まないように符号を構成する必要がある。このためには最小段の再一致系列間の距離 d に関してつぎの定理

が成り立つ。

〔定理 5・2〕 最低 g 段 (g^2 ビット) までの拘束が保証されるような多項式の最小段 ($g+1$ 段) の再一致系列を与える入力

$$I_1(X) = b_g X^g + b_{g-1} X^{g-1} + \cdots + b_1 X + b_0$$

と

$$I_2(X) = c_g X^g + c_{g-1} X^{g-1} + \cdots + c_1 X + c_0$$

との間にはつぎの関係が成り立つ。

$$c_i = b_i + a_i \quad ; \quad 0 \leq i \leq g-1$$

$$c_i = \overline{b_i} \quad ; \quad i = g$$

ただし a_i は

$$G(X) = X^g + a_{g-1} X^{g-1} + \cdots + a_1 X + a_0$$

なるフィードバック多項式の次数 i の係数である。

また ($g+1$) 段の再一致系列間の距離は、最初が 1 であるような ($g+1$) ビットのある情報が加えられたときの送信符号が、すべて 0 のパターンになるような情報系列のはじめの g ビットまで加えられたときに得られる送信符号の重みの総和に等しくそのような入力情報系列を多項式表示すると $G(X)$ と等しくなる (図 5・5 に示す符号化回路では、フィードバック多項式 $G(X)$ が

$$G(X) = X^3 + X + 1$$

であることから、情報系列 (1, 0, 1, 1) が加えられたときの送信符号の重み 7 が (g+1) 段の再一致系列間の距離となることが図 5.6 よりわかる)。

〔証明〕 任意の二つの (g+1) 段の再一致系列を生じる入力情報をそれぞれ $I_1(X)$ および $I_2(X)$ ($I_1(X) \neq I_2(X)$ で、ともに g 次以下) とすると、(g+1) 段の再一致系列となることから

$$\begin{aligned} I_1(X) (X^{g-1} + X^{g-2} + \dots + X + 1) \\ \equiv I_2(X) (X^{g-1} + X^{g-2} + \dots + X + 1) \pmod{G(X)} \quad (5.15) \end{aligned}$$

となる。式 (5.15) より

$$\{ I_1(X) + I_2(X) \} (X^{g-1} + X^{g-2} + \dots + X + 1) \equiv 0 \pmod{G(X)}$$

が得られ、 $P(X) = X^{g-1} + X^{g-2} + \dots + X + 1$ と $G(X)$ とは互に素であることから

$$I_1(X) + I_2(X) = N(X) G(X) \equiv 0 \pmod{G(X)} \quad (5.16)$$

となる。これを満足するためには、 $I_1(X)$ および $I_2(X)$ がともに g 次以下であり、かつ $I_1(X) \neq I_2(X)$ であるので

$$\left. \begin{aligned} I_1(X) + I_2(X) &= G(X) \\ (N(X) &= 1) \end{aligned} \right\} \quad (5.17)$$

でなければならない。そこで $I_1(X)$ および $I_2(X)$ をそれぞれ

$$I_1(X) = b_g X^g + b_{g-1} X^{g-1} + \dots + b_1 X + b_0 \quad (5.18)$$

$$I_2(X) = c_g X^g + c_{g-1} X^{g-1} + \dots + c_1 + c_0 \quad (5.19)$$

とし、またフィードバック多項式 $G(X)$ を

$$G(X) = X^g + a_{g-1} X^{g-1} + \dots + a_1 X + a_0 \quad (5.20)$$

と表わすと、式 (5.17), (5.18), (5.19) および (5.20) より

$$\begin{aligned} & (b_g X^g + b_{g-1} X^{g-1} + \dots + b_1 X + b_0) + (c_g X^g + c_{g-1} X^{g-1} + \dots + c_1 X + c_0) \\ & + (X^g + a_{g-1} X^{g-1} + \dots + a_1 X + a_0) = 0 \end{aligned}$$

となる。上式を変形すると

$$\begin{aligned} & (b_g + c_g + 1) X^g + (b_{g-1} + c_{g-1} + a_{g-1}) X^{g-1} + \dots + (b_1 + c_1 + a_1) X \\ & + (b_0 + c_0 + a_0) = 0 \end{aligned} \quad (5.21)$$

となり、式 (5.21) が常に成り立つことにより

$$\left. \begin{aligned} b_i + c_i + a_i &= 0 & ; 0 \leq i \leq g-1 \\ b_i + c_i + 1 &= 0 & ; i = g \end{aligned} \right\} \quad (5.22)$$

となり、フィードバック多項式の係数が1である次数に相当する次数では異なり、他は一致するような二つの $(g+1)$ ビットの入力に対応する最終出力は一致する。また式 (5.6) および (5.7) より

$$I_1(X) (X^{g-1} + X^{g-2} + \dots + X + 1) = Q_1(X) G(X) + R_1(X)$$

$$I_2(X) (X^{g-1} + X^{g-2} + \dots + X + 1) = Q_2(X) G(X) + R_2(X)$$

と表わせ、両式の両辺を加えると

$$\{ I_1(X) + I_2(X) \} (X^{g-1} + X^{g-2} + \dots + X + 1) = \{ Q_1(X) + Q_2(X) \} G(X) \\ + R_1(X) + R_2(X) \quad (5.23)$$

が得られるから、二つの入力 $I_1(X)$ および $I_2(X)$ が加えられた場合の出力間の距離は $\{ I_1(X) + I_2(X) = G(X) \}$ なる入力と、すべてが 0 の入力加えられた場合の出力「0」との距離、すなわち $G(X)$ なる入力加えられた場合の出力の重みに等しい。〔証明終り〕

上の定理より、 $(g+1)$ 回の遷移で「0」に到達するような経路の重みの総和で、すべての $(g+1)$ 段の再一致系列間の距離が代表される。

〔補題 5.1〕多項式

$$P(X) = X^{g-1} + X^{g-2} + \dots + X + 1$$

と

$$G(X) = X^g + a_{g-1} X^{g-1} + \dots + a_1 X + a_0$$

とが互に素であると仮定すると、 $G(X)$ と最大次数項は一致するが、他の項はすべて補の関係にある多項式（以後同値多項式と呼ぶ）

$$G'(X) = X^g + \overline{a}_{g-1} X^{g-1} + \dots + \overline{a}_1 X + \overline{a}_0 \quad (5.24)$$

と $P(X)$ も互に素となる。

〔証明〕多項式 $G'(X)$ は式 (5.24) を変形することにより

$$G'(X) = X^g + \overline{a}_{g-1} X^{g-1} + \dots + \overline{a}_1 X + \overline{a}_0 \\ = X^g + (1 + a_{g-1}) X^{g-1} + \dots + (1 + a_1) X + (1 + a_0)$$

$$\begin{aligned}
 &= X^{g-1} + X^{g-2} + \dots + X + 1 + G(X) \\
 &= P(X) + G(X)
 \end{aligned} \tag{5.25}$$

と表わされ、 $G(X)$ と $P(X)$ は互に素であるから、 $G'(X)$ と $P(X)$ も互に素となる。〔証明終り〕

〔定理5.3〕フィードバック多項式 $G(X)$ および $G'(X)$ を有する二つの異なった符号化回路において、状態〔0〕から出発し、 $(g+1)$ ビットの入力系列により再び状態〔0〕へ到達するまでの出力系列は一致する。したがって $(g+1)$ 段の再一致系列間の距離も $G(X)$ と $G'(X)$ とでは等しくなる。

〔証明〕二つの多項式 $G(X)$ および $G'(X)$ をもった符号化回路において、状態〔0〕から出発して $(g+1)$ ブロック目で再び〔0〕へ到達するような入力系列をそれぞれ g 次の多項式 $I(X)$ および $I'(X)$ とすると

$$\left. \begin{aligned} I(X) P(X) &= Q(X) G(X) \\ I'(X) P(X) &= Q'(X) G'(X) \end{aligned} \right\} \tag{5.26}$$

と表わせる。 $P(X)$ と、 $G(X)$ および $G'(X)$ は互に素であるので、式(5.26)を満足する $Q(X)$ 、 $Q'(X)$ 、 $I(X)$ および $I'(X)$ は

$$\left. \begin{aligned} Q(X) &= Q'(X) = P(X) = X^{g-1} + X^{g-2} + \dots + X + 1 \\ I(X) &= G(X) = X^g + a_{g-1} X^{g-1} + \dots + a_1 X + a_0 \\ I'(X) &= G'(X) = X^g + \overline{a}_{g-1} X^{g-1} + \dots + \overline{a}_1 X + \overline{a}_0 \end{aligned} \right\} \tag{5.27}$$

となる。よって $I(X)$ および $I'(X)$ の上位の $(k+1)$ ビット、すなわち

$$I_k(X) = X^k + a_{g-1}X^{k-1} + \dots + a_{g-k+1}X + a_{g-k}$$

$$I'_k(X) = X^k + \bar{a}_{g-1}X^{k-1} + \dots + \bar{a}_{g-k+1}X + \bar{a}_{g-k}$$

が加えられた場合の商 $Q_k(X)$ および $Q'_k(X)$ は

$$Q_k(X) = Q'_k(X) = X^{k-1} + X^{k-2} + \dots + X + 1$$

となり、そのときの出力、すなわち剰余をそれぞれ $R_k(X)$ および $R'_k(X)$ とするとつぎの式が成り立つ.

$$(X^k + a_{g-1}X^{k-1} + \dots + a_{g-k+1}X + a_{g-k})P(X) = (X^{k-1} + X^{k-2} + \dots + X + 1)G(X) + R_k(X) \quad (5.28)$$

$$(X^k + \bar{a}_{g-1}X^{k-1} + \dots + \bar{a}_{g-k+1}X + \bar{a}_{g-k})P(X) = (X^{k-1} + X^{k-2} + \dots + X + 1)G'(X) + R'_k(X) \quad (5.29)$$

両式の両辺を加えると式(5.25)より

$$(X^{k-1} + X^{k-2} + \dots + X + 1)P(X) = (X^{k-1} + X^{k-2} + \dots + X + 1)P(X) + R_k(X) + R'_k(X) \quad (5.30)$$

となり、これより $R_k(X) + R'_k(X) = 0$ すなわち $R_k(X) = R'_k(X)$ が得られる. したがって $G(X)$ と $G'(X)$ とをそれぞれの符号化回路のフィードバック多項式とすると、状態〔0〕から〔0〕への遷移における再一致系列の内容はすべて一致する. これより、再一致系列間の距離も等しくなる.

(証明終り)

5.3.3 符号の最小重み

5.3.1および5.3.2で述べたフィードバック多項式の決定条件は、符号の誤り訂正能力の増大をねらいとするものであった。これに対しここでは、畳み込み符号における大きな問題の一つである、復号に要する時間の短縮、すなわち、誤りに対して強く、たとえ誤りが生じたとして迅速にそれを検出できるように符号を構成することを目的としている。

本符号化法の場合、受信側において受信符号より送信符号、すなわち送信情報を推定する際、送信符号が有する拘束により、情報1ビットの決定は受信符号 g^2 ビットを見て行なう。これを樹枝状表示で見ると、ある時間においては S 全体より1ビットの情報を復号していくことになる。このことから S の上半分 S_0 と下半分 S_1 との間の最小距離が問題となる。いま、 S_0 と S_1 に属する任意の枝を x_0 および x_1 とすると、 x_0 と x_1 との間のハミング距離 d はつぎの式で与えられる。

$$d(x_0, x_1) = w(x)$$

ただし $x = x_0 + x_1$ で w は重みを示す関数である。

また S の性質より明らかなように x なる枝は S_1 に属する。したがって、 S_0 と S_1 における枝の間の距離は、 S_1 に属するある一つの枝の重みによって代表される。結局、通信路において送信符号に付加された誤りをできるだけ多く、かつ迅速に検出するためには S_0 と S_1 との最小距離、すなわち S_1 に属する枝の最小重みをできるだけ大きくとることが望ましい。

5.3.4 最適なフィードバック多項式

いままでに述べたすべての条件、すなわち

- (1) 最小段の再一致系列の段数が、フィードバック多項式の次数を g とすると $(g+1)$ になること。

(2) $(g+1)$ 段の再一致系列間の距離が最大であること。

(3) S_1 に属する枝の重みの最小値ができるだけ大きいこと。

なる三つの要素を考慮して、畳み込み符号の符号化回路に用いる最適なフィードバック多項式を計算機により探索したものを表 5.1 に示す。

表 5.1 最適なフィードバック多項式

次数 g	フィードバック多項式 $G(X)$	$(g+1)$ 段の再一致系列間の距離	S_1 の最小重み
3	$X^3 + X^2$	7	5
4	$X^4 + X^3 + X$	12	8
5	$X^5 + X^4 + X^2$	19	11
6	$X^6 + X^5 + X^4 + X^2 + X$	27	13
7	$X^7 + X^6 + X^4 + X^3 + X^2$	37	22
8	$X^8 + X^7 + X^5 + X^3 + X^2$	48	26
9	$X^9 + X^8 + X^7 + X^5 + X^4 + X^3 + X$	61	32
10	$X^{10} + X^9 + X^7 + X^6 + X^5 + X^3 + X^2$	75	38
11	$X^{11} + X^{10} + X^9 + X^6 + X^5 + X^4 + X^3 + X^2 + X$	94	45
12	$X^{12} + X^{11} + X^9 + X^7 + X^6 + X^4 + X^2$	108	47

ただし表 5.1 に示した多項式は定数項をもたないものであり、これらの同値多項式 (5.3.2 参照) も全く同一の能力を有する。このように定数項を有しないフィードバック多項式を用いると、情報そのものを送信符号の一部として送り出すことが可能である。このことは復号において利点があると考えられるのでこれをもって代表させた。

表 5.1 に示した多項式を用いた場合の符号の訂正能力は、 $(g+1)$ 段

の再一致系列に落ち込んだ最悪の場合でも、再一致系列間の距離を d とすると $\left(\frac{d-1}{2}\right)^*$ までの誤りは訂正可能である。また大きな誤りのためにある部分が復号不能となった場合も、それ以後の情報は正しく復号される。これは従来の方式に比較して大きな利点である。

5.4 拘束長の期待値

すでに述べたように、符号化回路のフィードバック多項式として 5.3.4 で示した最適な多項式を用いても、 g 次の多項式の場合は拘束長の下限は g ブロックとなる。これは樹枝状表示において、任意の点から出発して $(g+1)$ 回の遷移に対応する枝が誤りのため再一致系列をたどった場合である。しかしながら、誤ってこの系列に落ち込む確率は小さく、確率的に見ると拘束長は定義 5.1 で述べたようにかなり延長される。ここではその拘束長の期待値を求める。

いま、最適な g 次のフィードバック多項式で符号化する場合を考える。ここで $(0, 0, \dots)$ なる入力系列を加えたときに得られる出力系列を送信符号とすると、この枝の再一致系列はさきに述べたように g 回の遷移までは発生しない。そして $(g+1)$ 回の遷移以後に新らしく発生する再一致系列の数を $f(m)$ で表わす。ここで m はその再一致系列が生じる遷移回数を示す。いま m 段目での S_1 における (0) の数は $2^{m-(g+1)}$ であるからつぎの式が成り立つ。

$$\begin{aligned} f(m) = & 2^{m-(g+1)} - \{ f(m-1) + f(m-2) + \dots + f(m-g) \} \\ & - \{ 2f(m-g-1) + 2^2f(m-g-2) + \dots + 2^{m-2g-1}f(g+1) \} \end{aligned} \quad (5.31)$$

* $()$ はガウス記号。

式 (5.31) より

$$f(m-1) = 2^{m-(g+2)} - \{ f(m-2) + f(m-3) + \dots + f(m-g-1) \} \\ - \{ 2f(m-g-2) + 2^2 f(m-g-2) + \dots + 2^{m-2g-2} f(g+1) \} \quad (5.32)$$

が得られる。したがって式 (5.31) および (5.32) より

$$f(m) - 2f(m-1) = -f(m-1) + f(m-2) + f(m-3) + \dots \\ + f(m-g)$$

が得られ、これより

$$f(m) = \sum_{i=m-g}^{m-1} f(i) \quad (5.33)$$

ただし初期条件は

$$f(1) = f(2) = \dots = f(g) = 0$$

$$f(g+1) = 1$$

となる。また $g=2$ のときは上式を解くと

$$f(m) = \frac{\left(\frac{1+\sqrt{5}}{2}\right)^{m-2} - \left(\frac{1-\sqrt{5}}{2}\right)^{m-2}}{\sqrt{5}} \quad ; m \geq 2 \quad \left. \vphantom{\frac{\left(\frac{1+\sqrt{5}}{2}\right)^{m-2} - \left(\frac{1-\sqrt{5}}{2}\right)^{m-2}}{\sqrt{5}}}} \right\} \quad (5.34) \\ f(1) = 0$$

が得られる。 $g \geq 3$ のときは近似式

$$f(m) \cong \frac{1-t_1}{(g+1-2gt_1)t_1^{m-(g+1)}} \quad ; m \geq g+2 \quad \left. \vphantom{\frac{1-t_1}{(g+1-2gt_1)t_1^{m-(g+1)}}}} \right\} \quad (3.35)$$

$$f(g+1) = 1$$

$$f(1) = f(2) = \dots = f(g) = 0$$

が成り立つ⁽⁴¹⁾。

ここで S_i において m 段の再一致系列が生じる確率を $P(m)$ とすると

$$P(m) = \frac{f(m)}{2^{m-1}} \quad (5.36)$$

となる。したがって拘束長の期待値 E_{cL} は

$$E_{cL} = \sum_{m=g+1}^{\infty} mP(m) \left\{ \begin{array}{ll} = 7 & ; g = 2 \\ \cong \frac{g+1}{2^g} + \frac{1-t_1}{(g+1-2^g t_1) 2^g} \cdot \frac{4t_1-1}{(2t_1-1)^2} ; g \geq 3 \end{array} \right\} \quad (5.37)$$

となる。

式 (5.37) の計算結果を表 5.2

に示す。表 5.2 に示すように拘束長の期待値は拘束長の下限 g よりかなり大きいことがわかる。

表 5.2 拘束長の期待値

次数 g	拘束長の期待値 E_{cL}
2	7
3	12
4	27
5	58
6	121
7	248
8	503

5.5 結 言

従来の畳み込み符号の符号化回路よりも段数の少ないシフトレジスタに適当なフィードバックを設けることによ

り、確率的に長い拘束長を得、かつ従来の方法の最大の欠点の一つであった同期復帰の困難さおよび大きな誤りにおかされた後の正常状態への復帰の困

難さを改善できる方法を提案した。

またフィードバック多項式と送信符号のパターンとの関係を明らかにし、最適なフィードバック多項式を示した。

訂正能力の点だけについて考えると、多段のフィードバック・シフトレジスタの一部を送信する⁽³²⁾ことが拘束長を増大できるので望ましいが、復号の手順が従来の方法と同様となり非常に複雑になるので取り扱わなかった。しかしこの方法によれば、従来の方法よりさらに信頼度の向上を期待できる。

また逐次復号法の適用において、本符号は復号過程における時間の短縮、あるいは情報の予測可能など有利な面があり、その他送信符号中に情報をそのままの形で残せるという利点もある。

第 6 章 結 論

本論文では第 2 章で任意長の符号内に生じる任意長の単一バースト誤りの確率の一般式を示した。すなわち、母関数を用いることにより一般式誘導の手順を求め、近似を行なうことなく導いた。なお通信路のモデルとして近似度の高い Gilbert のモデルを用いた。また同時にシミュレーションを行ないその妥当性を確かめた。この確率式はバースト誤りを対象としたシステムの解析に有用と思われる。

本章では単一バースト誤りの確率のみを示したが、今後多重バースト誤り訂正符号の復号の問題点が解決されると実用化の可能性が強くなると思われるので、多重バースト誤りの確率式が将来必要になると思われる。

また現在までにバースト誤りを訂正できる符号は多数見い出されているが、能率の良い符号は構成の自由度が小さく、また構成に自由度を有する Fire 符号は能率が悪いという欠点があった。そこで第 3 章で、構成の自由度は Fire 符号に比べてやや劣るが、訂正能力、装置の簡単さおよび生成多項式の決定の容易さでまさり、大きな訂正能力をもった符号を容易に構成できる方法を示した。

一方、このようなバースト誤り訂正符号を用いた場合の効果については殆んど研究されていなかった。そこで第 4 章で、信頼度および伝送能率を現実的な立場で定義し、バースト誤り訂正方式の効果について考察し、同時に最適符号長が顕著に存在することを示した。また ARQ 方式と比較し、信頼度および伝送能率の点では ARQ 方式の方にすぐれているものが多く、したがって ARQ 方式はフィードバック通信路を利用できる短距離通信に適し、誤り訂正方式は実時間処理が要求される場合や長距離通信に適していることを

示した。

第5章では従来のシフトレジスタを用いて構成された畳み込み符号の有する，同期引き込みの困難さおよび大きな誤りにおかされた後の復号の困難さという欠点を改善できるフィードバック・シフトレジスタを用いた符号化法を示した。

この方法によれば，従来の同じ段数のシフトレジスタを用いた方法に比べて確率的に拘束長を増大でき，結局誤り訂正能力を増大することができる。

また畳み込み符号については，ハードウェアとソフトウェアを巧みに結合することにより，逐次復号法におけるオーバーフローの問題を解決できるものが今後望まれるであろう。

謝

辞

本研究の全過程を通じ直接ご指導を賜った笠原芳郎教授に心よりお礼申し上げます。

大学院修士および博士課程においてご指導，ご教示賜った通信工学教室の熊谷三郎名誉教授，青柳健次教授，板倉清保教授，滑川敏彦教授，電子工学教室の尾崎弘教授，基礎工学部の嵩忠雄教授，牧本利夫教授，産業科学研究所の加藤金正教授ならびに松尾幸人教授に対し厚くお礼申し上げます。

また終始懇切にご指導，ご助言下さった手塚慶一助教授に深謝する。

筆者の属する笠原研究室の笠原正雄助手には特に熱心なご討論，ご教示をいただいた。また凌舜堂助手，真田英彦助手には適切なご助言をいただいた。筆者と同じく符号理論およびデータ伝送を研究されている中西暉助手，大学院学生の浅部勉氏，山崎文昭氏には熱心なご討論をいただいた。また笠原研究室の大学院学生諸氏，および本学卒業生の宮崎順介氏，石田真也氏，高橋修氏，花房慎吾氏には研究途上ご協力いただいた。また京都大学の長谷川利治助教授，大阪大学基礎工学部の豊田順一助教授，北橋忠宏助手には有益なご助言をいただいた。さらに近畿大学の梶谷浩二講師，大阪府立大学の田中初一助手，大阪科学技術センターの中島節夫氏には特別にお世話になった。ここに記して以上の方々に深く感謝の意を表する。

- (1) E.N.Gilbert: "Capacity of a burst-noise channel", Bell Syst. Tech.J., 39, p. 1253 (Sept. 1960).
- (2) M.Horstein: "Efficient communication through burst-error channels by means of error detection", IEEE Trans., COM-14, p.117 (April 1966).
- (3) 藤原, 中西, 笠原(正), 手塚, 笠原(芳): "バースト誤りを生ずる通信路に関する二, 三の考察", 信学会インホメーション理研資, IT67-33 (1967-09).
- (4) 藤原, 中西, 笠原(正), 手塚, 笠原(芳): "バースト誤りを生ずる通信路とその信頼度の改善に関する考察", 信学誌, 51-A, 8, p.311 (昭43-08).
- (5) 藤原, 中西, 笠原(正), 手塚, 笠原(芳), 石田: "バースト誤り訂正符号の最適符号長", 信学会インホメーション理研資 (1965-11).
- (6) C.E.Shannon and W.Weaver: "The mathematical theory of communication", University of Illinois Press, Urbana (1949).
- (7) R.W.Hamming: "Error detecting and error correcting codes", Bell Syst.Tech.J., 29, p.147 (1950).
- (8) E.Prange: "Cyclic error-correcting codes in two symbols", AFRCR-TN-57-103, Air Force Cambridge Research Center, Cambridge, Mass. (Sept.1957).
- (9) N.M.Abramson: "Error correcting codes from linear

sequential circuits", the fourth London symposium of information theory, p.26 (August 1960).

- (10) P.Fire: "A class of multiple-error-correcting binary codes for non-independent errors", Sylvania Electric Products Inc., Mt. View, Calif.Rept., RSL-E-2 (March 1959).
- (11) 嵩: "独立でない誤りを訂正するある組織符号系について", 情報処理, 1, p.132 (1960).
- (12) C.M.Melas: "A new group of codes for correction of dependent errors in data transmission", IBM J. Res. Dev., 4, p.58 (1960).
- (13) S.H.Reiger: "Codes for the correction of clustered errors", IRE Trans., IT-6, p.16 (1960).
- (14) J.E.Meggitt: "Error correcting codes for correcting burst of errors", IBM J. Res. Dev., 4, p.329 (1960).
- (15) B.Elspas and R.A.Short: "A note on optimum burst-error correcting codes", IRE Trans., IT-8, p.39 (1962).
- (16) 嵩: "密集した誤りを訂正する巡回的組織符号", 信学誌, 45, 1, p.9 (昭37-01).
- (17) 笠原(正), 笠原(芳): "単一および二重のバースト誤り訂正符号の一構成法", インホメーション理研資 (1964-12).
- (18) 藤原, 笠原(正), 手塚 笠原(芳): "バースト誤り訂正符号の一構成法", 信学会インホメーション理研資, IT69-04 (1969-04).

- (19) 藤原, 笠原(正), 手塚, 笠原(芳) : “バースト誤り訂正符号の一構成法”, 信学誌投稿中.
- (20) 藤原, 中西, 笠原(正), 手塚, 笠原(芳) : “巡回符号の最適符号長に関する一考察”, 信学全大(昭39-11).
- (21) 藤原, 中西, 笠原(正), 手塚, 笠原(芳) : “バースト誤り訂正符号の最適符号長に関する考察”, 信学全大(昭40-11).
- (22) R.J.Benice and A.H.Frey, Jr. : “An analysis of re-transmission systems”, IEEE Trans., COM-12, p.135 (Dec. 1964).
- (23) 中西, 笠原(正), 手塚, 笠原(芳), 藤原, 富田 : “誤り検出自動再送要求方式の解析”, 信学会通信方式研資(1965-05).
- (24) 中西, 藤原, 笠原(正), 手塚, 笠原(芳) : “誤り検出自動再送要求方式の解析”, 信学誌, 50, 6, p.1013(昭42-06).
- (25) 中西, 木谷, 笠原(正), 手塚, 笠原(芳), 藤原 : “誤り訂正機能および位置情報を有するARQ方式の解析”, 信学会通信方式研資(1967-01).
- (26) 中西, 木谷, 藤原, 笠原(正), 手塚, 笠原(芳) : “誤り検出自動再送要求方式(Dual-RQ方式)の解析”, 信学会通信方式研資, CS67-20(昭42-09).
- (27) P.Elias : “Coding for noisy channels”, IRE Convention Record, pt. 4, p.37(1955)
- (28) J.L.Massey : “Threshold decoding”, MIT and Wiley(1963).
- (29) J.P.Robinson : “An upper bound on the minimum dist-

ance of a convolutional code", IEEE Trans., IT-11
p.567 (Oct. 1965).

- (30) D.W.Hagelbarger: "Recurrent codes: easily mechanized burst correcting, binary codes", Bell Syst. Tech.J., 38, p.969 (July 1959).
- (31) J.M.Wozencraft and J.M.Jacobs: "Principle of communication engineering", Wiley (1965).
- (32) 藤原, 高橋, 笠原(正), 手塚, 笠原(芳): "Convolutional Code に関する研究(I)符号化", 信学全大(昭43-10).
- (33) 高橋, 藤原, 手塚, 笠原(芳): "Convolutional 符号の構成に関する一考察", 信学会インホメーション理研資, IT68-64 (1969-03).
- (34) 藤原, 高橋, 手塚, 笠原(芳): "フィードバックシフトレジスタを用いた畳み込み符号の一構成法", 信学誌投稿中.
- (35) W.W.Peterson: "Error correcting codes", MIT and Wiley(1961).
- (36) B.Elspas: "The theory of autonomous linear sequential networks", IRE Trans., CT-6, p.45 (March 1957).
- (37) W.Feller: "An introduction to probability theory and its application", John Wiley and Sons (1959).
- (38) 笠原(正), 笠原(芳): "バースト誤りを訂正する巡回符号に関する考察", 信学誌, 47, 4, p.182 (昭39-04).
- (39) J.M.Wozencraft and B.Reiffen: "Sequential decoding", MIT and Wiley(1961).

- (40) J.J.Bussgang: "Some properties of binary convolutional code generators", IEEE Trans., IT-11, p. 90 (Jan. 1965).
- (41) W.H.Kautz: "Fibonacci codes for synchronization control", IEEE Trans., IT-11, p.284 (April 1965).

1. 一つの状態 B の中で長さ k のバースト誤りが生じる確率を $P_B(k)$ とする
と

$$P_B(1) = \sum_{i=1}^{\infty} i (1-h) h^{i-1} q^{i-1} p = \frac{(1-h)p}{(1-hq)^2} \quad (A1.1)$$

$$P_B(k) = \sum_{i=1}^{\infty} i (1-h)^2 h^{i-1} q^{k-2+i} p = \frac{(1-h)^2 p q^{k-1}}{(1-hq)^2}; k \geq 2 \quad (A1.2)$$

と表わせる。したがって

$$\bar{B}' = \sum_{k=1}^{\infty} k P_B(k) = \frac{(1-h)p}{(1-hq)^2} \left(h + \frac{1-h}{p^2} \right) \quad (A1.3)$$

となり、式 (2.2.a) が得られる。

2. 図 3.3 に示す二つの $F.S.R.$ を巡回シフトして図 3.4 のようにすると、 $F.S.R. \text{ I}$ の最後尾の長さ $(c-b+1)$ の $00 \cdots 01$ の連および $F.S.R. \text{ II}$ の中の最後尾の長さ $(c'-b+1)$ の $00 \cdots 01$ の連が二つの $F.S.R.$ の中間部に入ることになる。そのような状態で二つの $F.S.R.$ の内容が一致するためには、バースト誤りの中に長さ $(c-b+1)$ および $(c'-b+1)$ なる $00 \cdots 01$ の連が同時に少なくとも一つ存在しなければならない。したがって長さ b のバースト誤りが訂正不能となるためには

$$\begin{aligned} b &\geq c - b + 1 + c' - b + 1 + 1 \\ &= c + c' + 2 - 2b \end{aligned} \quad (A2.1)$$

なる条件を満足することが必要である。これを解くと b は整数であるから

$$b \geq \left[\frac{c+c'}{3} \right]^* + 1 \quad (\text{A2.2})$$

の場合にのみ訂正不能の誤りが生じる可能性がある。

3. 長さ i の単一バースト誤りにおかされた大ブロックの中で、誤りにおかされていない小ブロック数を M'_i とすると

$$M_b = \sum_{i=b+1}^n M'_i \quad (\text{A3.1})$$

と表わせる。また

$$P_n(i) = F_n(i) - F_n(i-1) \quad (\text{A3.2})$$

とすると M'_i と M'_{i+1} との間には明らかにつぎの関係が成り立つ。

$$M'_{i+1} \cong M'_i \frac{P_n(i+1)}{P_n(i)} \cdot \frac{n-(i+1)}{n-i} \quad (\text{A3.3})$$

したがって、式 (A3.1) はつぎのように変形できる。

$$M_b \cong \sum_{i=b}^{n-1} M'_i \frac{P_n(i+1)}{P_n(i)} \cdot \frac{n-(i+1)}{n-i} \quad (\text{A3.4})$$

$b \ll n$ とし、 b の近辺に i をとると

$$\begin{aligned} \frac{n-(i+1)}{n-i} &\cong \frac{n-(b+1)}{n-b} \cdot \frac{P_n(i+1)}{P_n(i)} \\ &\cong \frac{P_n(b+1)}{P_n(b)} \end{aligned}$$

* [] はガウスの記号である。

となる. $j \gg b$ なる j に対して $P_n(j) \ll P_n(b)$ であり, 一般に

$$\frac{a}{b} = \frac{c}{d}$$

なら

$$\frac{a}{b} = \frac{a+c}{b+d}$$

となるから

$$\begin{aligned} \frac{P_n(i+1)}{P_n(i)} &\cong \frac{P_n(b+1)}{P_n(b)} \\ &\cong \frac{P_n(b+1) + P_n(b+2) + \dots + P_n(n)}{P_n(b) + P_n(b+1) + \dots + P_n(n)} \\ &= \frac{1 - F_n(b)}{1 - F_n(b-1)} \end{aligned} \quad (\text{A3.5})$$

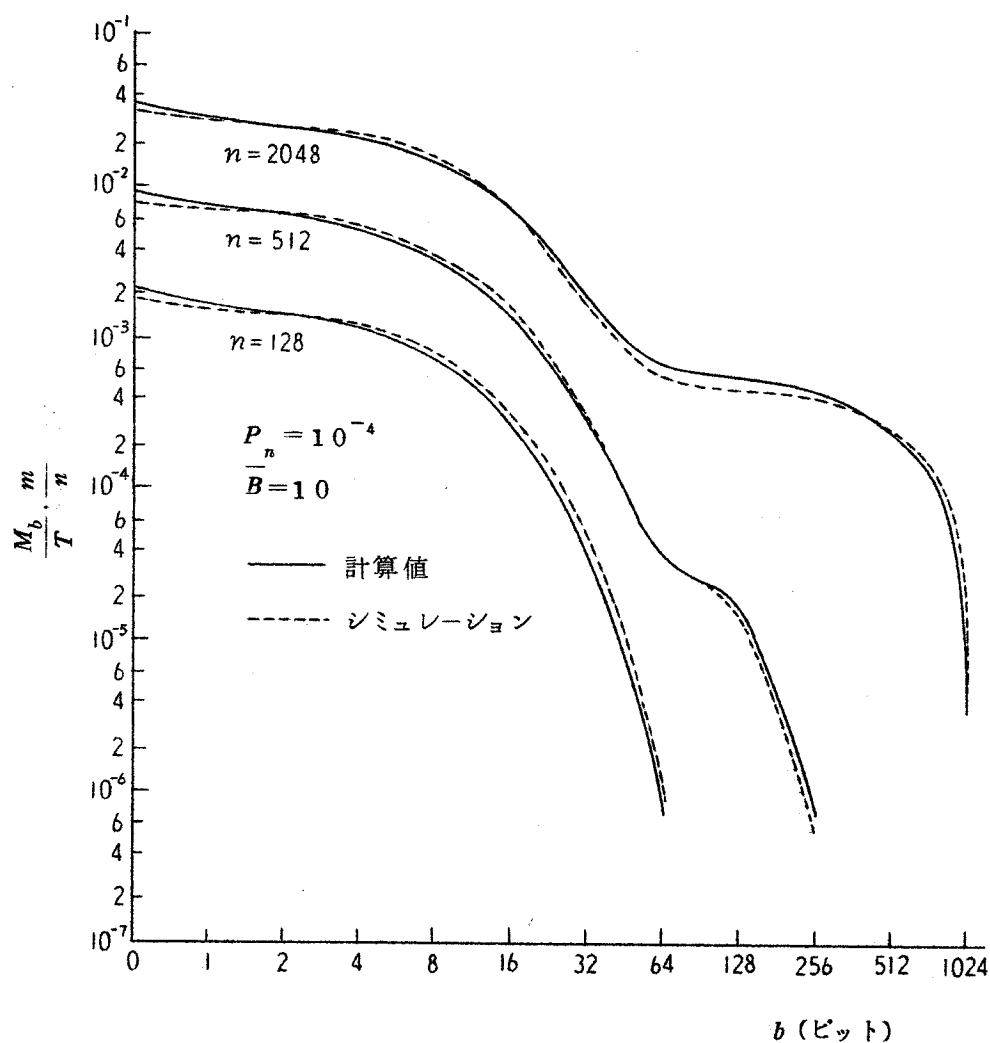
となる. またこのような値の j に対しては $M_j' \ll M_b'$ となり, 式 (A3.4) においてこのようなものを含む項は M_b' の値に殆んど寄与しない. したがって

$$\begin{aligned} M_b &\cong \frac{1 - F_n(b)}{1 - F_n(b-1)} \cdot \frac{n - (b-1)}{n - b} \sum_{i=b}^n M_i' \\ &= M_{b-1} \frac{1 - F_n(b)}{1 - F_n(b-1)} \cdot \frac{n - b - 1}{n - b} \end{aligned} \quad (\text{A3.6})$$

が得られ, この漸化式を解くと

$$M_b \cong M_0 \frac{1 - F_n(b)}{1 - F_n(0)} \cdot \frac{n - b - 1}{n - 1} \quad (\text{A3.7})$$

が得られ、式(4.8)が求められる。なお、式(4.8)により求めた $mM_b/(nT)$ と、シミュレーションにより求めた $mM_b/(nT)$ とを図A3.1に示す。



図A3.1 式(4.8)による $m M_b/(nT)$ とシミュレーションによる $m M_b/(nT)$.