

Title	半導体量子構造における電子輸送現象とデバイスシミュレーションに関する研究
Author(s)	上野, 弘明
Citation	大阪大学, 1999, 博士論文
Version Type	
URL	<a href="https://hdl.handle.net/11094/41463">https://hdl.handle.net/11094/41463</a>
rights	
Note	著者からインターネット公開の許諾が得られていないため、論文の要旨のみを公開しています。全文のご利用をご希望の場合は、 <a href="https://www.library.osaka-u.ac.jp/thesis/#closed">〈a href="https://www.library.osaka-u.ac.jp/thesis/#closed"〉</a> 大阪大学の博士論文について <a href="https://www.library.osaka-u.ac.jp/thesis/#closed">〈/a〉</a> をご参照ください。

***Osaka University Knowledge Archive : OUKA***

<https://ir.library.osaka-u.ac.jp/>

Osaka University

氏名	上野 弘明
博士の専攻分野の名称	博士(工学)
学位記番号	第 14695 号
学位授与年月日	平成11年3月25日
学位授与の要件	学位規則第4条第1項該当 工学研究科電子工学専攻
学位論文名	半導体量子構造における電子輸送現象とデバイスシミュレーションに関する研究
論文審査委員	(主査) 教授 濱口 智尋
	(副査) 教授 吉野 勝美    教授 尾浦憲治郎    教授 西原 浩 教授 森田 清三    教授 福西 宏有    教授 谷口 研二 教授 溝口理一郎

#### 論文内容の要旨

本論文は、半導体量子構造における電子輸送現象とデバイスシミュレーションに関する研究をまとめたものであり、全体で7章から構成されている。

第1章では、本研究の背景および目的について示している。

第2章では、本研究において用いられる、ヘテロ接合を利用した半導体量子構造およびその電子状態について述べている。

第3章では、GaAs/AlGaAs単一ヘテロ接合部分における、2次元電子ガスの自己無撞着法を用いた状態解析の結果とその散乱機構について述べている。状態解析の結果、面電子密度が高くなるとサブバンド準位が上昇し、また、電子分布はヘテロ界面に近付き、より強く閉じ込められることを明らかにしている。更に、エネルギーバンドの非放物線性を考慮した場合、界面に平行な方向の運動エネルギーが大きくなると、より強く閉じ込められることを明らかにしている。

第4章では、2次元量子化を考慮したHEMTのデバイスシミュレーションを行った結果について述べている。チャネル部分の2次元量子化に加えて、GaAs/AlGaAsヘテロ接合において重要な実空間遷移をとり入れたモデルを提案し、シミュレーションを行っている。その結果、ドレイン電圧を高くしていくと、バレー間遷移する電子が増加し、ドレイン電圧の増加にもかかわらず、ドレイン近傍の電子のドリフト速度が低下していくことを指摘している。また同時に、GaAs層からAlGaAs層へと実空間遷移する電子が増加し、ドリフト速度が低下することを指摘している。また、その影響について定量的に見積もっている。

第5章では、GaAs/Al<sub>0.3</sub>Ga<sub>0.7</sub>As単一量子井戸構造を持つ基板上に、量子ドットを横方向に配列した構造を、電子ビーム露光法とケミカルウェットエッチング法を用いて作製する方法について説明している。

第6章では、作製した量子ドット配列構造における電気伝導特性の測定結果と、その解析について述べている。量子ドット配列構造の電気伝導特性の測定は液体He温度においてLEDを照射しながら行っている。その結果、量子ドットを一直線上に配列した構造とジグザグに配列した構造とでは特性の違いが現れることを明らかにしている。また、電子波伝搬のシミュレーションを行い、この特性の違いが量子ドット配列構造の幾何学的形状の違いに起因すると考えられることを示し、電子波の広がり方が印加電圧に依存することを指摘している。

最後に、第7章で本研究による成果をまとめ、結論としている。

## 論文審査の結果の要旨

半導体ヘテロ接合を用いたFETである高電子移動度トランジスタ (HEMT) は、現在衛星通信に欠かせない素子であり、LSIや他の高周波デバイスへの応用が期待されている。そのため、HEMTにおける電子輸送現象の解析を行うことは非常に重要である。また、半導体ヘテロ接合を用いた量子ドット構造は、将来の電子デバイスへの応用が期待されている。この量子ドット構造をデバイスに応用するためには、量子ドットのネットワーク構造における電気伝導特性を知ることが必要となる。本論文の前半部分では、HEMTにおいて、チャンネル部分の電子の2次元量子化と実空間遷移とを採り入れた新しいデバイスシミュレーションモデルを提案し、そのシミュレーション結果についてまとめている。また後半部分では、量子ドットを横方向に配列した構造を作製し、その電気伝導特性の測定および解析を行った結果についてまとめており、重要で新しい知見を得ている。

HEMTのデバイスシミュレーション結果により、以下のことが明らかになっている。

- (1) チャンネル長 $0.5\mu\text{m}$ 、ゲート長 $0.3\mu\text{m}$ のHEMTにおいて、ドレイン電圧が低い場合は、チャンネル内での電子のドリフト速度は位置によってあまり変化しないが、ドレイン電圧を高くしていくとドレイン近傍にドリフト速度のピークが生じることを明らかにしている。
- (2) ドレイン電圧を高くしていくと、有効質量の軽い $\Gamma$ バレーから、有効質量の重い $L$ および $X$ バレーへと遷移する電子が増える。その結果、ドレイン電圧の増加にかかわらず、ドレイン近傍におけるドリフト速度が低下していくことを指摘している。
- (3) また、ドレイン電圧を高くしていくと、GaAs層からAlGaAs層へと実空間遷移を起こす電子が増える。その結果、特にドレイン近傍においてドリフト速度が低下することを指摘している。更に、その影響について定量的に見積もっている。

量子ドット配列構造の電気伝導特性の評価により、以下のことが明らかになっている。

- (1) 電流電圧特性の測定により、一直線上に配列した量子ドット配列構造では、微分コンダクタンスのピークが $0\text{V}$ 付近に1つだけ存在し、ジグザグに配列した量子ドット配列構造では、微分コンダクタンスのピークが2つ存在することを明らかにしている。
- (2) 電子波伝搬のシミュレーションにより、低バイアス状態では、量子ドット内に入射する電子波は直進性を持ち、高バイアス状態では、量子ドット内に入射する電子波はある角度を持って広がっていくことを指摘している。
- (3) 量子ドット内に入射する電子波の広がり印加電圧に依存し、印加電圧が増加するに従って、電子波はより広く広がるようになることを指摘している。

以上のように、本論文は半導体量子構造を用いたデバイスであるHEMTおよび量子ドット配列構造における電子輸送現象について価値ある知見を得ており、電子工学ならびに半導体工学の分野に貢献するところが大きい。よって、本論文は博士論文として価値あるものと認める。