



Title	Siスピントロニクス素子におけるスピンドル緩和機構と高効率スピンドル注入・検出に関する研究
Author(s)	石川, 瑞恵
Citation	大阪大学, 2019, 博士論文
Version Type	
URL	<a href="https://hdl.handle.net/11094/72273">https://hdl.handle.net/11094/72273</a>
rights	
Note	やむを得ない事由があると学位審査研究科が承認したため、全文に代えてその内容の要約を公開しています。全文のご利用をご希望の場合は、 <a href="https://www.library.osaka-u.ac.jp/thesis/#closed">https://www.library.osaka-u.ac.jp/thesis/#closed</a> 大阪大学の博士論文について

*The University of Osaka Institutional Knowledge Archive : OUKA*

<https://ir.library.osaka-u.ac.jp/>

The University of Osaka

## 論文内容の要旨

氏名 ( 石川 瑞恵 )	
論文題名	Siスピントロニクス素子におけるスピンドル緩和機構と高効率スピンドル注入・検出に関する研究
<b>論文内容の要旨</b>	
<p>次世代新デバイスとして期待されるシリコン(Si)スピンドルMOSFETを実現するためには、そのソース・ドレイン構造に用いられる<math>n^+</math>-Si中でのスピンドル伝導(注入・輸送・検出)を理解し、高性能化への指針を得ることが重要である。これまで、<math>n^+</math>-Si中でのスピンドル伝導やスピンドル注入・検出効率について10例ほど報告されているが、それらのデータの信頼性には疑義があり、特にSiスピンドルMOSFETの性能指標であるMR比(Magnetoresistance ratio)の現状を説明・理解するには至っていない。本博士論文では、信頼性の高い<math>n^+</math>-Si中でのスピンドル伝導を実証し、これまで明らかになっていない<math>n^+</math>-Si中でのスピンドル緩和機構およびスピンドル注入・検出効率についてより正確に議論し、それらの知見を基に、MR比を増大させるための指針を得ることで、SiスピンドルMOSFETの実現のための重要な要素技術を提示することを目的とした。以下に、本研究で得られた成果をまとめる。</p>	
<b>Siスピントロニクス素子における微細素子の重要性</b>	
<p>微細加工技術を確立し、Siチャネル幅が従来の1/20である5~7 μmのCoFe/MgO/<math>n^+</math>-Si横型スピンドルバーブ微細素子を作製した。非局所4端子磁気抵抗・Hanle効果測定により、従来研究より信号強度を1桁増大した信頼性の高いスピンドル伝導信号を電気的に検出した。さらに、スピンドル拡散長およびスピンドル緩和時間の温度依存性を算出することで<math>n^+</math>-Si中のスピンドル緩和機構を議論し、ドナー・フォノン誘起谷間スピンドル反転散乱が主たるスピンドル緩和機構であることを明らかにした。結果として、SiスピンドルMOSFETの実現には、室温でのフォノン誘起谷間スピンドル反転散乱機構を抑制することが重要であることを見出した。つまり、チャネル層に歪みを導入する技術などで、伝導帯の谷準位の縮退を解き、谷間スピンドル反転散乱を抑制することが応用上極めて重要であるという知見を得た。</p>	
<b>Siスピンドルチャネルの結晶方位とスピンドル注入・検出効率の関係</b>	
<p>信頼性の高いスピンドル伝導信号から見積られたスピンドル注入・検出効率は、室温において~3%と非常小さく、これまでの研究で見積もっていた値は過大評価であった可能性が示された。一方、デバイス応用に向けては、スピンドル注入・検出効率の更なる向上への指針を明らかにする必要がある。そこで、これまでほとんど調査されたことが無いSiの結晶方位とスピンドル注入・検出効率およびスピンドル伝導に関する情報を取得するため微細素子を用いて検証した。具体的には、従来のチャネル方位Si&lt;110&gt;(Si&lt;110&gt;素子)に対して、新たにSi&lt;100&gt;素子の作製を試み、上記2つの横型スピンドルバーブ微細素子のスピンドル伝導信号を取得することで精密に評価した。その結果、信号強度や信号の磁場依存性の振舞いが大きく異なり、Si&lt;100&gt;素子を用いる方がスピンドル信号取得に有利であることが示された。詳細な解析から信号強度の違いは、Siの結晶方位によって、スピンドル緩和時間やスピンドル拡散長ではなく、スピンドル注入・検出効率が変化するためであることが判った。現在、この主要因としては、GaAs系で報告があるトンネル異方性スピンドル偏極の存在が挙げられるが、Siチャネルに特有の原因として、Si伝導帯の谷構造を反映したスピンドル依存トンネル現象などが関係していることを併せて考察した。</p>	
<b>高磁気抵抗(MR)比実現のための要素技術</b>	
<p>高MR比の実現に向け、スピンドル注入・検出効率の大きなチャネル方位Si&lt;100&gt;の横型スピンドルバーブ微細素子を用いて局所スピンドル信号を測定した結果、これまでで最大級の信号変化を観測した。しかし、MgOトンネル障壁層の影響による高い寄生抵抗値が原因で、MR比として計算すると0.06%に留まった。この値は、室温における世界最高値ではあるものの、SiスピンドルMOSFET応用のために必要とされる値(MR比100%以上)には遠く及ばない。そこで、高MR比の実現に向け、MgOトンネルバリア層の薄膜化とスピンドル注入源として新たに高スピンドル分極率ホイスラー合金Co<sub>2</sub>FeSiを用いることで、低抵抗と高スピンドル注入・検出効率の両立を目指した様々な検討を行った。結果として、0.6 nmのMgOトンネルバリア層を用いた場合に低い寄生抵抗接合界面を実現したが、Co<sub>2</sub>FeSi層の結晶規則化が不十分であるためにスピンドル注入・検出効率を改善することができなかった。今後、これらを両立させるため、MgOと格子不整合率が小さなCo<sub>2</sub>MnSnのような高スピンドル分極率ホイスラー合金を利用するすることが重要であるという提案をした。</p>	
<p>以上の成果は、SiスピンドルMOSFETの実用化に必要な<math>n^+</math>-Si中のスピンドル伝導(注入・輸送・検出)、およびスピンドル緩和機構に関して包括的に議論した先駆的研究であり、室温動作する高性能なSiスピンドルMOSFETの実現に向けた重要な指針を示すものである。</p>	

## 論文審査の結果の要旨及び担当者

氏 名 ( 石川 瑞恵 )		
論文審査担当者	(職)	氏 名
	主査 教授	浜屋 宏平
	副査 教授	田中 秀和 (産業科学研究所)
	副査 教授	中村 芳明
	副査 准教授	服部 公則

## 論文審査の結果の要旨

本論文は、次世代の不揮発ロジック回路技術のコアデバイスと成り得る「SiスピニMOSFET」の実現に向けて、その高性能化を実現するための基礎研究である。具体的には、そのソース・ドレイン構造に用いられる $n^+$ -Si中でのスピニ伝導(注入・輸送・検出)を理解し、SiスピニMOSFETの性能指標であるMR(Magnetoresistance)比の現状を理解するとともに、その高出力化に関する要素技術を詳細に検討している。

本論文は5章から構成されている。第1章では序論としてシステムLSIの現状、スピントロニクス技術への期待、SiスピニMOSFET研究の現状(先行研究)と課題が紹介されている。ここでは、未だにSi横型スピニ素子構造における信頼性の高いスピニ注入・検出効率やスピニ緩和現象の理解などが乏しいことが詳細に述べられており、微細素子を用いたスピニ伝導現象の解析に対する高信頼性の確保と、それを用いたスピニ緩和現象の正しい理解が重要であることを述べている。第2章では、素子を微細化することによりスピニ信号強度が増大した点、スピニ伝導・緩和現象の解析に対して、信頼性が増している点を述べ、それを用いたスピニ緩和現象の議論が展開されている。特に、今回議論した $n^+$ -Si中でのスピニ緩和現象は、従来研究で議論されていたメカニズム(EY機構)とは異なり、ドナー不純物・フォノン誘起の谷間スピニ反転散乱が主たるスピニ緩和の要因であることを見出している。第3章では、2章で得られたスピニ注入・検出効率が先行研究に比べてかなり低い点に言及し、これまで報告されているスピニ注入・検出効率値には実験的な誤差が大きく含まれている可能性について言及している。一方、スピニ注入・検出効率を増大させる指針を得るために、GaAs系において議論されているスピニ注入電極の磁化方向と半導体チャネル層の結晶方位の関係に注目し、詳細なスピニ伝導現象の解析を行っている。その結果、Si<100>チャネル層を用いた場合において、従来のSi<110>チャネル層よりも高いスピニ注入・検出効率が得られることを示している。また、理論計算を用いてこの原因についても議論しており、GaAs系で議論されていいた効果以外のメカニズムについても言及している。第4章では、不揮発メモリ効果の出力のパラメータであるMR比に注目し、3章まで得られた知見を統合した素子を用いることで、世界最高値の室温MR比を実現したことを述べている。一方で、その値は目標値の3桁以下であるという課題が残っていることに言及し、その解決指針について検討・議論している。その一つに強磁性ホイスラー合金をスピニ注入源とする取り組みがあることを示し、低接合抵抗と高スピニ注入・検出効率を両立するためには、今後も解決すべき課題があることを述べており、これは高性能デバイス化に向けた重要な指針を提示するものである。第5章では、研究の総括と今後の展望が述べられており、これまでの成果を基に、SiスピニMOSFET実現に向けた課題や検討すべき事項がまとめられている。特に、スピニ緩和機構の解明から、伝導帯の谷構造の縮退を解くことが重要であるという提案や、強磁性ホイスラー合金としてMgO層と格子マッチングした材料を選定することに関する提案は、今後の技術開発の重要な指針を与えるものである。

平成31年2月15日に、審査担当者4名と石川氏で審査委員会を開催し、石川氏に上記の博士論文の内容に関する説明を行わせた後、質疑・討論及び口頭試問を行った。論文の内容は世界的にも独自性の高い極めて優れた内容を有していること、実験技術やその性能向上への取り組みは先進性と新規性に富んでいること、研究業績は十分であることを確認した。また、石川氏は質疑においても本分野における十分な物理的知見を有しており、広範な知識と深い理解を有していることが確認できた。よって、本論文は博士(工学)の学位論文として十分な価値があるものと認めるに至った。